
tinyAVR[®] 0と1系及びmegaAVR[®] 0系でのADC基礎

要点

- ADC自由走行(連続変換)動作
- ADC単独変換動作
- ADC窓比較動作
- ADC採取累積器動作
- Atmel | START例コード

序説

著者: Qubo Hu, Microchip Inc.

Microchip tinyAVR[®] 0と1系統及びmegaAVR[®] 0系統デバイスは10ビット逐次比較レジスタ(SAR: Successive Approximation Register)A/D変換器(ADC)が特徴で、115kspsまでの変換速度の能力があります。複数のシングルエンド入力ピンで電圧を測定することをADCに許す柔軟な多重器が特徴です。シングルエンド入力チャネルは接地(GND)に対して参照されます。ADC入力信号は採取中にADCへの入力電圧が一定水準にされることを保証する採取/保持回路を通して供給されます。0.55VとVDD間の複数の内部ADC基準電圧も特徴です。

ADC変換はソフトウェアによって、または他の周辺機能から事象を配線するための事象システム(EVSYN)を使用することによって開始することができます。窓比較機能は入力信号を監視するのに利用可能で、必要とされる最小のソフトウェア介入で窓の下側、上側、内側、外側に対する使用者定義の閾値で割り込みを起動するように形態設定することができます。

この応用記述はシングルエンド動作でのMicrochip tinyAVR[®] 0と1系統及びmegaAVR[®] 0系統デバイスのADCの基本的な機能を記述します。始めるためにMicrochipデバイス用のコード例が含まれます。

本書は一般の方々の便宜のため有志により作成されたもので、Microchip社とは無関係であることを御承知ください。しおりの[はじめに]での内容にご注意ください。

目次

| | |
|-----------------------------|----|
| 要点 | 1 |
| 序説 | 1 |
| 1. 関連デバイス | 3 |
| 1.1. tinyAVR® 0系統 | 3 |
| 1.2. tinyAVR® 1系統 | 3 |
| 1.3. megaAVR® 0系統 | 3 |
| 2. 単位部概要 | 4 |
| 2.1. アナログ入力回路 | 4 |
| 2.2. ADC操作 | 4 |
| 2.3. ADCクロックと変換タイミング | 5 |
| 2.4. チャネル変更 | 5 |
| 2.5. 基準電圧選択 | 5 |
| 3. ソースコード概要 | 6 |
| 3.1. マクロ形態設定 | 6 |
| 3.2. ADC自由走行 | 6 |
| 3.3. ADC単独変換 | 7 |
| 3.4. ADC窓比較 | 7 |
| 3.5. ADC採取累積器 | 7 |
| 4. Atmel STARTからのソースコード取得 | 7 |
| 5. 改訂履歴 | 8 |
| Microchipウェブサイト | 9 |
| お客様への変更通知サービス | 9 |
| お客様支援 | 9 |
| Microchipデバイスコード保護機能 | 9 |
| 法的通知 | 9 |
| 商標 | 10 |
| DNVによって認証された品質管理システム | 10 |
| 世界的な販売とサービス | 11 |

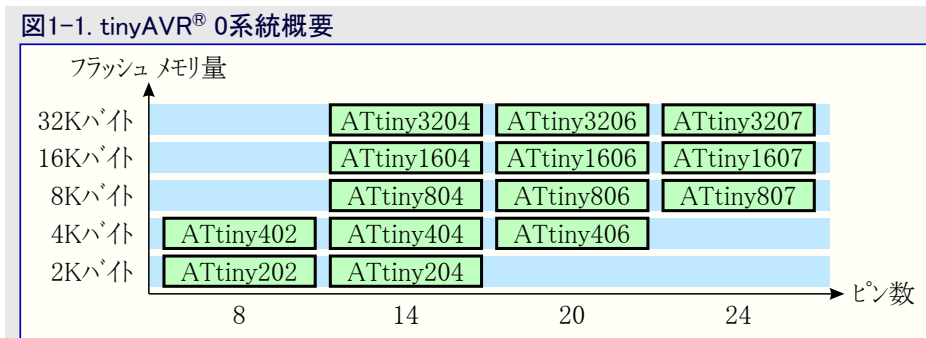
1. 関連デバイス

本章はこの応用記述に関連するデバイスを一覧にします。

1.1. tinyAVR[®] 0系統

下図はtinyAVR[®] 0系統を示し、ピン数の変種とメモリ量を提示します。

- これらのデバイスが完全にピンと機能が互換のため、垂直方向移植はコード変更なしで可能です。
- 左への水平方向移植はピン数、従って利用可能な機能を減らします。

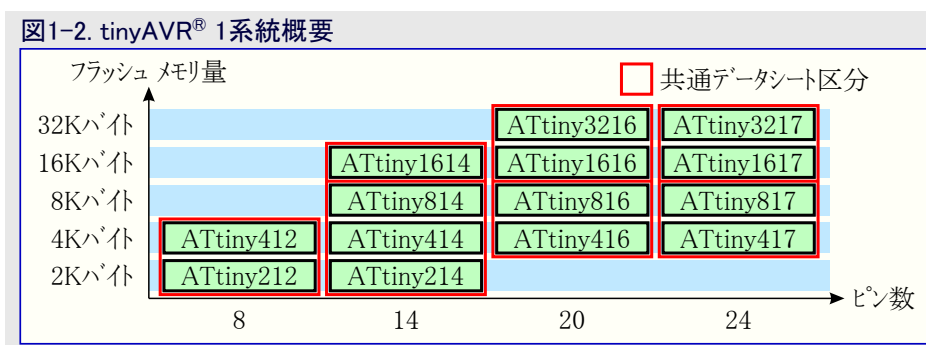


異なるフラッシュメモリ量を持つデバイスは一般的に異なるSRAMとEEPROMの量を持ちます。

1.2. tinyAVR[®] 1系統

下図はピン数の変種とメモリ量を展開してtinyAVR[®] 1系統を示します。

- これらのデバイスがピン互換で同じまたはより多くの機能を提供するため、垂直方向移植はコード変更なしに上方向に行うことができます。下方向移植はより少ない利用可能ないくつかの周辺機能の実体のためにコード変更が必要かもしれません。
- 左への水平方向移植はピン数、従って利用可能な機能を減らします。

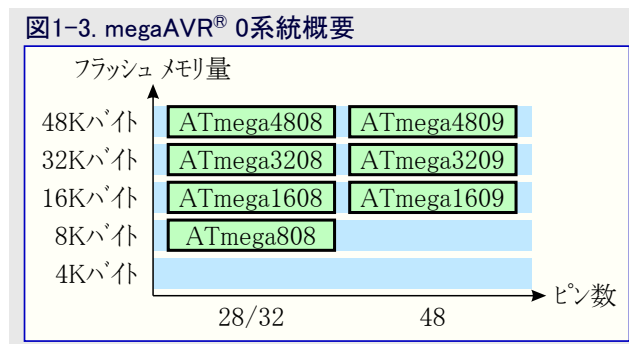


異なるフラッシュメモリ量を持つデバイスは一般的に異なるSRAMとEEPROMの量を持ちます。

1.3. megaAVR[®] 0系統

下図はmegaAVR[®] 0系統を示し、ピン数の変種とメモリ量を提示します。

- これらのデバイスが完全にピンと機能が互換のため、垂直方向移植はコード変更なしで可能です。
- 左への水平方向移植はピン数、従って利用可能な機能を減らします。

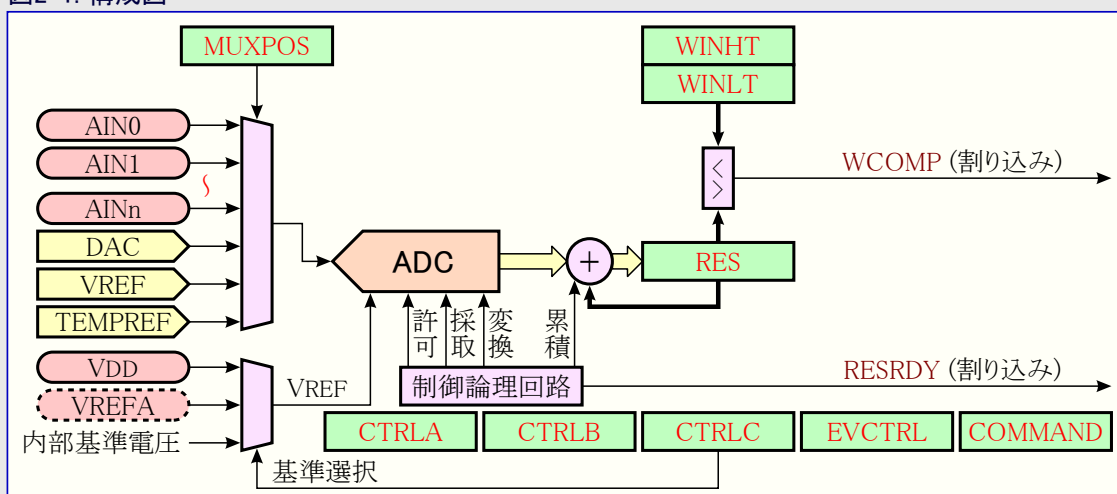


異なるフラッシュメモリ量を持つデバイスは一般的に異なるSRAMとEEPROMの量を持ちます。

2. 単位部概要

本章はADC機能の概要とADCの基本的な形態設定任意選択を与えます。

図2-1. 構成図



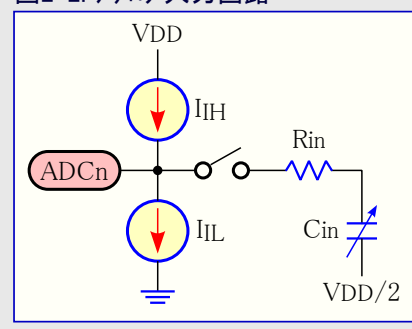
(訳注) VREFAピンは一部のデバイスでだけ利用可能です。

2.1. アナログ入力回路

アナログ入力回路は図2-2で図解されます。ADC_nに印加されるアナログ供給元は、チャンネルがADC用の入力として選ばれているかどうかと無関係に、ピン容量と(I_HとI_L)によって表される)そのピンの入力漏れに影響されます。チャンネルが選ばれると、供給元は直列抵抗(入力経路での合成抵抗)を通してS/H(採取/保持)コンデンサを駆動しなければなりません。

ADCは概ね10kΩ以下の出力インピーダンスを持つアナログ信号に最適化されています。このような供給元が使用される場合、採取時間は無視しても良いでしょう。より高いインピーダンスを持つ供給元が使用される場合、採取時間は供給元がS/Hコンデンサを充電するのにどの位の間に必要かに依存し、大幅に変わり得ます。

図2-2. アナログ入力回路



2.2. ADC操作

アナログ入力チャンネルは多重器正選択(ADC.MUXPOS)レジスタの多重器正選択(MUXPOS)ビット書き込みによって選ばれます。ADC入力ピンのどれか、GND、内部電圧基準(VREF)、または温度感知器をADCへのシングルエンド入力として選ぶことができます。ADCは制御A(ADC.CTRLA)レジスタのADC許可(ENABLE)ビットに'1'を書くことによって許可されます。電圧基準と入力チャンネル選択はADCが許可される間に実施されません。ADCはADC.CTRLAレジスタのENABLEビットが'0'の時に電力を消費しません。ADC.CTRLAレジスタの分解能選択(RESSEL)ビットはADCの分解能を8または10ビットに選びます。

2.2.1. 変換開始

単独変換動作では指令(ADC.COMMAND)レジスタのADC変換開始(STCONV)ビットに'1'を書くことによって変換が起動されます。このビットは変換が進行中で有る限り'1'で、変換が完了された時に解除(0)されます。変換進行中に違う入力チャンネルが選ばれた場合、ADCはチャンネルを変更するのに先立って現在の変換を終了します。

自由走行(連続変換)動作ではADC.COMMANDレジスタのSTCONVビットに'1'を書くことによって最初の変換が開始されます。新しい変換周回は前の変換周回が完了された直後に開始されます。割り込み要求フラグ(ADC.INTFLAGS)レジスタで結果準備可(RESRDY)割り込み要求フラグが設定(1)されます。

割り込み制御(ADC.INTCTRL)レジスタの結果準備可割り込み許可(RESRDY)ビットとCPUステータスレジスタ(CPU.SREG)の全体割り込み許可(I)ビットが'1'なら、結果準備可割り込みベクタが実行されます。

ADC.INTFLAGSのRESRDY割り込み要求フラグは例え指定した割り込みが禁止されていても設定(1)され、このフラグをポーリングすることによって変換終了を調べることをソフトウェアに許します。故に割り込みを発生することなく変換を起動することができます。

代わりに、変換は事象によって起動することができます。これは事象制御(ADC.EVCTRL)レジスタの事象入力開始(STARTEI)ビットに'1'を書くことによって許可されます。事象システム(EVSYS)を通してADCに配線されたやってくるどの事象もADC変換を起動します。これは予測可能な間隔または特定条件で変換を開始する方法を提供します。事象起動入力は端感知です。事象が発生すると、ADC.COMMANDのSTCONVが設定(1)されます。STCONVは変換が完了する時に解除(0)されます。

2.2.2. ADC変換結果

変換完了(**RESRDY**が'1')後、変換結果(**RES**)はADC結果(**ADC.RES**)レジスタで利用可能です。10ビット変換に対する結果は次のように与えられます。

$$RES = \frac{1023 \times VIN}{VREF}$$

ここでVINは選んだ入力ピンでの電圧、VREFは選んだ電圧基準です(制御C(**ADC.CTRLC**)レジスタの基準電圧選択(**REFSEL**)ビットと多重器正選択(**ADC.MUXPOS**)レジスタに対する説明をご覧ください)。

2.2.2.1. 10または8ビット分解能でのADC結果

全10ビット分解能では10ビットADC結果がADC結果(**ADC.RES**)レジスタに格納されます。8ビット分解能での変換結果はそれらがADC結果(**ADC.RES**)レジスタに格納される前に(MSB)8ビットに切り詰められます。最下位側2ビットが破棄されます。

2.3. ADCクロックと変換タイミング

ADCはCLK_PER周辺機能クロックを使い、最大分解能のために50kHz~1.5MHz間の周波数でADCクロック元(CLK_ADC)を生成するための内部前置分周器を持ちます。10ビットよりも低い分解能が選ばれる場合、ADCへの入力クロック周波数はより高い採取速度を得るために1.5MHzよりも高くすることができます。前置分周は制御C(**ADC.CTRLC**)レジスタの前置分周器(**PRESC**)ビットへ書くことによって選ぶことができます。

変換が起動されると、変換は後続するCLK_ADCクロック周期の上昇端で開始します。前置分周器は進行中の変換がない限り、リセットを保持します。これは起動からCLK_PER周期での実際の変換の開始までの固定遅延を「開始遅延=**PRESC**係数/2+2」として仮定します。

標準変換は13 CLK_ADC周期かかります。実際の採取/保持は変換の開始後2 CLK_ADC周期で行われます。

採取時間と採取長の両方は制御D(**ADC.CTRLD**)レジスタの採取遅延選択(**SAMPDLY**)ビット領域と採取制御(**ADC.SAMPCTRL**)の採取長(**SAMPLEN**)ビット領域を用いることによって調整することができます。これら両方共にCLK_ADC周期数でADC採取時間を制御します。総採取時間は以下によって与えられます。

$$\text{採取時間} = \frac{(2 + \text{SAMPDLY} + \text{SAMPLEN})}{f_{\text{CLK_ADC}}}$$

自由走行(連続変換)動作では採取速度(R_s)が以下によって計算されます。

$$\text{採取速度} = \frac{f_{\text{CLK_ADC}}}{(13 + \text{SAMPDLY} + \text{SAMPLEN})}$$

2.4. チャネル変更

多重器正選択(**ADC.MUXPOS**)レジスタの多重器正選択(**MUXPOS**)ビットと制御C(**ADC.CTRLC**)レジスタの基準電圧選択(**REFSEL**)ビットはCPUが乱アクセスするための一時レジスタを通して緩衝されます。これはチャネルと基準電圧の選択が変換中の安全な点でだけ行われることを保証します。

一旦変換が始まると、ADCに対する十分な採取時間を保証するためにチャネルと基準電圧の選択が施錠されます。

単独変換動作では、変換を始める前にチャネルが選ばれるべきです。チャネル選択は指令(**ADC.COMMAND**)レジスタのADC変換開始(**STCONV**)ビットへの'1'書き込み後の1 ADCクロック周期で変更することができます。

自由走行(連続変換)動作では、最初の変換を始める前にチャネルが選ばれるべきです。チャネル選択は**ADC.COMMAND**レジスタの**STCONV**ビットへの'1'書き込み後の1 ADCクロック周期で変更することができます。次の変換が既に自動的に開始されるため、次の結果は直前のチャネル選択を反映します。

2.5. 基準電圧選択

このADCは0.55VとVDD間の複数の内部ADC基準電圧と外部基準入力(VREFA)が特徴です。各種内部基準電圧は0.55V、1.1V、2.5V、4.3Vです。

ADCに対する基準電圧がADCの変換範囲を制御します。選んだ基準電圧を超える入力電圧はADCの最大結果値に変換されません。理想10ビットADCについては最大結果値が\$3FFです。VREFは制御C(**ADC.CTRLC**)レジスタの基準電圧選択(**REFSEL**)ビットを書くことによってVDD、外部基準(VREFA)、内部基準電圧のどれかとして選ぶことができます。VDDは能動スイッチを通してADCに接続されます。内部基準電圧は基準電圧(VREF)周辺機能によって制御される内部増幅器を通して内部バンドギャップ基準電圧から生成されません。

3. ソースコード概要

4つの使用場面を持つ1つの応用はATtiny817 Xplained Pro基板で開発されて試験されています。ここは4つの使用場面全てに対して共通する一般的なシステム形態設定です。

- CPUクロック：3.33MHz
- 使用周辺機能:
 - ADC、VREF、USART
- 周辺機能形態設定の詳細:
 - ADC、VREF、USART
 - 10ビット分解能
 - 入力チャンネルはAIN6：PA6ピン
 - VREFは2.5Vに設定
 - USART
 - TXEN：送信許可は設定(1)
 - ボーレート：9600
 - GPIO(汎用入出力)出力ピンPB4：LEDO

Atmel STARTで入手可能なプロジェクトは周辺機能ドライバ関数とファイルだけでなく全てのドライバを初期化するmain()関数も生成します。

- ドライバのヘッダとソースのファイルはsrcとincludeのフォルダです。
 - atmel_start.cファイルでatmel_start_init()がプロジェクト内のMCU、ドライバ、ミドルウェアを初期化します。
- 以降の項でmain.cファイルで使用されるマクロ形態設定と4つの場面の応用に対するソースコードが説明されます。

3.1. マクロ形態設定

下はmain.cファイルでのマクロ形態設定です。

- 4つの使用場面任意選択を持つ応用

```
#define FREE_RUNNING          1
#define SINGLE_CONVERSION    2
#define WINDOW_COMPARATOR_MODE 3
#define SAMPLE_ACCUMULATOR  4
```

上で示されるように各々、1~4を定義された値を持つこの資料での4つの使用場面があります。

- どの使用場面が走行するかはEXAMPLE_CODEマクロの値を変更することによって選ばれます。

```
#define EXAMPLE_CODE SAMPLE_ACCUMULATOR
```

- その後に簡単に変更することができる場合、下のマクロも使用されています。最大入力電圧。

```
#define MAX_VOL 2.5 // VREF=2.5V
```

測定したADC読み取りに対して電圧を計算するために最大入力基準電圧が2.5Vに形態設定されています。

注: ADC基準電圧(VREF)は2.5Vに形態設定されます。

- ADC結果分解能

```
#define RES_10BIT 0x3FF
```

ADC分解能は\$3FFの最大結果値を持つ10ビットに形態設定されています。

- ADC入力チャンネル

```
#define ADC_CHANNEL 5
```

ADC入力信号はチャンネル5:AIN5(PA5ピン)に接続されています。

3.2. ADC自由走行

この使用場面ではADCが自由走行(連続変換)動作で動きます。以下のようにmain.cでEXAMPLE_CODE定義をFREE_RUNNINGに形態設定することによって動きます。

```
#define EXAMPLE_CODE FREE_RUNNING
```

最初の変換は自由走行動作の初期形態設定が実行される時に開始されます。変換周回が完了されると、ADC結果が結果(ADC.RES)レジスタから読まれます。ADC.RESがどう計算されるかの式は「ADC変換結果」で記述されます。結果はその後にコードの次の行で電圧形式に変換され、これはADC.RESの計算の逆処理です。変換された電圧はその後USARTを通して端末に出力されます。Atmel Studioのデータ可視器(Data Visualizer)で既に組み込まれた端末か、または他の外部端末を使うかを選ぶことができます。その後新しい変換周回は直前の変換周回が完了された後直ちに開始されます。

注: ADC_0_is_conversion_done()関数がadc_basics.cで定義されます。それを調べるためにsrc¥adc_basics.cファイルを開くことができます。ADC窓比較動作が使用される時にこれはadc_windows.cファイルで再定義され、関連する全てのドライバが対応するドライバファイルにインクルードされます。

3.3. ADC単独変換

この使用場面ではADCが単独変換動作で動きます。以下のようにmain.cでEXAMPLE_CODE定義をSINGLE_CONVERSIONに形態設定することによって動きます。

```
#define EXAMPLE_CODE SINGLE_CONVERSION
```

変換はread_adc_single_conversion()関数が呼ばれた後に開始されます。その後ADC_0_get_conversion()関数が呼ばれ、そこでADC_COMMAND.STCONVが'1'を書かれます。変換周回が完了されると、ADCデータが電圧形式に変換され、それはUSARTを通して端末に出力されます。Atmel Studioのデータ可視器(Data Visualizer)で既に組み込まれたもののような端末を使用するように選ぶことができます。

main()関数のwhile(1)繰り返しでread_adc_single_conversion()関数が継続的に呼ばれるため、単独変換は前のものが完了された後に開始するように手動で形態設定されます。これは計算された電圧が継続的に端末に出力される、自由走行(連続変換)動作と同じ動きを観察できることが理由です。違いは自由走行動作で、while(1)繰り返し開始前にADC_0_get_conversion()関数が呼ばれる時にADC_COMMAND.STCONVが'1'を書かれるだけのことです。

注: ADCデータを読むADC_0_get_conversion(ADC_CHANNEL)関数はadc_basics.cで定義されます。ADC窓比較動作が使用される時にこれはadc_windows.cファイルで再定義され、関連する全てのドライバがadc_basics.cの代わりに対応するドライバファイルadc_windows.cで更新されます。

3.4. ADC窓比較

この使用場面ではADCが窓比較動作で動きます。ADCは変換の結果が或る閾値の上/または下の時に窓比較割り込み要求(ADC_INTFLAG.WCOMP)フラグを掲げて割り込み(WCOMP)を要求することができます。以下の4つの閾値動作任意選択があります。

- 結果が閾値未満
- 結果が閾値越え
- 結果が閾値の内側(閾値を含まない。)
- 結果が閾値の外側(閾値を含む。)

この使用場面では窓未満の結果任意選択が選ばれます。この使用場面は以下のようにmain.cでEXAMPLE_CODE定義をWINDOW_COMPARATOR_MODEに形態設定することによって動きます。

```
#define EXAMPLE_CODE WINDOW_COMPARATOR_MODE
```

ADCは自由走行動作に設定されます。ADC_0_get_result()関数が真(true)を返す時にADCの結果が窓閾値未満で窓比較動作の割り込み要求フラグビットが設定(1)されたことを示すLED0がONに切り替わります。さもなければ、LED0はOFFを維持されます。変換が完了された時に計算された電圧はその後にUSARTを通して端末に出力されます。

3.5. ADC採取累積器

この使用場面ではADCが採取累積器動作で動きます。雑音を平均化するまたは平均したADC結果を得るために1回の変換で自動的に64採取を累積するように形態設定されます。結果として、変換完了フラグは累積の最後の採取を取った後に1度だけ掲げられます。ADCの結果は形態設定した採取数に渡って平均化されます。その後にUSARTを通して端末に出力される電圧形式に変換されます。

この使用場面は以下のようにmain.cでEXAMPLE_CODE定義をSAMPLE_ACCUMULATORに形態設定することによって動きます。

```
#define EXAMPLE_CODE SAMPLE_ACCUMULATOR
```

4. Atmel | STARTからのソースコード取得

コード例は画像使用者インターフェース(GUI)を通して応用コードの形態設定を許すウェブに基づくAtmel | STARTを通して利用可能です。コードは下の直接コード例リンクまたはAtmel | START先頭頁のBROWSE EXAMPLES(例検索)鉤経由Atmel Studio 7とIAR Embedded Workbench®の両方に対してダウンロードすることができます。

Atmel | STARTウェブ ページ : <http://start.atmel.com/>

コード例

- tinyAVR® 1系統でのADC基礎 (ADC Basics with tinyAVR® 1-series):
– http://start.atmel.com/#example/Atmel:adc_basics_with_tinyavr_1_series:1.0.0::Application:ADC_Basics_with_tinyAVR_1-series:
- megaAVR® 0系統でのADC基礎 (ADC Basics with megaAVR® 0-series):
– http://start.atmel.com/#example/Atmel:adc_basics_with_megaavr:1.0.0::Application:ADC_Basics_with_megaAVR_0-Series:

例プロジェクトについての詳細と情報に関してはAtmel | STARTでUser guide(使用者の手引き)を押下してください。User guide鉤はAtmel | STARTプロジェクト形態設定部内の一覧画面でプロジェクト外名をクリックすることにより、例閲覧部で見つけることができます。

Atmel Studio

DOWNLOAD SELECTED EXAMPLE(選んだ例をダウンロード)をクリックすることにより、Atmel | STARTで例閲覧部からAtmel Studio用.a tzipファイルとしてコードをダウンロードしてください。Atmel | START内からファイルをダウンロードするには、EXPORT PROJECT(プロジェクトをエクスポート)に続いてDOWNLOAD PACK(一括ダウンロード)をクリックしてください。

ダウンロードした.atzipファイルをダブルクリックしてください。プロジェクトがAtmel Studio 7.0に導入されます。

IAR Embedded Workbench

IAR Embedded Workbenchでプロジェクトをインポートする方法の情報についてはAtmel | START使用者の手引きを開き、[Using Atmel Start Output in External Tools](#)(外部ツールでAtmel START出力を使用)と[IAR Embedded Workbench](#)を選んでください。Atmel | START使用者の手引きへのリンクは共に頁の右上隅に置かれたAtmel | START先頭頁から[About](#)(これについて)またはプロジェクト形態設定部内の[Help And Support](#)(手助けと支援)をクリックすることによって見つけることができます。

5. 改訂履歴

| 資料改訂 | 日付 | 注釈 |
|------|----------|-------------------------------|
| A | 2017年11月 | 初版資料公開 |
| B | 2018年2月 | tinyAVR 0系統とmegaAVR 0系統の支援を追加 |

Microchipウェブ サイト

Microchipは<http://www.microchip.com/>で当社のウェブ サイト経由でのオンライン支援を提供します。このウェブ サイトはお客様がファイルや情報を容易に利用可能にする手段として使用されます。お気に入りのインターネット ブラウザを用いてアクセスすることができ、ウェブ サイトは以下の情報を含みます。

- **製品支援** – データシートと障害情報、応用記述と試供プログラム、設計資源、使用者の手引きとハードウェア支援資料、最新ソフトウェア配布と保管されたソフトウェア
- **一般的な技術支援** – 良くある質問(FAQ)、技術支援要求、オンライン検討グループ、Microchip相談役プログラム員一覧
- **Microchipの事業** – 製品選択器と注文の手引き、最新Microchip報道発表、セミナーとイベントの一覧、Microchip営業所の一覧、代理店と代表する工場

お客様への変更通知サービス

Microchipのお客様通知サービスはMicrochip製品を最新に保つのに役立ちます。加入者は指定した製品系統や興味のある開発ツールに関連する変更、更新、改訂、障害情報がある場合に必ず電子メール通知を受け取ります。

登録するには<http://www.microchip.com/>でMicrochipのウェブ サイトをアクセスしてください。”Support”下で”Customer Change Notification”をクリックして登録指示に従ってください。

お客様支援

Microchip製品の使用者は以下のいくつかのチャネルを通して支援を受け取ることができます。

- 代理店または販売会社
- 最寄りの営業所
- 現場応用技術者(FAE:Field Application Engineer)
- 技術支援

お客様は支援に関してこれらの代理店、販売会社、または現場応用技術者(FAE)に連絡を取るべきです。最寄りの営業所もお客様の手助けに利用できます。営業所と位置の一覧はこの資料の後ろに含まれます。

技術支援は<http://www.microchip.com/support>でのウェブ サイトを通して利用できます。

Microchipデバイスコード保護機能

Microchipデバイスでの以下のコード保護機能の詳細に注意してください。

- Microchip製品はそれら特定のMicrochipデータシートに含まれる仕様に合致します。
- Microchipは意図した方法と通常条件下で使用される時に、その製品系統が今日の市場でその種類の最も安全な系統の1つであると考えます。
- コード保護機能を破るのに使用される不正でおそらく違法な方法があります。当社の知る限りこれらの方法の全てはMicrochipのデータシートに含まれた動作仕様外の方法でMicrochip製品を使用することが必要です。おそらく、それを行う人は知的財産の窃盗に関与しています。
- Microchipはそれらのコードの完全性について心配されているお客様と共に働きたいと思います。
- Microchipや他のどの半導体製造業者もそれらのコードの安全を保証することはできません。コード保護は当社が製品を”破ることができない”として保証すると言ったことを意味しません。

コード保護は常に進化しています。Microchipは当社製品のコード保護機能を継続的に改善することを約束します。Microchipのコード保護機能を破る試みはデジタル ミレニアム著作権法に違反するかもしれません。そのような行為があなたのソフトウェアや他の著作物に不正なアクセスを許す場合、その法律下の救済のために訴権を持つかもしれません。

法的通知

デバイス応用などに関してこの刊行物に含まれる情報は皆さまの便宜のためにだけ提供され、更新によって取り換えられるかもしれません。皆さまの応用が皆さまの仕様に合致するのを保証するのは皆さまの責任です。Microchipはその条件、品質、性能、商品性、目的適合性を含め、明示的にも黙示的にもその情報に関連して書面または表記された書面または黙示の如何なる表明や保証もしません。Microchipはこの情報とそれの使用から生じる全責任を否認します。生命維持や安全応用でのMicrochipデバイスの使用は完全に購入者の危険性で、購入者はそのような使用に起因する全ての損害、請求、訴訟、費用からMicrochipを擁護し、補償し、免責にすることに同意します。他に言及されない限り、Microchipのどの知的財産権下でも暗黙的または違う方法で許認可は譲渡されません。

商標

Microchipの名前とロゴ、Microchipロゴ、AnyRate、AVR、AVRロゴ、AVR Freaks、BeaconThings、BitCloud、CryptoMemory、CryptoRF、dsPIC、FlashFlex、flexPWR、Heldo、JukeBlox、KeeLoq、KeeLoqロゴ、Kleer、LANCheck、LINK MD、maXStylus、maXTouch、MediaLB、megaAVR、MOST、MOSTロゴ、MPLAB、OptoLyzer、PIC、picoPower、PICSTART、PIC32ロゴ、Prochip Designer、QTouch、RightTouch、SAM-BA、SpyNIC、SST、SSTロゴ、SuperFlash、tinyAVR、UNI/O、XMEGAは米国と他の国に於けるMicrochip Technology Incorporatedの登録商標です。

ClockWorks、The Embedded Control Solutions Company、EtherSynch、Hyper Speed Control、HyperLight Load、IntelliMOS、mTouch、Precision Edge、Quiet-Wireは米国に於けるMicrochip Technology Incorporatedの登録商標です。

Adjacent Key Suppression、AKS、Analog-for-the-Digital Age、Any Capacitor、AnyIn、AnyOut、BodyCom、chipKIT、chipKITロゴ、CodeGuard、CryptoAuthentication、CryptoCompanion、CryptoController、dsPICDEM、dsPICDEM.net、Dynamic Average Matching、DAM、ECAN、EtherGREEN、In-Circuit Serial Programming、ICSP、Inter-Chip Connectivity、JitterBlocker、KleerNet、KleerNetロゴ、Mindi、MiWi、motorBench、MPASM、MPF、MPLAB Certifiedロゴ、MPLAB、MPLINK、MultiTRAK、NetDetach、Omniscient Code Generation、PICDEM、PICDEM.net、PICkit、PICtail、PureSilicon、QMatrix、RightTouchロゴ、REAL ICE、Ripple Blocker、SAM-ICE、Serial Quad I/O、SMART-I.S.、SQI、SuperSwitcher、SuperSwitcher II、Total Endurance、TSHARC、USBCheck、VariSense、View Sense、WiperLock、Wireless DNA、ZENAは米国と他の国に於けるMicrochip Technology Incorporatedの商標です。

SQTPは米国に於けるMicrochip Technology Incorporatedの役務標章です。

Silicon Storage Technologyは他の国に於けるMicrochip Technology Inc.の登録商標です。

GestICは他の国に於けるMicrochip Technology Inc.の子会社であるMicrochip Technology Germany II GmbH & Co. KGの登録商標です。

ここで言及した以外の全ての商標はそれら各々の会社の所有物です。

© 2018年、Microchip Technology Incorporated、米国印刷、不許複製

DNVによって認証された品質管理システム

ISO/TS 16949

Microchipはその世界的な本社、アリゾナ州のチャンドラーとテンペ、オレゴン州グラシャムの設計とウェハー製造設備とカリフォルニアとインドの設計センターに対してISO/TS-16949:2009認証を取得しました。当社の品質システムの処理と手続きはPIC[®] MCUとdsPIC[®] DSC、KEELOQ符号飛び回りデバイス、直列EEPROM、マイクロ周辺機能、不揮発性メモリ、アナログ製品用です。加えて、開発システムの設計と製造のためのMicrochipの品質システムはISO 9001:2000認証取得です。

日本語© HERO 2018.

本応用記述はMicrochipのAN2573応用記述(DS00002573B-2018年2月)の翻訳日本語版です。日本語では不自然となる重複する形容表現は省略されている場合があります。日本語では難解となる表現は大幅に意識されている部分もあります。必要に応じて一部加筆されています。頁割の変更により、原本より頁数が少なくなっています。

必要と思われる部分には()内に英語表記や略称などを残す形で表記しています。

青字の部分はリンクとなっています。一般的に赤字の0,1は論理0,1を表します。その他の赤字は重要な部分を表します。

世界的な販売とサービス

| 米国 | 亜細亜/太平洋 | 亜細亜/太平洋 | 欧州 |
|---|--|---|--|
| 本社 2355 West Chandler Blvd. Chandler, AZ 85224-6199 Tel: 480-792-7200 Fax: 480-792-7277 技術支援: http://www.microchip.com/support ウェブアドレス: www.microchip.com アトランタ Duluth, GA Tel: 678-957-9614 Fax: 678-957-1455 オースチン TX Tel: 512-257-3370 ホストン Westborough, MA Tel: 774-760-0087 Fax: 774-760-0088 シカゴ Itasca, IL Tel: 630-285-0071 Fax: 630-285-0075 ダラス Addison, TX Tel: 972-818-7423 Fax: 972-818-2924 デトロイト Novi, MI Tel: 248-848-4000 ヒューストン TX Tel: 281-894-5983 インディアナポリス Noblesville, IN Tel: 317-773-8323 Fax: 317-773-5453 Tel: 317-536-2380 ロサンゼルス Mission Viejo, CA Tel: 949-462-9523 Fax: 949-462-9608 Tel: 951-273-7800 ローリー NC Tel: 919-844-7510 ニューヨーク NY Tel: 631-435-6000 サンホセ CA Tel: 408-735-9110 Tel: 408-436-4270 カナダ - トロント Tel: 905-695-1980 Fax: 905-695-2078 | オーストラリア - シドニー Tel: 61-2-9868-6733 中国 - 北京 Tel: 86-10-8569-7000 中国 - 成都 Tel: 86-28-8665-5511 中国 - 重慶 Tel: 86-23-8980-9588 中国 - 東莞 Tel: 86-769-8702-9880 中国 - 広州 Tel: 86-20-8755-8029 中国 - 杭州 Tel: 86-571-8792-8115 中国 - 香港特別行政区 Tel: 852-2943-5100 中国 - 南京 Tel: 86-25-8473-2460 中国 - 青島 Tel: 86-532-8502-7355 中国 - 上海 Tel: 86-21-3326-8000 中国 - 瀋陽 Tel: 86-24-2334-2829 中国 - 深圳 Tel: 86-755-8864-2200 中国 - 蘇州 Tel: 86-186-6233-1526 中国 - 武漢 Tel: 86-27-5980-5300 中国 - 西安 Tel: 86-29-8833-7252 中国 - 廈門 Tel: 86-592-2388138 中国 - 珠海 Tel: 86-756-3210040 | インド - ハンガロール Tel: 91-80-3090-4444 インド - ニューデリー Tel: 91-11-4160-8631 インド - フネー Tel: 91-20-4121-0141 日本 - 大阪 Tel: 81-6-6152-7160 日本 - 東京 Tel: 81-3-6880-3770 韓国 - 大邱 Tel: 82-53-744-4301 韓国 - ソウル Tel: 82-2-554-7200 マレーシア - クアラルンプール Tel: 60-3-7651-7906 マレーシア - ペナン Tel: 60-4-227-8870 フィリピン - マニラ Tel: 63-2-634-9065 シンガポール Tel: 65-6334-8870 台湾 - 新竹 Tel: 886-3-577-8366 台湾 - 高雄 Tel: 886-7-213-7830 台湾 - 台北 Tel: 886-2-2508-8600 タイ - バンコク Tel: 66-2-694-1351 ベトナム - ホーチミン Tel: 84-28-5448-2100 | オーストラリア - ウェルズ Tel: 43-7242-2244-39 Fax: 43-7242-2244-393 デンマーク - コペンハーゲン Tel: 45-4450-2828 Fax: 45-4485-2829 フィンランド - エスポー Tel: 358-9-4520-820 フランス - パリ Tel: 33-1-69-53-63-20 Fax: 33-1-69-30-90-79 ドイツ - ガルピング Tel: 49-8931-9700 ドイツ - ハーン Tel: 49-2129-3766400 ドイツ - ハイムブロン Tel: 49-7131-67-3636 ドイツ - カールスルーエ Tel: 49-721-625370 ドイツ - ミュンヘン Tel: 49-89-627-144-0 Fax: 49-89-627-144-44 ドイツ - ローゼンハイム Tel: 49-8031-354-560 イスラエル - ラーナナ Tel: 972-9-744-7705 イタリア - ミラノ Tel: 39-0331-742611 Fax: 39-0331-466781 イタリア - ハドバ Tel: 39-049-7625286 オランダ - デルフト Tel: 31-416-690399 Fax: 31-416-690340 ノルウェー - トロンハイム Tel: 47-7289-7561 ポーランド - ワルシャワ Tel: 48-22-3325737 ルーマニア - ブカレスト Tel: 40-21-407-87-50 スペイン - マドリッド Tel: 34-91-708-08-90 Fax: 34-91-708-08-91 スウェーデン - イェテボリ Tel: 46-31-704-60-40 スウェーデン - ストックホルム Tel: 46-8-5090-4654 イギリス - ウォーキングム Tel: 44-118-921-5800 Fax: 44-118-921-5820 |