AVR108: LPM命令の初期設定と使用

要点

- AVR®アセンブラとでのLPM(Load Program Memory)命令の使用
- プログラム用メモリからの定数取得
- 参照表の使用

序説

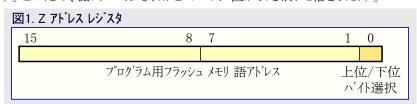
この応用記述はAVRマイクロコントローラのプログラム用フラッシュメモリに格納された定数の入出力方法を記述します。AVRはハーハート・構造を基にし、これはメモリのアトレスとデータが独立したパスを使うことを意味します。これは単一周期命令実行速度を成し遂げるために必要です。フラッシュメモリに定数を格納できるよう、命令一式にLPM(Load Program Memory)命令が含まれています。

LPMの使用

プログラム用フラッシュ メモリからレシブスタ ファイル内にバイト データを取得するため、AVR命令一式にLPM 命令が含まれます。

AVRマイクロコントローラのプログラム用フラッシュメモリは16ビット語として構成されます。レジスタファイルとデータ用SRAMは8ビットのハイトとして構成されます。従ってプログラム用メモリからデータ用メモリにデータを取得する時に特別な考慮が減われなければなりません。

レシ、スタ ファイルのZレシ、スタがプログラム用メモリをアクセスするのに使われます。この16ビットレシ、スタ対はプログラム用メモリへの16ビット ポインタとして使われます。上位15ビットはプログラム用メモリの語アトレスを選択します。このため、語アトレスはそれがZレシ、スタに置かれる前に2倍されます。



Zアドレス レジスタの最下位ビット(LSB)はプログラム用メモリ語の上位(1)または下位(0)のどちらかを選択します。アドレスの上位(ZH)と下位(ZL)を計算するには、HIGH()関数とLOW()関数を使ってください。

プログラム用メモリの任意順の位置からデータを取得するには、新しいアドレスがアクセスされる度毎にZレジ、スタが正しいアドレスで設定されなければなりません。

プログラム用メモリではデータがプログラム語内で下位部の1バイトと上位部の次バイトとで構成されています。このため、メッセーシ、文字列はAVR Studio®内のメモリ ウィント・ウで見る時に全ての文字の対が入れ替わった場合のように現れます。

この応用記述内のプログラムはプログラム用メモリから文字列のハイトを取得し、それをポートBに書きます。最初に全ピンが出力となるようにポートBを初期化します。文字列"Hello World"の開始アトレスを上記のようにZレジスタに設定します。そしてLPM命令を使ってプログラム用メモリからハイトが取得されます。プログラムは文字列の最後に達したか(ハイトが0だったか)そうでないかどうかを調べます。未だ最後に達していない場合、最後に読んだハイトがポートBに置かれ、短い遅延が作られ、そしてZレジスタが進行(+1)されます。その後、プログラムは別のハイトを取得するために元の方向へ飛びます。



8-bit **AVP**® マイクロ コントローラ

応用記述

本書は一般の方々の便宜のため有志により作成されたもので、 Atmel社とは無関係であることを 御承知ください。しおりのはじめ にでの内容にご注意ください。

Rev. 1233B-05/02, 1233BJ4-03/21





```
;*
;* 表題:
          Load Program Memory
;* 版:
;* 最終更新:
          98.12.17
          AT90Sxx1xとより上位機種 (SRAM付きデバイス)
;* 対象:
;*
;* 支援E-mail: avr@atmel.com
;*
;* 内容
;* この応用記述はLPM(Load Program Memory)命令の使用法を示します。
;* 応用記述はプログラム用メモリカンら文字列"Hello World"をバイト単位で取得し、それをポートBに置きます。
"8515def.inc"
                                     ;デバイス定義インクルート、ファイル指定
        . INCLUDE
                                     ; デバイス指定(注: 現アセンブラでは無効)
                AT90S8515
        . DEVICE
                =R16
                                     ;一時変数定義
        temp
                                     ;内部SRAM最終位置上位值取得
                temp, HIGH (RAMEND)
        LDI
start:
                                     ;スタック ポーインタ上位初期化
        OUT
                SPH, temp
                                     ;内部SRAM最終位置下位値取得
        LDI
                temp, LOW (RAMEND)
        OUT
                SPL, temp
                                     ;スタック ポーインタ上位初期化
        LDI
                temp, 0b111111111
                                     ;全1值取得
        OUT
                PORTB, temp
                                     ;ポートB全ピンHigh設定
        OUT
                                     ;ポートB全ピン出力設定
                DDRB, temp
; Zレシ、スタ内に'msg'のアトンスを取得(バイト アトンスにするために語アトンスを2倍)
;上位/下位アドレス バイト計算にHIGH/LOW関数を使用
        LDI
                ZH, HIGH (msg*2)
                                     ; 文字列先頭バイト アドレス上位値設定
                                     ; 文字列先頭バイト アドレス下位値設定
        LDI
                ZL, LOW (msg*2)
        LPM
                                     ;文字列から対応バイをROに取得
11p:
        TST
                RO
                                     ;文字列終了子(=0)検査
                                     ;終了子なら無限繰り返しへ分岐
        BREQ
                quit
        OUT
                PORTB, RO
                                     ;対応バイ値をポートBに出力
        RCALL
                delav
                                     ;約1s待機
                                     ; 文字列ポインタ進行(+1)
        ADIW
                ZH: ZL, 1
                                     ;終了子まで継続へ
        RJMP
                11p
        RJMP
                                     ;無限繰り返し(待機)
quit:
                quit
        (約1s待機(4MHzシステム クロック時))
                                     ;第3計数器初期值設定
                R20, 20
delay:
        LDI
        CLR
                R21
                                      第2計数器初期值設定
                R22
                                      第1計数器初期值設定
        CLR
                                      第1計数器減数(-1)
dlp:
        DEC
                R22
        BRNE
                                     ;約192µs経過まで繰り返し待機
                dlp
        DEC
                R21
                                     ; 第2計数器減数(-1)
        BRNE
                dlp
                                     ;約49.2ms経過まで繰り返し待機
        DEC
                R20
                                     ; 第3計数器減数(-1)
                                     ;約983ms経過まで繰り返し待機
        BRNE
                dlp
        RET
                                     ; 呼び出し元へ復帰
        * 定数 *
;
                "Hello World"
                                     ; 文字列定数定義
msg:
        . DB
        . DB
                                     ; 文字列終了子定義
```



本社

Atmel Corporation

2325 Orchard Parkway San Jose, CA 95131, USA TEL 1(408) 441-0311 FAX 1(408) 487-2600

国外営業拠点

Atmel Asia

Unit 1-5 & 16, 19/F BEA Tower, Millennium City 5 418 Kwun Tong Road Kwun Tong, Kowloon Hong Kong TEL (852) 2245-6100 FAX (852) 2722-1369

Atmel Europe

Le Krebs 8, Rue Jean-Pierre Timbaud BP 309 78054 Saint-Quentin-en-Yvelines Cedex France TEL (33) 1-30-60-70-00 FAX (33) 1-30-60-71-11

Atmel Japan

104-0033 東京都中央区 新川1-24-8 東熱新川ビル 9F アトメルジャパン株式会社 TEL (81) 03-3523-3551 FAX (81) 03-3523-7581

製造拠点

Memory

2325 Orchard Parkway San Jose, CA 95131, USA TEL 1(408) 441-0311 FAX 1(408) 436-4314

Microcontrollers

La Chantrerie

2325 Orchard Parkway San Jose, CA 95131, USA TEL 1(408) 441-0311 FAX 1(408) 436-4314

BP 70602 44306 Nantes Cedex 3 France TEL (33) 2-40-18-18-18 FAX (33) 2-40-18-19-60

ASIC/ASSP/Smart Cards

Zone Industrielle 13106 Rousset Cedex France TEL (33) 4-42-53-60-00 FAX (33) 4-42-53-60-01

1150 East Chevenne Mtn. Blvd. Colorado Springs, CO 80906, USA TEL 1(719) 576-3300 FAX 1(719) 540-1759

Scottish Enterprise Technology Park Maxwell Building East Kilbride G75 0QR Scotland

TEL (44) 1355-803-000 FAX (44) 1355-242-743

RF/Automotive

Theresienstrasse 2 Postfach 3535 74025 Heilbronn Germany TEL (49) 71-31-67-0 FAX (49) 71-31-67-2340

1150 East Cheyenne Mtn. Blvd. Colorado Springs, CO 80906, USA TEL 1(719) 576-3300 FAX 1(719) 540-1759

Biometrics

BP 123 38521 Saint-Egreve Cedex France TEL (33) 4-76-58-47-50 FAX (33) 4-76-58-47-60

Avenue de Rochepleine

文献請求

www.atmel.com/literature

© Atmel Corporation 2002.

Atmel製品は、ウェブサ仆上にあるAtmelの定義、条件による標準保証で明示された内容以外の保証はありません。本製品は改良のた め予告なく変更される場合があります。いかなる場合も、特許や知的技術のライセンスを与えるものではありません。Atmel製品は、生命 維持装置の重要部品などのような使用を認めておりません。

本書中の®、™はAtmelの登録商標、商標です。 本書中の製品名などは、一般的に商標です。

© HERO 2021.

本応用記述はAtmelのAVR108応用記述(doc1233.pdf Rev.1233B-05/02)の翻訳日本語版です。日本語では不自然となる重複する 形容表現は省略されている場合があります。日本語では難解となる表現は大幅に意訳されている部分もあります。必要に応じて一部 加筆されています。頁割の変更により、原本より頁数が少なくなっています。

必要と思われる部分には()内に英語表記や略称などを残す形で表記しています。

青字の部分はリンクとなっています。一般的に赤字の0,1は論理0,1を表します。その他の赤字は重要な部分を表します。