

## AVR1618 : ATxmegaB ASCII文字割り当て

## 要点

- ATMEL® AVR® XMEGA® Bマイクロコントローラで利用可能なASCII文字割り当て
- ATMEL XMEGA-B1 Xplain評価キット適合
- 基板上的LCD表示器
- 表示器での構造
  - ・ 7セグメント数字
  - ・ 14セグメント英数字

## 1. 序説

ATMEL AVR XMEGA BデバイスのASCII文字割り当て組み込みLCD制御器は対応するASCII符号書き込みによって簡単に7,14または16セグメント文字のピクセルの設定と解除を許します。

この応用記述はXMEGA-B1 Xplainキットを用いて7と14セグメント文字の操作を実演する例を提供します。

図1-1. XMEGA-B1 Xplainキット



## 2. 環境

実演はATMEL ATxmega128B1でのATMEL XMEGA-B1 Xplainキット([www.atmel.com/xplained](http://www.atmel.com/xplained))と専用のLED硝子の“C42048A”に基づきます。

ファームウェアは以下の例としてATMEL AVRソフトウェア枠組みとATMEL AVR Studio® 5で利用可能です。

- ・ “LCD C42048A glass example - XMEGA-B1 Xplained - ATxmega128B1”
- ・ “LCD controller example - XMEGA-B1 Xplained - ATxmega128B1”

表2-1. LCD定義と頭字語

LCD	液晶表示器。直接セグメントに至る電極線を持つ受動表示パネル。
セグメント または ピクセル	“ON”または“OFF”に変えることができるLCDパネルの活性領域。各セグメントは2つの線を持ちます。1つはSEG線に接続され、他方はCOM線に接続されます。全てのセグメントは配列で接続されます(図2-1.をご覧ください)。
COM	共通線または背面線
SEG	セグメント線
デューティ	1/(LCD表示器でのCOM線数)
バイアス	1/(LCD表示器を駆動するのに使用される電圧レベル数-1)
DP	小数点



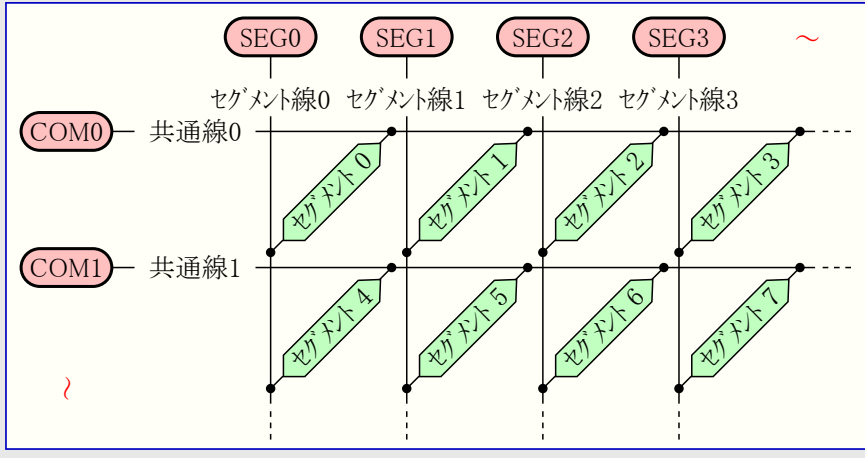
8ビット ATMEL  
マイクロコントローラ

## 応用記述

本書は一般の方々の便宜のため有志により作成されたもので、ATMEL社とは無関係であることを御承知ください。しおりのはじめにでの内容にご注意ください。

Rev. 8451A-11/11, 8451AJ1-03/14

図2-1. LCD配列



### 3. ASCII文字割り当て

#### 3.1. 使い易さ

ATMEL ATxmega128B1 LCD制御器はASCII文字を自動的に扱うことができます。桁のセグメントを設定と解除する代わりに、使用者はASCII符号を入力し、桁番号部が表示メモリ内のセグメント値を更新します。

ASCII文字割り当てを始めるため、使用者はセグメント形式と、桁群の始まりのSEG線番号でのポインタ(LCD\_CTRLG)を構成設定しなければなりません。その後これはFIFOとして働きます。使用者は制御レジスタ(LCD\_CTRLH)内に最初の桁のASCII値を書きます。セグメントが更新されると、桁に使用されるSEG線数で自動的に増加(進行)(または減少(後退))されます。ポインタは今や新しいASCII書き込みに対する準備が整っています。

図3-1. ASCII割り当て

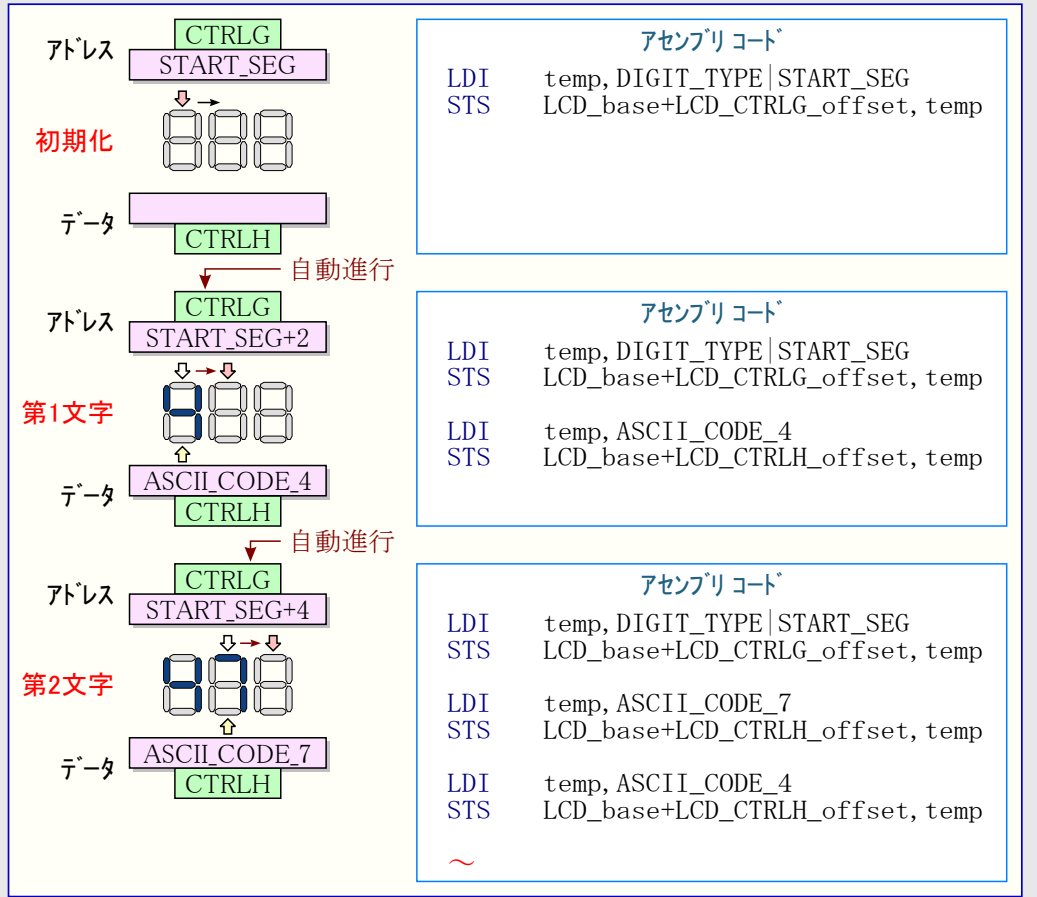
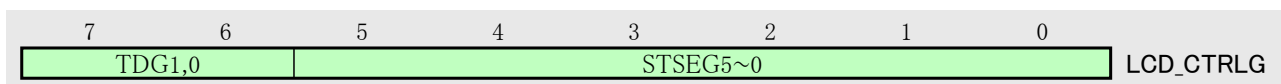


図3-2. 支援される桁形式



### 3.2. LCD制御レジスタG



#### ■ TDG1,0 : 桁形式 (Type of Digit)

このビット領域は桁表示に使用されるセグメント数と桁のCOM/SEG線数を指定します。

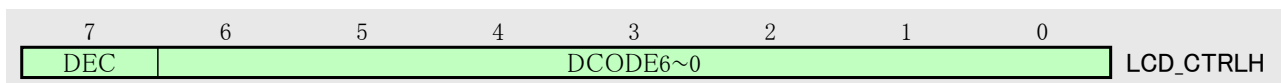
TDG1,0	桁形式
0 0	COM2~0/3つのSEGを持つ7セグメント
0 1	COM3~0/2つのSEGを持つ7セグメント
1 0	COM3~0/4つのSEGを持つ14セグメント
1 1	COM2~0/6つのSEGを持つ16セグメント

#### ■ STSEG5~0 : 開始セグメント (Start Segment)

STSEGビット領域は桁を書くのに使用される最初のセグメント線を定義します。このビット領域は桁で使用されるセグメント線数により、(制御レジスタH(LCD\_CTRLH)の減少(DEC)値に従って)自動的に増加(進行)または減少(後退)されます。

TDG1,0	桁形式	加減数
0 0	7セグメント - 3 COM/3 SEG	3
0 1	7セグメント - 4 COM/2 SEG	2
1 0	14セグメント - 4 COM/4 SEG	4
1 1	16セグメント - 3 COM/6 SEG	6

### 3.3. LCD制御レジスタH



#### ■ DEC : 減少 (Decrement)

このビットの1書き込みは桁で使用されるセグメント線数によって制御レジスタG(LCD\_CTRLG)の開始セグメント(STSEG)ビット領域を自動的に減少します。このビットが0を書かれた場合、STSEGビット領域は桁で使用されるセグメント線数によって増加されます。この活動は桁復号が一度終わると起こり、次の桁復号呼び出しの準備をします。

#### ■ DCODE6~0 : 表示符号 (Display Code)

DCODEビット領域は桁復号器によって計算され、表示符号に変換されて、その後に開始セグメント(STSEG)値に従って自動的に表示メモリ内に書かれます。表の入口符号(DCODE6~0)は桁の7ビットASCII符号です。

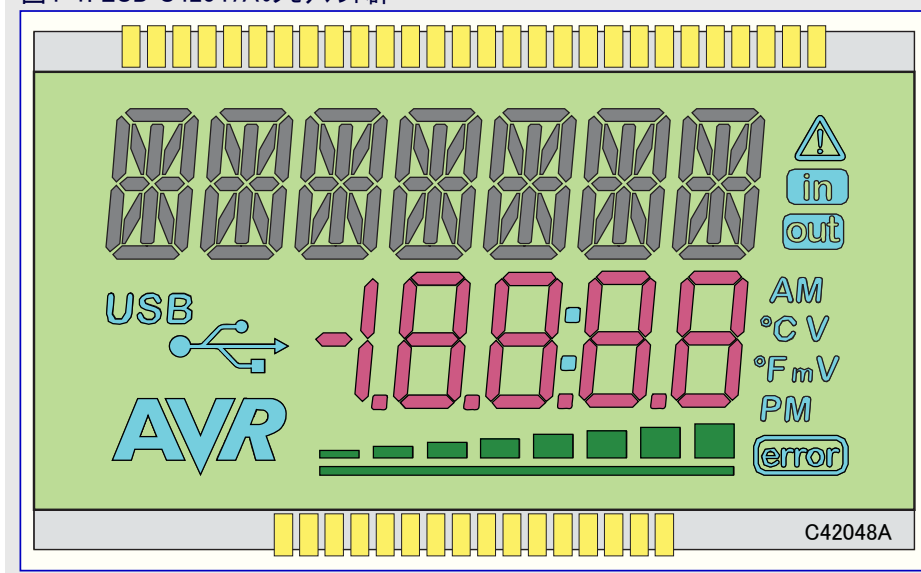
## 4. LCD C42048A硝子

LCD C42048AはATMEL XMEGA-B1 Xplainキット用に特に設計されました。それは3.0Vで動く4つのCOMと40のSEG線LED硝子で来て、以下のような4群のセグメント(ピクセル)を含みます。

- ・ 7つの14セグメント英数字桁
- ・ 負符号(-)と小数点(DP)を持つ5つの7セグメント数字桁
- ・ 9セグメント(ピクセル)の1つの棒グラフ
- ・ 1セグメント(ピクセル)の13個のアイコン

合計: 155セグメント(ピクセル)

図4-1. LCD C42047Aのセグメント群



## 4.1. 14セグメント英数字桁

英数字桁はATMEL ATxmega128B1デバイスの桁復号部によって支援され、LCD制御レジスタG(LCD\_CTRLG)で定義される、3つ目の桁形式(TDG1,0=2、4つのCOM線を持つ14セグメント)に合うように配線されています。

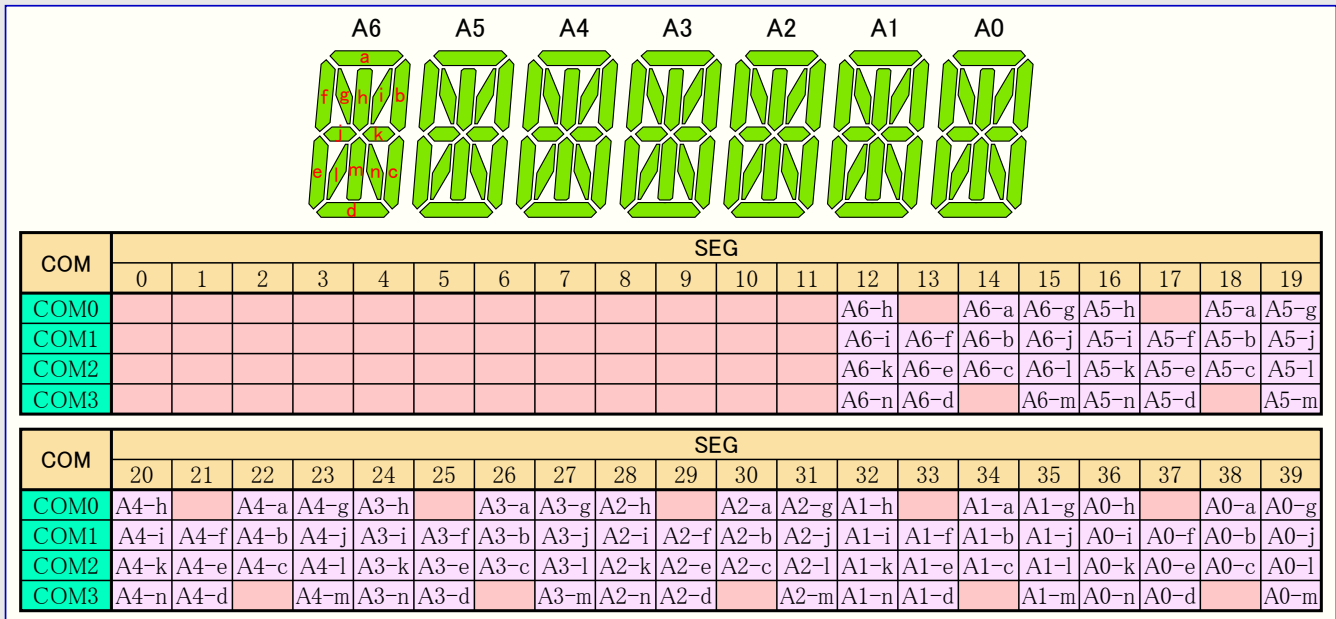
この割り当てではCOM0/SEG(n+1)とCOM3/SEG(n+2)の位置で桁復号部によって使用されない2つのピクセルを放置します。

英数字桁はA0からA6までと名付けられます。

- A6(左端の桁)はSEG12~15によって駆動されます。
- A5はSEG16~19によって駆動されます。
- ~
- A0(右端の桁)はSEG36~39によって駆動されます。

**注:** C文字列と同じ文字走査順(左⇒右)を保つため、開始セグメント(STSEG)は4で増加(DEC=0)されなければなりません。

図4-2. 英数字桁配線



## 4.2. 7セグメント数字桁

数字桁はATMEL ATxmega128B1デバイスの桁復号部によって支援され、LCD制御レジスタG(LCD\_CTRLG)で定義される、2つ目の桁形式(TDG1,0=1、4つのCOM線を持つ7セグメント)に合うように配線されています。

この割り当てではCOM3/SEG(n+1)の位置で桁復号部によって使用されない1つのピクセルを放置します。

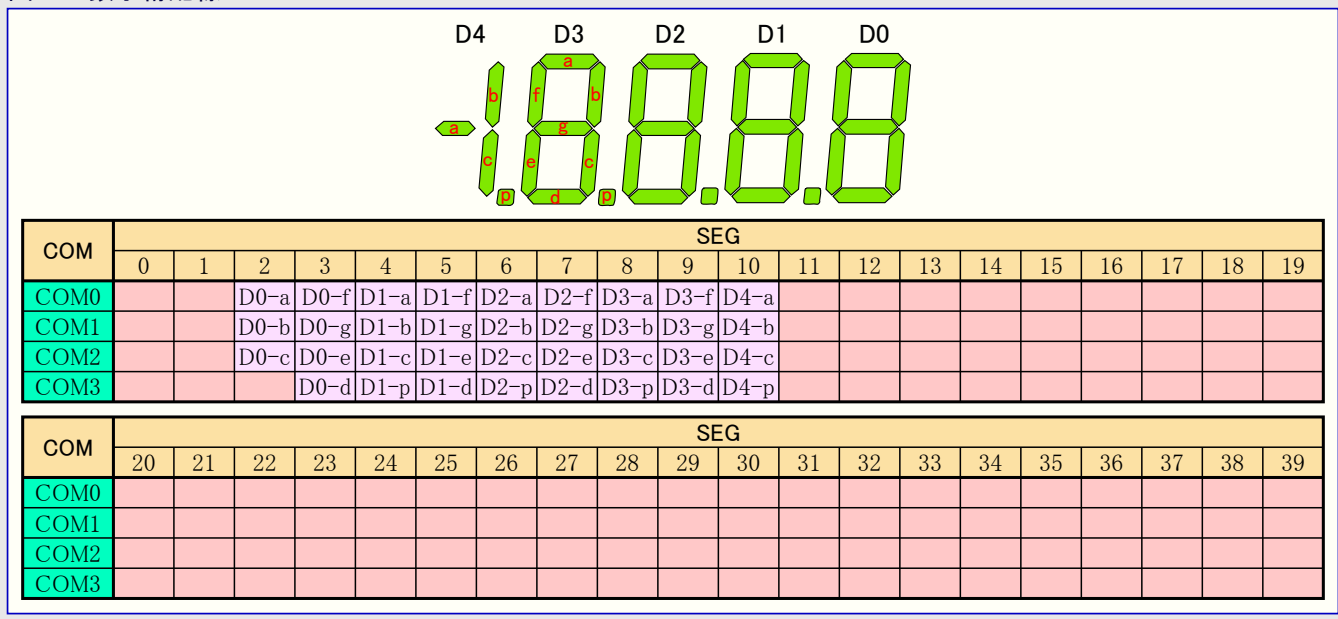
数字桁はD0からD3までと名付けられます。

- D3はSEG8,9によって駆動されます。
- D2はSEG6,7によって駆動されます。
- D1はSEG4,5によって駆動されます。
- D0はSEG2,3によって駆動されます。D0は小数点(DP)を持ちません。

**注:** C文字列と同じ文字走査順(左⇒右)を保つため、開始セグメント(STSEG)は2で減少(DEC=1)されなければなりません。

D4桁は特殊で、-, -1, 0, 1の4つの値だけを表示します。これは手動で駆動されます。D4の小数点(DP)はCOM3/SEG10に配置されます。

図4-3. 数字桁配線



## 5. ソフトウェア実装

### 5.1. ソフトウェアドライバ

#### 5.1.1. ドライバのコード

```

/**
 * ¥brief LCD硝子へのASCII文字の流れ送出
 *
 * この関数は桁復号部経由でのLCDセグメント(ピクセル)を許します。
 * 関数は引数として渡された最大バイト数を書き、'NULL'文字が見つかった場合に書き込みを止めます。
 *
 * ¥param lcd_tdg 復号する桁形式
 * ¥param first_seg 最初のデータが書かれる最初のSEG
 * ¥param data データ緩衝部
 * ¥param width 最大データ数
 * ¥param dir 方向(=0: 左←右, !=0: 左←右)
 */
void lcd_write_packet(enum LCD_TDG_enum lcd_tdg, uint8_t first_seg,
                     const uint8_t *data, size_t width, uint8_t dir)
{
    LCD.CTRLG = lcd_tdg | ((first_seg << LCD_STSEG_gp) & LCD_STSEG_gm);
    if (dir != 0) {
        dir = LCD_DEC_bm;
    }
    while (width-- > 0) {
        if (*data == '¥0') {
            break; // NULL文字で停止
        }
        LCD.CTRLH = dir | (*data++);
    }
}

```

### 5.1.2. ドライバ引数

- "lcd\_tdg"

この引数はデバイスヘッダ(GCCの場合に"iox128b1.h"、IAR™の場合に"ATxmega128B1.h")に含まれるLCD\_TDG\_enmの1つの要素を選ぶのに使用されます。

```
typedef enum LCD_TDG_enum {
    LCD_TDG_7S_3C_gc = (0x00 << 6), /* 3つのCOMを持つ7セグメント */
    LCD_TDG_7S_4C_gc = (0x01 << 6), /* 4つのCOMを持つ7セグメント */
    LCD_TDG_14S_4C_gc = (0x02 << 6), /* 4つのCOMを持つ14セグメント */
    LCD_TDG_16S_3C_gc = (0x03 << 6), /* 3つのCOMを持つ16セグメント */
} LCD_TDG_t
```

- "first\_seg"

最初に書く桁の最初のSEG線を定義します。

桁内側でSEG線の走査は増加されますが、桁外側でこれは桁の組を考慮することを意味し、走査順は"dir"引数によって定義されます。

- "\*data"

表示するASCII文字列でのポインタ。

- "width"

駆動する行の桁数または最大桁数。

"size\_t"がANSI形式で"unsigned char"に等しいことに注意してください。

ドライバに於いて、null文字(ASCII文字列終了印)が見つかった場合、この値は中断(無効化)され得ます。

- "dir"

桁走査の方向を定義します。

この走査が"\*data++"と同じなら、この引数は0と等しくなければなりません。

そうでなければ、この引数は0と異ならなければなりません。

### 5.1.3. C42048Aの14セグメント桁用引数

- "lcd\_tdg"

LCD\_TDG\_14S\_4C\_gc (4本のCOM線を持つ14セグメント)

- "first\_seg"

**12** (図4-2. 英数字桁配線を参照してください。) これは左端A6桁の最初のSEG線に対応します。

- "\*data"

lcd\_text (例で定義されて使用される名称)

- "width"

**7** (図4-2. 英数字桁配線を参照してください。)

- "dir"

**0** (図4-2. 英数字桁配線を参照してください。) A6が左端桁で、"\*data++"によって指定される最初の文字、"lcd\_text[0]"を受け取ります。

### 5.1.4. C42048Aの7セグメント桁用引数

D4が手動で管理されるため、D3がこのドライバに対する左端になります。

- "lcd\_tdg"

LCD\_TDG\_7S\_4C\_gc (4本のCOM線を持つ7セグメント)

- "first\_seg"

**8** (図4-3. 数字桁配線を参照してください。) これは左端D3桁の最初のSEG線に対応します。

- "\*data"

lcd\_num (例で定義されて使用される名称)

- "width"

**4** (図4-3. 数字桁配線を参照してください。)

- "dir"

**1** (図4-3. 数字桁配線を参照してください。) D3が左端桁で、"\*data++"によって指定される最初の文字、"lcd\_numdata[0]"を受け取ります。

### 5.1.5. 限界の制御

桁復号部それぞれ自身がアドレス限界を調査します。自動増加/減少は最後にアドレス指定されたLCDデータ(LCD\_DATA<sub>n</sub>)レジスタや隣接レジスタを上書きしません。

## 5.2. 特殊化したC42048A用マクロ関数

### 5.2.1. 14セグメント桁用マクロ

```
/**
 * ¥brief C42048A LCD硝子の英数字領域へ文字列書き込み
 *
 * この関数はLCD硝子の英数字領域に入力文字列を書きます。
 *
 * ¥param data データ入力文字列へのポインタ
 */
static inline void c42048a_write_alpha_packet(const uint8_t *data)
{
    lcd_write_packet(LCD_TDG_14S_4C_gc, FIRST_14SEG_4C, data, WIDTH_14SEG_4C, DIR_14SEG_4C);
}
```

ここで、

以下はデバイスヘッダで定義

・LCD\_TFG\_14S\_4C\_gc (5.1.2. ドライバ引数をご覧ください。)

以下は硝子部品ヘッダで定義

```
• #define FIRST_14SEG_4C    12
• #define WIDTH_14SEG_4C   7
• #define DIR_14SEG_4C     0
```

### 5.2.2. 7セグメント桁用マクロ

```
/**
 * ¥brief C42048A LCD硝子の数字領域へ文字列書き込み
 *
 * この関数はLCD硝子の数字領域に入力文字列を書きます。
 *
 * ¥param data データ入力文字列へのポインタ
 */
static inline void c42048a_write_num_packet(const uint8_t *data)
{
    lcd_write_packet(LCD_TDG_7S_4C_gc, FIRST_7SEG_4C, data, WIDTH_7SEG_4C, DIR_7SEG_4C);
}
```

ここで、

以下はデバイスヘッダで定義

・LCD\_TFG\_7S\_4C\_gc (5.1.2. ドライバ引数をご覧ください。)

以下は硝子部品ヘッダで定義

```
• #define FIRST_7SEG_4C    8
• #define WIDTH_7SEG_4C   4
• #define DIR_7SEG_4C     1
```

## 6. 測定

ATMEL ATxmega128B1デバイスの組み込み桁復号部の効率を測定するため、LCD\_DATA<sub>n</sub>レジスタに直接書き込む、桁セグメント(ピクセル)の自動処理(設定または解除)のための特別なソフトウェアドライバを作成します。

この課題はLCD\_CTRLGレジスタで桁形式2(TDG1,0=2, LCD\_TDG\_14S\_4C\_gc)で“左⇒右”の方向だけに定義されるように配線された14セグメント桁に対してだけ行われます。

組み込み桁復号部が使用されないため、16ビット要素で自身のASCII表を定義します。最下位ニブルはCOM0用に整えられたビットの組で、同様に最上位ニブルはCOM3用に整えられたビットの組です。この表内で桁セグメント(ピクセル)を得るのに使用される指標はASCII文字符号です。

## 6.1. 手動ドライバのコード

```
// ATxmega128B1での40本のSEG線
#define LCD_MAX_NBR_OF_SEG 40

// 14セグメント ASCII表
const uint16_t ascii_table[] = {
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x2E74, 0x0440, 0x23C4, 0x2544, 0x05E0, 0x25A4, 0x27A4, 0x0444,
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x2365, 0x07E4, 0xA545, 0x2224, 0xA445, 0x22A4, 0x02A4, 0x2724,
    0x0000, 0x0000, 0x0000, 0x0000, 0x2220, 0x0678, 0x1668, 0x0000,
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x2660, 0x0000, 0x0000,
    0x1818, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000,
    0x0004, 0x07E4, 0xA545, 0x2224, 0xA445, 0x22A4, 0x02A4, 0x2724,
    0x0000, 0x0000, 0x0000, 0x0000, 0x2220, 0x0678, 0x1668, 0x0000,
    0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x2660, 0x0000, 0x0000,
    0x1818, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000, 0x0000 };

/**
 * ¥brief LCD硝子へのASCII文字の流れ送出
 *
 * この関数は14セグメントASCII文字を表示するためにLCDセグメント(ピクセル)を許可/禁止します。
 * 関数は引数として渡された最大バイト数を書き、'NULL'文字が見つかった場合に書き込みを止めます。
 *
 * ¥param lcd_tdg 復号する桁形式
 * ¥param data データ緩衝部
 * ¥param width 最大データ数
 */
void lcd_pix_write_packet(uint8_t first_seg, const uint8_t *data, uint8_t width)
{
    register8_t *pix_reg;
    uint8_t txt_i, com_i;
    uint8_t shift_todo, temp_data;

    // ASCII文字の配列で繰り返し
    for (txt_i = 0; txt_i < width; txt_i++) {
        if (*data == '¥0') {
            break; // NULL文字で停止
        }

        // どの位移動を行うか決定(0または4)
        shift_todo = ((first_seg + (4 * txt_i)) % 8);
        // 全COM線走査
        for (com_i = 0; com_i < 4; com_i++) {
            // 対応するデータレジスタのアドレス
            pix_reg = (register8_t*) ((uint16_t) &LCD.DATA0
                + (com_i * ((LCD_MAX_NBR_OF_SEG + 7) / 8))
                + ((first_seg + (4 * txt_i)) / 8));
            // データ取得
            temp_data = (uint8_t)
                ((ascii_table[data[txt_i]] & (0x000F << (4 * com_i))) >> (4 * com_i));
            temp_data <<= shift_todo;
            // データレジスタ書き込み
            *pix_reg = (*pix_reg & ~(0x0F << shift_todo)) | temp_data;
        }
    }
}
```



## 6.2. 自動対手動の処理

### 6.2.1. コードの大きさ

コンパイラ：GCC

コンパイラ任意選択：-Os

自動処理 = 手動処理の25%

- ・ 自動処理：42バイト
- ・ 手動処理：180バイト+ASCII表に対する256バイト

### 6.2.2. 実行時間

コンパイラ：GCC

コンパイラ任意選択：-Os

システム周波数：2MHz

桁数("width")：7

自動処理 = 手動処理の30倍高速

- ・ 自動処理：59.705 $\mu$ s
- ・ 手動処理：1817.315 $\mu$ s

### 6.2.3. 実行時間の式

単位：C周期

関数構成設定：ST

桁当たりの実行または構成設定：DG

桁数：n

COM当たりの実行：COM

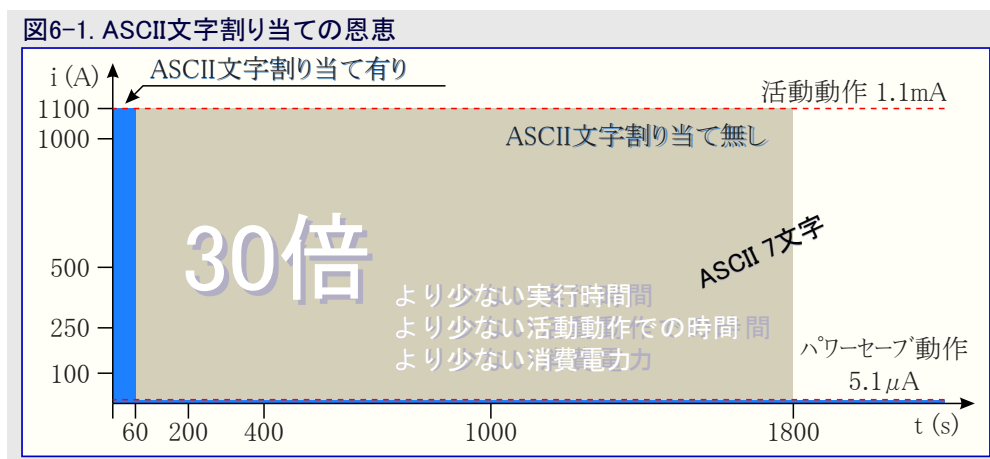
COM数：y

- ・ 自動処理：ST=23, DG=14, COM=0  
 $ST + n \times DG$
- ・ 手動処理：ST=89, DG=139, COM=92  
 $ST + n \times DG + n \times y \times COM$

### 6.2.4. 自動処理の恩恵

行うべき表示更新がなければ、マイクロコントローラはパワーセーブ動作へ移行することができます。活動動作では消費が代表的に1.1mAです。パワーセーブ動作では、LCDが走行している間で消費が接続したC42048A LCD硝子とで代表的に5.1 $\mu$ Aです。

- ・ より少ない実行時間
- ・ より少ない活動動作での時間
- ・ より少ない消費電力



## 7. 推奨読み物

ATMEL AVR XMEGAについてと特にXMEGA Bデバイスについての全体的な考えを得るために以下の資料を読むことが推奨されます。

- XMEGA手引書とデータシート
- AVR1000:XMEGAに対してCコードを書く前に
- AVR1005:XMEGAで始める前に
- AVR1010:XMEGAデバイスの電力消費最小化
- AVR1500:Xplain練習 - XMEGA 基礎
- AVR1912:ATMEL XMEGA-B1 Xplainハードウェア使用者の手引き
- AVR1926:XMEGA-B1 Xplain開始の手引き

## 8. 目次

<b>要点</b>	1
<b>1. 序説</b>	1
<b>2. 環境</b>	1
<b>3. ASCII文字割り当て</b>	2
3.1. 使い易さ	2
3.2. LCD制御レジスタG	3
3.3. LCD制御レジスタH	3
<b>4. LCD C42048A硝子</b>	3
4.1. 14セグメント英数字桁	4
4.2. 7セグメント数字桁	4
<b>5. ソフトウェア実装</b>	5
5.1. ソフトウェアドライバ	5
5.1.1. ドライバのコード	5
5.1.2. ドライバ引数	6
5.1.3. C42048Aの14セグメント桁用引数	6
5.1.4. C42048Aの7セグメント桁用引数	6
5.1.5. 限界の制御	7
5.2. 特殊化したC42048A用マクロ関数	7
5.2.1. 14セグメント桁用マクロ	7
5.2.2. 7セグメント桁用マクロ	7
<b>6. 測定</b>	7
6.1. 手動ドライバのコード	8
6.2. 自動対手動の処理	9
6.1.1. コードの大きさ	9
6.1.2. 実行時間	9
6.1.3. 実行時間の式	9
6.1.4. 自動処理の恩恵	9
<b>7. 推奨読み物</b>	10
<b>8. 目次</b>	10



#### *Atmel Corporation*

2325 Orchard Parkway  
San Jose, CA 95131  
USA  
TEL (+1)(408) 441-0311  
FAX (+1)(408) 487-2600  
[www.atmel.com](http://www.atmel.com)

#### *Atmel Asia Limited*

Unit 01-5 & 16, 19F  
BEA Tower, Millennium City 5  
418 Kwun Tong Road  
Kwun Tong, Kowloon  
HONG KONG  
TEL (+852) 2245-6100  
FAX (+852) 2722-1369

#### *Atmel Munich GmbH*

Business Campus  
Parking 4  
D-85748 Garching b. Munich  
GERMANY  
TEL (+49) 89-31970-0  
FAX (+49) 89-3194621

#### *Atmel Japan*

141-0032 東京都品川区  
大崎1-6-4  
新大崎勸業ビル 16F  
アトメル ジャパン合同会社  
TEL (+81)(3)-6417-0300  
FAX (+81)(3)-6417-0370

#### © 2011 Atmel Corporation. 全権利予約済

ATMEL<sup>®</sup>、ATMELロゴとそれらの組み合わせ、それとAVR<sup>®</sup>、AVR Studio<sup>®</sup>、XMEGA<sup>®</sup>とその他はATMEL Corporationの登録商標または商標またはその付属物です。他の用語と製品名は一般的に他の商標です。

**お断り:** 本資料内の情報はATMEL製品と関連して提供されています。本資料またはATMEL製品の販売と関連して承諾される何れの知的所有権も禁反言あるいはその逆によって明示的または暗示的に承諾されるものではありません。ATMELのウェブサイトに表示する販売の条件とATMELの定義での詳しい説明を除いて、商品性、特定目的に関する適合性、または適法性の暗黙保証に制限せず、ATMELはそれらを含むその製品に関連する暗示的、明示的または法令による如何なる保証も否認し、何ら責任がないと認識します。たとえATMELがそのような損害賠償の可能性を進言されたとしても、本資料を使用できない、または使用以外で発生する(情報の損失、事業中断、または利益と損失に関する制限なしの損害賠償を含み)直接、間接、必然、偶然、特別、または付随して起こる如何なる損害賠償に対しても決してATMELに責任がないでしょう。ATMELは本資料の内容の正確さまたは完全性に関して断言または保証を行わず、予告なしでいつでも製品内容と仕様の変更を行う権利を保留します。ATMELはここに含まれた情報を更新することに対してどんな公約も行いません。特に別の方法で提供されなければ、ATMEL製品は車載応用に対して適当ではなく、使用されるべきではありません。ATMEL製品は延命または生命維持を意図した応用での部品としての使用に対して意図、認定、または保証されません。

#### © HERO 2014.

本応用記述はATMELのAVR1618応用記述(doc8451.pdf Rev.8451A-11/11)の翻訳日本語版です。日本語では不自然となる重複する形容表現は省略されている場合があります。日本語では難解となる表現は大幅に意識されている部分もあります。必要に応じて一部加筆されています。頁割の変更により、原本より頁数が少なくなっています。

必要と思われる部分には( )内に英語表記や略称などを残す形で表記しています。

青字の部分はリンクとなっています。一般的に赤字の0,1は論理0,1を表します。その他の赤字は重要な部分を表します。