

# AVR449 : ATtiny261/461/861を使用する 3相永久磁石モータの正弦状駆動

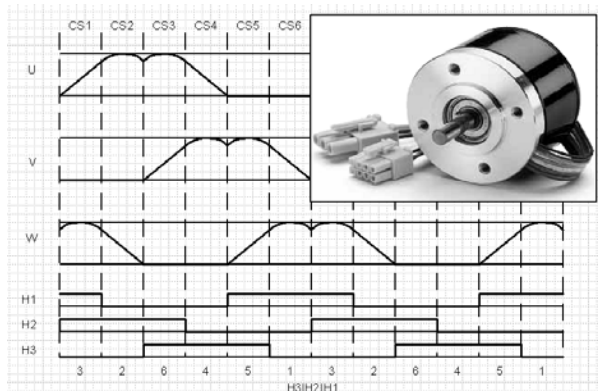
## 要点

- 3相正弦波
  - ・ 電氣的な1回転に対して192段階
  - ・ 10ビット振幅分解能
- ハードウェア沈黙時間生成
- ホール感知器による制御
- 正弦波振幅での実行時縮尺調整を通した速度制御
  - ・ アナログ入力からの速度基準
- 始動時モータ走行に対する自動同期
- 最初の整流(転流)段階に台形整流(転流)を使用する安全な始動
- デジタル入力による方向制御
- 安全な停止と方向変更の手順
  - ・ 能動ブレーキまたは停止中の惰性停止
- 走行時に調節可能な進相整流(転流)角

## 1. 序説

この応用記述はホール感知器付き3相ブラシレスDCモータ用の正弦駆動の実装を記述します。この実装は第3高調波注入の正弦波のような他の駆動波形を使用するように、容易に変更することができます。

図1-1. ホール感知器付きブラシレスDCモータの正弦波駆動



## 2. 動作の理屈

文献の殆どに於いて、永久磁石モータは逆起電力(モータ回転時にコイルに誘導される電圧)の形状に基き、2つの種類に分けています。逆起電力は形状に於いて台形状または正弦状のどちらかで有り得ます。例え文献全体を通して用語が一貫していなくても、多くの人はブラシレスDC (BLDC)モータが台形状逆起電力を持ち、その一方で永久磁石同期モータ(PMSM)が正弦状逆起電力を持つことに一致すると思うようです。BLDCとPMSMの両モータは正弦状電流によって駆動することができ、故にこの応用記述全体を通してそれらの間でどんな区別も行われません。代わりに、それら両方は永久磁石モータまたはPMMとして参照されます。



8ビット **AVR**<sup>®</sup>  
マイクロコントローラ

## 応用記述

本書は一般の方々の便宜のため有志により作成されたもので、ATMEL社とは無関係であることを御承知ください。しおりのはじめにでの内容にご注意ください。

Rev. 8030B-10/07, 8030BJ1-01/14

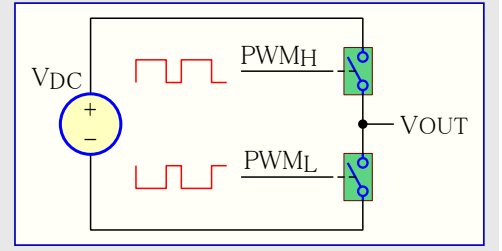
### 3. ATtiny261/461/861での実装

この応用記述は正弦状電流で3相PMWを駆動する方法を記述します。コード例はPWMを使用して波形を生成する方法の一般的な参考基準としても使用することができます。

#### 3.1. 電圧生成

正弦状電流で3相モータを駆動するために、各相に対して独立した電圧が生成されなければなりません。3相モータ用の駆動段は一般的に各端子に対して1つずつの3つの半ブリッジから成ります。各半ブリッジは2つのスイッチ、例えば2つの電力用MOSFETトランジスタから成ります。相電圧がどう生成されるかを理解するには、1つの半ブリッジを見ることで充分です。図3-1はDC電圧源に接続された1つの半ブリッジを示します。

図3-1. 半ブリッジを用いた電圧生成



##### 3.1.1. PWM

VOUT出力の平均電圧はPWMHとPWMLの2つの逆相パルス幅変調(PWM)信号を2つのスイッチへ印加することにより、0～VDC間で調整することができます。平均出力電圧はHigh側スイッチのデューティサイクルに比例します。この場合のVOUT出力は滑らかな電圧曲線ではなく、High側スイッチに印加されたPWM信号の形状と同じ方形波です。この信号が低域通過濾波器を通して供給されるなら、その出力電圧はHigh側スイッチのデューティサイクルに比例した電圧レベルでしょう。

多くの理由のため、モータ制御設計に於いて独立した低域通過濾波器を追加することは一般的ではありません。まず第一に、モータは低域通過濾波器として働きます。コイル巻き線の抵抗分とインダクタンスが低域通過RL濾波器を形成します。更に、モータの慣性と負荷が機械的な低域通過濾波器を形成します。PWM切り替え周波数を充分高く選ぶことが、回転子速度に於ける顕著な微細動をなくします。次に、小さなモータですらその巻き線を通して注がれる電流は数Aの範疇になり得ます。例えばRC濾波器を通してこの電流を強いることは実質的な電力損失、エネルギー損失に終わるでしょう。

##### 3.1.2. 沈黙時間

MOSFETトランジスタのような切り替え用デバイスは瞬間的にONとOFFを切り替えることができません。再び図3-1の半ブリッジを考察してください。PWMHとPWMLのスイッチが逆相の信号で供給される場合、1つのスイッチがONするのと同じ瞬間で他のスイッチがOFFします。この遷移中、1つのスイッチが完全に閉じられず、同時に他方のスイッチも完全に開かれられない短い時間の区間があり、非常に低い抵抗で供給電圧とGND間を直結させ、トランジスタを通して流れる大電流を許してしまいます。この状況は貫通として知られ、ハードウェア保護が適切でなければ多分過熱して駆動段を破壊するため、これは避けられなければなりません。

これに対する解決策は毎回のPWM遷移に関してHigh側とLow側のどちらのスイッチも導通でない小さな時間区間、沈黙時間を追加することです。

##### 3.1.3. ATtiny261/461/861での沈黙時間付きPWM信号生成

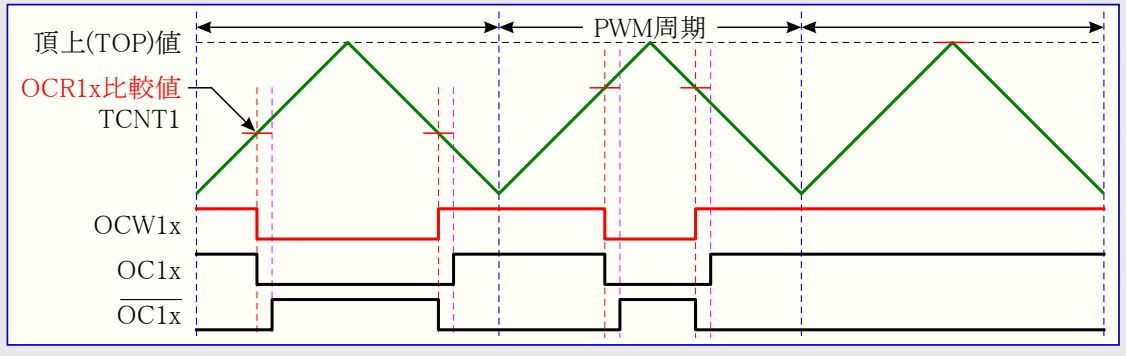
ATtinyX61系列のタイマ/カウンタ1(TC1)は3相モータの駆動に大変良く適合します。64MHzのPLLで走行でき、そして10ビットの分解能を持ちます。このタイマ/カウンタから形態設定可能な沈黙時間付きの3つの補完出力対に分類される6つのPWM出力を生成することができます。“PWM6”動作はブラシレスDCモータのブロック整流(転流)に対して完璧で、ハードウェア誤り保護部は最大の安全のためにCPUからのどんな介入もなく、PWM駆動部を禁止することができます。

TC1の“位相/周波数基準PWM”動作は半ブリッジ制御に関して完璧です。この動作ではハードウェア沈黙時間挿入付きの3つの補完PWM出力対を生成することができます。これは正に3つの半ブリッジ駆動段を持つ3相正弦状駆動波形を生成するのに必要なものです。

3つの補完出力対の1つの動作は図3-2で見ることができます。計数器は昇降計数形態で数えます。OCR1xレジスタが現在のデューティサイクルを指定します。この図でOCW1xとして記される、途中の波形は上昇計数時の比較一致で出力を解除(0)し、下降計数時の比較一致で出力を設定(1)することによって生成されます。この途中の波形が沈黙時間生成器に注がれ、そしてこの波形から2つの出力を代わり合って生成します。非反転出力(OC1x)はOCW1xがHighになった後で、指定された沈黙時間区間(DT1H)が経過するまでHighにならないのを除いて、OCW1xに従います。反転出力(OC1x)はOCW1xがLowになった後で、指定された沈黙時間区間(DT1L)が経過するまでLowにならないのを除いて、反転したOCW1x信号に従います。その結果が沈黙時間付き補完出力の対です。

1つの半ブリッジのデューティサイクルを制御するのに、1つのレジスタ(OCR1x)が変更を必要とするだけです。半ブリッジの平均電圧出力はこの信号に比例します。

図3-2. 沈黙時間付き補完PWM信号生成



### 3.1.4. PWM基本周波数

PWM基本周波数はタイマ/カウンタ分解能とクロック周波数によって制御されます。位相/周波数基準PWM動作時、各PWM周期中に計数器は頂上(TOP)値まで数え、そして0へ下ります。1つのPWM周期区間は $2 \times \text{TOP} - 2$ クロック周期です。この応用記述ではタイマ/カウンタ1の全10ビット分解能が利用され、2046タイマ/カウンタクロック周期のPWM周期を与えます。

タイマ/カウンタ1はシステムクロックまたは公称64または32MHzで走行する高速周辺クロックからクロック駆動されます。この応用記述では十分に可聴帯以上のPWM周波数を保証するために64MHzのクロック周波数が使用されます。タイマ/カウンタ1のクロック周波数は以降で $f_{\text{CLK}, T/C1}$ として参照されます。

タイマ/カウンタ1のクロック周波数の関数としてのPWM周波数は式3-1.から計算することができます。

式3-1. CPU周波数の関数としてのPWM基本周波数

$$f_{\text{PWM}} = \frac{f_{\text{CLK}, T/C1}}{2 \times \text{TOP} - 2}$$

64MHzのタイマ/カウンタ1クロック周波数と10ビット分解能でのPWM周波数は従って31.28kHzです。

## 3.2. 波形生成

3.1.項の半ブリッジからの電圧出力を生成するためにAVRをどう構成するかからの情報を用いて3つの半ブリッジでモータを駆動するシステムを構成することが可能です。

各半ブリッジはタイマ/カウンタ1の3つの独立した補完PWM出力対の各々に接続されます。この接続は5章で示されます。

### 3.2.1. 波形の縮尺

必要とする波形は重い計算操作を避けるため、参照表(LUT)に格納されます。波形はLUTの全分解能を利用するために最大振幅で格納されます。常に最大振幅で波形を出力するのは好ましくないため、波形はそれらが出力される前に縮尺が必要です。

式3-2.は出力値がどう縮尺され得るかを示します。出力デューティサイクル( $d_0$ )は参照表から得られた値( $d_{\text{table}}$ )を縮尺計数( $k_s$ )で乗算することによって得られます。

式3-2. 振幅縮尺式

$$d_0 = \frac{k_s \times d_{\text{table}}}{2^n}$$

出力ビット分解能は $n_0 = n_k + n_t - n_1$ として計算でき、ここでの $n_0$ 、 $n_k$ 、 $n_t$ は各々出力、縮尺係数、表値の分解能で、 $n$ は式3-2.に於ける除数の指数です。例えば8ビットの表値、10ビットの縮尺係数、除数の指数に於ける8ビットの分解能は10ビット分解能を持つ出力デューティサイクル値を生成します。

ATtinyX61がハードウェア乗除算を含まないので、式3-2.の計算は集約的なCPU作業になり得ます。この計算の速度を上げるため、8ビットの数値を15ビットの数値で乗算し、結果の下位側8ビットを破棄して縮尺した15ビットの結果を返す乗除算ルーチンがこの応用記述と共に含まれます。この関数を記述する式は式3-3.で表されます。 $m_{15}$ に対する引数としての10ビット縮尺係数と $m_8$ に対する8ビットの表値の使用は $n_k=10$ 、 $n_t=8$ 、 $n=8$ での式3-2.を効率的に実行する10ビットの結果に帰着します。ソフトウェア乗算関数は50クロック周期の固定化された実行時間を持ちます。

式3-3. ソフトウェア乗算器の式

$$r = \frac{m_{15} \times m_8}{2^8}$$

### 3.3. 正弦波生成

3.2.項は参照表に格納された任意の波形を生成する方法を説明します。本項では正弦波出力を生成する効率的な方法が説明されます。

#### 3.3.1. 出力様式

最も素直な近接手法は単に参照表へ正弦波を格納し、各モータ端子で正弦波を生成するのにこの表を使用します。けれどもモータ駆動に関しては正弦状信号を生成するもっと効率的な方法があります。これを理解する鍵は各モータ端子に関してGNDに対する正弦状信号を生成しようとしなないことです。生成しようとするのは、それらの間で120°の位相移動を持つ3つの正弦状線間電圧(2つの端子間の差電圧)です。表3-1と表3-2は各端子に対して完全な正弦波を生成することなく、これがどう成し遂げられ得るかを示します。線図表現は代表的なブロック(台形状)整流(転流)様式と共に図3-3で示されます。

表3-1. 端子と線間電圧(正転)

段階	U	V	W	U-V	V-W	W-U
S1-S2	$\sin(\theta)$	0	$-\sin(\theta-120)$	$\sin(\theta)$	$\sin(\theta-120)$	$\sin(\theta-240)$
S3-S4	$-\sin(\theta-240)$	$\sin(\theta-120)$	0	$\sin(\theta)$	$\sin(\theta-120)$	$\sin(\theta-240)$
S5-S6	0	$-\sin(\theta)$	$\sin(\theta-240)$	$\sin(\theta)$	$\sin(\theta-120)$	$\sin(\theta-240)$

表3-2. 端子と線間電圧(逆転)

段階	U	V	W	U-V	V-W	W-U
S1-S2	$\sin(\theta)$	$-\sin(\theta-120)$	0	$\sin(\theta-240)$	$\sin(\theta-120)$	$\sin(\theta)$
S3-S4	$-\sin(\theta-240)$	0	$\sin(\theta-120)$	$\sin(\theta-240)$	$\sin(\theta-120)$	$\sin(\theta)$
S5-S6	0	$\sin(\theta-240)$	$-\sin(\theta)$	$\sin(\theta-240)$	$\sin(\theta-120)$	$\sin(\theta)$

この近接手法には2つの利点があります。まず最初に、生成される最大線間電圧が純粋な正弦波近接手法よりも高くなり、より高いトルクと速度を提供します。次に、各端子出力は時間の1/3の間が0で、電力段での切り替え損失を減らします。これの副次的な効果は縮尺乗算の結果の1つが常に0のため、各出力の更新に関して式3-2.での縮尺が2回だけ実行されるのを必要とすることです。

#### 3.3.2. 参照表の構造

参照表の構造はアクセス時間と参照表容量間の交換条件です。図3-3.の波形を考察すると、多くの方法で情報を“圧縮”できることが分かります。

3つの波形は120°位相移動され、故に1つの波形だけを格納して3つ全ての端子電圧に対してそれを使用することが可能です。更に位相Uに関して波形を考察すると、S3-S4段階はS1-S2の(左右)反転版です。S5-S6では単にUが0です。これは表の1/3ほどの小ささで格納し、正しい値を得るためにソフトウェアを使用して上手く成功することが可能なことを示唆します。

表参照がPWM周期毎に3つ全てのチャネルに対して実行されなければならないので、小さな付随作業でさえ、平均CPU負荷に対して重要な一因になり得ます。最大性能のために3つ全ての端子電圧に対する波形が参照表に格納されます。可能な最高速アクセスを保証するため、値は表3-3.で示されるように構成されます。これは読まれるべき3つの値全てに非常に速いLPM Z+命令を許します。正転駆動に対する出力値を得るには表がU,V,Wの順で読まれ、一方逆方向ではU,W,Vの順で使用されます。

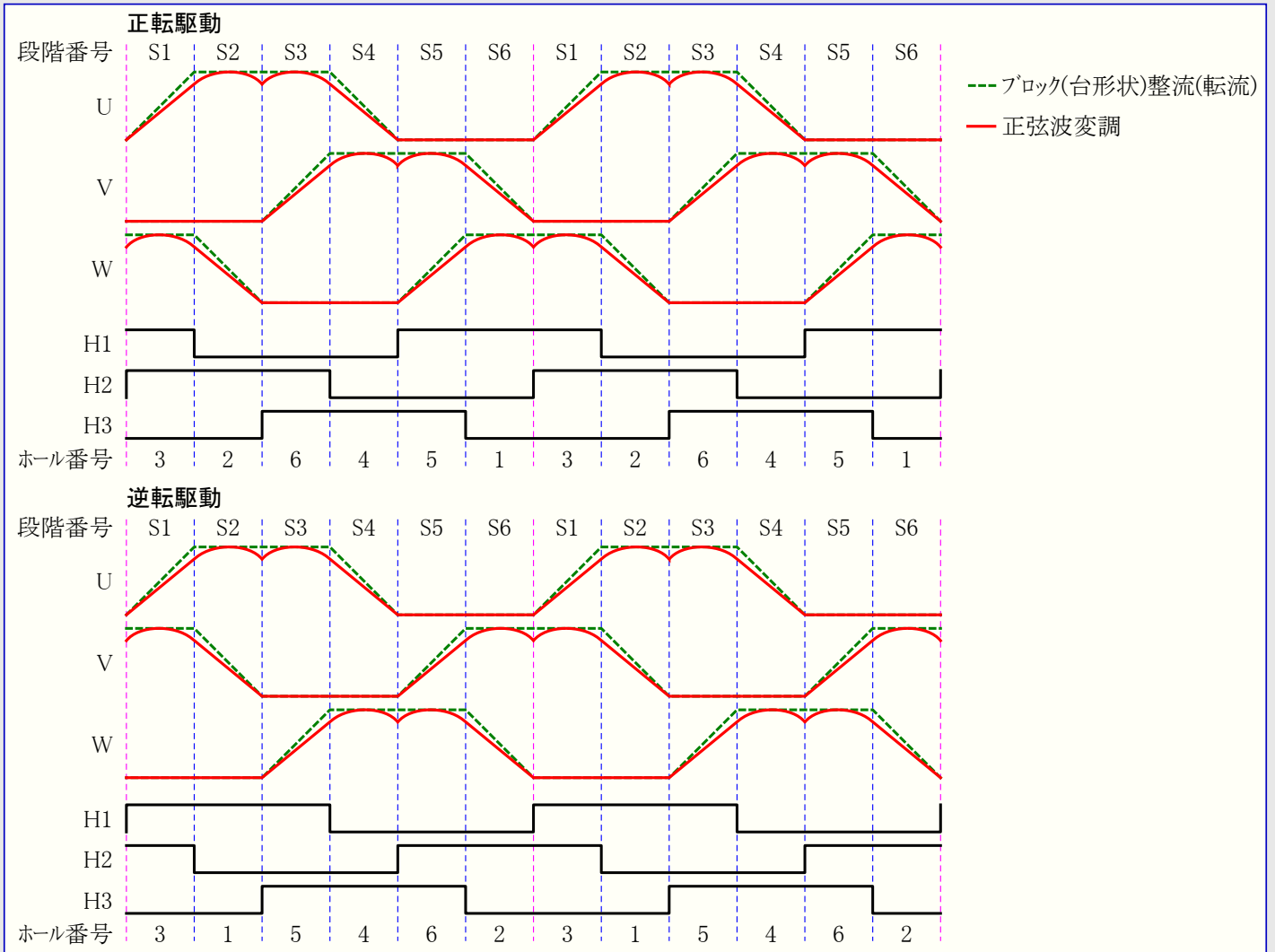
表3-3. 正弦参照表構造

U0	U0-120°	U0-240°	U1	U1-120°	U2-240°	~
----	---------	---------	----	---------	---------	---

これは表に格納するのに好ましい方法です。けれども、ATtiny261のように、より小さなデバイスに関して利用可能なプログラムメモリのかかなりの割合を専有します。この理由のために小さな表(1相の1/3)の版がこの応用記述と共に含まれます。この版はPWM出力更新時に概ね25%強のCPU時間を費やし、故にこの版を使用するCPUの負荷はより大きくなります。コンパイルする前に形態設定項目を変更することによって小さい方の版を選択することが可能です。



図3-3. 正弦波生成



### 3.4. タイミング

ATtinyX61にはこの応用記述で他の目的に関して未使用にされている付加的な8/16ビット タイマ/カウンタがあります。例えば外部のデジタル速度基準信号のデューティ サイクルや周波数を測定するのに使用することができます。正弦波の生成に関連するタイミングは基本時間としてタイマ/カウンタ1部の溢れ割り込みを使用して代わりに実行されます。各溢れ割り込み間の時間間隔は'tick'として参照されます。1tickの間隔はPWM時間間隔と等価で、これは式3-4.によって与えられます。

#### 式3-4. PWM時間間隔

$$T_{PWM} = \frac{1}{f_{PWM}} = \frac{2 \times TOP - 2}{f_{CLK, T/CI}}$$

例として64MHzのタイマ/カウンタ1 クロック周波数と10ビット分解能での1tickは31.97 $\mu$ sの間隔があります。

### 3.5. 位置感知器とその使い方

目標が同期モータを制御することなので、モータに同期された波形を生成するために回転子の位置についての或る種の情報を知らなければなりません。この情報は例えば回転符号器を使用することによって得ることができます。けれども、多くの永久磁石モータは60°増加で回転子位置についての情報を提供する備え付けの3つのホール感知器が装備されています。この応用記述では位置感知装置だけとしてホール感知器が使用されます。

図3-3.に於いて3つのホール感知器はH1,H2,H3として示されます。ホール感知器入力はそれらをH3,H2,H1として整理した2進値としてホール感知器信号を扱うことによって1~6間の番号に変換します。H3,H2,H1の各種組み合わせに対応するホール値が図3-3.で示されます。

ホール感知の状態とホール感知器変化のタイミングは多くの目的に使用されます。

- ・ 出力波形位相固定化閉路
- ・ 速度計算
- ・ ブロック(台形状)整流(転流)
- ・ 回転検出
- ・ 同期化と方向変化
- ・ 進相整流(転流)角制御

### 3.5.1. 位相固定化閉路

波形生成の到達点は回転子の回転に同期した出力波形を保つことです。位置感知器としてホール感知器を使用する時の難問は回転子位置についての更新情報が60°毎にしか利用できないことです。この難問を解決するため、出力波形を回転子との同期(状態)を保つ位相固定化閉路(PLL)が実装されなければなりません。

参照表に対する指標(または位置指示子)は常に保持されます。ホール感知器から得られた情報がこの指標の更新に用いられます。

最も正確な位置情報はホール感知が値を変更する時の正確な瞬間で利用できます。この点で回転子の正確な角度が分かります。

ホール感知器変化間の時では回転子の位置についての情報が利用不能です。けれども、最後のホール感知器変化での回転子位置が分かっており、そして2つのホール感知器変化間の最後の時間間隔を測定することができます。これは回転子の速度計算を許し、一定速度との仮定で式3-5から位置を計算することができます。

#### 式3-5. 位置補間法

$$\dot{\theta} = \omega \quad \theta(t) = \theta_0 + \omega t$$

ここでの $\theta$ は角度位置、 $\theta_0$ は最後のホール感知器変化での角度位置、 $\omega$ は角速度、 $t$ は最後のホール感知器変化からの時間です。

詳細抜きで式3-5は式3-6.で示される差分方程式によって近似することができます。

#### 式3-6. 角度変位差分方程式

$$\theta[k] = \theta[k-1] + \omega T$$

ここでの $\theta$ は角度位置、 $k$ は現在の時刻印、 $\omega$ は角速度、 $T$ は段階時間です。

この応用記述では表での段階を測定する参照表指標によって角度位置が表されます。時間はtickで測定されます。角速度は式3-7.によって定義されます。

#### 式3-7. 角速度定義

$$\omega = \frac{\Delta\theta}{\Delta t}$$

ここでの $\Delta\theta$ は時間間隔 $\Delta t$ 間の角度変位です。角度変位が表での段階で測定され、そして時間がtickで測定されるため、角速度の単位はtick当たりの表での段階数です。

参照表の指標はtick毎に1度更新され、故に式3-6.の段階時間は1tickです。従って2つの連続するホール変化間で表を繰り返すのに使用される増加量は式3-8.で計算することができます。

#### 式3-8. 参照表指標増加量計算

$$i = \omega T = \frac{\Delta\theta}{\Delta t} \times T = \frac{ne}{nT}$$

ここでの $ne$ は電氣的な回転当たりの表の要素数、 $nT$ は電氣的な1回転にかかるtick数です。

毎回のtickで位置情報を更新するために参照表の指標に増加量が加算されます。

従って位相固定化閉路実装に使用される方法は次のように要約することができます。

1. 毎回のホール感知器変化に於いて、
  - ・ 回転子位置に対応するように参照表の指標を設定します。
  - ・ 式3-8.で指標増加量を計算します。
2. 次のホール感知器変化まで毎回のtickに対して、
  - ・ 式3-6.を用いて参照表の指標を更新します。
  - ・ 参照表の指標に従ってPWMデューティサイクルを更新します。
3. ホール感知器変化時に1.へ戻ります。

### 3.5.2. 速度計算

閉路速度制御が必要とされるなら、モータの回転速度が計算されなければなりません。3.5.1項で説明されたように、速度情報は既に参照表増加量値の形式で計算されています。速度についての情報を得るために複雑で集中的な他の計算を更に行う必要はありません。速度についての情報を持つ別の変数を更にもつ必要もありません。これが既に利用可能な速度情報に直接対応するため、増加量と同じ単位の速度制御部設定点のように別の速度値で表現することによって資源を節約することができます。

速度を或るRPM値に制御するために、この値は最初に対応する増加量に変換されなければなりません。従って回転速度と増加量の関連を知る必要があります。1分当たりの回転数での速度(RPM)は式3-9で示されるように、(ホール感知器変化に於いて)同じホール感知器値を2回読む間のtick数に関連します。

#### 式3-9. RPM計算

$$\omega_{RPM} = 60 \times \frac{f_{CLK,T/CI}}{(2 \times TOP - 2) \times n_T}$$

次のように速度の関数として電気的な回転当たりのtickを与えるために再整理します。

#### 式3-10. RPM計算

$$n_T = \frac{60 \times f_{CLK,T/CI}}{(2 \times TOP - 2) \times \omega_{RPM}}$$

式3-8.と式3-10.の組み合わせは速度(RPM)の関数として次のように指標増加量を与えます。

#### 式3-11. RPM計算

$$i = \frac{n_e \times (2 \times TOP - 2)}{60 \times f_{CLK,T/CI}} \times \omega_{RPM}$$

### 3.5.3. ブロック(台形状)整流(転流)

始動段階の間、2つの連続するホール感知器変化が検出されるまで回転子の速度は未知です。強靱な始動を保証するために回転速度が分かるまでブロック整流(転流)が使用されます。ブロック整流(転流)を使用するBLDC制御の原理は、この応用記述で網羅されません。より多くの情報については例えばAVR443応用記述をご覧ください。

ブロック整流(転流)はATtinyX61でタイマ/カウンタ1のPWM6動作を使用して実装することができます。全ての出力は単一の比較レジスタ(OCR1A)によって制御された同じデューティサイクルで動かされます。別のレジスタのTCCR1EはどのPWM出力が許可されるのかを常に制御します。TCCR1Eはホール感知器の変化がある時毎に変更されます。ホール感知器入力に対応するための出力様式を保持するために各方向に対して1つの表が使用されます。ホール感知器入力に対してブロック整流(転流)形態で使用される出力様式は正弦状様式と共に図3-3でも図解されます。

### 3.5.4. 回転方向検出

ホール感知器変化の流れは実際の回転方向を判断するのに使用できます。各ホール感知器値に対して次に予想されるホール感知器値を格納するのに各方向に対して1つの表が使用されます。これは実際の回転方法をその経緯から推測するのに使用されます。

実際の回転方向を指示された回転方向と比較することでモータが望む方向で回っているかどうかを判断します。

### 3.5.5. 同期と方向変更

マイクロコントローラが電源投入またはリセットされる時にモータは既に回っているかもしれません。従ってファームウェアはモータの状態を判断してその状態に同期することが重要です。

回転方向を変更する時に回転子はそれが逆方向で駆動され得るのに先立って停止されなければなりません。モータが停止する前に方向指示が再びもう一度変更された場合、電圧を端子へ印加する前にファームウェアは再同期しなければなりません。

同期と調整はホール感知器によって制御されます。方向情報は3.5.4項で記述されるようにその経緯から推定されます。

モータは最後のホール感知器変化から十分なtick数が経った時に停止と見做されます。

同期はモータが指示された方向で回り、ホール感知器変化が最低2回検出された時に生じ(確立)します。

### 3.5.6. 進相整流(転流)制御

設定変更可能な進相整流(転流)角度は、回転子角度を導く出力波形の位相を補正するのに使用することができます。これは最大の速度や効率でのモータ走行を得るために必要かもしれません。進相整流(転流)角度は走行時に調整可能で、例えば回転子の速度や波形の振幅に応じて変わるように構成することができます。進相整流(転流)角度は参照表の指標に変位(オフセット)を加えることによって達成され、従って波形の位相を移動します。進相整流(転流)角度は1参照表段階(1.8°)単位の増加量で調整することができます。

### 3.6. 過電流検出

回転子固定化、急激な負荷変動、速い加速はモータと駆動段を通して流れる過大な電流を引き起こし得ます。過電流のための損傷を防ぐため、常に電流を監視することが非常に重要です。

ATtinyX61のタイマ/カウンタ1部は過電流または他の緊急状況の場合にCPUからの介入なしでタイマ/カウンタ1の全てのPWM出力を禁止することができる誤り保護部を持ちます。これは割り込みも起動し、故にCPUは誤り保護が起動されたことを知らされます。誤り保護部はデジタル外部割り込みで、または内部アナログ比較器によって起動するように構成することができます。

この応用記述では誤り保護部のための起動元としてデジタル外部割り込みが使用されます。誤り保護部が起動されると、応用は一定時間待ち、その後モータを再始動します。誤り保護部用の供給元と誤り保護事象に対する正しい処置の両方は応用毎に異なり、このためにこれらの部分は設計に合うように変更されることが推奨されます。

### 3.7. 速度制御

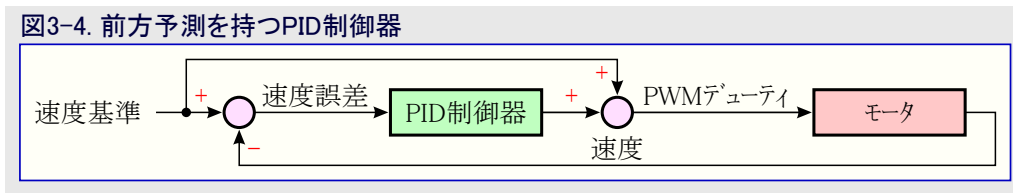
この応用記述は開路速度制御とPID制御器の両方の例を含みます。望むなら別の種類の速度調整器を追加することも可能です。

#### 3.7.1. 速度基準

開路または閉路のどちらの制御器にしても、或る種の速度基準が必要です。この応用記述ではアナログ基準電圧が使用され、とは言え例えばUART命令またはデジタル信号の周波数やデューティサイクルで容易に交換することができます。アナログ(速度)基準はA/D変換器(ADC)を用いて測定されます。

#### 3.7.2. 速度制御部

開路速度制御は非常に単純です。生成される正弦波に対する10ビット振幅値として10ビットのアナログ速度基準値が直接使用されます。閉路速度制御も振幅設定に対する前方予測値として10ビットアナログ速度基準を使用します。加えて、速度が望む速度に対して正確に制御されるのを保証するために、PID(比例、積分、微分)制御器が使用されます。速度制御器用の設定点としてA/D変換測定が使用されます。速度の内部表現が指標の増加量なので、測定された信号は同じ表現に変換されなければなりません。3.5.2項がRPMでの速度と内部指標増加量表現の関連を網羅します。前方予測を持つ閉路系の構成図は図3-4で示されます。



速度制御繰り返し部は単に割り込み駆動でないモータ制御応用の一部です。これはモータ制御の性能を落とすことなく割り込みルーチンの内側で実行するにはPID計算が長くかかりすぎるからです。更に、各整流(転流)で頻りに制御繰り返し部を動かす必要はありません。

## 4. 速度制御

この応用記述と共に含まれるソースコードはコードの全ての部分を説明するDoxygen注釈で完全に資料化されています。HTML形式での完全なDoxygen資料は“[readme.html](#)”ファイルを開くことによってアクセスすることができます。

この節は本実装の全体の流れを理解するのに必要な付加情報を含みます。

### 4.1. コード構造

この応用記述と共に含まれるソースコードが高性能用に書かれていることに注意してください。このため、コンパイラに可能な限り多くのコードの最適化を許すため、殆ど全てのソースコードが1つのファイルに含まれます。殆どの関数が割り込みルーチンから呼ばれるため、それらは“`#pragma inline=forced`”擬似命令で宣言されます。

### 4.2. 使用周辺機能

この応用記述で使用されるATtinyX61のハードウェア周辺機能が表4-1で一覧にされます。

表4-1. 使用ハードウェア周辺機能

ハードウェア周辺機能部	使い方
タイマ/カウンタ1	PWM変調
外部割り込み0	緊急停止
A/D変換器	速度基準入力
ピン変化1群割り込み	ホール感知器変化割り込み



### 4.3. 割り込みで実行される作業

速度制御を除き、完全なモータ制御応用は割り込みに基きます。表4-2は応用で使用される各割り込みの責務を示します。各割り込み処理ルーチンの責務を理解することは応用がどう動くのかを理解するための鍵です。

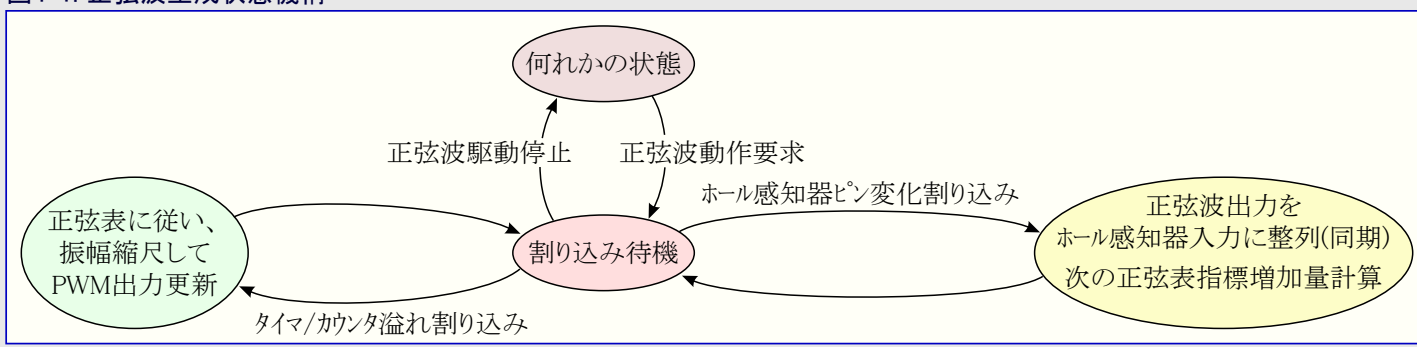
表4-2. 割り込みの責務

割り込み	関数	責務/作業
タイマ/カウンタ1溢れ	Timer1OverflowISR	PWM比較値更新, ブロック整流(転流)デューティサイクル制御, 速度測定, 停止検出, 方向制御入力
ピン変化1群	HallChangeISR	正弦波をホール感知器に同期, ブロック整流(転流), 実際の方向検出, ファームウェアとモータが同期しているかを検出, 正弦表指標増加量計算, 停止検出
誤り保護	FaultProtectionISR	誤り保護

### 4.4. 出力波形生成

正弦波出力を生成するのに2つの割り込み処理ルーチンが連携します。Timer1OverflowISRはPWM周期毎に1度、PWM比較値を更新します。HallChangeISRは正弦波を現在の回転子位置に同期して、正弦表の指標増加量を計算します。図4-1はこの2つの割り込み処理ルーチン間の相互作用を示します。'何れかの状態'と記された状態はモータが何かの状態にあるまたはなることに関連していないことの象徴化です。

図4-1. 正弦波生成状態機構



### 4.5. 方向と同期の制御

#### 4.5.1. 関連するフラグ

方向と同期の制御を説明するために次の2つの定義が必要とされます。

**Synchronized**は方向入力ピンによって指示された方向で回転する時に指定数の連続するホール感知器入力が予測される様式に対応することを意味します。これは正しい周波数、位相、方向で正弦波駆動が印加されるのを保証するために使用されます。

**Stopped**は指定tick数の間にホール感知器入力のどれにも変化がなかったことを意味します。

**FastFlags**全体変数の一部である2つのフラグはモータが正しく同期及び停止されているかどうかを示します。これらのフラグは或る事象で割り込み処理ルーチンにより、自動的に操作されます。これらのフラグは以下の関数/割り込み処理ルーチンが以下のように更新します。

#### CommutationTicksUpdate

- 最後のホール感知器変化から予め定義されたtick数が過ぎた場合に、`motorStopped=TRUE`
- `motorStopped`がTRUEに設定された場合直ぐに、`motorSynchronized=FALSE`

この関数はTimer1OverflowISRによって呼ばれます。

#### MotorSynchronizedUpdate

- 同期判定基準に合った場合に、`motorSynchronized=TRUE`

この関数はHallChangeISRによって呼ばれます。

#### HallChangeISR

- `motorStopped=FALSE` (ホール感知器が値を変える場合、モータは停止で有り得ません。)

#### Timer1OverflowISR

- 望む方向が変更された場合に、`motorSynchronized=FALSE`

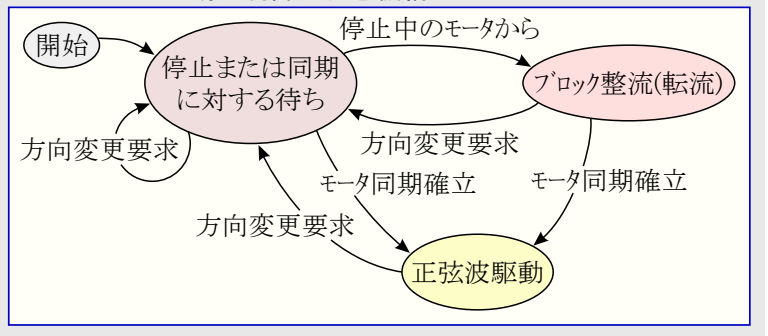
#### 4.5.2. 方向と同期の論理

どの波形が印加されるのにも先立ってモータ制御ファームウェアがモータに同期されるのを必要とする、以下のような様々な状況があります。

- モータが停止から始動される時は最初にブロック整流(転流)用いて整流(転流)されます。整流(転流)は同期が得られるまで使用されず。これはモータが正弦波駆動に切り換わる時に正しい周波数と位相で正弦波が生成されることを保証します。
- モータが既に動いていてマイクロコントローラが始動される時は、それがモータに同期する、または回転子が停止に切り換わるまで、ファームウェアはどんな駆動波形も印加しません。
- 方向変更が要求された時は駆動が禁止されるか、またはモータが停止されるまでブレーキを開始します。(更に逆の)別の方向変更が要求された場合、モータは再び同期できるかもしれません。その場合はモータの停止を待つことなく、正しい周波数で正弦波駆動を再開します。

方向と同期の完全な制御は図4-2で図解されます。停止されたモータは`moterStopped`フラグがTRUEであることを意味します。同期されたモータは`moterSynchronized`フラグがTRUEであることを意味します。方向変更要求は方向入力 最後に調べられた時から変更されたことを意味します。

図4-2. 方向と同期の制御用状態機構



### 5. ハードウェア

本章はこの応用記述で使用するためのハードウェア接続方法を記述します。

#### 5.1. ピン割り当て

この応用記述で使用されるピン割り当ては図5-1.で示されます。各ピンの機能は表5-1.で記述されます。

図5-1. ピン割り当て

UL (出力)	1 - PB0	ATtiny261	PA0 - 20	H1 (入力)
UH (出力)	2 - PB1	ATtiny461	PA1 - 19	H2 (入力)
VL (出力)	3 - PB2	ATtiny861	PA2 - 18	H3 (入力)
VH (出力)	4 - PB3		PA3 - 17	方向 (入力)
	5 - VCC		AGND - 16	
	6 - GND		AVCC - 15	
WL (出力)	7 - PB4		PA4 - 14	
WH (出力)	8 - PB5		PA5 - 13	
誤り保護 (入力)	9 - PB6		PA6 - 12	
リセット (入力)	10 - PB7		PA7 - 11	速度基準 (入力)

表5-1. ATtiny261/461/861ピンの使い方と方向

ピン名	信号名	目的	方向
PA0	H1	ホール感知器信号1	入力
PA1	H2	ホール感知器信号2	入力
PA2	H3	ホール感知器信号3	入力
PA3	方向	L=正転、H=逆転	入力
PA7	速度基準	波形の振幅を制御するアナログレベル (0~2.56V範囲の信号を予定)	入力
PB0	UL	U相Low側制御信号	出力
PB1	UH	U相High側制御信号	出力
PB2	VL	V相Low側制御信号	出力
PB3	VH	V相High側制御信号	出力
PB4	WL	W相Low側制御信号	出力
PB5	WH	W相High側制御信号	出力
PB6	誤り保護	本ピンがLowになると、PWM出力が禁止され、誤り保護割り込み処理ルーチンへ以降	入力
PB7	リセット	マイクロコントローラをリセットします。	入力

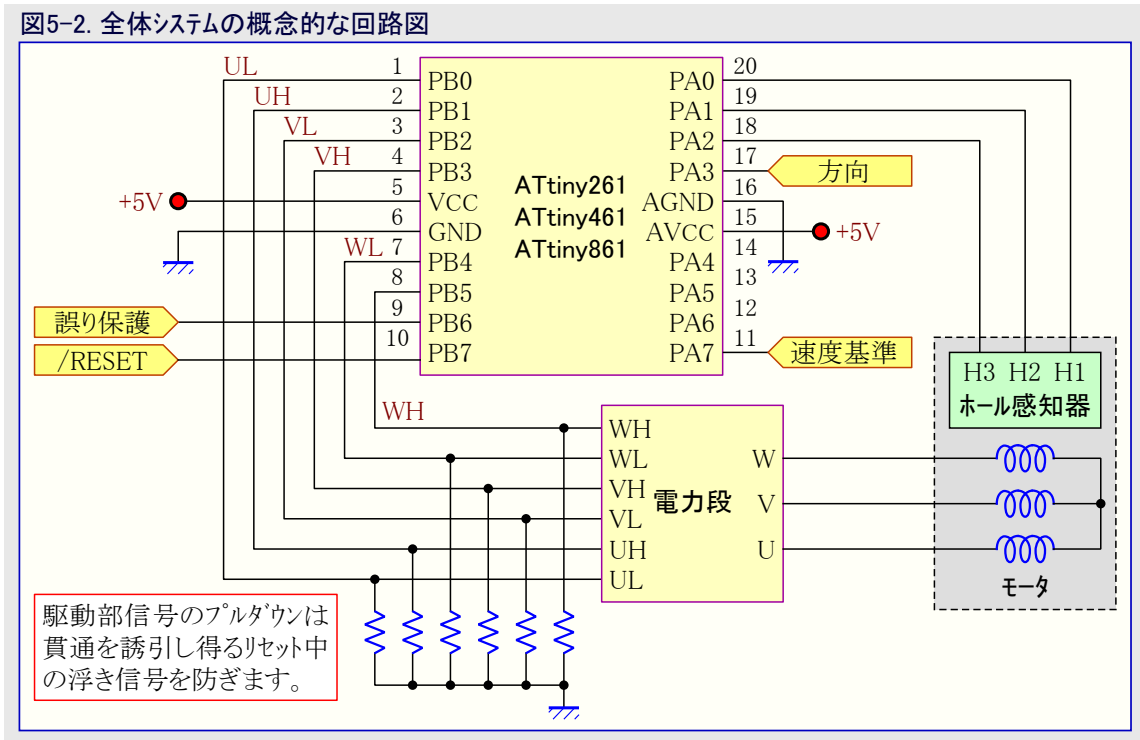
## 5.2. 駆動段とモータへのATtiny261/461/861接続

この応用記述は動かすのに次の部品が必要です。

- ・ ホール感知器付きの3相永久磁石モータ
- ・ モータを駆動する能力を持つ駆動段
- ・ ATMELのATtiny261/461/861マイクロ コントローラ
- ・ 0~2.56V範囲のアナログ入力信号(速度制御用)

図5-2.は全体システムの概念的な回路図を示します。

例え'誤り保護'と'方向'の信号が不要でも、含まれるファームウェアを正しく動かすために固定の論理レベルに接続されるべきであることに注意してください。



### 5.2.1. ATAVRMC100駆動段の使用

この応用記述はATAVRMC100電力段/モータ開発キットで試験されました。ATAVRMC100は基板上に装着されたAT90PWM3マイクロ コントローラを持ちますが、基板上のEXT\_DRVとSENSORのインターフェースを通して違うマイクロ コントローラと共に電力段として使用することが可能です。EXT\_DRVヘッダはATMELから入手可能なATAVRMC100ハードウェア使用者の手引きで資料化されています。違うマイクロ コントローラと共にATAVRMC100を使用する前に、1つのマイクロ コントローラだけが信号を駆動することを保証するために、AT90PWM3を消去することが重要です。

表5-2.はATAVRMC100基板に接続されなければならない信号の完全な一覧を含みます。GND信号が分圧負端子に接続され、実際にはこれがGNDに直結されることに注意してください。図5-3.はEXT\_DRVヘッダの図的表現を示します。

表5-3.はホール感知器とのインターフェースに必要な接続を示します。このインターフェースの図的表現が図5-4.で示されます。

表5-2. ATAVRMC100 EXT\_DRV接続

信号名	ATtinyX61ピン	ATAVRMC100信号名	EXT_DRVピン番号
UH	PB1	H_A	1
UL	PB0	L_A	2
VH	PB3	H_B	3
VL	PB2	L_B	4
WH	PB5	H_C	5
WL	PB4	L_C	6
GND	GND	V shunt-	8

図5-3. EXT\_DRV接続

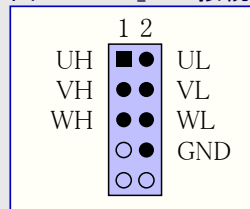


図5-4. ホール感知器接続

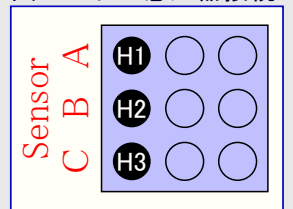


表5-3. ATAVRMC100ホール感知器インターフェース

信号名	ATtinyX61ピン	ATAVRMC100信号名
H1	PA0	Sensor A
H2	PA1	Sensor B
H3	PA2	Sensor C

## 6. 波形図

図6-1.と図6-2.は異なる速度で正転及び逆転の駆動時に生成される波形を示します。波形を滑らかにするためにオシロスコープの平均機能が使用されています。両図共、上からU-Vの線間電圧、U,V,Wに対する相電圧、そしてホール感知器のH3,H2,H1を示します。

図6-1. 1600RPMでの正転駆動

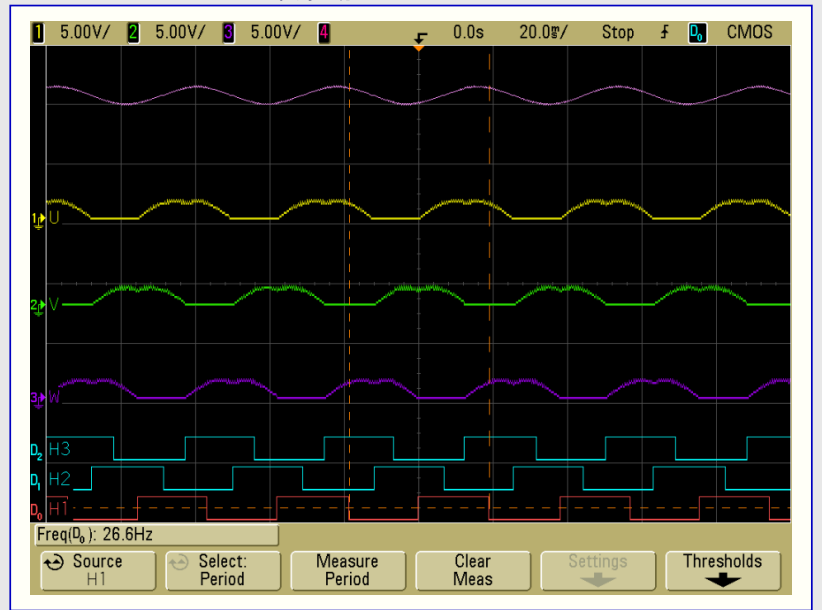
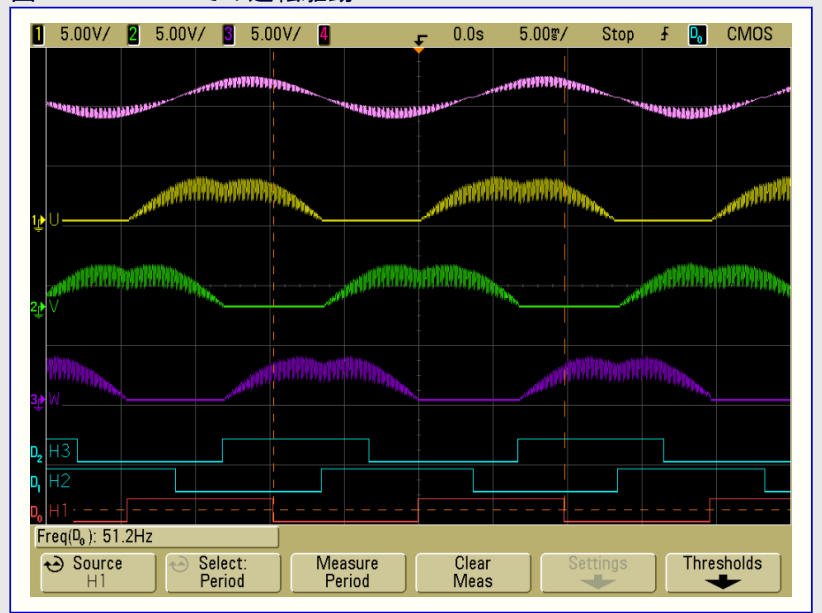


図6-2. 3000RPMでの逆転駆動



## 7. コード量と性能

表7-1.はフラッシュメモリとSRAMの使用状況を示します。

表7-1. フラッシュメモリとSRAMの使用量

表の大きさ	制御方法種別	フラッシュメモリ	SRAM
小	開路速度制御	～1.6Kバイト	～50バイト
	閉路速度制御	～2.5Kバイト	～70バイト
大	開路速度制御	～2.0Kバイト	～50バイト
	閉路速度制御	～3.0Kバイト	～70バイト

## 8. 参考書

- 1998年McGraw-Hill発行、Valentine, R著、「モータ制御電気工学ハンドブック(Motor control electronics Handbook)」
- 2006年2月ATMEL発行、「ATAVRMC100ハードウェア使用者の手引き 改訂B」  
[http://www.atmel.com/dyn/resources/prod\\_documents/doc7551.pdf](http://www.atmel.com/dyn/resources/prod_documents/doc7551.pdf)





## 本社

### *Atmel Corporation*

2325 Orchard Parkway  
San Jose, CA 95131  
USA  
TEL 1(408) 441-0311  
FAX 1(408) 487-2600

## 国外営業拠点

### *Atmel Asia*

Unit 1-5 & 16, 19/F  
BEA Tower, Millennium City 5  
418 Kwun Tong Road  
Kwun Tong, Kowloon  
Hong Kong  
TEL (852) 2245-6100  
FAX (852) 2722-1369

### *Atmel Europe*

Le Krebs  
8, Rue Jean-Pierre Timbaud  
BP 309  
78054 Saint-Quentin-en-  
Yvelines Cedex  
France  
TEL (33) 1-30-60-70-00  
FAX (33) 1-30-60-71-11

### *Atmel Japan*

104-0033 東京都中央区  
新川1-24-8  
東熱新川ビル 9F  
アトメル ジャパン株式会社  
TEL (81) 03-3523-3551  
FAX (81) 03-3523-7581

## 製品窓口

### ウェブサイト

[www.atmel.com](http://www.atmel.com)

### 技術支援

[avr@atmel.com](mailto:avr@atmel.com)

### 販売窓口

[www.atmel.com/contacts](http://www.atmel.com/contacts)

### 文献請求

[www.atmel.com/literature](http://www.atmel.com/literature)

お断り: 本資料内の情報はATMEL製品と関連して提供されています。本資料またはATMEL製品の販売と関連して承諾される何れの知的所有権も禁反言あるいはその逆によって明示的または暗示的に承諾されるものではありません。ATMELのウェブサイトに位置する販売の条件とATMELの定義での詳しい説明を除いて、商品性、特定目的に関する適合性、または適法性の暗黙保証に制限せず、ATMELはそれらを含むその製品に関連する暗示的、明示的または法令による如何なる保証も否認し、何ら責任がないと認識します。たとえATMELがそのような損害賠償の可能性を進言されたとしても、本資料を使用できない、または使用以外で発生する(情報の損失、事業中断、または利益の損失に関する制限なしの損害賠償を含み)直接、間接、必然、偶然、特別、または付随して起こる如何なる損害賠償に対しても決してATMELに責任がないでしょう。ATMELは本資料の内容の正確さまたは完全性に関して断言または保証を行わず、予告なしでいつでも製品内容と仕様の変更を行う権利を保留します。ATMELはここに含まれた情報を更新することに対してどんな公約も行いません。特に別の方法で提供されなければ、ATMEL製品は車載応用に対して適当ではなく、使用されるべきではありません。ATMEL製品は延命または生命維持を意図した応用での部品としての使用に対して意図、認定、または保証されません。

© Atmel Corporation 2007. 全権利予約済 ATMEL®、ロゴとそれらの組み合わせ、AVR®、STK®とその他はATMEL Corporationの登録商標または商標またはその付属物です。他の用語と製品名は一般的に他の商標です。

### © HERO 2014.

本応用記述はATMELのAVR449応用記述(doc8030.pdf Rev.8030B-10/07)の翻訳日本語版です。日本語では不自然となる重複する形容表現は省略されている場合があります。日本語では難解となる表現は大幅に意識されている部分もあります。必要に応じて一部加筆されています。頁割の変更により、原本より頁数が少なくなっています。

必要と思われる部分には( )内に英語表記や略称などを残す形で表記しています。

青字の部分はリンクとなっています。一般的に赤字の0,1は論理0,1を表します。その他の赤字は重要な部分を表します。