

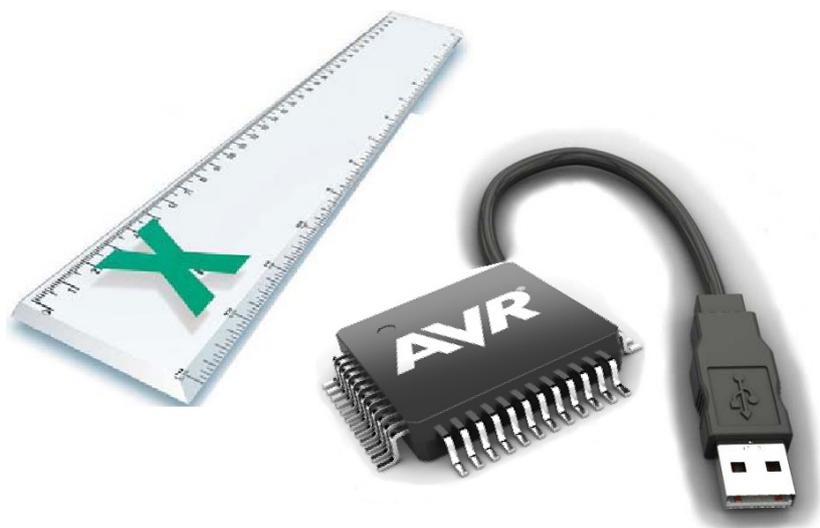
AVR4901 : ASF – USB供給者クラス応用

要点

- USB 2.0適合
 - ・ USB第9章適合
 - ・ 全速(Full,12Mビット/秒)、高速(High,480Mビット/秒)のデータ速度
- 制御、大量(Bulk)、等時(Isochronous)、割り込みの転送形式
- 小さなスタックの大きさが主応用の空間を空ける
- 遠隔起動支援
- USBバス給電支援
- 実時間(OS適合、割り込み駆動)
- 8ビットと32ビットのAVR[®]を支援

1. 序説

この資料の狙いは新規または既存プロジェクトでUSB供給者クラスを統合する簡単な方法を提供することです。



2. 略語

- ・ ASF : AVRソフトウェア枠組み(AVR Software Framework)
- ・ CD : 複合装置(複数のインターフェースを持つUSB装置)(Composite device)
- ・ CDC : 通信装置クラス(Communication Device Class)
- ・ FS : USB全速(Full Speed)
- ・ HID : 対人インターフェース装置(Human interface device)
- ・ HS : USB高速(High Speed)
- ・ LS : USB低速(Low Speed)
- ・ MSC : 大容量記憶クラス(Mass Storage Class)
- ・ UDC : USB装置制御部(USB Device Controller)
- ・ UDD : USB装置記述子(USB Device Descriptor)
- ・ UDI : USB装置インターフェース(USB Device Interface)
- ・ USB : 万能直列バス(Universal Serial Bus)
- ・ SOF : フレーム開始(Start of frame)



8/32ビット ATMEL
マイクロコントローラ

応用記述

本書は一般の方々の便宜のため有志により作成されたもので、ATMEL社とは無関係であることを御承知ください。しおりのはじめにでの内容にご注意ください。

Rev. 8481A-01/12, 8481AJ1-03/14

3. 概要

この資料はUSB装置供給者応用を構築する時の必要条件の全ての形式に対する以下の6つの部分を含みます。

- **供給者クラス仕様**
供給者クラス仕様を持つユーザーを手助けし、それらがそのような解決策を必要とする時の情報を提供します。
- **即時開始**
供給者クラス装置例を使用するための準備を開始する方法を記述します。
- **例の説明**
供給者クラス装置例を説明します。
- **USB装置供給者の構築**
プロジェクトにUSB装置供給者を追加する方法を記述します。
- **USB供給者クラス応用の構築**
USB供給者クラス応用を追加する方法を記述します。
- **USB複合装置での供給者クラス**
複合装置プロジェクトに供給者クラス インターフェースを統合する方法を記述します。

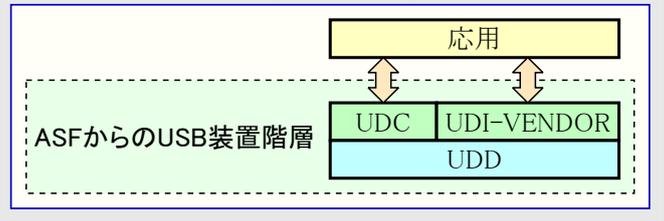
これらの部分の全てに対して、以下のような供給者クラス応用の主な単位部構成を知ることが推奨されます。

- 使用者応用
- USB装置インターフェースVENDOR (UDI-VENDOR)
- USB装置制御部 (UDC)
- USB装置ドライバ (UDD)

USB階層実装に関するもっとも高度な情報についてはATMEL®「AVR4900:ASF-USB装置階層」応用記述を参照してください。

注: USB装置階層はcommon¥services¥usbディレクトリに於いてASFで利用可能です。

図3-1. USB供給者クラス解決策基本構造



4. 供給者クラス仕様

供給者クラスの開発は既存クラス(http://www.usb.org/developers/defined_class)がユーザー仕様に対応しない時に必要とされ得ます。

供給者クラス仕様開始に先立ち、本来のUSBクラスがあなたのUSB応用に利用不能であることを表4-1.で調べてください。

表4-1. 本来クラスの分析

クラス	有利な点	不利な点
HID	<ul style="list-style-type: none"> ● 本来のドライバ ● USB低速(Low-Speed)支援 ● 応用の制御または監視に適合 	<ul style="list-style-type: none"> ● 割り込みエンドポイント: <ul style="list-style-type: none"> ○ 低速(Low-Speed)と全速(Full-Speed)=64Kバイト/s ○ 高速(High-Speed)=2.93Mバイト/s
CDC	<ul style="list-style-type: none"> ● 高転送速度 ● 簡単なホスト応用(端末) ● USARTに基づく応用へ容易に移植 	<ul style="list-style-type: none"> ● Windows®下で*.infファイルが必要 ● WHQL認証されないドライバ
MSC	<ul style="list-style-type: none"> ● 本来のドライバ 	<ul style="list-style-type: none"> ● 大容量記憶に対してだけ適応されたSCSI規約
AUDIO	<ul style="list-style-type: none"> ● 本来のドライバ ● データの流れの記録または送しへの興味 	<ul style="list-style-type: none"> ● ハンドシェイク データ転送なし(等時)

供給者クラス構築時、指定のための主な重要なものはエンドポイントによって使用される転送形態です。

それらは表4-2.で与えられる記述に基づいて選ぶことができます。

表4-2. エンドポイント形式記述

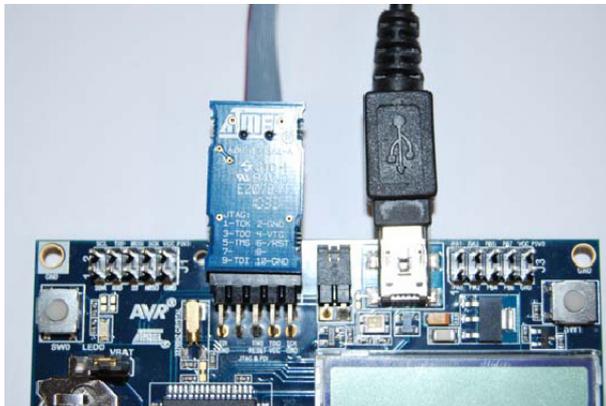
エンドポイント形式	説明	使用事例
制御 (Control)	<ul style="list-style-type: none"> ● 低転送速度 ● 応用使用量を減らし得る新規エンドポイント不要 	<ul style="list-style-type: none"> ● 装置の形態設定
割り込み (Interrupt)	<ul style="list-style-type: none"> ● 非常に遅い転送 ● 保証された周波数(繰り返し頻度) 	<ul style="list-style-type: none"> ● 実時間制限と低帯域転送
大量 (Bulk)	<ul style="list-style-type: none"> ● 高転送速度 ● 保証された転送(ACK) 	<ul style="list-style-type: none"> ● 大量データの転送
等時 (Isochronous)	<ul style="list-style-type: none"> ● 非常に高速な転送速度 ● 保証されない転送 	<ul style="list-style-type: none"> ● データの流れの応用

5. 即時開始

USB装置供給者例はATMEL AVR Studio® 5とASFで利用可能です。下記はUSB装置供給者クラス例を素早く開始するための手順です。

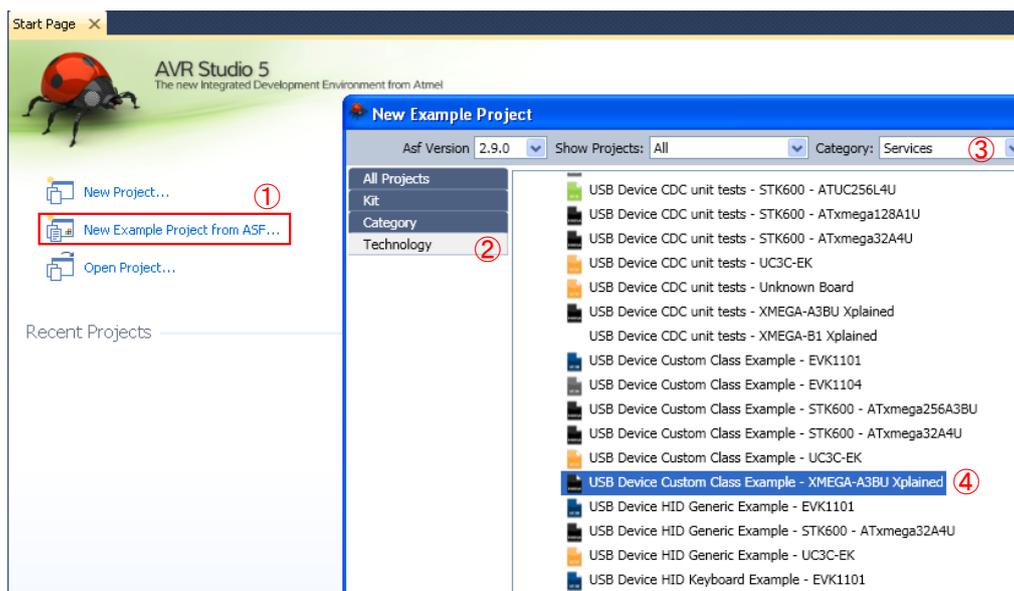
1. USBケーブルを使用して基板(例えばATMEL AVR XMEGA®-A3BU Xplainキット)をPCに接続してください。
2. デバイスをプログラミングするためにATMELのデバugg(今後はJTAGICE3)を接続してください。

図5-1. 基板接続



3. AVR Studio 5を開始し、“New Example Project from ASF”をクリックしてください。

新しいプロジェクト例(New Example Project)の一覧で、使用する基板に基づく“USB Device Vendor Class Example”を選んでください。例を素早く見つけ出すために濾過一覧を使用することができます。



4. コンパイルして書き込み設定し、そして実行してください。

プロジェクトはどんな変更も必要なく、コンパイルされて書き込み設定し、そして走行することだけがが必要です。基板によって支援されるATMELのデバuggを接続してF5を押してください。

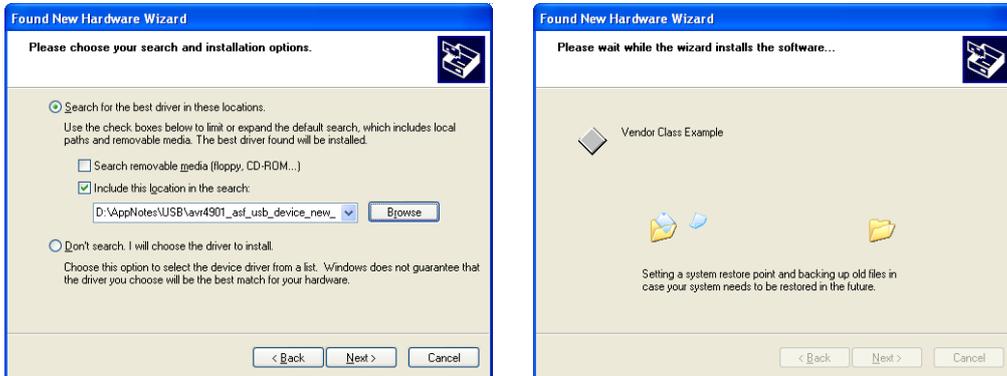
初回の応用走行時に右で示すような新規ハードウェア発見ウィザード(Found New Hardware Wizard)が起き上がるので、「今回は行いません。(No, not this time)」を選択して「次へ(Next)」をクリックしてください。



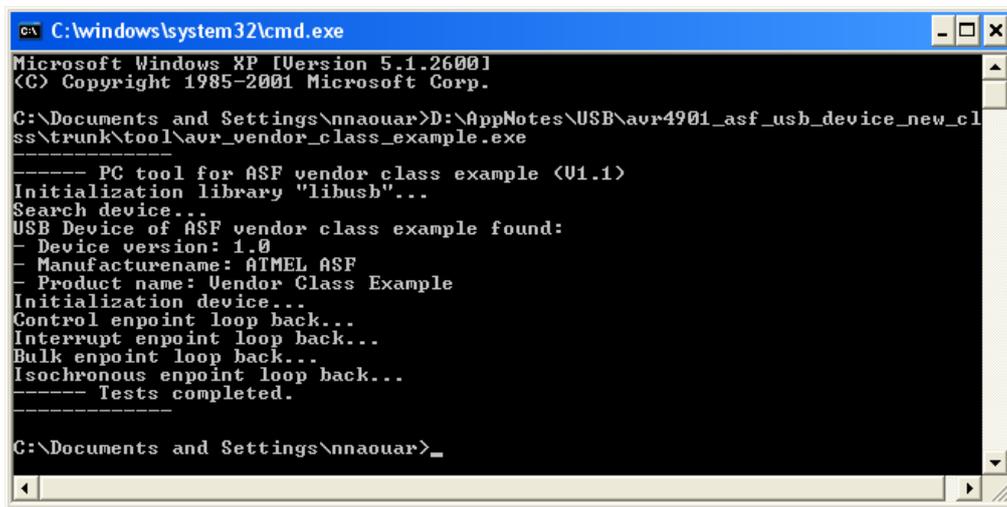
5. **inf**ファイルを使用してドライバを設定してください。

注: USB供給者クラスはどの本来のドライバによっても支援されないため、使用者は専用ドライバを提供するか、または第三者の解決策を使用することが必要です。

この例については、この装置を支援するのに開放ソース解決策の“**libusb**”が使用されます。**inf**ファイルはlibusbツールによって生成されました。このドライバをインストールするには**avr4901¥driver¥**フォルダを指示してください。



一旦装置が正しくインストールされたなら、**avr4901¥tool¥**フォルダから**avr_vendor_class_example.exe**を開始してください。このプログラムは全てのエンドポイントで送り返しを実行します。応用の正しい実行を示すために状態が表示されます。

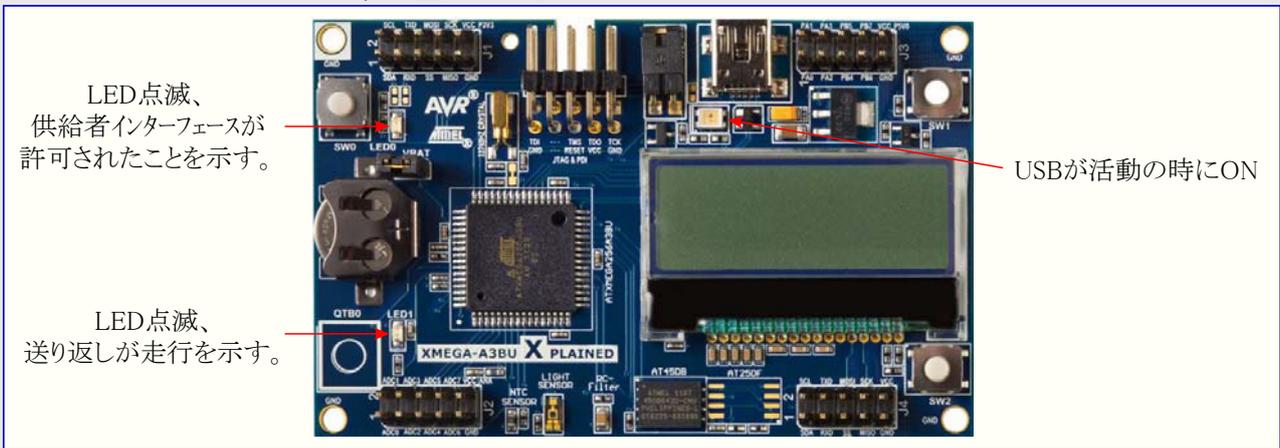


5.1. ハードウェアの動き

応用実行中にハードウェア(使用基板)は以下のように動くべきです。

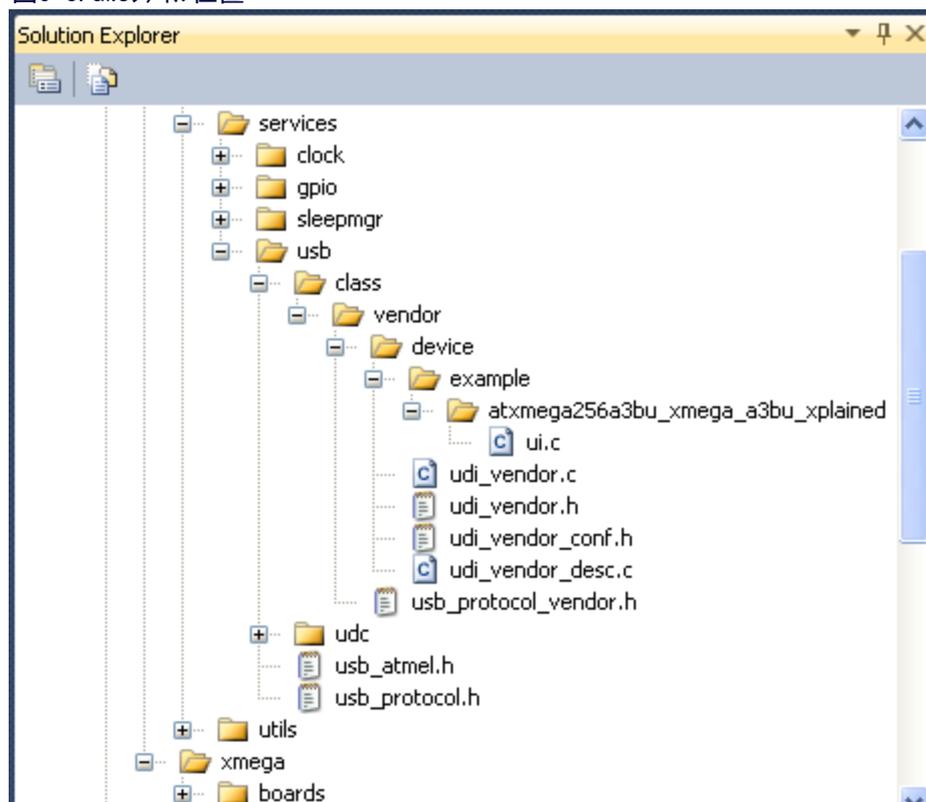
- LEDはUSB装置が活動形態の時にON、休止(Suspend)形態でOFFです。
- LEDはUSBホストによって供給者クラス インターフェイスが許可されたことを示すのに点滅します。
- LEDは送り返しが走行している時にONです。

図5-2. ATMEL XMEGA-A3BU Xplain基板での例



(基板のために指定する)使用者インターフェース記述子はui.cソースファイルの終りで定義されます。このファイルは“common¥services¥usb¥class¥vendor¥device¥example¥part_number_board¥”下の“Solution Explorer”内で利用可能です。

図5-3. ui.cファイル位置



6. 例の説明

6.1. 例の内容

ASFは様々なATMEL AVR製品に対してUSB装置供給者クラス例を提供します。これら全ての例は共通ファイルを共用し、同じ応用を実装します。

表6-1.はUSB装置供給者例内に含まれる主なファイルの要約を紹介します。これらのファイルは図3-1.で記述される単位部と連携します。

表6-1. USB装置供給者例のファイル

単位部	ファイル	ASFパス	説明
応用	main.c ui.c conf_usb.h	Examplesフォルダ	主繰り返し スイッチと動作を示すためのLEDのハードウェア構成設定 USB装置形態設定
UDI-VENDOR	udi_vendor.c/h udi_vendor_desc.c udi_vendor_conf.h	common¥services¥usb¥class¥ vendor¥device¥ common¥services¥usb¥class¥ vendor¥device¥	供給者クラス実装 供給者インターフェースを持つUSB装置用USB記述子 (USB複合装置に適用不可)
UDC	udc.c/h udc_desc.h udi.h udd.h usb_protocol.h usb_atmel.h	common¥services¥usb¥udc¥ common¥services¥usb¥	USB装置核 USB規約定数
UDD	usbb_device.c/h usbc_device.c/h usb_device.c/h	avr32¥drivers¥usbb¥ avr32¥drivers¥usbc¥ xmega¥drivers¥usb¥	USBドライバ

6.2. 例の動き

`main.c`と`ui.c`のファイルが供給者応用の使用者インターフェースを実装します。それは3つの段階に基づきます。

1. USB装置を開始します。

```
udc_start();
udc_attach(); // USBケーブルが接続された時に呼ばれなければなりません。
               // 接続されたケーブルはVBus事象経由で検知されます。
```

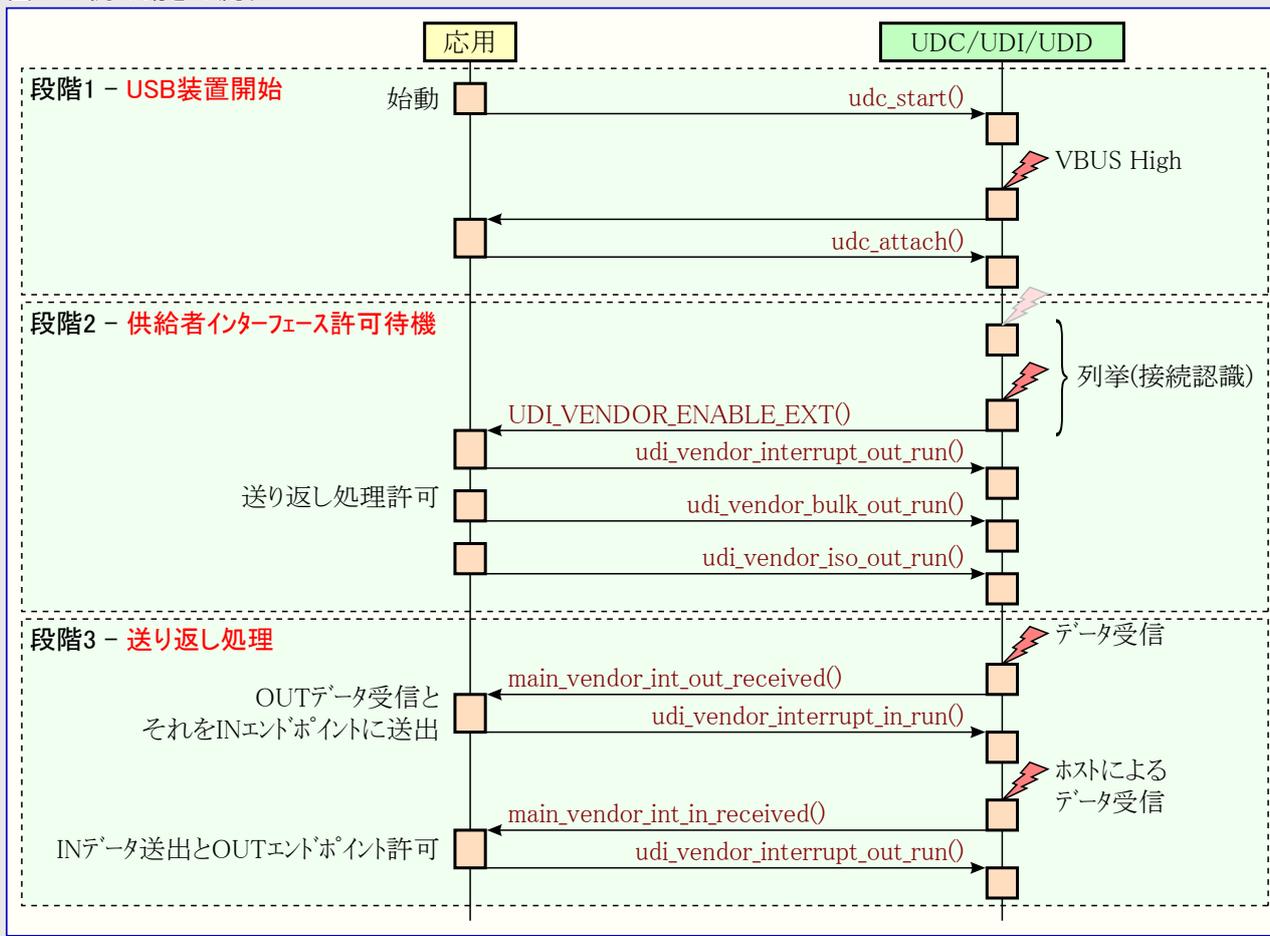
2. 呼び戻し経由での供給者インターフェースの許可と送り返し処理の許可を待ちます。

```
UDI_VENDOR_ENABLE_EXT() // 許可されたインターフェース呼び戻し
呼び戻しは以下を呼びます。:
- udi_vendor_bulk_out_run() // 大量(Bulk)OUTエンドポイントでの転送許可
- udi_vendor_interrupt_out_run() // 割り込みOUTエンドポイントでの転送許可
- udi_vendor_iso_out_run() // 等時(Isochronous)OUTエンドポイントでの転送許可
```

3. 全てのエンドポイント(制御、割り込み、大量(Bulk)、等時(Isochronous))で送り返しを実行します。

```
// OUTデータを受信すると、その後このデータをINで送出
void main_vendor_int_out_received(udd_ep_status_t status, iram_size_t nb_transfered)
{
    if (UDD_EP_TRANSFER_OK != status) {
        return; // 転送中止、そして送り返し停止
    }
    ui_loop_back_state(true);
    // OUTエンドポイントで受信したデータをINエンドポイントで送出
    udi_vendor_interrupt_in_run(main_buf_loopback, nb_transfered, main_vendor_int_in_received);
}
// INデータが送られてしまうと、OUT転送が再び許可されます。
void main_vendor_int_in_received(udd_ep_status_t status, iram_size_t nb_transfered)
{
    if (UDD_EP_TRANSFER_OK != status) {
        return; // 転送中止、そして送り返し停止
    }
    ui_loop_back_state(false);
    // 緩衝部満杯待ち
    udi_vendor_interrupt_out_run(main_buf_loopback, sizeof(main_buf_loopback),
                                main_vendor_int_out_received);
}
```

図6-1. 例の動きの流れ



7. USB装置供給者の構築

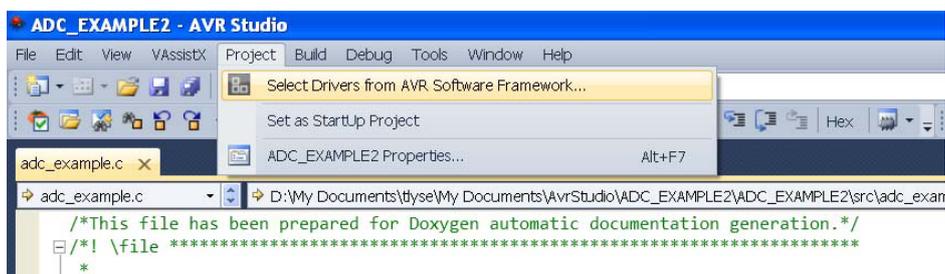
USB装置供給者単位部はUSB供給者クラス応用を構築するのに使用することができるUSB供給者インターフェースを提供します。これらの単位部はATMEL AVR Studio 5で利用可能で、AVR Studio 5プロジェクトに取り込む(インポート)することができます。本章はプロジェクトにUSB装置供給者を追加する方法を記述します。

1. USB供給者単位部をインポートしてください。
2. 私的なUSBパラメータを形態設定してください。
3. USB装置を走らせるためにUSBルーチンを呼んでください。

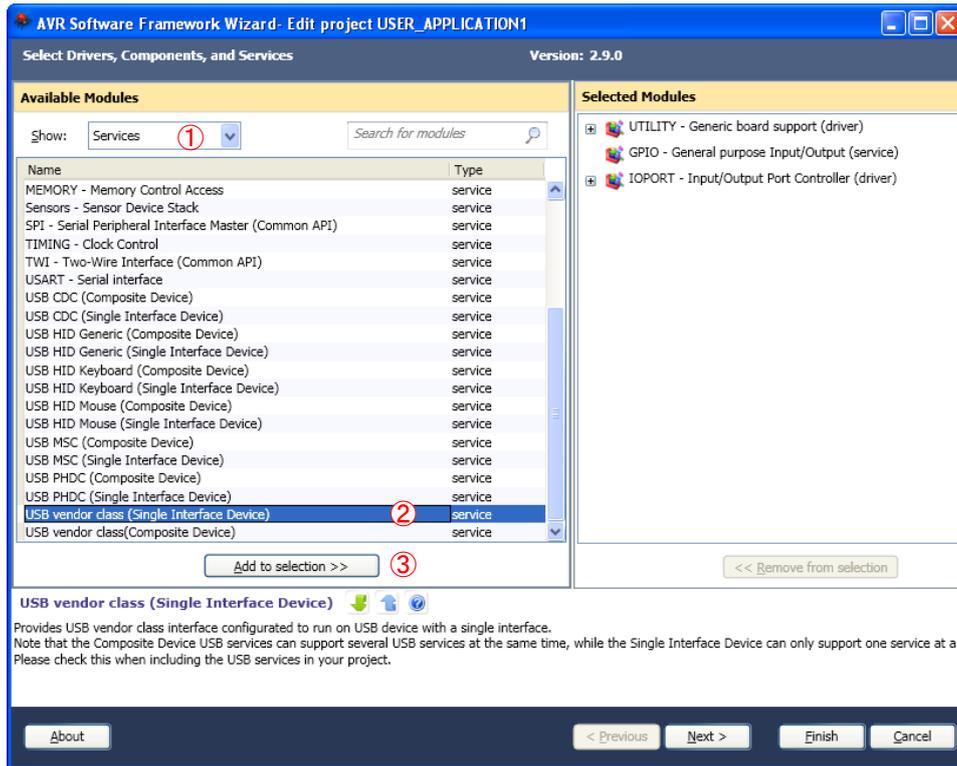
7.1. USB単位部のインポート

USB供給者単位部をインポートするには、下の指示に従ってください。

1. あなたのプロジェクトを開く、または作成してください。
2. **Project**メニューから、“**Select Drivers from AVR Software Framework**”を選択してください。



3. Services(①)を選んで、USB vendor class (Single Interface Device)(②)を選択して“Add to selection”鈕(③)をクリックしてください。



7.2. USB形態設定

全てのUSB階層形態設定は応用単位部内の`conf.usb.h`ファイルに格納されます。これらの形態設定は簡単で、どんな特別なUSBの知識も必要ありません。

これらはUDC,UDI,UDDの各USB単位部に対して1つの形態設定項目があります。

UDC形態設定のありそうなことは「AVR4900:ASF-USB装置階層」応用記述の「7.1.1. USB装置形態設定」で記述されます。

UDD形態設定のありそうなことは「AVR4900:ASF-USB装置階層」応用記述の「7.1.3. USBドライバ形態設定」で記述されます。

供給者インターフェースのUDIは表7-1.で記述されるいくつかの形態設定が必要です。

表7-1. UDI供給者-形態設定

定義名	形式	説明
UDI_VENDOR_ENABLE_EXT	呼び戻し関数	供給者インターフェース許可時に呼ばれる呼び戻し関数
UDI_VENDOR_DISABLE_EXT	呼び戻し関数	供給者インターフェース禁止時に呼ばれる呼び戻し関数
UDI_VENDOR_SETUP_OUT_RECEIVED	呼び戻し関数	OUT構成設定(SETUP)要求受信時に呼ばれる呼び戻し関数
UDI_VENDOR_SETUP_IN_RECEIVED	呼び戻し関数	IN構成設定(SETUP)要求受信時に呼ばれる呼び戻し関数
UDI_VENDOR_EPS_SIZE_INT_FS UDI_VENDOR_EPS_SIZE_BULK_FS UDI_VENDOR_EPS_SIZE_ISO_FS	定数	全速(Full-Speed)に対する割り込みエンドポイント容量(~64) 全速に対する大量(Bulk)エンドポイント容量(8,16,32,64) 全速に対する等時(Isochronous)エンドポイント容量(~1023)
UDI_VENDOR_EPS_SIZE_INT_HS UDI_VENDOR_EPS_SIZE_BULK_HS UDI_VENDOR_EPS_SIZE_ISO_HS	定数	高速(High-Speed)に対する割り込みエンドポイント容量(~1024) 高速に対する大量(Bulk)エンドポイント容量(8,16,32,~,512) 高速に対する等時(Isochronous)エンドポイント容量(~1024)

注: USBハードウェアは特定のクロック周波数が必要なので、`conf.clock.h`ファイルで定義される形態設定を確認することが重要です(`conf.clock.h`ファイル内の注釈をご覧ください)。

7.3. USB実装

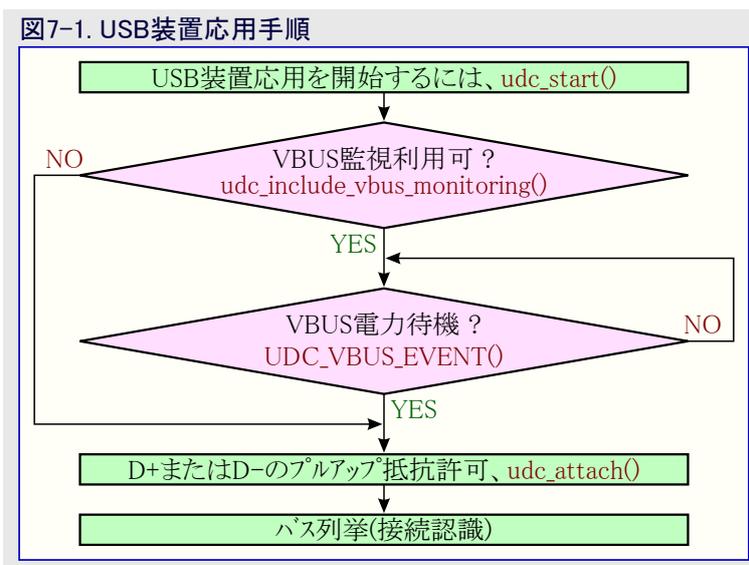
この項はUSB装置供給者応用を走らせるため追加するソースコードを記述します。

実装は以下の3つの段階から成ります。

1. USB装置を開始します。
2. ホストによる供給者インターフェースの許可を待ちます。
3. USBバス上でデータを転送します。

7.3.1. USB装置制御

USB装置応用を開始するには2つの関数呼び出しだけが必要とされます(図7-1をご覧ください)。



注: 新規プロジェクトの場合、USB階層は割り込みを許可してクロックと休止管理部(sleepmgr)のサービスを初期化することが必要です。

例:

```

<confusb.h>
#define UDC_VBUS_EVENT(b_vbus_high) ¥
    vbus_event(b_vbus_high)

<主Cファイル>:
main() {
    // 割り込み認可
    irq_initialize_vectors();
    cpu_irq_enable();
    // 休止管理部サービス初期化
    sleepmgr_init();
    // クロックサービス初期化
    sysclk_init();
    // USB階層装置許可
    udc_start();
    if (!udc_include_vbus_monitoring()) {
        // この製品でVBUS監視が利用不可
        // これによってVBUSは存在するものとして考慮されなければなりません。
        vbus_event(true);
    }
}

vbus_event(b_vbus_high) {
    if (b_vbus_high) {
        // USB装置接続
        udc_attach();
    } else {
        // USB装置切断
        udc_detach();
    }
}
  
```

7.3.2. USBインターフェース制御

装置列挙(USB装置の検出と識別)後、USBホストは装置形態設定を開始します。USB供給者クラス インターフェースが受け入れられると、USBホストはこのインターフェースを許可してUDI_VENDOR_ENABLE_EXT()呼び戻し関数が呼ばれます。

USB装置が切断、またはUSBホストによってリセットされると、USBインターフェースは禁止され、UDI_VENDOR_DISABLE_EXT()呼び戻し関数が呼ばれます。

例:

```
<conf_usb.h>
#define UDI_VENDOR_ENABLE_EXT() ¥
    vendor_enable()
#define UDI_VENDOR_DISABLE_EXT() ¥
    vendor_disable()

<使用者Cファイル>:
vendor_enable() {
    // A/D変換開始
    ~
    return true;
}
vendor_disable() {
    // A/D変換停止
    ~
}
```

7.3.3. USB供給者関数

表7-2.で記述されるUSB供給者クラス関数は応用にデータの送出または受け取りを許します。

表7-2. UDI供給者クラスデータ関数

宣言	説明
udi_vendor_interrupt_in_run()	IN割り込み(Interrupt)エンドポイントで転送開始
udi_vendor_interrupt_out_run()	OUT割り込みエンドポイントで転送開始
udi_vendor_bulk_in_run()	IN大量(Bulk)エンドポイントで転送開始
udi_vendor_bulk_out_run()	OUT大量エンドポイントで転送開始
udi_vendor_iso_in_run()	IN等時(Isochronous)エンドポイントで転送開始
udi_vendor_iso_out_run()	OUT等時エンドポイントで転送開始

7.4. 供給者クラスとUSBホスト支援

USB供給者クラスが使用者によって指定されるため、どのオペレーティング システムでも本来での支援はありません。使用者は自身のドライバとホスト応用を構築しなければなりません。けれども最速の解決策を構築するのを手助けするためにいくつかの解決策が存在します。最も一般的で無料なものは次の通りです。

- **Libusb** : この解決策は複数オペレーティング システム基盤(Windows、Linux®、Mac OS®)を支援し、開放ソース解決策を提供する優位点を持ちます。ATMELはATMEL AVR4901応用記述とで利用可能なこの解決策を使用する例を提供します。libusbに関する更なる情報については <http://www.libusb.org/> を参照してください。
- **WinUSB** : この解決策はWindows基盤専用で(Windows Vista®から固有でそれによって)提供されます。WinUSBは等時(Isochronous)転送動作を支援しません。更なる情報については [http://msdn.microsoft.com/en-us/library/windows/hardware/ff540196\(v=vs.85\).aspx](http://msdn.microsoft.com/en-us/library/windows/hardware/ff540196(v=vs.85).aspx) を参照してください。

8. USB複合装置内の供給者クラス

複合装置を構築するのに必要とする情報はATMELの「AVR4902:ASF-USB複合装置」応用記述で入手可能です。この応用記述の熟知は必須です。

本章は供給者クラス インターフェースを持つ複合装置の構築に必要な特定情報だけを紹介します。

8.1. USB形態設定

7.2項で記述されたUSB形態設定に加えて、以下の値が`conf_usb.h`ファイルで定義されなければなりません。

- `USB_DEVICE_EP_CTRL_SIZE` : エンドポイント制御容量、これは以下でなければなりません。
 - 全速(Full Speed)装置に対して8,16,32または64 (RAMを節約するために8が推奨されます。)
 - 高速(High Speed)装置に対して64
- `UDI_VENDOR_EP_INTERRUPT_IN` : 供給者インターフェースによって使用されるIN割り込みエンドポイント番号(`UDI_VENDOR_EPS_SIZE_INT_FS`が0の場合に無視)。
- `UDI_VENDOR_EP_INTERRUPT_OUT` : 供給者インターフェースによって使用されるOUT割り込みエンドポイント番号(`UDI_VENDOR_EPS_SIZE_INT_FS`が0の場合に無視)。
- `UDI_VENDOR_EP_BULK_IN` : 供給者インターフェースによって使用されるIN大量(Bulk)エンドポイント番号(`UDI_VENDOR_EPS_SIZE_INT_FS`が0の場合に無視)。
- `UDI_VENDOR_EP_BULK_OUT` : 供給者インターフェースによって使用されるOUT大量エンドポイント番号(`UDI_VENDOR_EPS_SIZE_INT_FS`が0の場合に無視)。
- `UDI_VENDOR_EP_ISO_IN` : 供給者インターフェースによって使用されるIN等時(Isochronous)エンドポイント番号(`UDI_VENDOR_EPS_SIZE_INT_FS`が0の場合に無視)。
- `UDI_VENDOR_EP_ISO_OUT` : 供給者インターフェースによって使用されるOUT等時エンドポイント番号(`UDI_VENDOR_EPS_SIZE_INT_FS`が0の場合に無視)。
- `UDI_VENDOR_IFACE_NUMBER` : 供給者インターフェースのインターフェース番号。
- `USB_DEVICE_MAX_EP` : 応用内の総エンドポイント数。これは供給者インターフェースによって使用されるエンドポイント数を含まなければなりません(`UDI_VENDOR_EPS_SIZE_X`定義に依存して0~6)。

8.2. USB記述子

`conf_usb.h`ファイルで定義される複合装置のUSB装置記述子は供給者インターフェースを含めなければなりません。

```
//! 複合インターフェース記述子の構造体定義
#define UDI_COMPOSITE_DESC_T          ¥
    udi_vendor_desc_t udi_vendor;      ¥
    ~

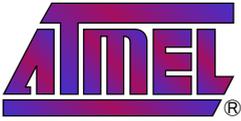
//! 全速(Full Speed)用複合インターフェース記述子を満たす。
#define UDI_COMPOSITE_DESC_FS          ¥
    .udi_vendor                        = UDI_VENDOR_DESC_FS, ¥
    ~

//! 高速(High Speed)用複合インターフェース記述子を満たす。
#define UDI_COMPOSITE_DESC_HS          ¥
    .udi_vendor                        = UDI_VENDOR_DESC_HS, ¥
    ~

//! インターフェース記述子に対応するインターフェースAPIを満たす。
#define UDI_COMPOSITE_API              ¥
    &udi_api_vendor,                   ¥
    ~
```

9. 目次

AVR4901 : ASF – USB供給者クラス応用	1
要点	1
1. 序説	1
2. 略語	1
3. 概要	2
4. 供給者クラス仕様	2
5. 即時開始	3
5.1. ハードウェアの動き	4
6. 例の説明	5
6.1. 例の内容	5
6.2. 例の動き	6
7. USB装置供給者の構築	7
7.1. USB単位部のインポート	7
7.2. USB形態設定	8
7.3. USB実装	8
7.3.1. USB装置制御	9
7.3.2. USBインターフェース制御	10
7.3.3. USB供給者関数	10
7.4. 供給者クラスとUSBホスト支援	10
8. USB複合装置内の供給者クラス	10
8.1. USB形態設定	11
8.2. USB記述子	11
9. 目次	12



Atmel Corporation

2325 Orchard Parkway
San Jose, CA 95131
USA
TEL (+1)(408) 441-0311
FAX (+1)(408) 487-2600
www.atmel.com

Atmel Asia Limited

Unit 01-5 & 16, 19F
BEA Tower, Millennium City 5
418 Kwun Tong Road
Kwun Tong, Kowloon
HONG KONG
TEL (+852) 2245-6100
FAX (+852) 2722-1369

Atmel Munich GmbH

Business Campus
Parking 4
D-85748 Garching b. Munich
GERMANY
TEL (+49) 89-31970-0
FAX (+49) 89-3194621

Atmel Japan

141-0032 東京都品川区
大崎1-6-4
新大崎勸業ビル 16F
アトメル ジャパン合同会社
TEL (+81)(3)-6417-0300
FAX (+81)(3)-6417-0370

© 2012 Atmel Corporation. 全権利予約済

ATMEL[®]、ATMELロゴとそれらの組み合わせ、AVR[®]、AVR Studio[®]、XMEGA[®]、それとその他はATMEL Corporationの登録商標または商標またはその付属物です。Windows[®]とその他は米国とその他の国に於いてMicrosoft Corporationの登録商標です。他の用語と製品名は一般的に他の商標です。

お断り: 本資料内の情報はATMEL製品と関連して提供されています。本資料またはATMEL製品の販売と関連して承諾される何れの知的所有権も禁反言あるいはその逆によって明示的または暗示的に承諾されるものではありません。ATMELのウェブサイトに位置する販売の条件とATMELの定義での詳しい説明を除いて、商品性、特定目的に関する適合性、または適法性の暗黙保証に制限せず、ATMELはそれらを含むその製品に関連する暗示的、明示的または法令による如何なる保証も否認し、何ら責任がないと認識します。たとえATMELがそのような損害賠償の可能性を進言されたとしても、本資料を使用できない、または使用以外で発生する(情報の損失、事業中断、または利益と損失に関する制限なしの損害賠償を含み)直接、間接、必然、偶然、特別、または付随して起こる如何なる損害賠償に対しても決してATMELに責任がないでしょう。ATMELは本資料の内容の正確さまたは完全性に関して断言または保証を行わず、予告なしでいつでも製品内容と仕様の変更を行う権利を保留します。ATMELはここに含まれた情報を更新することに対してどんな公約も行いません。特に別の方法で提供されなければ、ATMEL製品は車載応用に対して適当ではなく、使用されるべきではありません。ATMEL製品は延命または生命維持を意図した応用での部品としての使用に対して意図、認定、または保証されません。

© HERO 2014.

本応用記述はATMELのAVR4901応用記述(doc8481.pdf Rev.8481A-01/12)の翻訳日本語版です。日本語では不自然となる重複する形容表現は省略されている場合があります。日本語では難解となる表現は大幅に意識されている部分もあります。必要に応じて一部加筆されています。頁割の変更により、原本より頁数が少なくなっています。

必要と思われる部分には()内に英語表記や略称などを残す形で表記しています。

青字の部分はリンクとなっています。一般的に赤字の0,1は論理0,1を表します。その他の赤字は重要な部分を表します。