

序説

著者: Bogdan-Alexandru Mariniuc Microchip Technology Inc.

AVR® EBシステムデバイスは応用の範囲を網羅するためにそれらを許す強力な計時器を含みます。タイマ/カウンタ型(TCF)の機能は周波数と波形の生成を含みます。

この計時器は非同期で、80MHzまでの外部クロック元に接続することができます。他の計時器と異なる主な特性の1つは数値制御発振器(NCO:Numerical Controller Oscillator)動作です。

この技術概説はNCO動作と24ビット分解能のようなこの計時器の独特な機能を強調して読者にTCF動作形態を習熟させます。機能のより良い理解のため、「参照」章でデータシートを調べてください。

この文書は以下のような2つの特別な使用事例を網羅します。

- **2つの一定ON時間PWM信号を生成**

一定ON時間の結果を作成する可変デューティサイクルを持つ2つのPWM信号を生成するために計時器をNCOパルス周波数動作で初期化

- **2つの可変周波数信号を生成**

2つの可変周波数信号を生成するために計時器をNCO固定デューティサイクル動作で初期化

注: この文書で記述した各使用事例に対して、AVR16EB32で開発した素の物とAVR16EB32で開発したMPLAB®コード構成部(MCC)で生成した物の2つのコード例があります。

この技術概説で記述したのと同じ機能性を持つAVR16EB32用素のコード例は以下のここで見つけてください。



MPLAB DISCOVERでコード例を見るにはクリックしてください。

この技術概説で記述したのと同じ機能性を持つAVR16EB32用MCC Melody生成コード例は以下のここで見つけてください。



MPLAB DISCOVERでコード例を見るにはクリックしてください。

本書は一般の方々の便宜のため有志により作成されたもので、Microchip社とは無関係であることを御承知ください。しおりの[はじめに]での内容にご注意ください。

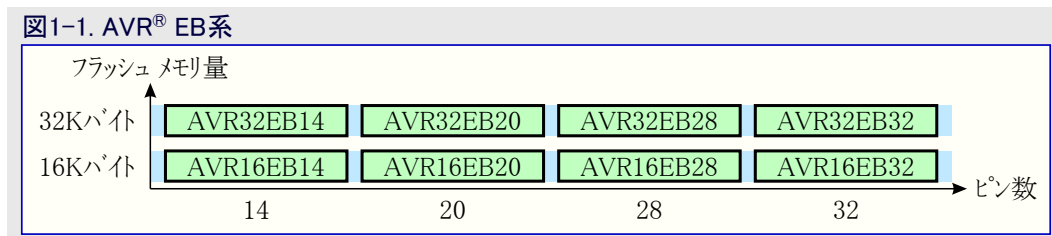
目次

序説	1
1. 関連デバイス	3
2. 概要	4
3. 可変デューティサイクルでの2つの固定周波数PWM信号生成	6
4. NCO固定デューティサイクル波形生成で2つの可変周波数信号生成	13
5. 参照	21
6. 改訂履歴	22
Microchip情報	23
Microchipウェブ サイト	23
製品変更通知サービス	23
お客様支援	23
Microchipデバイス コード保護機能	23
法的通知	23
商標	24
品質管理システム	24
世界的な販売とサービス	25

1. 関連デバイス

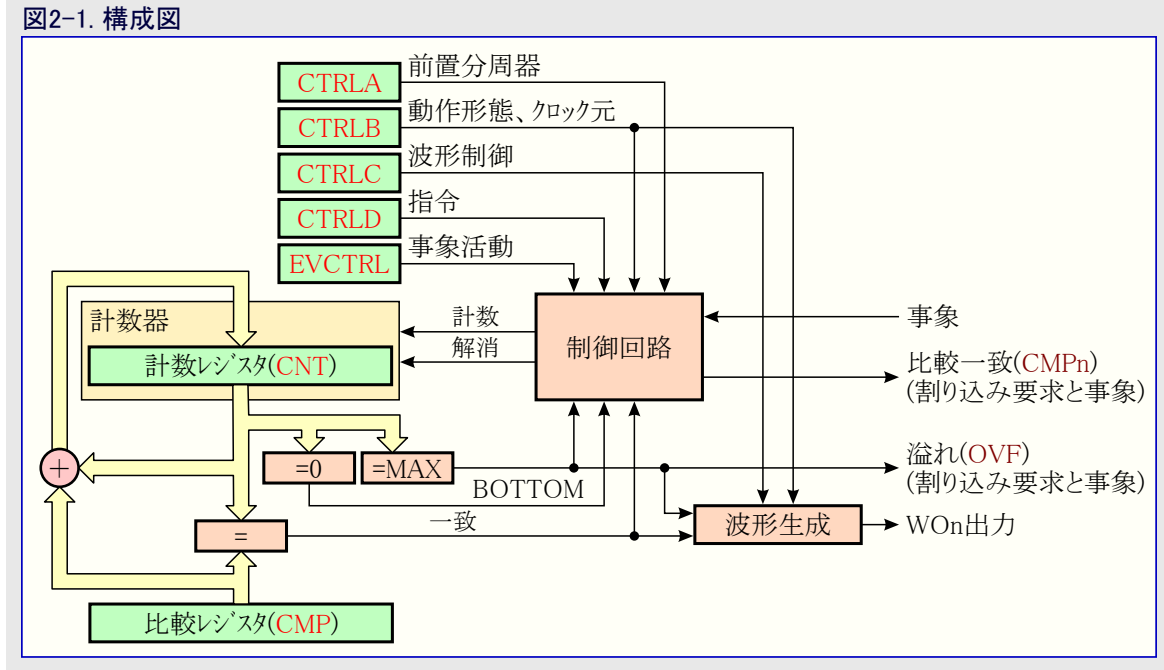
本章はこの文書に関連するデバイスを一覧にします。下図はピン数の変種とメモリ量を展開して各種系統デバイスを示します。

- これらのデバイスがピン互換で同じまたはより多くの機能を提供するため、垂直方向移植はコード変更なしで可能です。AVR EB系デバイスでの下方移植はいくつかの周辺機能でのより少ない利用可能実体のためにコード変更を必要とするかもしれません。
- 左への水平方向移植はピン数と利用可能な機能を減らします。
- 異なるフラッシュメモリ量を持つデバイスは一般的に異なるSRAMとEEPROMを持ちます。



2. 概要

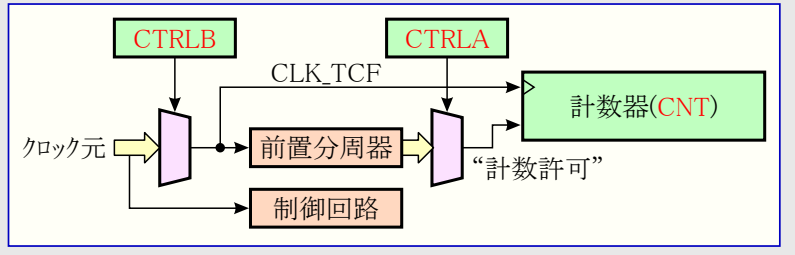
TCFは基本計数器と、周波数生成、NCOパルス周波数、NCO固定デューティ サイクル、8ビットパルス幅変調(PWM:Pulse-Width Modulation)のような各種波形生成動作に設定することができる制御論理回路から成ります。他のタイマ/カウンタ単位部と同様に、計数器溢れや比較一致のような特定条件に基づいて割り込みや事象を生成することができます。



タイマ/カウンタは周辺機能クロック(CLK_PER)、内部発振器、事象システム(EVSYS)を含む複数のクロック元からクロック駆動することができます。

制御B(TCFn.CTRLB)レジスタのクロック選択(CLKSEL)ビット領域は前置分周器用入力として使われるクロック元の1つを選びます。選んだクロック元は7ビット前置分周器を使って最大128分周することができます。

図2-2. クロック選択



周波数生成動作でTCF使用

周波数波形生成動作ではCMPレジスタが周期時間(T)を制御します。対応する波形出力はCNTとCMPのレジスタ間の各比較一致で起動されます。この機能はTCAとTCBのタイマ/カウンタが持つものと同じですが、TCFは16ビット幅に変わって24ビットの広い計数レジスタを持ちます。

8ビットPWM動作でTCF使用

TCFは下位16ビット比較レジスタでのレジスタ対(CMP0とCMP1)が独立した比較レジスタとして使われる8ビットPWM動作で動くように構成設定することができます。8ビットPWM機能はTCFへの有用な追加です。TCFの8ビットPWM出力は単一傾斜だけです。

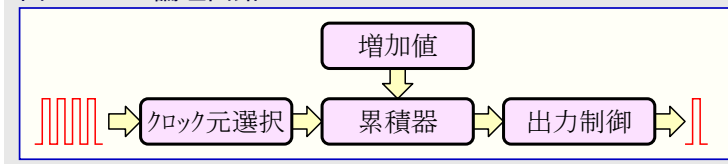
NCOパルス周波数動作でTCF使用

NCO動作は出力信号を作成するのに累積器の溢れを使います。

累積器溢れは単一クロックパルスや後置分周器増加よりもむしろ調整可能な増加値によって制御され、分割分解能が制限された前置分周器/後置分周器の分周値で変わらないため、簡単な計数器駆動計数器に対する優位性を提供します。NCOは固定のデューティサイクルで周波数精度と高い分解能を必要とする応用に対して最も有用です。

NCOは固定値を繰り返し累積器に加算することによって動きます。加算は入力クロック速度で起きます。累積器は生のNCO出力の周期的なキャリーで溢れます。これは最大累積器値に対する追加する値の比率によって入力クロックを減らします。

図2-3. NCO論理回路



NCO出力はパルスを伸長するまたはフリップフロップを交互切り替えることによって変更することができます。その後、変更したNCO出力は他の周辺機能に分配され、任意選択で入出力ピンに出力します。累積器溢れは割り込みを生成することもできます。NCO周期は平均周波数を作成するのに離散段階で変更します。この出力は不確実性を低減するのにNCO出力を平均化する受信回路の能力に依存します。

波形周波数(f_{FRQ})は式1.1によって定義されます。

注: 前置分周器(N)はこの動作形態で禁止されます。

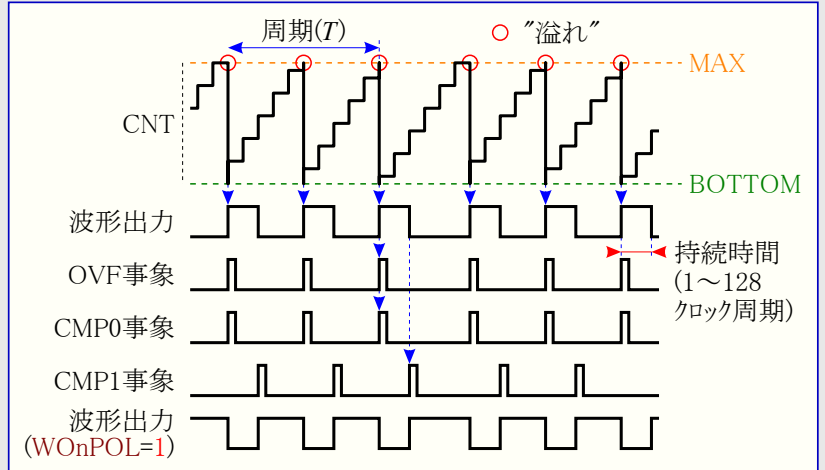
式1. FRQ周波数

$$f_{FRQ}[\text{Hz}] = \frac{\text{TCF}_{\text{clock}}[\text{Hz}] \times \text{Increment}}{2^{\text{SIZE_CNT}}}$$

この動作形態では溢れ事象直後のクロック上昇端で出力が活性になり、制御C(TCFn.CTRL)レジスタの波形生成パルス長(WGPULSE)ビット領域によって決められる1~128クロック周期後に不活性になり、定期的な波形出力を与えます。

比較一致0(CMP0)事象は波形パルスの開始毎に生成される一方で、比較一致1(CMP1)事象はパルス終了時に生成されます。割り込みフラグはパルス事象と同じ時に設定されます。

図2-4. NCOパルス周波数波形生成



NCO固定デューティサイクル周波数生成動作でTCF使用

NCO固定デューティサイクル周波数波形生成動作ではTCFがNCO PWM動作のように動きますが、出力は累積器溢れの時毎に交互切り替えられます。

増加値が一定に留まるとすれば、これはパルス周波数動作に対して半分の周波数で50%デューティサイクルを提供します。

CMP0とCMP1の事象は溢れで交互に生成されます。

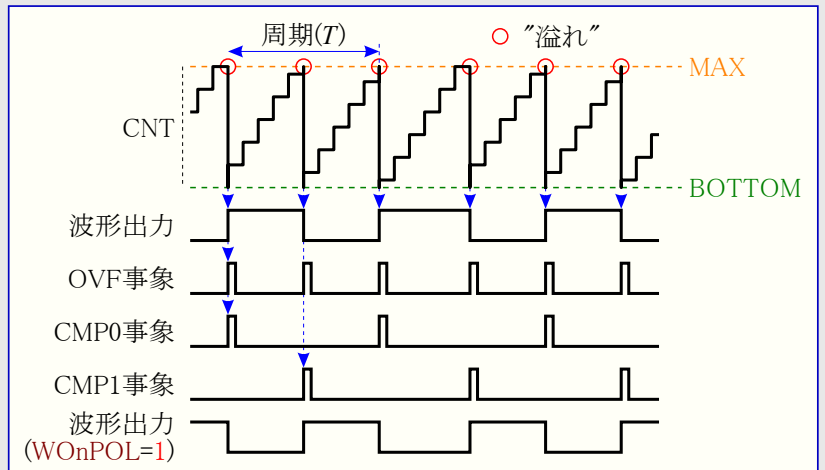
割り込みフラグは式2.2で示されるようにパルス事象と同じ時に設定されます。

注: Nは前置分周器を表します。

式2. FRQ周波数

$$f_{FRQ}[\text{Hz}] = \frac{\text{TCF}_{\text{clock}}[\text{Hz}] \times \text{Increment}}{2 \times N \times 2^{\text{SIZE_CNT}}}$$

図25-6. NCO固定デューティサイクル周波数波形生成



3. 可変デューティ サイクルでの2つの固定周波数PWM信号生成

使用事例説明: 波形のデューティ サイクルを利用可能な全ての段階に対して増す間に固定周波数で比較レジスタでの溢れ事象を生成するようにTCFを構成設定してください。

結果: TCFは固定周波数でチャンネル0とチャンネル1での出力を生成すると同時に波形のデューティ サイクルが増します。

組み込み素の実装

1. 出力信号構成設定

波形出力0と波形出力1を許可してください。

図3-1. CTRLCレジスタ

ビット	7	6	5	4	3	2	1	0
	WGPULSE2~0			WO1POL		WO0POL	WO1EN	WO0EN
アクセス種別	R	R/W	R/W	R/W	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

CTRLCレジスタは2重緩衝されます。CTRLCレジスタが書かれる時毎に状態レジスタでCTRLCBUSYビットが解除(0)されるのを繰り返して待つことが推奨されます。uint8_t型の引数を取り、voidを返すTCF0_OutputsSetと呼ばれる関数を作成してください。

```
void TCF0_OutputsSet(uint8_t value)
{
    while((TCF0.STATUS & TCF_CTRLABUSY_bm) != 0) {};
    TCF0.CTRLC = value;
}
```

2. TCFクロック構成設定

AVR16EB32基板は既定で3.33MHzのシステム クロックで走行します。TCF用に20MHzで走行するためにシステム クロック前置分周器が禁止されなければなりません。

void型の引数を取り、voidを返す関数を作成してください。

```
void CLOCK_Initialize(void)
{
    _PROTECTED_WRITE(CLKCTRL.MCLKCTRLB, 0x0);
}
```

図3-2. CTRLBLレジスタ

ビット	7	6	5	4	3	2	1	0
	CMP1EV	CMP0EV	CLKSEL2~0		WGMODE2~0			
アクセス種別	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

図3-3. クロック選択ビット遮蔽

● ビット5~3 - CLKSEL2~0 : クロック選択 (Clock Select)

このビット領域はタイマ/カウンタ クロック元を制御し、タイマ/カウンタが許可されている間変更することができません。

値	0 0 0	0 0 1	0 1 0	0 1 1	1 0 1	その他
名称	CLKPER	EVENT	OSCHF	OSC32K	PLL	-
説明	周辺機能クロック	事象端	内部高周波数発振器	内部32.768kHz発振器	位相固定化閉路	(予約)

TCFはそれから選ぶ様々なクロック任意選択を提供します。この応用については20MHzで走行する周辺機能クロックである既定の任意選択を選んでください。CTRLBLレジスタはクロック任意選択を制御します。

TCF_CLKSEL_t型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_ClockSet(TCF_CLKSEL_t config)
{
    TCF0.CTRLB |= config;
}
```

前置分周器はこの動作形態で禁止されます。

3. 波形生成動作形態構成設定

計時器が動く動作形態はCTRLBレジスタを使って選ばれます。NCOPFが選ばれます。

図3-4. CTRLBレジスタ

ビット	7	6	5	4	3	2	1	0
	CMP1EV	CMPOEV	CLKSEL2~0		WGMODE2~0			
アクセス種別	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

図3-5. 波形生成動作形態ビット遮蔽

- ビット2~0 - WGMODE2~0: 波形生成動作 (Waveform Generation Mode)

このビット領域は波形生成動作を選びます。

値	0 0 0	0 0 1	0 1 0	1 1 1	その他
名称	FREQ	NCOPF	NCOFDC	PWM8	-
説明	周波数	数値制御発振器パルス周波数	数値制御発振器固定デューティ サイクル	8ビットPWM	(予約)

TCF_WGMODE_t型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_ModeSet(TCF_WGMODE_t mode)
{
    TCF0_CTRLB |= mode;
}
```

4. 周波数設定

TCFクロック構成設定後、CMPレジスタを使って計時器が動く周波数(=125kHz)を選んでください。

図3-6. CMPレジスタ

+	CMP	7~0							
+\$14		7~0							CMP7~0
+\$15		15~8							CMP15~8
+\$16		23~16							CMP23~16
+\$17		31~24							

式1を使い、増加値(Increment)は次のように計算することができます。

$$\text{Increment} = \frac{f_{\text{FRQ}}[\text{Hz}] \times 2^{\text{SIZE_CNT}}}{\text{TCFclock}[\text{Hz}]}$$

望む値を使い、次のようになります。

$$\text{Increment} = \frac{125,000 \times 16,777,216}{20,000,000} = 104,857.6$$

16進数の結果は0x0001999Aです。

上の式は次の式に変換することができます。

```
#define TCF0_NCOPL_HZ_TO_INCREMENT(HZ, F_CLOCK) ((uint32_t)((float)(HZ) * 16777216.0 / (float)(F_CLOCK) + 0.5))
```

CMPレジスタは2重緩衝されます。CMPレジスタが書かれる時毎に状態レジスタでCMP0BUSYビットが解除(0)されるのを繰り返しで待つことが推奨されます。

```
void TCF0_CompareSet(uint32_t value)
{
    while((TCF0_STATUS & TCF_CMP0BUSY_bm) != 0) {};
    TCF0_CMP = value;
}
```

```
void TCF0_CounterSet(uint32_t value)
{
    while((TCF0_STATUS & TCF_CNTBUSY_bm) != 0) {};
    TCF0_CNT0 = (uint8_t)value;
}
```

5. 波形生成パルス長構成設定

図3-7. CTRLCレジスタ

ビット	7	6	5	4	3	2	1	0
	WGPULSE2~0			WO1POL		WO0POL	WO1EN	WO0EN
アクセス種別	R	R/W	R/W	R/W	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

図3-8. 波形生成パルス長ビット遮蔽

- ビット6~4 - WGPULSE2~0: 波形生成パルス長 (Waveform Generation Pulse Length)

このビット領域はパルス周波数動作で生成された波形のHigh時間を制御します。

値	000	001	010	011	100	101	110	111
名称	CLK1	CLK2	CLK4	CLK8	CLK16	CLK32	CLK64	CLK128
説明 (CLK_TCF周期数)	1	2	4	8	16	32	64	128

パルス長を50nsである単一クロック増加に設定してください。計時器が20MHzで動いているので1クロック周期は50nsかかります。1を20MHzでの除算は50nsと等価です。

```
void TCF0_NCO_PulseLengthSet(TCF_WGPULSE_t config)
{
    uint8_t temp;
    while((TCF0.STATUS & TCF_CTRLCBUSY_bm) != 0) {};
    temp = (TCF0.CTRLC & ~TCF_WGPULSE_gm) | (config & TCF_WGPULSE_gm);
    TCF0.CTRLC = temp;
}
```

6. 計時器の開始と停止

図3-9. CTRLAレジスタ

ビット	7	6	5	4	3	2	1	0
	RUNSTDBY				PRESC2~0			ENABLE
アクセス種別	R/W	R	R	R	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

```
void TCF0_Start(void)
{
    while((TCF0.STATUS & TCF_CTRLABUSY_bm) != 0) {};
    TCF0.CTRLA |= TCF_ENABLE_bm;
}
void TCF0_Stop(void)
{
    while((TCF0.STATUS & TCF_CTRLABUSY_bm) != 0) {};
    TCF0.CTRLA &= ~TCF_ENABLE_bm;
}
```

TCFは以下の設定で初期化されます。

- 両出力を許可
- 周辺機能クロックを選択
- NCOパルス長動作を設定
- 125kHzに周波数を設定
- 1クロック周期の波形生成パルス長に設定
- 計時器を0から計時開始に設定

void型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_Initialize(void)
{
    TCF0_OutputsSet(TCF_W00EN_bm | TCF_W01EN_bm);
    TCF0_ClockSet(TCF_CLKSEL_CLKPER_gc);
    TCF0_ModeSet(TCF_WGMODE_NCOFF_gc);
    TCF0_CompareSet(TCF0_NCOPL_HZ_TO_INCREMENT(125000, 2000000));
    TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK1_gc);
    TCF0_CounterSet(0);
}
```

util/delay.hヘッダファイルはF_CPU周波数を定義するのに必要とします。

```
#define F_CPU 20000000UL
#include <util/delay.h> /* util/delay.hヘッダファイルをインクルード */
```

void型の引数を取り、voidを返す関数を作成してください。変更間に遅延を持つパルス長変更にはNCO_Pulse_Length_Demo関数を使ってください。

```
void NCO_Pulse_Length_Demo(void)
{
    /* TCFを0から計数開始に構成設定 */
    TCF0_CounterSet(0);

    /* TCFを許可 */
    TCF0_Start();

    /* 20µs間遅延 */
    _delay_us(20);

    /* パルス長を2クロック周期に構成設定 */
    TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK2_gc);

    /* 20µs間遅延 */
    _delay_us(20);

    /* パルス長を4クロック周期に構成設定 */
    TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK4_gc);

    /* 20µs間遅延 */
    _delay_us(20);

    /* パルス長を8クロック周期に構成設定 */
    TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK8_gc);

    /* 20µs間遅延 */
    _delay_us(20);

    /* パルス長を16クロック周期に構成設定 */
    TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK16_gc);

    /* 20µs間遅延 */
    _delay_us(20);

    /* パルス長を32クロック周期に構成設定 */
    TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK32_gc);

    /* 20µs間遅延 */
    _delay_us(20);

    /* パルス長を64クロック周期に構成設定 */
    TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK64_gc);
}
```

```

/* 20µs間遅延 */
_delay_us(20);

/* パルス長を128クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK128_gc);

/* 25µs間遅延 */
_delay_us(25);

/* 計時器を停止 */
TCF0_Stop();

/* パルス長を1クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK1_gc);
}

```

main関数はこのように見えます。

```

void main(void)
{
    CLOCK_Initialize();
    TCF0_Initialize();
    while(1)
    {
        NCO_Pulse_Length_Demo();
        _delay_ms(20);
    }
}

```

MCC Melody実装

MPLABコード構成部、MCC Melody(MCC Classicは不支援)を使ってこのプロジェクトを生成するには次の手順に従ってください。

1. 新しいAVR16EB32用MPLAB® X IDEプロジェクトを作成してください。
2. ツールバーからMCCを開き、そこでMCCプラグイン インストールでのより多くの情報を見つけてください。
3. **MCC Content Manager**(MCC内容管理)ウィザードで**MCC Melody**を選び、その後に**Finish**をクリックしてください。
4. **Project Resources**(プロジェクト資源)から**System**(システム)へ行き、**CLKCTRL**窓をクリックし、前置分周器を禁止してください。
5. **Device Resources**(デバイス資源)から**Drivers**(ドライバ)へ行き、**Timer**(計時器)窓をクリックし、TCF単位部を追加し、その後に以下の構成設定を行ってください。
 - **Clock Divider**(クロック分周器): (既定で)**System clock**(システム クロック)、(分周器は1 - System clockです)。
 - **Waveform Generation Mode**(波形生成動作形態): **NCO pulsw-length mode**(NCOパルス長動作)
 - **Waveform Generation Pulse Length**(波形生成パルス長): **1 Clock Period**(1クロック周期)
 - **Requested Period[s]**(要求周期): **0.000008**
 - **Waveform Output n**(波形出力n): 波形出力0と波形出力1に対する**Enable**(許可)列で枠をチェックしてください。
6. **Pin Grid View**(ピン格子表示)でPA0とPA1を選んでください。**Enable**(許可)列での枠と**Waveform Output n**(波形出力n)がチェックされていると、ピンも固定化されます。PORTを変更するには、**Pin Grid View**で別のPORTからピンをクリックしてください。
7. **Project Resources**(プロジェクト資源)ウィンドウで、指定したドライバと構成設定の全てをMCCが生成するように**Generate**(生成)鈕をクリックしてください。
8. 以下のように**main.c**ファイルを編集してください。

util/delay.hヘッダ ファイルをインクルードしてください。

```
#include <util/delay.h>
```

NCO_Pulse_Length_Demoと呼ばれる関数を作成してください。パルス長を変更するのに**TCF0_NCO_PulseLengthSet**関数を使ってください。

このコードは次のとおりです。

```

void NCO_Pulse_Length_Demo(void)
{
    /* TCFを0から計数開始に構成設定 */
    TCF0_CounterSet(0);
}

```

```

/* TCFを許可 */
TCF0_Start();

/* 20µs間遅延 */
_delay_us(20);

/* パルス長を2クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK2_gc);

/* 20µs間遅延 */
_delay_us(20);

/* パルス長を4クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK4_gc);

/* 20µs間遅延 */
_delay_us(20);

/* パルス長を8クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK8_gc);

/* 20µs間遅延 */
_delay_us(20);

/* パルス長を16クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK16_gc);

/* 20µs間遅延 */
_delay_us(20);

/* パルス長を32クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK32_gc);

/* 20µs間遅延 */
_delay_us(20);

/* パルス長を64クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK64_gc);

/* 20µs間遅延 */
_delay_us(20);

/* パルス長を128クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK128_gc);

/* 25µs間遅延 */
_delay_us(25);

/* 計時器を停止 */
TCF0_Stop();

/* パルス長を1クロック周期に構成設定 */
TCF0_NCO_PulseLengthSet(TCF_WGPULSE_CLK1_gc);
}

```

9. main関数はこのように見えます。

```

int main(void)
{
    SYSTEM_Initialize();

    while(1)

```

```

{
    NCO_Pulse_Length_Demo();
    _delay_ms(20);
}

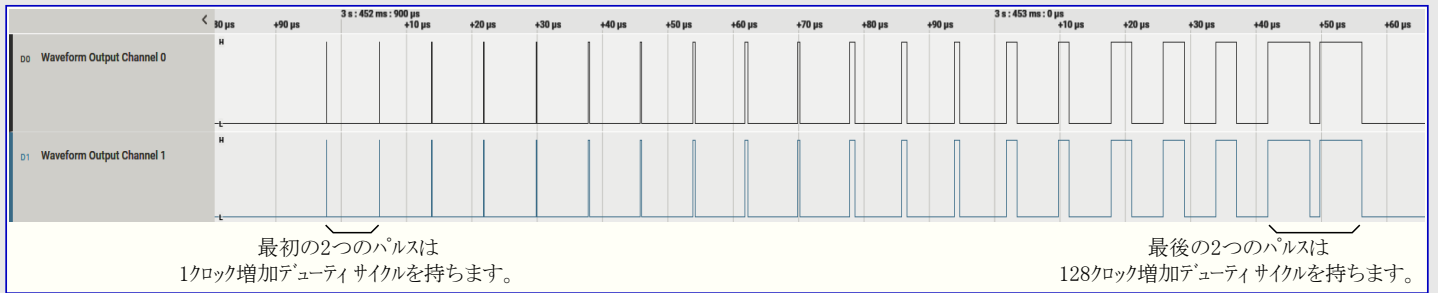
```

10. プロジェクトを書き込んで実行してください。

11. 結果:

TCFは1~128クロック周期の範囲の可変持続時間で125kHzの周波数のPWMを持つ2つの同じ信号を生成します。この場合、1クロック周期は50nsかかります。

図3-10. 結果



MPLAB DISCOVERでコード例を見るにはクリックしてください。

4. NCO固定デューティ サイクル波形生成で2つの可変周波数信号生成

使用事例説明: 10Hz~100kHzの周波数範囲で比較レジスタでの溢れ事象を生成するようにTCFを構成設定してください。

結果: TCFは累積器溢れの時毎に交互切り替えする周波数の範囲でチャンネル0とチャンネル1での出力を生成します。

組み込み素の実装

1. 出力信号構成設定

波形出力0と波形出力1を許可してください。

図4-1. CTRLCレジスタ

ビット	7	6	5	4	3	2	1	0
	WGPULSE2~0		WO1POL		WO0POL		WO1EN	WO0EN
アクセス種別	R	R/W	R/W	R/W	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

CTRLCレジスタは2重緩衝されます。CTRLCレジスタが書かれる時毎に状態レジスタでCTRLCBUSYビットが解除(0)されるのを繰り返して待つことが推奨されます。uint8_t型の引数を取り、voidを返すTCF0_OutputsSetと呼ばれる関数を作成してください。

```
void TCF0_OutputsSet(uint8_t value)
{
    while((TCF0.STATUS & TCF_CTRLABUSY_bm) != 0) {};
    TCF0.CTRLC = value;
}
```

2. TCFクロック構成設定

AVR16EB32基板は既定で3.33MHzのシステムクロックで走行します。TCF用に20MHzで走行するためにシステムクロック前置分周器が禁止されなければなりません。

void型の引数を取り、voidを返す関数を作成してください。

```
void CLOCK_Initialize(void)
{
    _PROTECTED_WRITE(CLKCTRL.MCLKCTRLB, 0x0);
}
```

図4-2. CTRLBレジスタ

ビット	7	6	5	4	3	2	1	0
	CMP1EV	CMPOEV	CLKSEL2~0		WGMODE2~0			
アクセス種別	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

図4-3. クロック選択ビット遮蔽

● ビット5~3 - CLKSEL2~0: クロック選択 (Clock Select)

このビット領域はタイマ/カウンタクロック元を制御し、タイマ/カウンタが許可されている間変更することができません。

値	000	001	010	011	101	その他
名称	CLKPER	EVENT	OSCHF	OSC32K	PLL	-
説明	周辺機能クロック	事象端	内部高周波数発振器	内部32.768kHz発振器	位相固定化閉路	(予約)

TCFはそれから選ぶ様々なクロック任意選択を提供します。この応用については20MHzで走行する周辺機能クロックである既定の任意選択を選んでください。CTRLBレジスタはクロック任意選択を制御します。

TCF_CLKSEL_t型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_ClockSet(TCF_CLKSEL_t config)
{
    TCF0.CTRLB |= config;
}
```

3. 前置分周器選択

図4-4. CTRLAレジスタ

ビット	7	6	5	4	3	2	1	0
	RUNSTDBY				PRESC2~0		ENABLE	
アクセス種別	R/W	R	R	R	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

CTRLAレジスタは2重緩衝されます。CTRLAレジスタが書かれる時毎に状態レジスタでCTRLABUSYビットが解除(0)されるのを繰り返して待つことが推奨されます。TCF_PRESC_t型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_PrescalerSet(TCF_PRESC_t config)
{
    while((TCF0.STATUS & TCF_CTRLABUSY_bm) != 0) {} ;
    TCF0.CTRLA |= config;
}
```

4. 波形生成動作形態構成設定

計時器が動く動作形態はCTRLBレジスタを使って選ばれます。NCOFDCが選ばれます。

図4-5. CTRLBレジスタ

ビット	7	6	5	4	3	2	1	0
	CMP1EV	CMP0EV	CLKSEL2~0		WGMODE2~0			
アクセス種別	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

図4-6. 波形生成動作形態ビット遮蔽

- ビット2~0 - WGMODE2~0 : 波形生成動作 (Waveform Generation Mode)

このビット領域は波形生成動作を選びます。

値	0 0 0	0 0 1	0 1 0	1 1 1	その他
名称	FREQ	NCOFP	NCOFDC	PWM8	-
説明	周波数	数値制御発振器パルス周波数	数値制御発振器固定デューティサイクル	8ビットPWM	(予約)

TCF_WGMODE_t型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_ModeSet(TCF_WGMODE_t mode)
{
    TCF0.CTRLB |= mode;
}
```

5. CMPレジスタ設定

式2を使い、増加値(Increment)は次のように計算することができます。

$$\text{Increment} = \frac{f_{\text{FRQ}}[\text{Hz}] \times 2^{\text{SIZE_CNT}} \times N}{\text{TCF}_{\text{clock}}[\text{Hz}]}$$

望む値を使い、次のようになります。

$$\text{Increment} = \frac{10 \times 16,777,216 \times 2 \times 1}{20,000,000} = 16.777216$$

結果は16進数で0x00000011です。

上の式は次の式に変換することができます。

```
#define TCF0_NCOFD_HZ_TO_INCREMENT(HZ, F_CLOCK, TCF0_PRESCALER) ((uint32_t)((float)(HZ) * 33554432.0 * (TCF0_PRESCALER)) / ((float)(F_CLOCK)) + 0.5)
```

計時器が開始される前にCMPが\$11の値で書かれます。

図4-7. CMPレジスタ

+\$14	CMP	7~0	CMP7~0							
+\$15		15~8	CMP15~8							
+\$16		23~16	CMP23~16							
+\$17		31~24								

CMPレジスタは2重緩衝されます。CMPレジスタが書かれる時毎に状態レジスタでCMP0BUSYビットが解除(0)されるのを繰り返しで待つことが推奨されます。

uint32_t型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_CompareSet(uint32_t value)
{
    while((TCF0.STATUS & TCF_CMP0BUSY_bm) != 0) {};
    TCF0.CMP = value;
}
```

CNTレジスタは2重緩衝されます。CNTレジスタが書かれる時毎に状態レジスタでCNTBUSYビットが解除(0)されるのを繰り返しで待つことが推奨されます。

uint32_t型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_CounterSet(uint32_t value)
{
    while((TCF0.STATUS & TCF_CNTBUSY_bm) != 0) {};
    TCF0.CNT0 = (uint8_t)value;
}
```

6. 計時器の開始と停止

図4-8. CTRLAレジスタ

ビット	7	6	5	4	3	2	1	0
	RUNSTDBY					PRESC2~0		ENABLE
アクセス種別	R/W	R	R	R	R/W	R/W	R/W	R/W
リセット値	0	0	0	0	0	0	0	0

CTRLAレジスタは2重緩衝されます。CTRLAレジスタが書かれる時毎に状態レジスタでCTRLAUSYビットが解除(0)されるのを繰り返しで待つことが推奨されます。

void型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_Start(void)
{
    while((TCF0.STATUS & TCF_CTRLABUSY_bm) != 0) {};
    TCF0.CTRLA |= TCF_ENABLE_bm;
}
```

void型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_Stop(void)
{
    while((TCF0.STATUS & TCF_CTRLABUSY_bm) != 0) {};
    TCF0.CTRLA &= ~TCF_ENABLE_bm;
}
```

TCFは以下の設定で初期化されます。

- 両出力を許可
- 周辺機能クロックを選択
- NCO固定デューティ サイクル動作を設定
- 1クロック周期の波形生成パルス長に設定
- 10Hzの周波数に設定
- 計時器を0から計時開始に設定

void型の引数を取り、voidを返す関数を作成してください。

```
void TCF0_Initialize(void)
{
    TCF0_OutputsSet(TCF_W00EN_bm | TCF_W01EN_bm);
    TCF0_ClockSet(TCF_CLKSEL_CLKPER_gc);
    TCF0_PrescalerSet(TCF_PRESC_DIV1_gc);
    TCF0_ModeSet(TCF_WGMODE_NCOFDC_gc);
    TCF0_CounterSet(0);
    TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(10, 20000000, 1));
}
```

util/delay.hヘッダファイルはF_CPU周波数を定義するのに必要とします。

```
#define F_CPU 20000000UL
#include <util/delay.h> /* util/delay.hヘッダファイルをインクルード */
```

void型の引数を取り、voidを返す関数を作成してください。周波数を変更するのにTCF0_CompareSet関数を使ってください。

```
void NCO_Fixed_DutyCycle_Demo(void)
{
    /* TCFを0から計数開始に構成設定 */
    TCF0_CounterSet(0);

    /* TCFを許可 */
    TCF0_Start();

    /* 600ms間遅延 */
    _delay_ms(600);

    /* CMPレジスタを100Hzの周波数に設定 */
    TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(100, 20000000, 1));

    /* 60ms間遅延 */
    _delay_ms(60);

    /* CMPレジスタを1kHzの周波数に設定 */
    TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(1000, 20000000, 1));

    /* 6ms間遅延 */
    _delay_ms(6);

    /* CMPレジスタを10kHzの周波数に設定 */
    TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(10000, 20000000, 1));

    /* 600µs間遅延 */
    _delay_us(600);

    /* CMPレジスタを100kHzの周波数に設定 */
    TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(100000, 20000000, 1));

    /* 60µs間遅延 */
    _delay_us(60);

    /* TCFを停止 */
    TCF0_Stop();

    /* CMPレジスタを10Hzの周波数に設定 */
    TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(10, 20000000, 1));
}
```


main関数はこのように見えます。

```
void main(void)
{
    CLOCK_Initialize();
    TCF0_Initialize();
    while(1)
    {
        NCO_Fixed_DutyCycle_Demo();
        _delay_ms(1000);
    }
}
```

MCC Melody実装

MPLABコード構成部、MCC Melody(MCC Classicは不支援)を使ってこのプロジェクトを生成するには次の手順に従ってください。

1. 新しいAVR16EB32用MPLAB® X IDEプロジェクトを作成してください。
2. ツールバーからMCCを開き、そこでMCCプラグイン インストールでのより多くの情報を見つけてください。
3. **MCC Content Manager**(MCC内容管理)ウィザードで**MCC Melody**を選び、その後に**Finish**をクリックしてください。
4. **Project Resources**(プロジェクト資源)から**System**(システム)へ行き、**CLKCTRL**窓をクリックし、前置分周器を禁止してください。
5. **Device Resources**(デバイス資源)から**Drivers**(ドライバ)へ行き、**Timer**(計時器)窓をクリックし、TCF単位部を追加し、その後に以下の構成設定を行ってください。
 - **Clock Divider**(クロック分周器): (既定で)**System clock**(システムクロック)、(分周器は1 - System clockです)。
 - **Waveform Generation Mode**(波形生成動作形態) : **NCO Fixed Duty-Cycle mode**(NCO固定デューティ サイクル動作)
 - **Requested Period[s]**(要求周期) : **0.1**
 - **Waveform Output n**(波形出力n) : 波形出力0と波形出力1に対する**Enable**(許可)列で枠をチェックしてください。
6. **Pin Grid View**(ピン格子表示)でPA0とPA1を選んでください。**Enable**(許可)列での枠と**Waveform Output n**(波形出力n)がチェックされていると、ピンも固定化されます。PORTを変更するには、**Pin Grid View**で別のPORTからピンをクリックしてください。
7. **Project Resources**(プロジェクト資源)ウィンドウで、指定したドライバと構成設定の全てをMCCが生成するように**Generate**(生成)鈕をクリックしてください。
8. 以下のように**main.c**ファイルを編集してください。

util/delay.hヘッダ ファイルをインクルードしてください。

```
#include <util/delay.h>
```

NCO_Fixed_DutyCycle_Demoと呼ばれる関数を作成してください。周波数を変更するのに**TCF0_NCO_CompareSet**関数を使ってください。

このコードは次のとおりです。

```
void NCO_Fixed_DutyCycle_Demo(void)
{
    /* TCFを0から計数開始に構成設定 */
    TCF0_CounterSet(0);

    /* TCFを許可 */
    TCF0_Start();

    /* 600ms間遅延 */
    _delay_ms(600);

    /* CMPレジスタを100Hzの周波数に設定 */
    TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(100, 20000000, 1));

    /* 60ms間遅延 */
    _delay_ms(60);

    /* CMPレジスタを1kHzの周波数に設定 */
    TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(1000, 20000000, 1));

    /* 6ms間遅延 */
    _delay_ms(6);
}
```

```

/* CMPレジスタを10kHzの周波数に設定 */
TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(10000, 20000000, 1));

/* 600µs間遅延 */
_delay_us(600);

/* CMPレジスタを100kHzの周波数に設定 */
TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(100000, 20000000, 1));

/* 60µs間遅延 */
_delay_us(60);

/* TCFを停止 */
TCF0_Stop();

/* CMPレジスタを10Hzの周波数に設定 */
TCF0_CompareSet(TCF0_NCOFD_HZ_TO_INCREMENT(10, 20000000, 1));
}

```

9. `main.c`ファイルはこのように見えます。

```

int main(void)
{
    SYSTEM_Initialize();

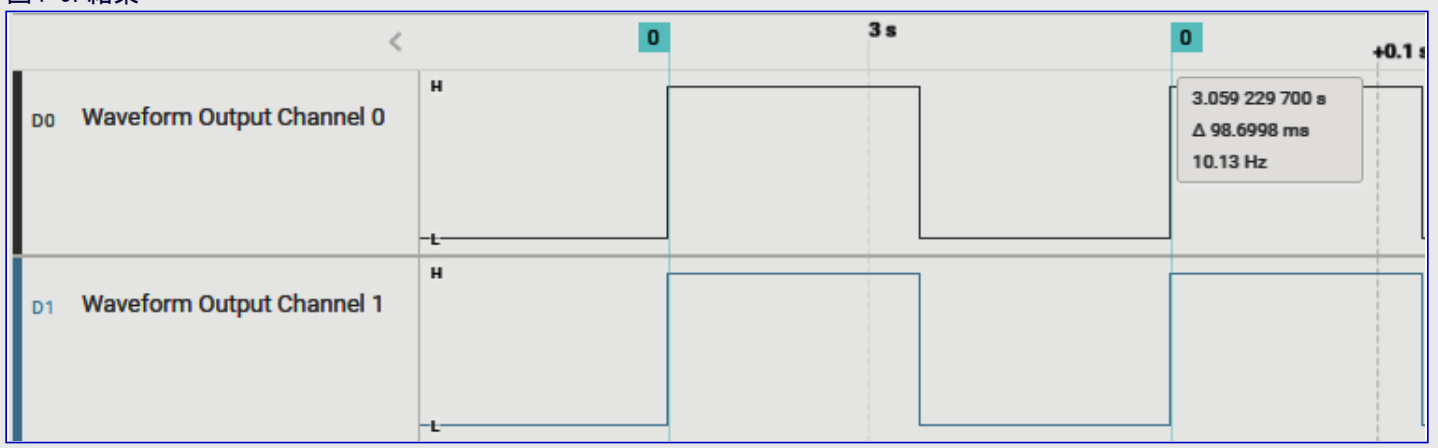
    while(1)
    {
        NCO_Fixed_DutyCycle_Demo();
        _delay_ms(1000);
    }
}

```

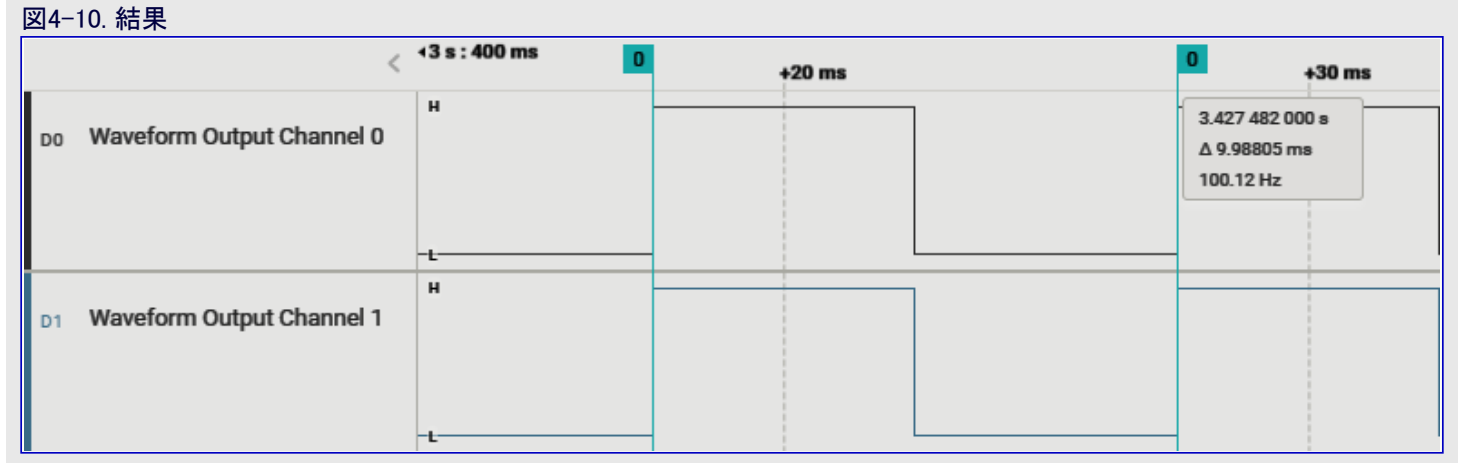
10. プロジェクトを書き込んで実行してください。

結果1: 10Hzの周波数と50%デューティ サイクルで2つの同じ信号が生成されます。

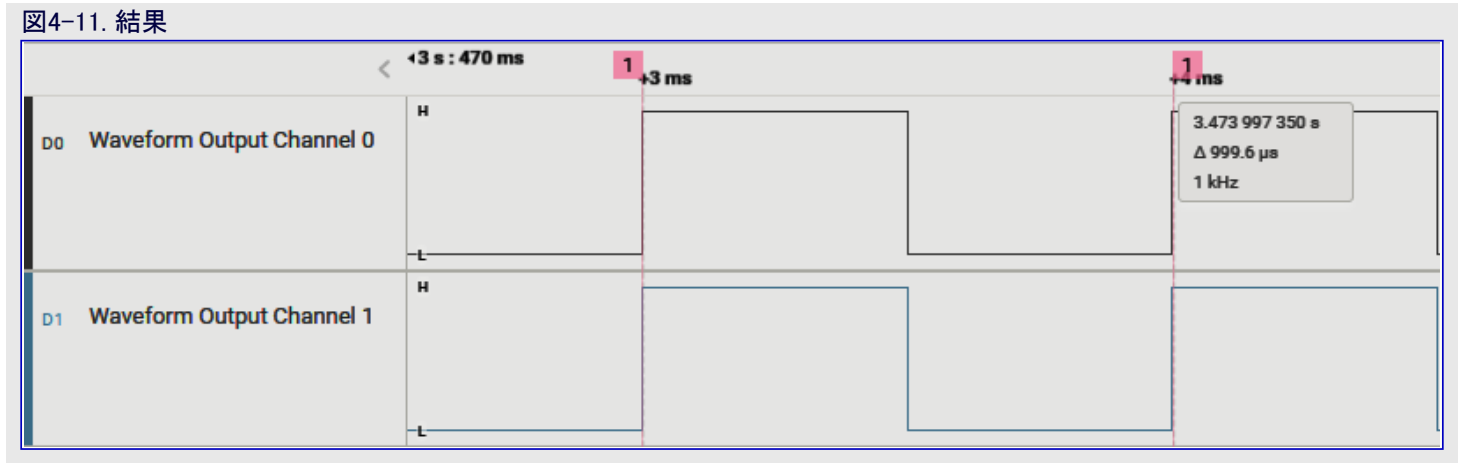
図4-9. 結果



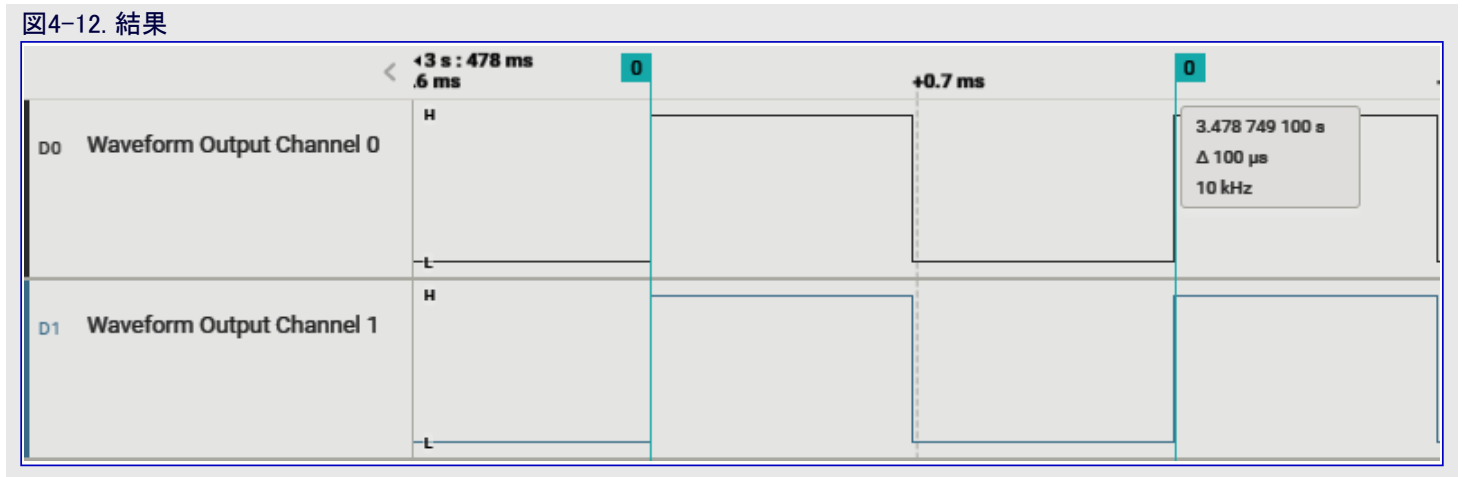
結果2: 100Hzの周波数と50%デューティ サイクルで2つの同じ信号が生成されます。



結果3: 1kHzの周波数と50%デューティ サイクルで2つの同じ信号が生成されます。

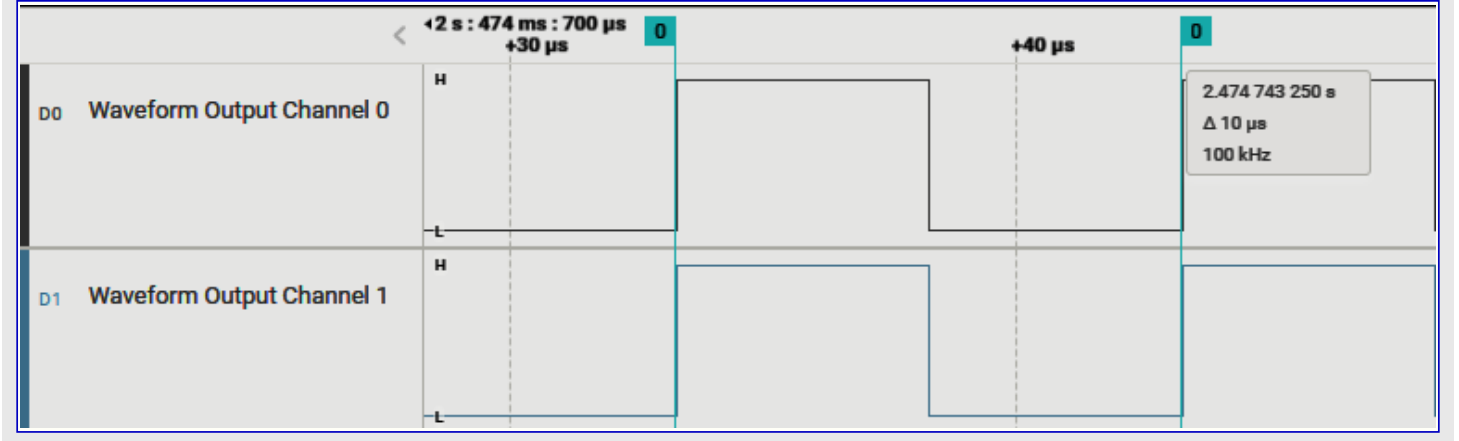


結果4: 10kHzの周波数と50%デューティ サイクルで2つの同じ信号が生成されます。



結果2: 100kHzの周波数と50%デューティ サイクルで2つの同じ信号が生成されます。

図4-13. 結果



MPLAB DISCOVERでコード例を見るにはクリックしてください。

5. 参照

TCF動作形態についてより多くの情報に関しては以下のリンクを使ってください。

これらのリンクは不正確です。これらはウェブページが一度実際に存在したら更新されなければなりません。

1. [AVR16EB32製品頁](#)
2. [AVR16EB32 Curiosity Nano評価キット](#)
3. [AVR16EB16/20/28/32 AVR® EB系統データシート](#)

6. 改訂履歴

文書改訂	日付	注釈
A	2023年10月	初版文書公開

Microchip情報

Microchipウェブ サイト

Microchipはwww.microchip.com/で当社のウェブ サイト経由でのオンライン支援を提供します。このウェブ サイトはお客様がファイルや情報を容易に利用可能にするのに使われます。利用可能な情報のいくつかは以下を含みます。

- **製品支援** – データシートと障害情報、応用記述と試供プログラム、設計資源、使用者の手引きとハードウェア支援資料、最新ソフトウェア配布と保管されたソフトウェア
- **一般的な技術支援** – 良くある質問(FAQ)、技術支援要求、オンライン検討グループ、Microchip設計協力課程会員一覧
- **Microchipの事業** – 製品選択器と注文の手引き、最新Microchip報道発表、セミナーとイベントの一覧、Microchip営業所の一覧、代理店と代表する工場

製品変更通知サービス

Microchipの製品変更通知サービスはMicrochip製品を最新に保つのに役立ちます。加入者は指定した製品系統や興味のある開発ツールに関連する変更、更新、改訂、障害情報がある場合に必ず電子メール通知を受け取ります。

登録するにはwww.microchip.com/pcnへ行って登録指示に従ってください。

お客様支援

Microchip製品の使用者は以下のいくつかのチャネルを通して支援を受け取ることができます。

- 代理店または販売会社
- 最寄りの営業所
- 組み込み解決技術者(ESE:Embedded Solutions Engineer)
- 技術支援

お客様は支援に関してこれらの代理店、販売会社、またはESEに連絡を取るべきです。最寄りの営業所もお客様の手助けに利用できます。営業所と位置の一覧はこの資料の後ろに含まれます。

技術支援はwww.microchip.com/supportでのウェブ サイトを通して利用できます。

Microchipデバイス コード保護機能

Microchip製品での以下のコード保護機能の詳細に注意してください。

- Microchip製品はそれら特定のMicrochipデータシートに含まれる仕様に合致します。
- Microchipは動作仕様内で意図した方法と通常条件下で使われる時に、その製品系統が安全であると考えます。
- Microchipはその知的所有権を尊重し、積極的に保護します。Microchip製品のコード保護機能を侵害する試みは固く禁じられ、デジタル ミレニアム著作権法に違反するかもしれません。
- Microchipや他のどの半導体製造業者もそのコードの安全を保証することはできません。コード保護は製品が”破ることができない”ことを当社が保証すると言うことを意味しません。コード保護は常に進化しています。Microchipは当社製品のコード保護機能を継続的に改善することを約束します。

法的通知

この刊行物と契約での情報は設計、試験、応用とのMicrochip製品の統合を含め、Microchip製品でだけ使えます。他の何れの方法でのこの情報の使用はこれらの条件に違反します。デバイス応用などに関する情報は皆さまの便宜のためにだけ提供され、更新によって取り換えられるかもしれません。皆さまの応用が皆さまの仕様に合致するのを保証するのは皆さまの責任です。追加支援については最寄りのMicrochip営業所にお問い合わせ頂くか、www.microchip.com/en-us/support/design-help/client-support-servicesで追加支援を得てください。

この情報はMicrochipによって「現状そのまま」で提供されます。Microchipは非侵害、商品性、特定目的に対する適合性の何れの黙示的保証やその条件、品質、性能に関する保証を含め、明示的にも黙示的にもその情報に関連して書面または表記された書面または黙示の如何なる表明や保証もしません。

如何なる場合においても、Microchipは情報またはその使用に関連するあらゆる種類の間接的、特別的、懲罰的、偶発的または結果的な損失、損害、費用または経費に対して責任を負わないものとします。法律で認められている最大限の範囲で、情報またはその使用に関連する全ての請求に対するMicrochipの全責任は、もしあれば、情報のためにMicrochipへ直接支払った料金を超えないものとします。生命維持や安全応用でのMicrochipデバイスの使用は完全に購入者の危険性で、購入者はそのような使用に起因する全ての損害、請求、訴訟、費用からMicrochipを擁護し、補償し、免責にすることに同意します。他に言及されない限り、Microchipのどの知的財産権下でも暗黙的または違う方法で許認可は譲渡されません。

商標

Microchipの名前とロゴ、Microchip、Adaptec、AVR、AVR、AVR Freaks、BesTime、BitCloud、CryptoMemory、CryptoRF、dsPIC、flexPWR、HELDO、IGLOO、JukeBlox、KeeLoq、Kleer、LANCheck、LinkMD、maXStylus、maXTouch、MediaLB、megaAVR、Microsemi、Microsemi、MOST、MOST、MPLAB、OptoLyzer、PIC、picoPower、PICSTART、PIC32、PolarFire、Prochip Designer、QTouch、SAM-BA、SenGenuity、SpyNIC、SST、SST、Super Flash、Symmetricom、SyncServer、Tachyon、TimeSource、tinyAVR、UNI/O、Vectron、XMEGAは米国と他の国に於けるMicrochip Technology Incorporatedの登録商標です。

AgileSwitch、ClockWorks、The Embedded Control Solutions Company、EtherSynch、Flashtec、Hyper Speed Control、HyperLight Load、IntelliMOS、Libero、motorBench、mTouch、Powermite 3、Precision Edge、ProASIC、ProASIC Plus、ProASIC Plus、Quiet-Wire、SmartFusion、SyncWorld、TimeCesium、TimeHub、TimePictra、TimeProvider、ZLは米国に於けるMicrochip Technology Incorporatedの登録商標です。

Adjacent Key Suppression、AKS、Analog-for-the-Digital Age、Any Capacitor、AnyIn、AnyOut、Augmented Switching、BlueSky、BodyCom、Clockstudio、CodeGuard、CryptoAuthentication、CryptoAutomotive、CryptoCompanion、CryptoController、dsPICDEM、dsPICDEM.net、Dynamic Average Matching、DAM、ECAN、Espresso T1S、EtherGREEN、EyeOpen、GridTime、IdealBridge、IGaT、In-Circuit Serial Programming、ICSP、INICnet、Intelligent Paralleling、IntelliMOS、Inter-Chip Connectivity、JitterBlocker、Knob-on-Display、MarginLink、maxCrypto、maxView、memBrain、Mindi、MiWi、MPASM、MPF、MPLAB Certified、MPLIB、MPLINK、mSiC、MultiTRAK、NetDetach、Omniscient Code Generation、PICDEM、PICDEM.net、PICKit、PICtail、Power MOS IV、Power MOS 7、PowerSmart、PureSilicon、QMatrix、REAL ICE、Ripple Blocker、RTAX、RTG4、SAM-ICE、Serial Quad I/O、simpleMAP、SimpliPHY、SmartBuffer、SmartHLS、SMART-I.S.、storClad、SQI、SuperSwitcher、SuperSwitcher II、Switchtec、SynchroPHY、Total Endurance、Trusted Time、TSHARC、Turing、USBCheck、VariSense、Vector Blox、VeriPHY、ViewSpan、WiperLock、XpressConnect、ZENAは米国と他の国に於けるMicrochip Technology Incorporatedの商標です。

SQTPは米国に於けるMicrochip Technology Incorporatedの役務標章です。

Adaptec、Frequency on Demand、Silicon Storage Technology、Symmcomは他の国に於けるMicrochip Technology Inc.の登録商標です。

GestICは他の国に於けるMicrochip Technology Inc.の子会社であるMicrochip Technology Germany II GmbH & Co. KGの登録商標です。

ここで言及した以外の全ての商標はそれら各々の会社の所有物です。

© 2023年、Microchip Technology Incorporatedとその子会社、不許複製

品質管理システム

Microchipの品質管理システムに関する情報についてはwww.microchip.com/qualityを訪ねてください。

日本語© HERO 2024.

本技術概説はMicrochipのTB3341技術概説(DS90003341A-2023年10月)の翻訳日本語版です。日本語では不自然となる重複する形容表現は省略されている場合があります。日本語では難解となる表現は大幅に意識されている部分もあります。必要に応じて一部加筆されています。頁割の変更により、原本より頁数が少なくなっています。

必要と思われる部分には()内に英語表記や略称などを残す形で表記しています。

青字の部分はリンクとなっています。一般的に赤字の0,1は論理0,1を表します。その他の赤字は重要な部分を表します。

世界的な販売とサービス

米国	亜細亜/太平洋	亜細亜/太平洋	欧州
本社 2355 West Chandler Blvd. Chandler, AZ 85224-6199 Tel: 480-792-7200 Fax: 480-792-7277 技術支援: www.microchip.com/support ウェブアドレス: www.microchip.com	オーストラリア - シドニー Tel: 61-2-9868-6733 中国 - 北京 Tel: 86-10-8569-7000 中国 - 成都 Tel: 86-28-8665-5511 中国 - 重慶 Tel: 86-23-8980-9588 中国 - 東莞 Tel: 86-769-8702-9880 中国 - 広州 Tel: 86-20-8755-8029 中国 - 杭州 Tel: 86-571-8792-8115 中国 - 香港特别行政区 Tel: 852-2943-5100 中国 - 南京 Tel: 86-25-8473-2460 中国 - 青島 Tel: 86-532-8502-7355 中国 - 上海 Tel: 86-21-3326-8000 中国 - 瀋陽 Tel: 86-24-2334-2829 中国 - 深圳 Tel: 86-755-8864-2200 中国 - 蘇州 Tel: 86-186-6233-1526 中国 - 武漢 Tel: 86-27-5980-5300 中国 - 西安 Tel: 86-29-8833-7252 中国 - 廈門 Tel: 86-592-2388138 中国 - 珠海 Tel: 86-756-3210040	インド - ハンガロール Tel: 91-80-3090-4444 インド - ニューデリー Tel: 91-11-4160-8631 インド - プネー Tel: 91-20-4121-0141 日本 - 大阪 Tel: 81-6-6152-7160 日本 - 東京 Tel: 81-3-6880-3770 韓国 - 大邱 Tel: 82-53-744-4301 韓国 - ソウル Tel: 82-2-554-7200 マレーシア - クアラルンプール Tel: 60-3-7651-7906 マレーシア - ペナン Tel: 60-4-227-8870 フィリピン - マニラ Tel: 63-2-634-9065 シンガポール Tel: 65-6334-8870 台湾 - 新竹 Tel: 886-3-577-8366 台湾 - 高雄 Tel: 886-7-213-7830 台湾 - 台北 Tel: 886-2-2508-8600 タイ - バンコク Tel: 66-2-694-1351 ベトナム - ホーチミン Tel: 84-28-5448-2100	オーストラリア - ウェルズ Tel: 43-7242-2244-39 Fax: 43-7242-2244-393 デンマーク - コペンハーゲン Tel: 45-4485-5910 Fax: 45-4485-2829 フィンランド - エスポー Tel: 358-9-4520-820 フランス - パリ Tel: 33-1-69-53-63-20 Fax: 33-1-69-30-90-79 ドイツ - ガルピング Tel: 49-8931-9700 ドイツ - ハーン Tel: 49-2129-3766400 ドイツ - ハイムブロン Tel: 49-7131-72400 ドイツ - カールスルーエ Tel: 49-721-625370 ドイツ - ミュンヘン Tel: 49-89-627-144-0 Fax: 49-89-627-144-44 ドイツ - ローゼンハイム Tel: 49-8031-354-560 イスラエル - ラーナナ Tel: 972-9-744-7705 イタリア - ミラノ Tel: 39-0331-742611 Fax: 39-0331-466781 イタリア - ハットバ Tel: 39-049-7625286 オランダ - テルネン Tel: 31-416-690399 Fax: 31-416-690340 ノルウェー - トロンハイム Tel: 47-72884388 ポーランド - ワルシャワ Tel: 48-22-3325737 ルーマニア - ブカレスト Tel: 40-21-407-87-50 スペイン - マドリード Tel: 34-91-708-08-90 Fax: 34-91-708-08-91 スウェーデン - イェテボリ Tel: 46-31-704-60-40 スウェーデン - ストックホルム Tel: 46-8-5090-4654 イギリス - ウォーキングム Tel: 44-118-921-5800 Fax: 44-118-921-5820
アトランタ Duluth, GA Tel: 678-957-9614 Fax: 678-957-1455 オースチン TX Tel: 512-257-3370 ホストン Westborough, MA Tel: 774-760-0087 Fax: 774-760-0088 シカゴ Itasca, IL Tel: 630-285-0071 Fax: 630-285-0075 ダラス Addison, TX Tel: 972-818-7423 Fax: 972-818-2924 デトロイト Novi, MI Tel: 248-848-4000 ヒューストン TX Tel: 281-894-5983 インディアナポリス Noblesville, IN Tel: 317-773-8323 Fax: 317-773-5453 Tel: 317-536-2380 ロサンゼルス Mission Viejo, CA Tel: 949-462-9523 Fax: 949-462-9608 Tel: 951-273-7800 ローリー NC Tel: 919-844-7510 ニューヨーク NY Tel: 631-435-6000 サンホセ CA Tel: 408-735-9110 Tel: 408-436-4270 カナダ - トロント Tel: 905-695-1980 Fax: 905-695-2078			