

# **Atmel Studio 7**

# Atmel Studio 7とでの開始に際して

本書は一般の方々の便宜のため有志により作成されたもので、Microchip社とは無関係であることを御承知ください。しおりの[はじめに]での内容にご注意ください。

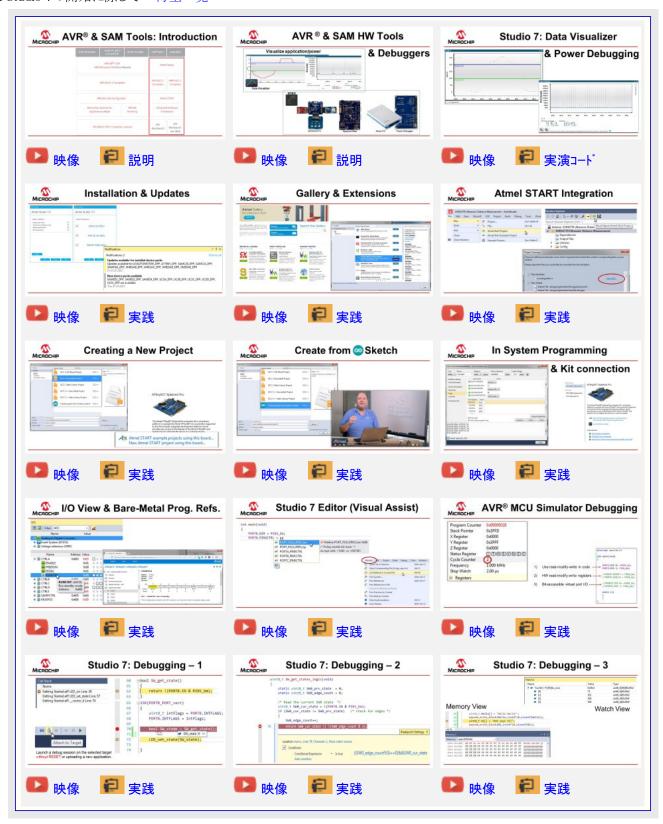
© 2018 Microchip Technology Inc. 使用者の手引き DS50002712A/J1 - 1頁

# 目次

1. 開始に際して・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	3
1.1. AVR®とSAMの開発ツール概要・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	
	C
1.2. AVR®とSAMのハート・ウェア ツールとテ・バッカ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	0
1.3. データ可視器とPowerデバッガ実演・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	•• 7
1.4. インストールと更新 ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	•• 9
1.5. Microchip陳列室とStudio拡張・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	• 11
1.6. Atmel START統合 ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	• 12
1.7. 新規プロジェクト作成 ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	<b>1</b> 5
1.8. Arduinoスケッチから作成・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	• 18
1.9. 実装書き込みとも外接続・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	<b>-</b> 18
1.10. I/O表示部と他の空からのプログラミング参考資料・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	• 22
1.11. エディタ: コードの記述と整理 (Visual Assist)・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	• 31
1.12. AVRシミュレータ デバッグ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	• 38
1.13. デバッグ1: 中断点、段階実行、呼び出しスタック ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	• 12
1.14. デバッグ2: 条件付きと活動付きの中断点・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	- 10
1.14. / バッ// 2. 木   下口でとは到りでの中側は ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	- <del>1</del> 0
1.15. デバッグ3: I/O表示部、メモリ表示部、監視・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	. 54
2. 改訂復歷:	59
/licrochipウェブ サイト ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	60
お客様への変更通知サービス ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	60
S客様への変更通知サービス・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	60
Microchipデバイス コード保護機能 ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	60
土的运行。	. 60
去的通知 ····································	00
)NVによって認証された品質管理システム・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	
サ 目 めか 15 声 トサービス ・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	. 69

# 1. 開始に際して

Atmel Studio 7の開始に際して - 再生一覧



このAtmel Studio 7用訓練開始はIDEの全ての主な機能を通してあなたを導きます。これは実践を伴う一群の映像として設計されています。各項はその項を網羅する映像で始まります。

#### 事前要件

練習の多くはエディタとシミュレータを用いることによって完了することができますが、全てを網羅するために以下が推奨されます。 ハート・ウェア要件:

- · ATtiny817 Xplained Pro
- ・標準A-マイクロB USBケーフブル

#### ソフトウェア要件:

- · Atmel Studio 7.0
- avr-gccツールチェーン
- ・tineyAVR®デバイス用最新部品パック

使うAtmel Studio 7.0プラグイン

- ・Atmwl START 1.0.113.0またはそれ以降
- ・ データ可視器(Data Visualizer)拡張2.14.709またはそれ以降

#### アイコン鍵識別子

以下のアイコンはこの資料内で各種仕事区分を識別するのと複雑さを減らすのに使われます。



情報: 特定の話題について文脈上の情報を伝えます。



助言: 有用な助言と技法を強調します。



すべきこと: 完了されるべき目標を強調します。



結果: 課題段階の予期される結果を強調します。

⚠警告

重要な情報を示します。

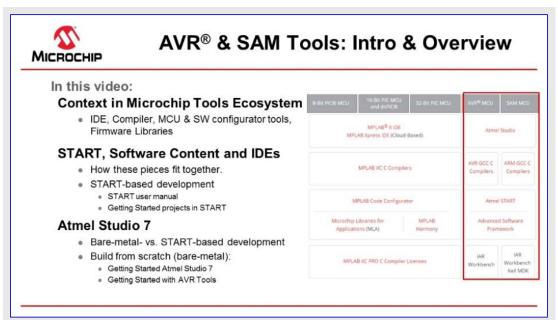


実行: 必要な時に目的対象から実行されるべき活動を強調します。

# 1.1. AVR®とSAMの開発ツール概要

本項はAVR®とSAMのツール体系内の個々の概要とそれらが互いにどう関連するかを与えます。

開始に際しての話題

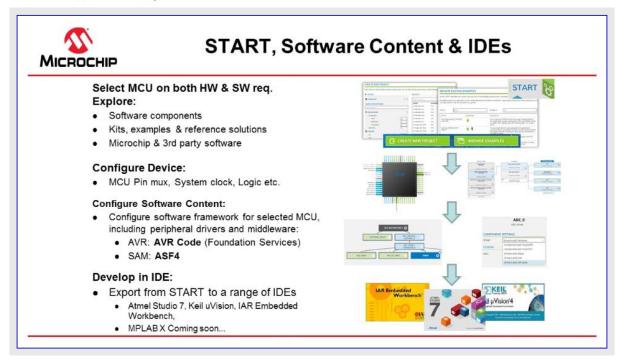


映像: AVRとSAMのツール体系概要

Atmel STARTは様々なソフトウェア枠組みに対するウェブに基づくソフトウェア構成設定ツールで、これはMCU開発開始を手助けします。新規プロジェクトまたは例プロジェクトのどちらかからの開始でも、Atmel STARTは便利で最適化した規則で、(ASF4とFoundation Servicesから)あなたの組み込み応用を仕立てるためのドライバやミドルウェア(中間ソフトウェア)のようなソフトウェア部品を選んで構成設定することを許します。一旦最適化されたソフトウェア構成設定が行われると、生成されたコードプロジェクトをダウンロードしてAtmel Studio 7、IAR embedded Workbench®、 $Keil^{8}$ 、 $\mu$ Vsionを含み、あなたの選ぶIDEでそれを開くか、または単にmakefileを生成することができます。

Atmel STARTは以下を許します。

- ・ソフトウェアとハードウェアの両要件に基づくMCU選択を助けます。
- ・あなたの基板用の例を探して開発します。
- ・トライバ、ミトブルウェア、例プロジェクトを構成設定します。
- ・有効なPINMUX配置の構成設定を助けます。
- ・システムクロック設定を構成設定します。



高度なソフトウェア枠組み(ASF:Advanced Software Framework)はお客様の設計時間を減らすために専門家によっては開発された検証済みのトゥイハ・とコート、単位部の豊富な組を提供します。これはトライハ・と高価値のミトルウェアを通してハート・ウェアに対する抽象化を提供することによってマイクロコントローラの使用を簡単化します。ASFは評価、試作、製造段階に使われるように設計された無料の開放ソースコート・ライブ・ラリです。

SAM製品部門を支援するASF4はASFの第4主要世代です。Cはメモリ量、コード性能を改善するだけでなく、Atmel STARTウェブ使用者 インターフェースとも良く調和するように、枠組み全体の完全な再設計と再実装となります。ASF4はAtmel STARTと共に使われなければならず、これはASF2と3のASFウィザードを置き換えます。

AVR製品部門を支援するFoundation Servicesは8ビットと16ビットのPIC MCUを支援する創設サービスと等価なAVR 8ビットMCU用の簡単なファームウェア枠組みです。AVR Codeはコード量とコード速度だけでなく、コードの簡潔性と信頼性に対しても最適化されています。Found ation ServicesはAtmel STARTによって構成設定されます。

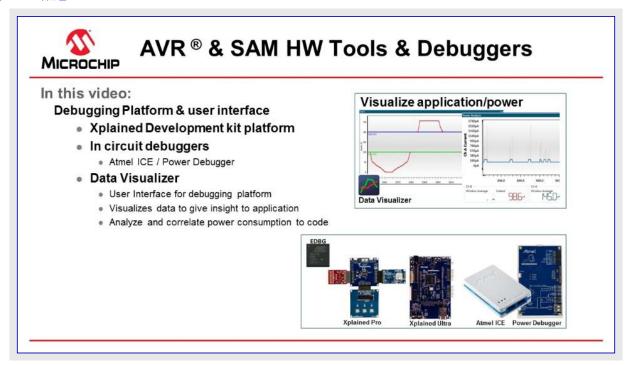
統合開発環境(IDE:Integrated Development Environment)はAtmel STARTで構成設定されてエクスポートされたドライバとミドルウェアのようなソフトウェア部品に基づく応用の開発(または例応用の更なる開発)に使われます。

Atmel Studio 7は全てのAVRとSAMのマイクロコントローラ応用を開発してデバックするための統合開発基盤(IDP:Integrated Development Platform)です。Atmel Studio 7 IDPはC/C++またはアセンブリ言語のコートで書かれた応用を書いて構築してデバッグするための継ぎ目がなく使い易い環境を与えます。それはAVRとSAMのデバイスを支援するデバッガ、書き込み器、開発キットに対しても継ぎ目なく繋げます。Atmel STARTとAtmel Studio 7間の開発体験は最適化されています。Atmel Studio 7でのAtmel STARTに基づくプロジェクトの反復的な開発は再構成設定と機能併合を通して支援されます。

# 1.2. AVR®とSAMのハート・ウェア ツールとティハ・ッカ・

本項はAVR®とSAM MCU用のハードウェア ツール体系を記述します。

開始に際しての話題



#### 映像: AVR & SAMハート・ウェア ツール & デ・バッカ

# データ可視器 (Data Visualizer)

データ可視器はデータを処理して可視化するためのプログラムです。データ可視器は組み込みデバッカ、データ中継器インターフェース(DGI:Data Gateway Interface)とCOMポートのような様々な供給元からデータを受け取る能力があります。支援される探針や基板と共に使われると、端末や図表を用いて応用の走行時の追跡したり、コート、実行と電力消費の相関を通して応用の電力諸費を分析します。走行時のコートの動きの完全な制御を持つことは決して容易ではありません。

独立型とAtmel Studio 7用プラグインの両版が下のリンクのウェブサイトで入手可能です。

ウェブサイト: データ可視器

#### Atmel-ICE

Atmel-ICEはUPDI、JTAG、PDI、デバックWIRE、aWire、TPI、SPI目的対象インターフェースを用いるAVRマイクロコントローラとJTAGまたはSWD目的対象インターフェースを用いるARM® Cortex®-Mに基づくSAMマイクロコントローラのプログラミンク・とデバック・用の強力な開発ツールです。

Ateml-ICEはARM Cortex-Mに基づくSAMとチップ上デバッグ能力を持つAVRマイクロコントローラをプログラミングしてデバッグするための強力な開発ツールです。

ウェフ サイト: Atmel-ICE

## Powerデバッカ

Powerデバッカ はUPDI、JTAG、PDI、デバック WIRE、aWire、TPI、SPI目的対象インターフェースを用いるAVRマイクロコントローラとJTAGまたは SW D目的対象インターフェースを用いるARM Cortex-Mに基づくSAMマイクロコントローラのプログラミング とデバッグ 用の強力な開発ツールです。 加えて、Powerデバッカ は設計の電力消費を測定して最適化するための2つの独立した電流感知チャネルを持ちます。

PowerディッカーはCDC仮想COMポートだけでなく、SPI、UASRT、TWI、GPIO供給元からホストコンピュータへ応用データを流すためのデータ中継器インターフェースも含みます。

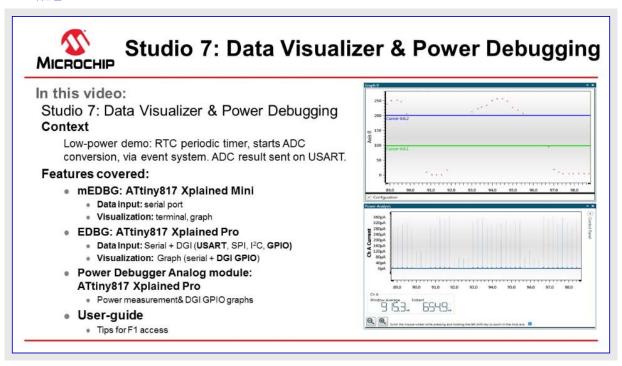
Powerデバッカ はAtmel Studio 7.0またはそれ以降、または一般的なCMSIS-DAP部に接続する能力がある他の前処理ソフトウェアと共に動くCMSIS-DAP互換デバッカ です。Powerデバッカ は実時間分析のために電力測定と応用デバック のデータをデータ 可視器に流します。より多くの情報についてはオンライン使用者の手引きを訪ねてください。

ウェブサイト: Powerディッカ

# 1.3. データ可視器とPowerデバッが実演

本項はPowerデバッカを含みデータ可視器を用いる実演を示します。

開始に際しての話題



#### 映像: データ可視器とPowerデバッカ 実演

```
* Power_Demo_ADC_SleepWalking.c
* デバイス/基板: ATtiny817 Xplained Pro
* 作成: 2017年8月6日 PM 3:15:21
#include <avr/io.h>
#include <avr/interrupt.h>
#include <avr/sleep.h>
#define F_CPU (20E6/2)
void sys_init(void)
    _PROTECTED_WRITE(CLKCTRL.MCLKCTRLB, CLKCTRL_PEN_bm | CLKCTRL_PDIV_2X_gc);
void rtc_pit_init(void)
    RTC. CLKSEL = RTC_CLKSEL_INT1K_gc;
    RTC. PITCTRLA = RTC_PITEN_bm | RTC_PERIOD_CYC256_gc;
// picoPower 4: 事象システム 対 IRQ。 IRQを不使用との比較
void evsys_init(void)
    EVSYS. ASYNCCH3 = EVSYS_ASYNCCH3_PIT_DIV128_gc;
    EVSYS. ASYNCUSER1 = EVSYS_ASYNCUSER1_ASYNCCH3_gc;
// picoPower 3: 自身の採取、例えば窓動作を評価(起き上がり時間をかなり短縮)
void adc_init(void)
```

```
ADCO. CTRLC = ADC_PRESC_DIV8_gc | ADC_REFSEL_VDDREF_gc;
    ADCO. CTRLA = ADC_ENABLE_bm | ADC_RESSEL_8BIT_gc;
    ADCO. MUXPOS = ADC_MUXPOS_AIN6_gc;
                                      // picoPower 1: 故に休止で走行可
    ADCO. CTRLA = ADC_RUNSTBY_bm;
    ADCO. CTRLE = ADC_WINCM_OUTSIDE_gc;
                                        // picoPower 3: 故に自身の採取を評価可
    ADCO. INTCTRL = ADC_WCMP_bm;
    ADCO. WINHT = 200;
    ADCO. WINLT = 100;
    ADCO. EVCTRL = ADC_STARTEI_bm;
                                  // picoPower 4: 故に事象は変換を起動可
uint8_t adc_get_result(void)
    return ADCO. RESL;
// picoPower 5: 素早く送出、その後休止に戻る: compare 9600,115200,1250000のボーレートを比較
// 1バイトだけ送出に注意
#define BAUD_RATE 57600
void usart_init()
    USARTO. CTRLB = USART_TXEN_bm;
    USARTO. BAUD = (F_CPU * 64.0) / (BAUD_RATE * 16.0);
void usart_put_c(uint8_t c)
    VPORTB. DIR |= PIN2_bm | PIN6_bm;
                                     // picoPower 2b: 下の送信禁止をご覧ください。
    USARTO. STATUS = USART_TXCIF_bm;
    VPORTB. OUT |= PIN6_bm;
    USARTO. TXDATAL = c;
    while(!(USARTO.STATUS & USART_TXCIF_bm));
    VPORTB. OUT &= ~PIN6_bm;
    VPORTB. DIR &= ~PIN2_bm | PIN6_bm; // picoPower 2b: 送信間でTxピン禁止
// picoPower 2: 未使用GPIO禁止 (比較: なし、PORT_ISC_INPUT_DISABLE_gc、PORT_PULLUPEN_bp)
void io_init(void)
    for (uint8_t pin=0; pin < 8; pin++)</pre>
          (&PORTA. PINOCTRL) [pin] = PORT_ISC_INPUT_DISABLE_gc;
          (&PORTB. PINOCTRL) [pin] = PORT_ISC_INPUT_DISABLE_gc;
          (&PORTC.PINOCTRL) [pin] = PORT_ISC_INPUT_DISABLE_gc;
int main(void)
    sys_init();
    rtc_pit_init();
    evsys_init();
    adc_init();
    io_init();
    usart_init();
    VPORTB. DIR |= PIN6_bm;
```

```
VPORTB. OUT &= ~PIN6_bm;
sei();

// picoPower 1: 休止へ行く。休止なし、アイドル、スタンハ'イと比較
set_sleep_mode(SLEEP_MODE_STANDBY);

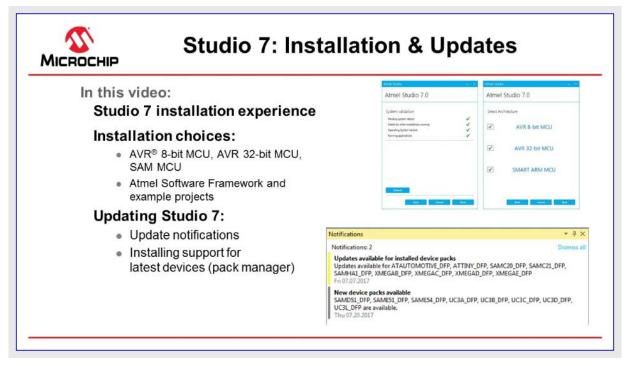
while (1)
{
    sleep_mode();
}
}

ISR(ADCO_WCOMP_vect) // picoPower 3: 関連採取の場合にだけ呼ばれます。
{
    ADCO. INTFLAGS = ADC_WCMP_bm;
    usart_put_c(adc_get_result());
}
```

# 1.4. インストールと更新

本項はAtmel Studio 7インストール、Atmel Studioやプラケインに対する更新インストールだけでなく、新デバイスに対する支援追加の手順を記述します。

開始に際しての話題



#### 映像: インストールと更新

# 1.4.1. インストール

# 支援オペレーティングシステム

- ・Windows 7 SP1またはそれ以降
- ・Windows Server 2008 R2 SP1またはそれ以降
- Windows 8/8.1
- · Windows Server 2012 Windows Server 2012 R2
- Windows 10

# 支援基本構造

- 32ビット(x86)
- 64t y (x64)

#### ハート・ウェア要件

- ・1.6GHzまたはより速いプロセッサを持つコンピュータ
- RAM
  - x86に対して1Gバイト
  - x64に対して2Gバイト
  - 仮想マシンで走行する場合、追加の512MバイトRAM
- ・6Gバイトの利用可能なハード ディスク空間

#### ダウンロート、とインストール

- ・最新のAtmel Studioインストーラーをダウンロートしてください。: Atmel Studion 7
  - ウェブ インストーラは(<10Mハイトの)小さなファイルで、必要とされる時に指定される部分をダウンロードします。
  - オフライン インストーラは組み込まれた全ての部分を持ちます。
- Atmel StudioはAtmel StudioとAVR Studioの旧版と並走することができます。以前の版のアンインストールは不要です。
- 「システム要件」項でハードウェアとソフトウェアの必要条件を確認してください。
- ・ローカル管理者権限を持つことを確実にしてください。
- ・開始する前に全ての作業を保存してください。インストールは必要とされる場合に再始動を指示するかもしれません。
- ・全てのAtmel USB/シリアル ハートウェア装置を切断してください。
- ・ インストーラ(実行可能ファイル)をダブル クリックしてインストール ウィザート に従ってください。
- ・一旦終了すると、インストーラはStart Atmel Studio after completion(完了後にAtmel Studio開始)の任意選択を表示します。Openを選んだ場合、インストーラが管理者または昇格された権限のどちらかとして開始されたため、その後にAtmel Studioが管理者権限で開始することに注意してください。
- ・ Atmel Studioに於いてタイトル バーの迅速起動領域傍で更新通知(旗のシンボル)を見るかもしれません。ここでは更新された構成部分 やデバイスの支援を選んでインストールすることができます。

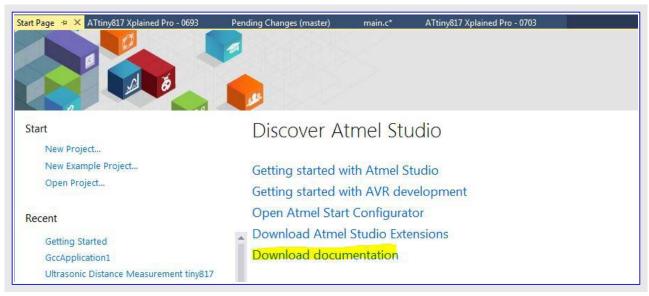
# 1.4.2. オフライン資料のダウンロード

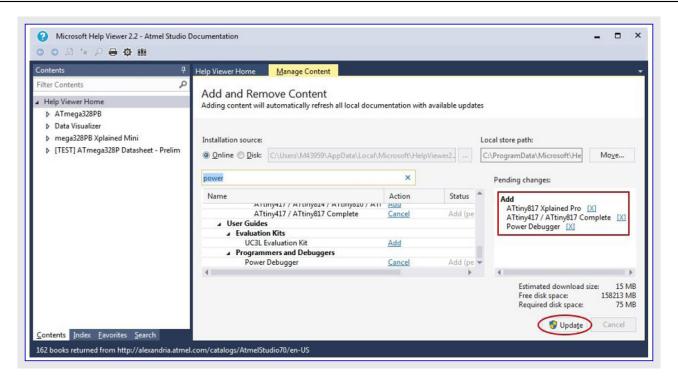
オフラインで作業したい場合、Atmel Studio 7用のオフライン資料を使うのがお勧めです。これを行うにはAtmel Studio 7のStart Page(開始頁)からDownload documentation(資料ダウンロード)をクリックしてください。手助け表示部がポップアップすると、最初にOnline(オンライン)釦をクリックし、(利用可能な資料が表示されるまで待って)data sheets(データシート)、user manuals(使用者

手引書)、application notes(応用記述)のような興味のある資料を探してください。

下の例ではPower Debugger user manual(Powerデバッカ)使用者手引書)、ATtiny817 Xplained Pro user manual(ATtiny817 Xplained Pro使用者手引書)だけでなく、ATtiny817 Complete data sh eet(ATtiny817完全データシート)もダウンロート、するために選んでいます。その後のUpdate(更新)のクリックがダウンロート、を開始します。



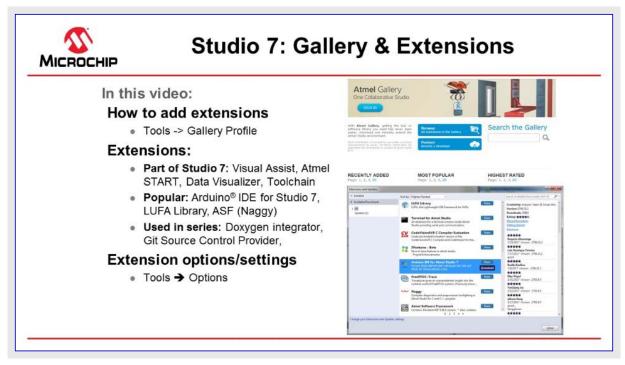




# 1.5. Microchip陳列室とStudio拡張

本項はMicrochip陳列室(gallery)を通してAtmel Studioがどう拡張されて更新されるかを記述します。最も有用で人気のある拡張のいくつかが記述されます。

開始に際しての話題



映像: 陳列室、Atmel Studio拡張、更新

拡張追加

含まれた拡張

人気の拡張

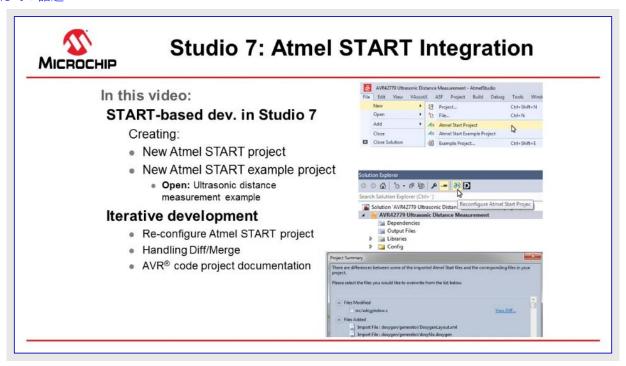
一連で使われる拡張

拡張任意設定/設定

# 1.6. Atmel START統合

Atmel STARTとAtmel Studio 7間での開発経験は最適化されています。本項はre-configure(再構成設定)とmerge(結合)の機能を通して、Atmel Studio 7でSTARTに基づくプロジェクトの反復的な開発手順を実演します。

開始に際しての話題

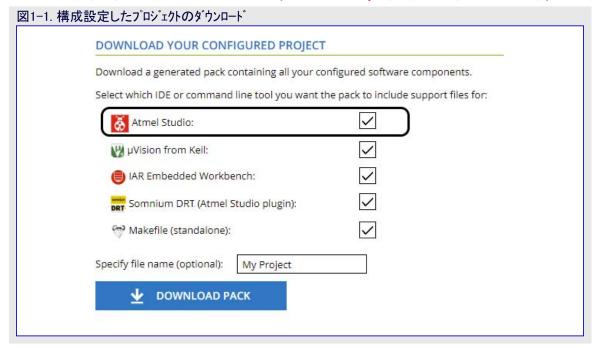


#### 映像: Atmel START統合



すべきこと: Atmel STARTからプロジェクトをエクスポートします。

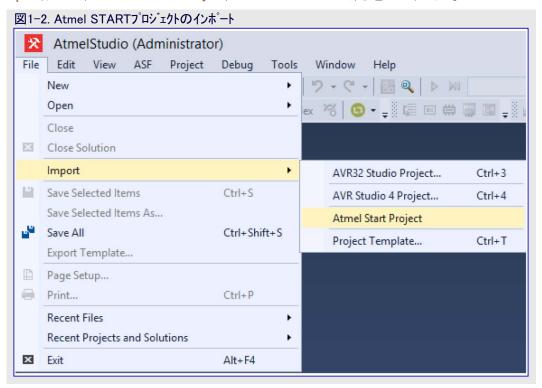
- 1. Atmel STARTウェブサイトで新しいプロジェクト(例または基板)を作成してください。
- 2. Export Software Component(ソフトウェア構成部品エクスポート)釦をクリックしてください。 Atmel Studioチェック枠がチェックされていることを確実にしてください。
- 3. DOWNLOAD PACK(一括ダウンロード)上でクリックしてください。atmelstart.atzip一括ファイルがダウンロードされます。



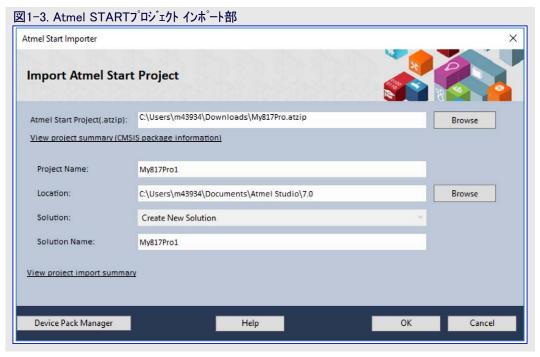


すべきこと: Atmel STARTの出力をAtmel Studioにインポートします。

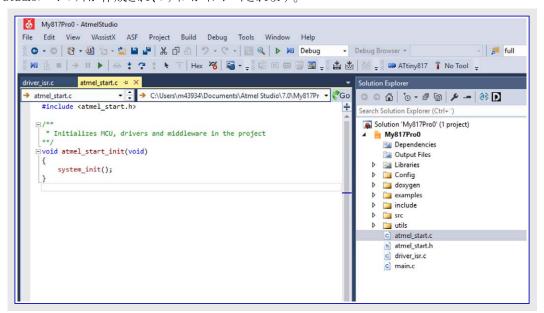
- 4. Atmel Studioを起動してください。
- 5. File(ファイル)⇒Import(インホート)⇒Atmel START Project(Atmel STARTプロジェクト)を選んでください。



- 6. ダウンロードしたatmelstart.atzipファイルを探して選んでください。
- 7. Atmel STARTインポート ダイアログボックスが開きます。Project Name(プロジェクト名)、Location(場所)、Solution Name(解決策名)として プロジェクトの詳細を入力してください。



8. 新しいAtmel Studioプロジェクトが作成され、ファイルがインポートされます。





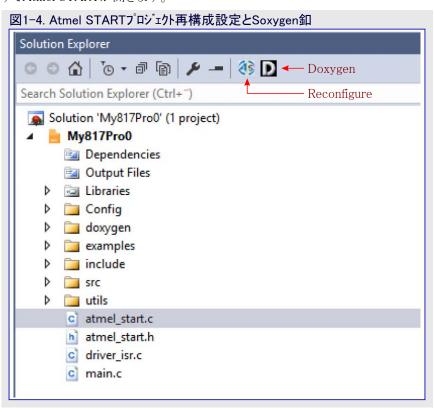
すべきこと: Atmel STARTの出力をAtmel Studioにインポートします。

- 9. いくつかのプロジェクトはDoxygen用に形式化された資料を含みます。
  - **注**: Doxygenはhttp://doxygen.orgからダウンロードされてインストールされなければなりません。Doxygen実行形式物の場所を示すようにAtmel Studioを構成設定することを尋ねられるでしょう。
- 10. 資料を生成するにはDoxyegn釦をクリックしてください。Doxygenが走行して生成された資料が新しいウィンドウで開きます。



すべきこと: Atmel STARTを用いてプロジェクトを再構成設定します。

- 11. Reconfigure(再構成設定)釦をクリックするか、またはSokution Explorer内のプジェクト節点上を右クリックし、そのメニューからReconfigure Atmel START Project(Atmel STARTプロジェクトを再構成設定)を選んでください。
- 12. Atmel Studio内のウィントウでAtmel STARTが開きます。

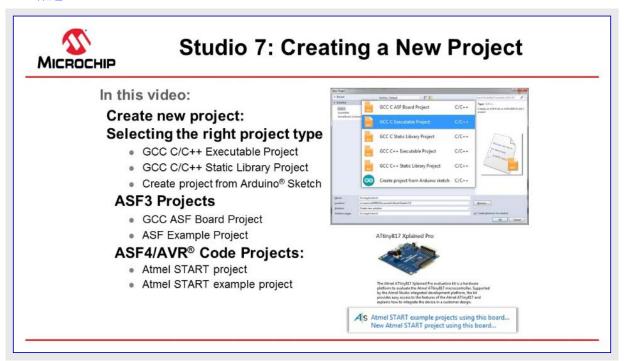


13. プロシェクトに対して必要な変更を行ってください。 Atmel STARTウィンドウの下部でGENERATE PROJECT(プロシェクト生成)釦をクリックしてください。

# 1.7. 新規プロジェクト作成

本項は新しいAtmel Studioプロジェかを作成する手順を概説します。

開始に際しての話題

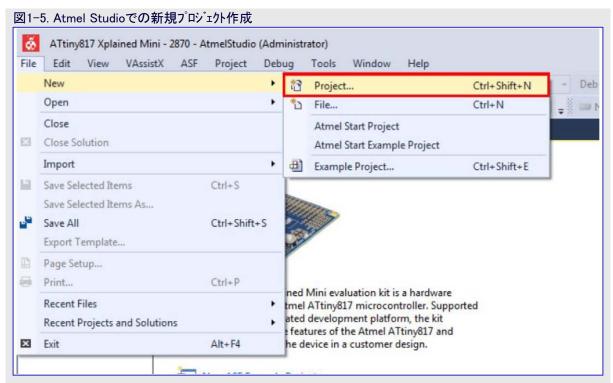


# 映像: 新規プロジェクト作成

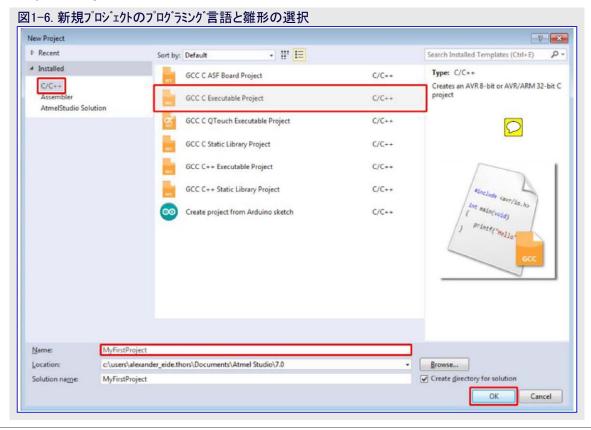


すべきこと: AVR ATtiny817デバイス用の新しい空GCC C実行可能プロジェクトを作成します。

- 1. Atmel Studioを開いてください。
- 2. Atmel Studioに於いて、図1-5.で描かれたようにFile(ファイル)⇒New(新規)⇒Project(プロジェクト)に行ってください。



3. プロジェクト生成ウィサートが現れます。このダイアログは使われるプログラミング言語とプロジェクト雛形を指定するための任意選択を提供します。このプロジェクトはCを使い、故に左上隅でC/C++が選ばれることを確実にしてください。骨子の実行可能プロジェクトを生成するために雛形一覧からGCC C Executable Project任意選択を選んでください。Nameにプロジェクト名を与えてOKをクリックしてください。図1-6.をご覧ください。





**助言**: 全てのAtmel Studioプロジェクトは解決策(solution)に属し、既定によってAtmel Studioは新しく作成された解決策とプロジェクトの両方に対して同じ名称を使います。解決策名領域は手動で解決策名を指定するのに使うことができます。



**助言:** create directry for solution(解決策用にデルクトリを作成)チェック枠は既定でチェックされます。この枠がチェックされると、Atmel StudioはLocation(場所)領域によって指定される場所で指定された解決策名を持つ新しいフォルタを作成します。

# プロジェクト形式について

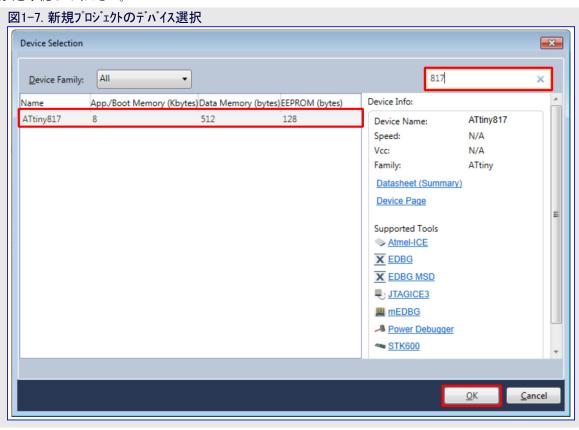
#### 表1-1. プロジェクト形式

区分	プロジェクト雛形	説明
C/C++	GCC C ASF基板プロジェクト	AVR 8ビットかAVR/ARM 32ビットのASF3基板プロジェクトを作成するにはこの雛形を選んでください。ASF3によって支援される各種基板から選んでください。
C/C++	GCC C実行可能プロジェクト	AVR 8ビットかAVR/ARM 32ビットのGCCプロジェクトを作成するにはこの雛形を選んでください。
C/C++	GCC C 静的ライブラリ プロジェクト	AVR 8ビットかAVR/ARM 32ビットのGCC静的ライブラリ(LIB)プロジェクトを作成するにはこの雛形を選んでください。この事前コンパイルしたライブラリ(.a)は他のプロジェクト(閉じられたソース)へのリンク、または同じ機能を要する応用からの参照(コード再利用)に使えます。
C/C++	GCC C++実行可能プロジェクト	AVR 8ビットかAVR/ARM 32ビットのC++プロジェクトを作成するにはこの雛形を選んでください。
C/C++	GCC C++ 静的ライブラリ プロジェクト	AVR 8ビットかAVR/ARM 32ピットのC++静的ライプラリ(LIB)プロジェクトを作成するにはこの雛形を選んでください。この事前コンパイルしたライブラリ(.a)は他のプロジェクト(閉じられたソース)へのリンク、または同じ機能を要する応用からの参照(コード再利用)に使えます。
アセンブラ	アセンブラ プロシェクト	AVR 8ビット アセンブラ プロジェクトを作成するにはこの雛形を選んでください。



**注意**: この表は既定プロジェ外形式だけを一覧にします。拡張によって他のプロジェ外形式が追加されるかもしれません。

4. 次に、プロジェクトがどのデバイスに対して開発されるのかを指定することが必要です。デバイスの一覧はDevice Selection(デバイス選択)がイアログで提示され、これは図1-7.で描かれるように全体を通してスクロールすることができます。Device Family(デバイス系統)引き落としメニューまたは検索箱を用いることによって検索を狭めることが可能です。このプロジェクトはATtiny817 AVRデバイス用に開発されており、故に右上隅の検索箱に"817"を入力してください。デバイス一覧でATtiny817項目を選んでOKをクリックすることによってデバイス選択を承認してください。

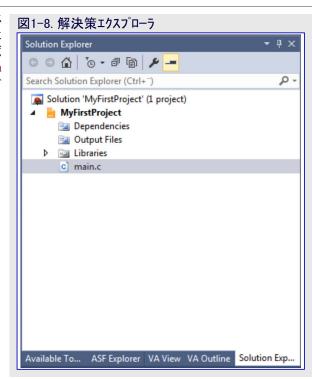




**助言**: "tiny"に対する検索は支援される全てのATtinyデバイスの一覧が提供されます。"mega"に対する検索は支援される全てのATmegaデバイスの一覧が提供されます。Tools(ツール)⇒Device Pack Manager(デバイス一括管理部)は追加デバイス用の支援をインストールするのに使うことができまます。



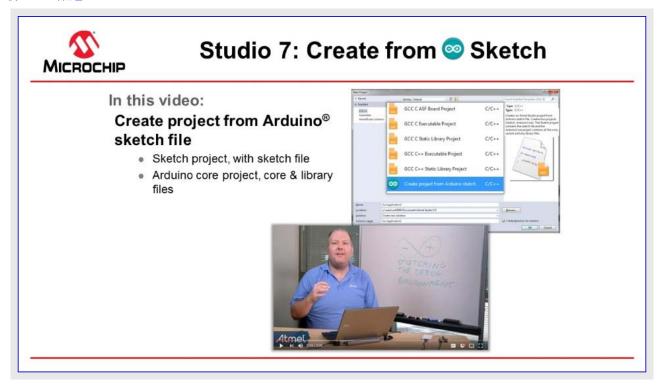
結果: 新規GCC C実行可能プロジェクトは今やAVR ATtiny817デハイス 用に作成されました。Solution Explorer(解決策エクスプローラ)は 図1-8.で描かれるように新しく作成された解決策の内容を一覧 にします。未だ開いていないなら、View(表示部)⇒Solution Explorer(解決策エクスプローラ)を通して、またはCtrl+Alt+Lを押す ことによってアクセスすることができます。



# 1.8. Arduinoスケッチから作成

本項はArduinoスケッチから新しいAtmel Studioプロジェ外を作成する手順を概説します。

開始に際しての話題



映像: Arduinoスケッチから作成

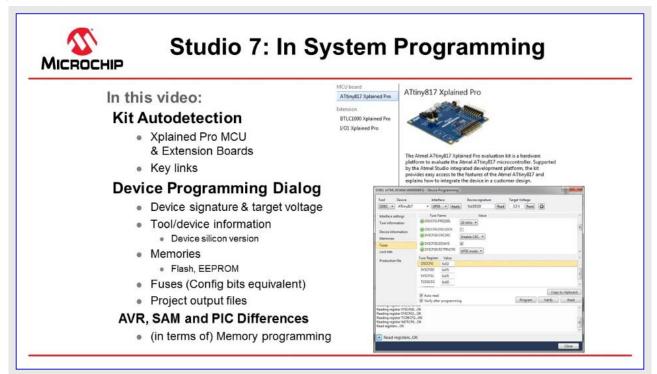


すべきこと: Arduinoスケッチから新しいプロジェクトを作成します。

# 1.9. 実装書き込みとキッ接続

この映像はキット接続を調べるためにデバイスプログラミング、ダイアログ、ボックスの概要を与えます。ATtiny817 Xplained Proキットは専用の書き込み器/デバッカ、に対する必要性を無くす基板上の組み込みデバッカ、(EDBG)を持ちます。本項はプロジェクトとEDBGを連携する手順も通って行きます。

開始に際しての話題



#### 映像: キット接続と実装書き込み



すべきこと: プロジェクトを持つATtiny817 Xplained Proキット上のEDBGを関連付けします。

1. 提供されたマイクロUSBケーブルを使ってATtiny817 Xplained Pro基板をコンピュータに接続してください。下図のようにAtmel Studioでキット頁が提示されるべきです。



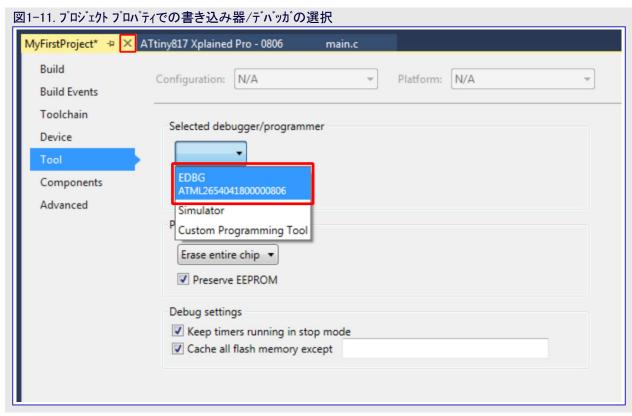
- 1.2. 基板用のAtmel STARTプロジェクトを作成することが可能です。Atmel STARTリンクのプロジェクト リンクをクリックすると、この特定基板用の任意選択を得るAtmel STARTに連れてきます。
- 2. Tools(ツール)⇒Device Programming(ディイス プログラミング)によってProgramming(プログラミング)を開きます。
  - 2.1. EDBGツールを選んでDevice=ATtiny817を確実にし、その後にデバイス識票と目的対象電圧を読んでも構いません。
  - 2.2. Interface settings(インターフェース設定): インターフェース クロック周波数を見て変更しても構いません。
  - 2.3. Tool infomation(ツール情報): EDBGツールについての情報を表示

1.1. 基板用の資料とデバイス用データシートへのリンクがあります。

- 2.4. Device information(デバイス情報): デバイスについての情報を表示。デバイスのシリコン改訂を見ることもできることに留意してください。これは顧客支援の場合に有用かもしれません。
- 2.5. Memories(メモリ): ファイルからフラッシュ メモリ、EEPROM、使用者識票を独立して書くことができます。
- 2.6. Fuses(ヒューズ): ヒューズ、例えば、発振器周波数(16または20MHz)、低電圧検出などの読み込みと設定
- **2.7**. Lock bits(施錠ビット): メモリ施錠
- 2.8. Production file(製品ファイル): フラッシュ メモリ、EEPROM、使用者識票を書くために製品ファイルを使ってデバイスを書き込み
- 2.9. AVRはHEXファイルでフラッシュ メモリ、EEPファイルでEEPROMを持ち、一方でPICはHEXファイルで全てとヒュースさえも持ちます。
- 2.10. 例えば、SAML21JデバイスはEEPROMを持ちません(フラッシュ メモリで模倣できます)。デバイスを施錠する保護ビット任意選択も持ちます。
- 3. File(ファイル)⇒New project(新規プロジェクト)を選ぶことによるCreate a new project(新規プロジェクト作成)で実体に対してC実行可能 プロジェクトを選び、デバイス名で選別することによってデバイスを選んでください。違うプロジェクト形式は別の開始に際しての映像で検討されます。
- **4.** プロジェクトが選ばれたなら、下図で示されるように、ツール ダイアログを開くために上部メニュー ハーに配置されたTool(ツール)釦をクリックしてください。



5. Project Properties(プロジェクトプロハプティ)のTool(ツール)が開きます。引き落としメニューで下図で示されるようにEDBGツールを選んでください。インターフェースは自動的に統一プログラム/デバック、インターフェース(UPDI:Unified Programming Debugging Interface)に初期化されべきです。



**助言**: ツールの通番は引き落としメニューでのそれの名称と連携します。この通番は各ツールの裏側に印刷され、複数接続 時の区別を許します。



助言: 次の書き込み/デバッグ作業に別のツールが使われるべきなら、これらの段階が常に繰り返され得ます。



ATtiny817 Xplained Proで、EDBGは定常的に目的対象MCUに接続されますが、独自ハードウェア解決策に対してはデ゙バック作業を起動し得るのに先立って目的対象デ゙バイスが給電されて正しく接続されるのを保証することが必要です。



結果: 書き込み/デバッグ作業が開始される時にAtmel Studioによって使われるツールが今や指定されました。

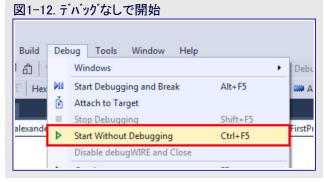
# 1.9.1. 設定確認

本項は空のプロジェクトをコンパイルしてそれをATtiny817に書くことによってツールとプロジェクトの構成設定構成を確認するための手引きです。



すべきこと: 前項で行ったツールとプロジェクトの構成設定構成を確認します。

1. 右図で示されるように、Debug(デ`ハ`ッケ`)メニューに配置されたStart With out Debugging(デ`ハ`ッケ`なしで開始)釦をクリックしてください。これはプロジェクトをコンパイルし、構成設定されたツールを使って指定された目的対象MCUにそれを書きます。

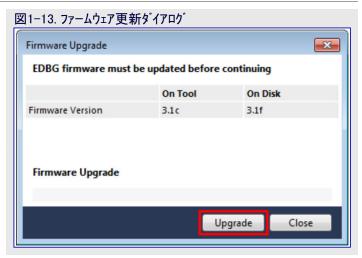


- 2. Atmel Studio 7がプロシェクトを構築する(Start Without Debugging(デブック)なしで開始)を押す時に自動的に行われる)と、Solution Explorer(解決策エクスプローラ)でいくつかの生成された出力ファイルが現れます。以下の出力ファイルが生成されます。
  - 2.1. EEPファイル : デバイスに書かれるEEPROM内容
  - 2.2. ELFファイル:プログラム、EEPROM、ヒュースを含み、デバイスに書かれる全てを含みます。
  - 2.3. HEXファイル: デバイスに書かれるフラッシュ メモリ内容
  - 2.4. LSSファイル: 逆アセンフ・ルしたELFファイル
  - 2.5. MAPファイル: リンカ情報、リンカが何を行ったか、物を置く場所についての決定
  - 2.6. SRECファイル: HEXと同じですが、Motorola形式です。



情報: 選んだツールに対して利用可能なファームウェアがあった場合、図1-13.で描かれるように、Firmware Upgrade(ファームウェア更新)ダイアログが現れます。ファームウェア更新を開始するにはUpgrade(更新)釦をクリックしてください。

接続したツールの状態と実際のファームウェア更新に依存して、更新は最初の試みで失敗するかもしれません。これは普通で、Upgrade(更新)を再び押す前に、キットを切断して再接続することによって解決することができます。更新完了後、ダイログは"EDBG Firmware Successfully Upgraded(EDBGファームウェア更新成功)"を示すべきです。ダイアログを閉じて(Close)、再びStart Without Debugging(デバック゚なしで開始)釦をクリックすることによってキットの書き込みで新たな試みを行ってください。





結果: 空のプロジェクトをコンパイルしてATtiny817に書くことにより、以下が確認されました。

- ・プロジェクトは正しいMCUに対して構成設定されています。
- 正しいツールが接続されています。
- ツールのファームウェアは最新です。

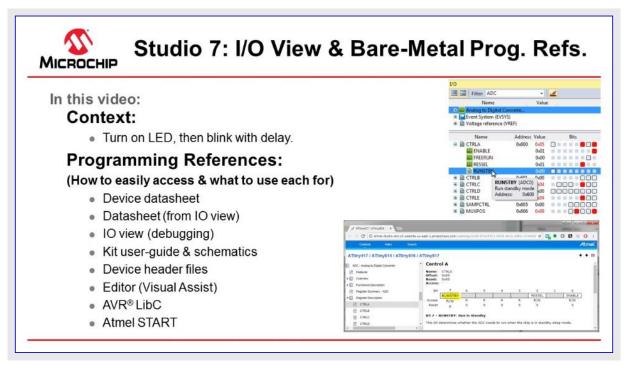
View(表示部)⇒Available Tools(利用可能なツール)下で、利用可能なツールや最近使ったツールの一覧を見ることができます。ここでツール に対するファームウェア更新をAtmel Studio 7に特別に尋ねることができます。



# 1.10. I/O表示部と他の空からのプログラミング参考資料

本項はソフトウェア構成設定ツールや枠組みと無関係に、即ち空からAtmel Studio 7で一般的にコート・書く方法を記述します。これは(下でリンクされる)映像と実践資料の両方として網羅されます。主な焦点は各々の関連プログラミング参考資料で、各々がどうアクセスされるか、各々が何に使われるかです。プロジェクトの脈絡はLEDをONにしてその後に遅延と共に点滅することです。ATtiny817 Xplained Proが使われ、この原理はAtmel Studio 7で支援される殆どのデバイスに適用するにも関わらず、この原理はAtmel Studio 7でどのキットと共に使うのにも充分一般的です。

開始に際しての話題



# 映像: I/O表示部と空からのプログラミング参考資料

下の一覧は一般的に使われるプログラミング参考資料の概要です。特定の重点物はI/O表示部に置かれ、これは編集やデバッグの時にデータシートのレジスタ説明を誘導することだけでなく、デバッグ時に現在の構成設定を理解することの方法を提供します。デバッグ時のI/O表示部のこの2つ目の使用は新しいレジスタ構成設定の試験にも使われます。

- デバイスのデータシート
- ・(I/O表示部からの)データシート
- ・キットの使用者の手引きと回路図
- I/O表示部(デバック)
- ・エディタ (Visual Assist)

- ・デバイスのヘッダファイル
- · AVR Libc (AVR特有)
- ・ Atmel START: ATtiny817プロジェクト

その過程で以下のコートが書かれます。このコートが簡単とは言え、前のプログラミング参考資料の一覧を使い、決定過程が記述されます。

```
#include <avr/io.h>
#define F_CPU 3333333
#include <util/delay.h>

int main(void)
{
    PORTB. DIR = PIN4_bm;

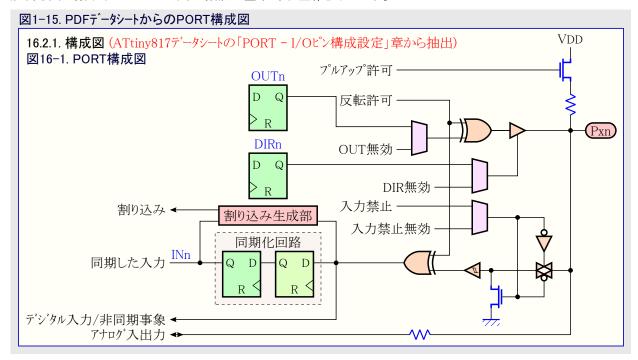
    while (1)
    {
        _delay_ms(500);
        PORTB. OUTTGL = PIN4_bm;
}
}
```

▲警告 III

main.cの先頭に#include <avr/io.h>行を保つことに注意してください。このヘッダ ファイルは選んだデバイス用の正しいレジスタ割り当てをインクルードし、この行なしではコンパイラが上のコードで参照されたどのマクロも認知しません。

# デバイスのデータシート (PDF)

I/O表示部がレジスタレヘ・ルでデータシートに誘導するための容易なアクセスを許すとは言え、PDF版は未だ役割を持ちます。デバイスのデータシートはPDF形式で、少なくても<mark>構成図と機能的な説明</mark>を通して周辺機能の理解を得るために使われがちです。例えば、ATtiny817のPORT周辺機能を理解するために我々はデータシートのPORT構成図と機能的な説明→動作→基本機能項を調べました。これら2つの項は共に説明を図に繋げることでPORT周辺機能の基本的な理解を与えます。



#### 図1-16. ATtiny817のPDFデータシートからの基本機能

# 16.3. 機能的な説明

#### 16.3.2. 動作

#### 16.3.2.1. 基本機能

各入出力(Pxn)ピンはPORTx内のレシ、スタによって制御することができます。各ピン群(x)はそれ自身のPORTレシ、スター式を持ち、(n)ピン用のレシ、スター式の基準アドレスはバイトアドレスでPORT+\$10です。そのレジ、スター式内の指標はnです。

出力専用としてピン番号nを使うには、データ方向(PORT.DIR)レジスタのビットnに'1'を書いてください。これはデータ方向設定(PORT.DIR SET)レジスタのビットnに'1'を書くことによっても行うことができ、これはその群内の他のピンの構成設定の妨害を避けます。出力値(POR T.OUT)レジスタのビットnは望む出力値が書かれなければなりません。

同様に、出力値設定(PORT.OUTSET)レジスタのビットへの'1'書き込みはPORT.OUTレジスタの対応するビットを'1'に設定します。出力値解除(PORT.OUTCLR)レジスタのビットへの'1'書き込みはPORT.OUTレジスタの対応するビットを'0'に解除します。出力値切り替え (PORT.OUTTGL)または入力値(PORT.IN)のレジスタのビットへ'1'書き込みはPORT.OUTレジスタ内のそのビットを論理反転します。

ピンを入力として使うには出力駆動部を禁止するためにPORT.DIRレジスタのビットnが'0'を書かれなければなりません。これはデータ方向解除(PORT.DIRCLR)レジスタのビットnに'1'を書くことによっても行うことができ、これはその群内の他のピンの構成設定の妨害を避けます。入力値はピンn制御(PORT.PINnCTRL)レジスタの入力/感知構成設定(ISC)ビットが入力禁止(INPUT\_DISABLE)に設定されない限り、PORT.INレジスタのビットnから読むことができます。

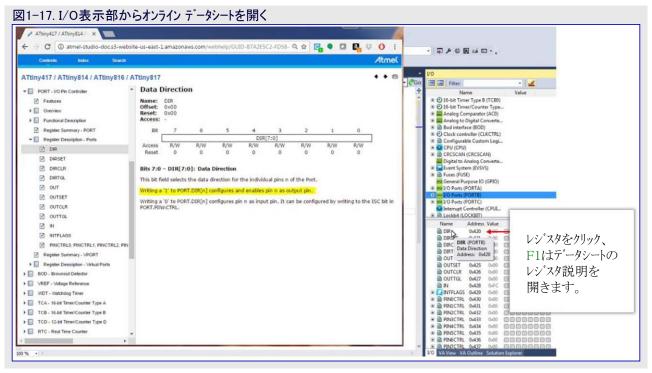
注: 我々は周辺機能構成図だけでなく、PORT DIRとOUTのレシ、スタの説明に対してもデバイスのデータシートを使いました。

#### I/O表示部データシート

Atmel Studio 7は関連レジブスタ記述でF1を押すことによってデータシートのデジブスタ説明の容易なアクセスを許します。データシートのHTML版が(既定によって)オンラインで開きます。データシートは関連レジブスタ記述の脈絡で開きます。

注: この方法でそれを理解するために我々はData sheet from I/O View(I/O表示部からのデータシート)を使います。

- 1. PORT.DIRnへの'1'書き込みはピンnを出力として構成設定して許可します。
- 2. OUTnが'1'を書かれた場合、ピンnはLowを駆動します。



#### I/O表示部(デバッグ)

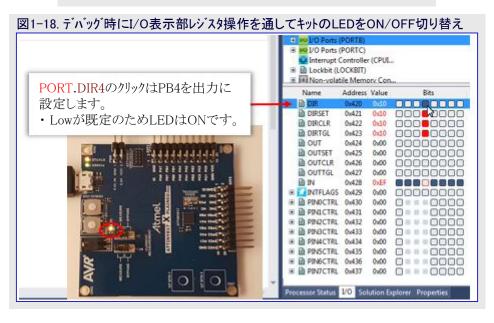
この機能はStart Debugging and Break(デ゙バック 開始と中断)を用いてデ゙バック 作業を開始することによって直接試験することができます。 故に今や次の画像で示されるように機能的な試験を始めることができます。

I/O表示部は「デバック」3: I/O表示部、メモリ表示部と監視」でもっと詳細に網羅されます。

注: デバッグ時のI/O表示部は以下に使われます。

- 1. PORT.DIR4に'1'を書き、LEDをONにするためにピンを出力、既定によってLowとして設定するのを確認。
- 2. PORT.OUT4に'1'を書き、LEDがOFFになるのを確認。

我「Z. Atmer Ottatio」 成化 (プログラン) C / バグ/ 「F来所知/			
<b>卸機能</b>		キーホ゛ート゛ショートカット	
<b>D</b> 00	デバッグを開始して中断	Alt + F5	
Ď	目的対象に取り付け		
	デバッグを開始	F5	
П	全て中断	Ctrl + Alt + Break	
<b>D</b>	デバッグなしで開始	Ctrl + F5	



#### Atmel Studio7資料ダウンロード

データシートはAtmel Studio 7のヘルプ。システムを使うことによってもダウンロート、することができます。この場合、同様の機能がオフラインで動きます。これは「オフライン資料のダウンロート」で記述されます。

#### Atmel Studio 7 エディタ (Visual Assist)

Visual Assistを装備したAtmel Studio 7のエディタはコートを書いて整理するだけでなく、大きなプロシェクトの容易な誘導も手助けする協力な機能を持ちます。 示唆機能は図1-19.で示され、一方でコート誘導の概要は図1-20.で示されます。 次の「エディタ: コートの記述と整理 (Visual Assist)」項ではエディタ機能がもっと詳細に網羅されます。

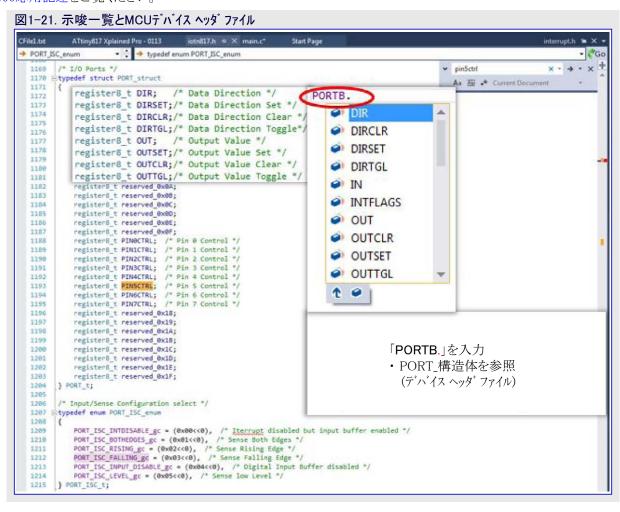
```
図1-19. コード書きに対するAtmel Studio 7のエディタでの示唆機能
int main(void)
    PORTB.DIRSET = PIN4 bm;
    PORTB.PIN5CTRL = PORT
                   IN PORT_ISC2_bm
    /* Replace wit | PORT_ISC2_bp
    while (1)
                   PORT_ISC_gm
    {
                   IN PORT_ISC_gp
                   PORT_PULLUPEN_bm
}
                                                     #define PORT PULLUPEN bp 3
                   PORT PULLUPEN bp
                   PORTA DIR
                                                     /* Pullup enable bit position. */
                                                     Accept with: <TAB> or <ENTER>
                   PORTA DIRCLR
                   PORTA DIRSET
                   PORTA DIRTGL
                    1 Y 2 2 N ...
```



この項に関連する映像では具体的にエディタが以下のために使われます。

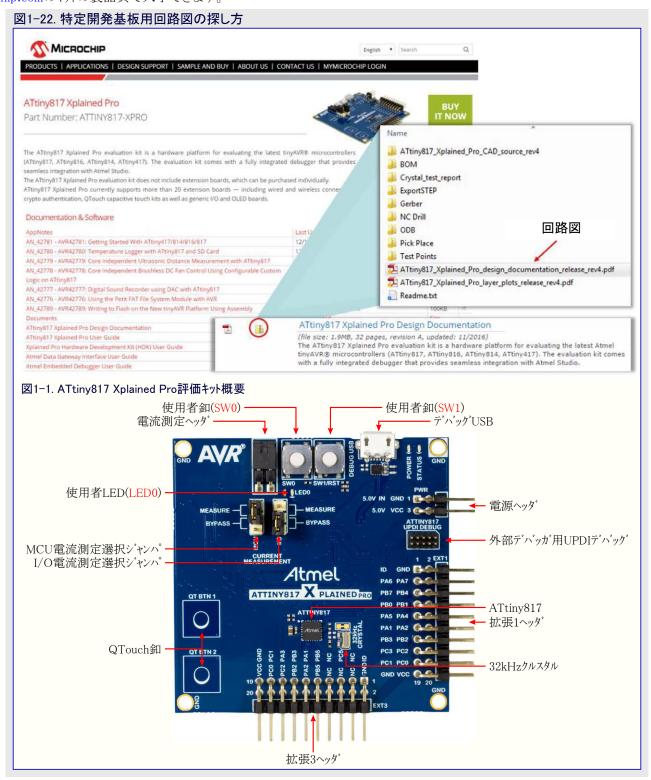
#### デバイス ヘッダ ファイル

ェディタの<mark>移動定義</mark>機能を通して、即ち、どれかのレジスタをクリックしてその後に移動(Go)釦をクリックするか、Alt+Gを入力することにより、MCUデバイス ヘッダ ファイルをアクセスすることが容易です。PORTB.を書くことが「図2-22. 示唆一覧とMCUデバイス ヘッダ ファイル」で示される、PORT構造体から潜在的なレジスタの示唆一覧を与えます。AVRヘッダ ファイルがどう構成されるかについてのより多くの情報に関してはAVR1000応用記述をご覧ください。



#### キット 回路図と使用者の手引き

キット回路図と使用者の手引きはキットのMCUピン接続を理解するのに有用です。完全な回路図とガーバーのようなキット設計ファイルはwww.microchip.comのキットの製品頁で入手できます。



LEDと釦はATtiny817 Xplained Pro使用者の手引きから右表のようにピンへ接続されます。

表1-3. ATtiny817 Xplained Pro GPIO接続

シルク文字 ATtiny817 GPIOピン

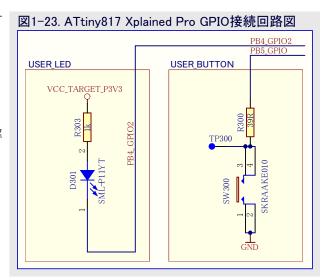
LED0 PB4

SW0 PB5

ATtiny817 Xplained Pro設計資料回路図は右図でのようにLEDと釦に対する接続を示します。

この回路図からは以下が断定されます。

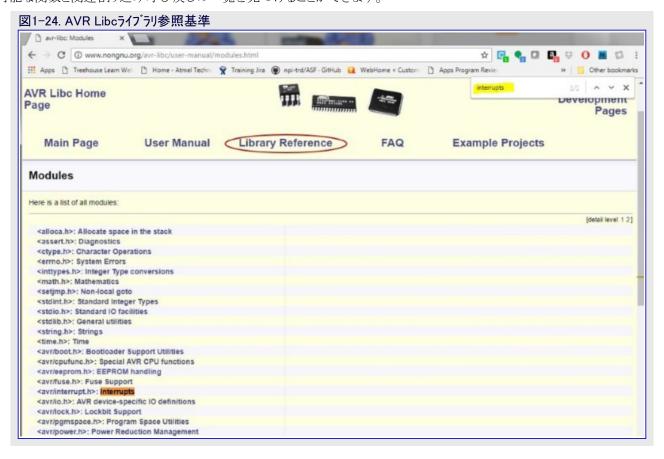
- ・LEDはPB4をLowに駆動することによってONにすることができます。
- ・SWOは直接GNDへと電流制限抵抗を通してPB5に接続されます。
- ・SW0は外部プルアップ抵抗を持ちません。
- ・SW0はATtiny817の内部プルアップが許可された場合に押下時に $^{'0}$ 、解放時に $^{'1}$ として読みます。



#### **AVR Libc**

この点までに網羅された全ての言及がAVRに関しては単にSAMに関連するだけですが、これは名前が示唆するようにAVRに対して特有です。AVR LibcはAVRマイクロコントローラでGCCと共に使うための高品質Cライブラリを提供するのを目標とする無料のソフトウェア事業です。avr-binutils、avr-gcc、avr-libcは共にAVRマイクロコントローラ用の無料ソフトウェア、ツールチェーンの心臓部を形成します。更に、それらは実装書き込みソフトウェア(avrdude)、シミュレーション(simulavr)、デバック(avr-gdb,AVaRICE)の事業も伴います。

図1-24.で示されるように、ライブラリ参考基準(Library Reference)は通常、AVR Libcへの迅速な遣り取り部です。関連ライブラリに対して 頁を迅速に検索することができます。プロジェクトに追加されるべき関連ヘッタ、ファイルが単位部(Module)名で示されます。例えば"interru pts(割り込み)"を検索すると、関連インクルートは#include 〈avr¥interrupt.h〉でしょう。単位部内でクリックすると、図1-25.で示されるように、 利用可能な関数と関連割り込み呼び戻しの一覧を見つけることができます。

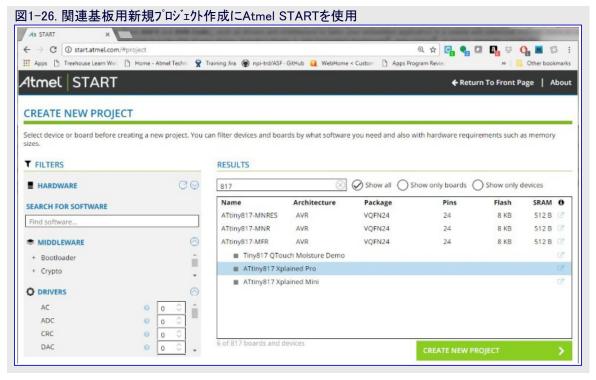


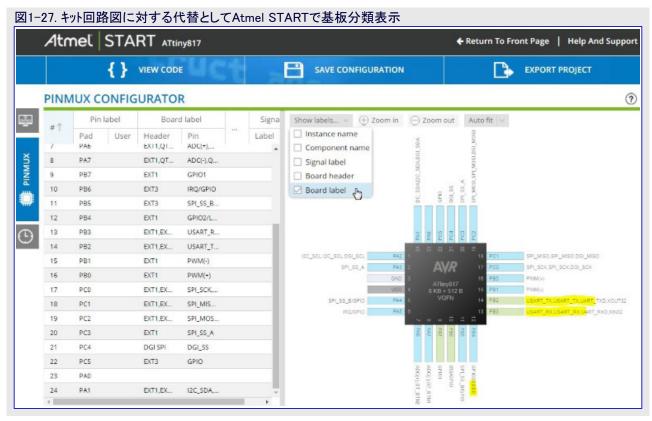


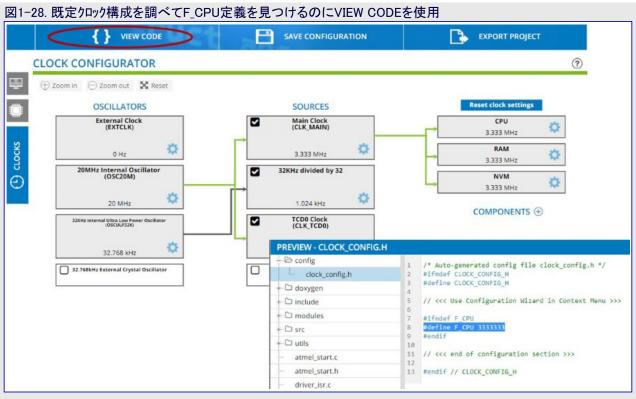
#### Atmel START

Atmel STARTは様々なソフトウェア枠組みに対してMCU開発の開始を助けるウェブに基づくソフトウェア構成ツールです。新しいプロジェクトまたは例プロジェクトのどちらかから始めると、Atmel STARTは使用に便利で最適化した規則で組み込み応用を誂えるためにドライバやミドルウェアのようなソフトウェア構成部品を(ASF4とAVR Codeから)選んで構成することを許します。一旦最適化されたソフトウェア構成が行われると、生成されたコート、プロジェクトをゲウンロート、してAtmel Studio 7、IAR Embedded Workbench、Keil μVisionを含み、選んだIDEにそれを開くか、または単にmake-fileを生成することができます。

Atmel StudioがMCUとソフトウェアを構成するための道具とは言え、それは空からの開発、即ち、この項で記述されるプログラミング参照基準の一覧を使って0からコートを書くことにさえ未だ有用で有り得ます。PINMUX表示部を用いて、使うキット用の新しいプロジェクトを作成することは有用な代替で有り得ます。加えて、CLOCKS表示部はデバイスの既定クロックを調べるのに有用で有り得ます。更に、構成コートを見ることで、有用な部分をあなたのプロジェクトに貼り付けることができます。例えば、図1-28.で示されるように、AVR Libc遅延関数はクロック周波数で定義されることが必要とされます。ATtiny817に対してこの既定値は#define F\_CPU 33333333です。



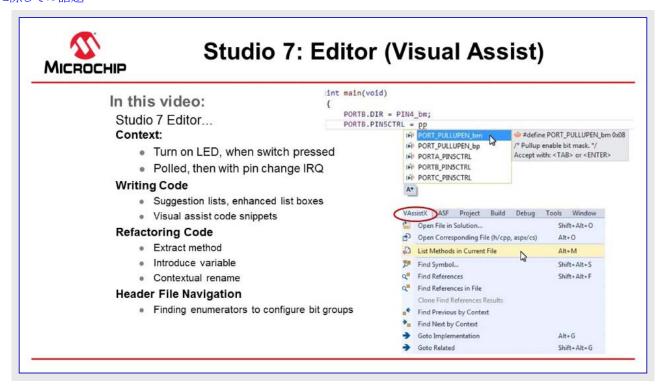




# 1.11. エディタ: コート の記述と整理 (Visual Assist)

Atmel Studio 7のエディタはCとC++のコート・を書いて読んで整理して誘導するための生産性道具であるVisual Assistと呼ばれる拡張によって強化されます。

開始に際しての話題



#### 映像: Atmel Studio 7 エディタ (Visual Assist)

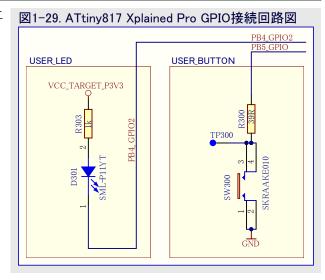
1. 「I/O表示部と他の空からのプログラミング参考資料」から基本的な機能で開始すると、main.cは以下のコードを持ちます。

```
#include <avr/io.h>
int main(void)
{
    PORTB. DIR = PIN4_bm;
    while (1)
    {
    }
}
```

ATtiny817 Xplained Pro設計資料回路図は右図でのようにLEDと釦に対する接続を示します。

この回路図からは以下が断定されます。

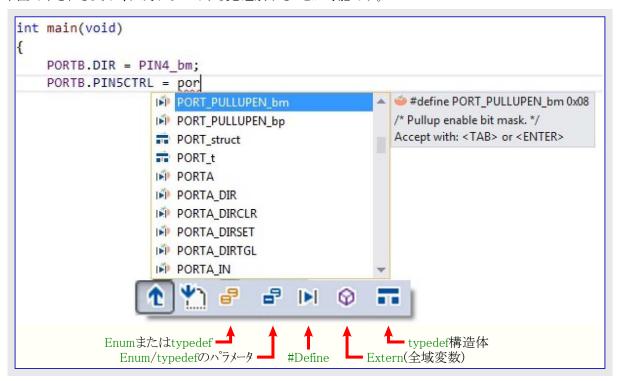
- ・LEDはPB4をLowに駆動することによってONにすることができます。
- ・SWOは直接GNDへと電流制限抵抗を通してPB5に接続されます。
- ・SWOは外部プルアップ抵抗を持ちません。
- ・SWOはATtiny817の内部プルアップが許可された場合に押下時に'0'、解放時に'1'として読みます。



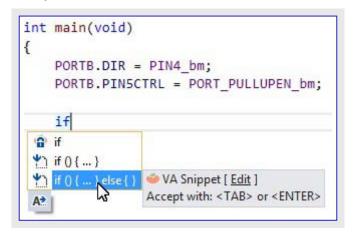
2. 示唆一覧と強化された一覧枠を用いてPORTB5のプルアップを許可してください。示唆一覧は頭字語を支援し、故に"pp"と入力すると、PORT PULLUPENが先頭示唆になることに注意してください。

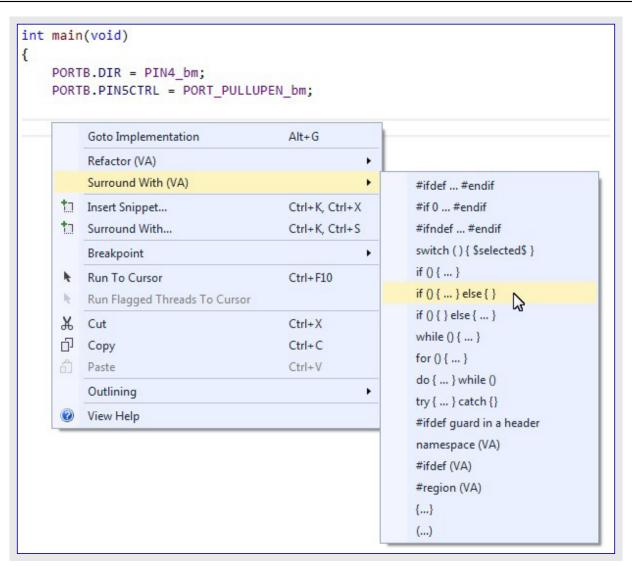
3. けれども、Enterを打つ前に、最初に"POR"を入力してその後にCtrl+Spaceを打ってください。これは可能な全ての任意選択を持っ強化された一覧枠を提示します。

今や、下図で示されるように、入力によって示唆を選別することが可能です。



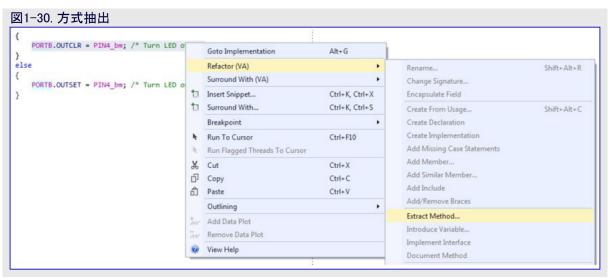
4. if(){...}else{...} Visual assistコート 断片を用いてSW0が押されたかを検査してください。 単なる"if"入力が任意選択を提示します。 または右クリックして断片の完全な一覧を与えるSurround With (VA)を選ぶことができます。 これは編集可能な一覧で、故に使用者自身の断片を追加することができます。



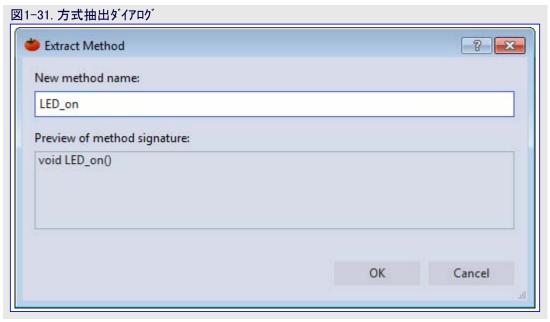


5. if(){...}else{...}条件としてスイッチが押されたかを検査し、押された場合にLEDをONにそうでない場合にOFFにしてください。main.c は今や次のように見えるべきです。

- 6. SW0押下時にLED0が点灯することを確認してください。ATtiny817 Xplained ProキットでSW0押下時にLED0が点灯することを確認するため、Start Without Debugging(デバッグなしで開始) ▶ (Ctrl+Alt+F5)をクリックすることによってコートを走らせてください。 今や基本的な機能が整ったので、もっと読み易くするためにコートを整理しましょう。
- 7. Refactor(整理)⇒Extract Method(方式(メソッド)抽出)を使ってLED\_in()とLED\_off()の関数を作成してください。LEDをONにするコートの行はSWOが押された時に実行されます。コートのこの行を(選択して)強調表示し、右クリックして下図で示されるようにそこへ行ってください。



Extract Method(方式抽出)ダイアログが現れます。下図で示されるように、関数を"LED\_on"と名付けてください。



OKをクリックし、コードが変更されるべきです。使われるべきコードの行の場所での関数呼び出しと共に、LED\_on()と呼ばれる新しい関数がファイルの先頭に現れるでしょう。LED\_off()を実装するのに同じ方法を使ってください。

8. Refactor(整理)→Introduce Variablle(変数導入)を使ってSWOの状態用変数を作成してください。次に、SWOの状態用の変数を作成することが必要です。main()のwhile (1)繰り返しでif()内側の条件を(選択して)強調表示にしてください。右クリックして下図で示されるように、そこへ行ってください。

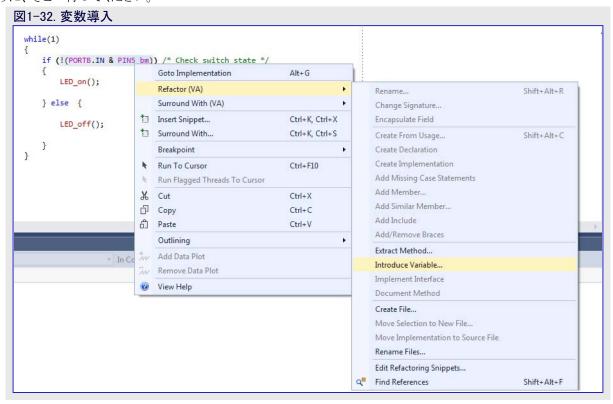
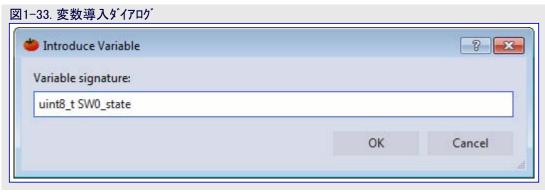


図1-33.で描かれるように、Introduce Variable(変数導入)ダイアログが現れます。変数を"uint8\_t SW0\_state"と名付けてください。



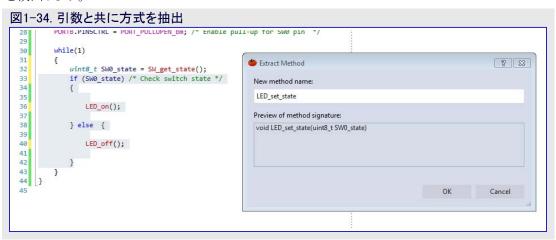


**助言**: ブール値で扱うのに追加のヘッダをインクルート・するのを避けるため、uint8\_tに対する戻り値を自動的に生成したboolに変更してください。

OKをクリックし、コードが変更されるべきです。下のコードの塊で示されるように、if()文内側の条件は今やその上の行の変数に対して割り当てられた変数を参照すべきです。

```
while (1)
{
    uint8_t SW0_state = !(PORTB. IN & PIN5_bm);
    if (SW0_state)
    {
        LED_on();
    }
    else
    {
        LED_off();
    }
}
```

- 9. Refactor(整理)→Extract Method(方式(メソッド)抽出)を使ってSW\_get\_state関数を作成してください。SW0\_state文の右側を選択してSW\_get\_stateに対する方式を抽出してください。
- **10. void LED\_set\_state**(uint8\_t state)関数を実装してください。方式を抽出してください。**図1-34**.で示されるように、Atmel Studioは引数SW0\_stateを検出します。



OKをクリックし、コートが変更されるべきです。今や、LED状態を設定するための独立した方式(メソッド)があります。

11. void LED\_set\_state(uint8\_t state)関数でRefactor(整理)→Rename(改名)を使ってSW0\_stateを改名してください。より大きな応用ではこの関数がSW0の情態と無関係な状況でLEDの状態を設定するのに使われるかもしれません。Atmel Studioは脈絡での改名の能力があり、故にこの機能は引数を容易に改名して混乱を避けるために使うことができます。図1-35.で示されるように、LED\_set\_state()関数内で、SW0\_state変数を右クリックしてRefactor(整理)→Rename(改名)に行ってください。

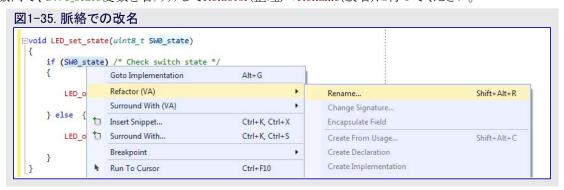
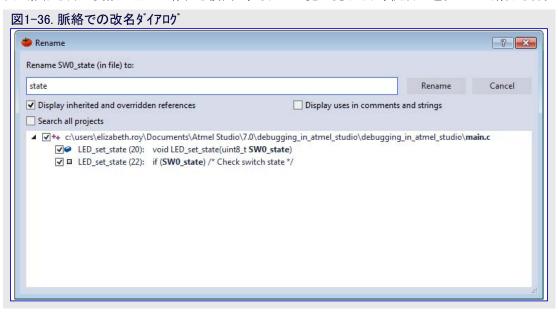


図1-36.で描かれるように、Rename(改名)ダイアログが現れます。SW0\_state変数を"state"に改名してください。Atmel Studioは選択されたものと同じ脈絡を持つ変数の全ての存在を検出し、それが一覧で提示され、個別に選択または解除を行うことができます。



Rename(改名)をクリックし、コードが変更されるべきです。LED\_se t\_state()の引数と関数内のそれの全ての参照が改名され、けれどもmain()のSW0\_stateへの参照が同じに留まることに気付いてください。

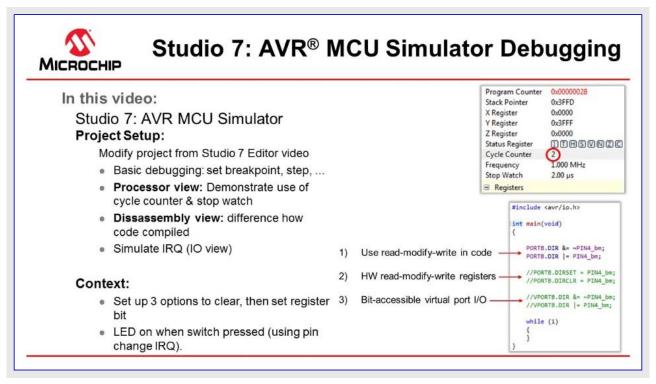
12. 作成した関数をmain()の下に移動して関数定義を作成してください。main.cは今や次のように見えるべきです。

```
#include <avr/io.h>
void LED_on(void);
void LED_off(void);
void LED_set_state(uint8_t state);
uint8 t SW get state(void);
int main(void)
    PORTB. DIRSET = PIN4_bm; /* LEDピンを出力として構成設定 */PORTB. PIN5CTRL = PORT_PULLUPEN_bm; /* SW0ピンに対してプルアップ許可 */
    while(1)
        uint8_t SW0_state = SW_get_state(); /* スイッチ状態読み込み */
                                               /* LED状態設定 */
        LED_set_state(SW0_state);
uint8_t SW_get_state(void)
    return ! (PORTB. IN & PIN5_bm);
                                              /* スイッチ状態読み込み */
void LED_off(void)
    PORTB. OUTSET = PIN4_bm;
                                               /* LED&OFF */
void LED_on(void)
    PORTB. OUTCLR = PIN4_bm;
                                               /* LEDをON */
void LED_set_state(uint8_t state)
    if (state)
        LED_on();
    else
    {
        LED_off();
```

# 1.12. AVRシミュレータ テ゛ハ゛ック゛

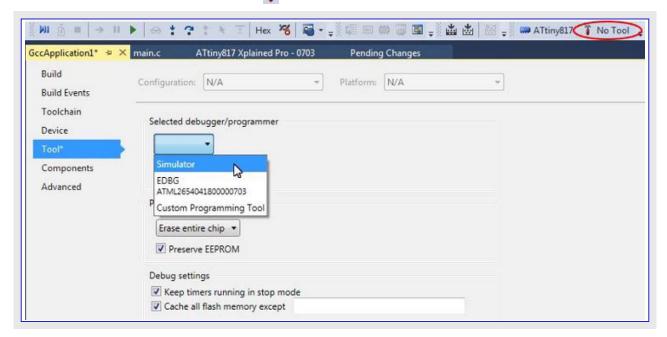
本項は(シミュレータでのみ利用可能な)Cycle Counter(周期計数器)、Stopwatch(ストップウォッチ)のようなAVRシミュレータの鍵となる機能の使用と基本的なデバック(中断点(ブレーク ポイント)設定とコートを通した段階実行)を実演します。割り込みを模倣する方法も示します。

#### 開始に際しての話題

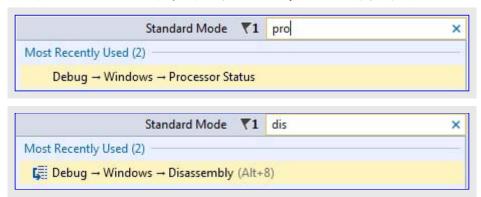


#### 映像: AVRシミュレータ デバック

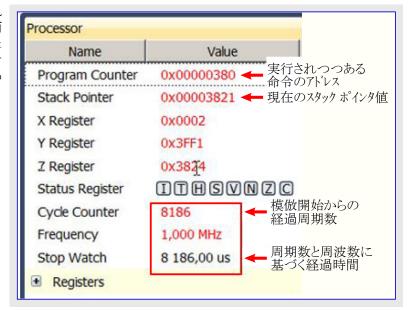
上の映像で使われたコート゛は「エテ゛ィタ: コート゛の記述と整理 (Visual Assist)」の映像で書かれました。 プロシ゛ェクトとシミュレータを関連付けるため、ツール アイコンの 🌇 をクリックし、その後にSimulator(シミュレータ)を選んでください。



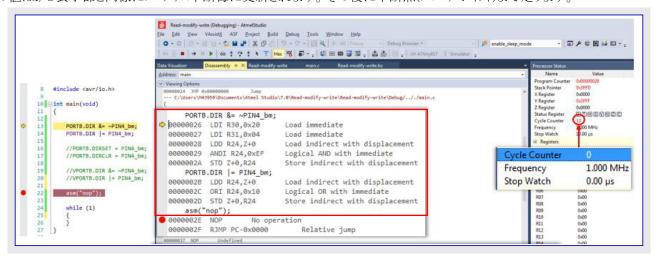
Cycle Counter(周期計数器)とStopwatch(ストップウォッチ)はシミュレータでだけ利用可能です。これらを使うには最初にデ・バッグ作業を開始するためにStart Debugging and Break(デ・バッグを開始して中断) したをリックし、その後に敏速起動バーに"Processor"を入力してEnterを打つことによってProcessor Status(プロセッサ状態)ウィントウを開いてください(また、これはDebug(デ・バッグ)⇒Windows(ウィントウ)⇒Processor Status(プロセッサ状態)下で見つけることができます)。同様に、Disassembly(逆アセンブリ)ウィントウを開くこともできます。



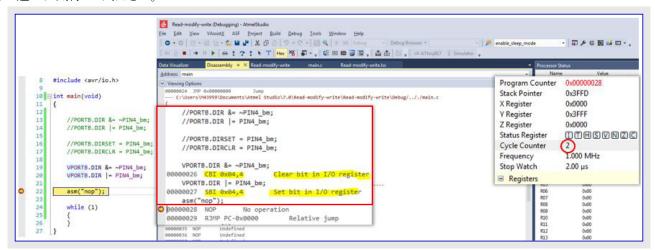
AVRシミュレータは実デバイスを作るのに使われるのと同じRTL コートに基づく模式を使っています。これはバグと遅延の両方に対してCycle Counter(周期計数器)を正確にします。Stopwatch(ストップウォッチ)はFrequency(周波数)に関連され、それは値上のダブルクリックと使いたいクロック周波数を入力することによって設定することができることに注意してください。



Cycle Counter(周期計数器)は値上をクリックして0を入力することによってリセットすることができます。Processor Status(プロセッサ状態)ウィントウ内の値はI/O表示部と同様にプログラム中断毎に更新されます。その後に中断点(ブレーク ポイント)まで走ります。



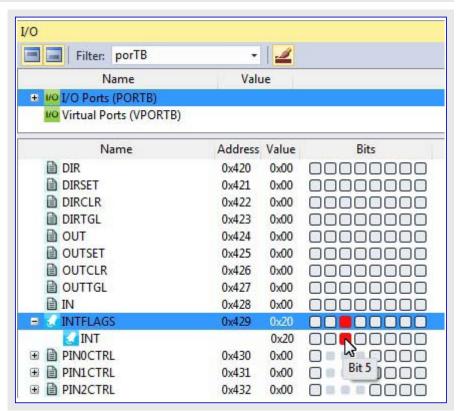
(<mark>訳補:</mark>周期計数器の違いとなる)仮想ポートレジスタでのソフトウェア読み-変更-書き(前図)とビット操作命令(次図)間で生成されたアセンブリ コートでの違いに気付いてください。



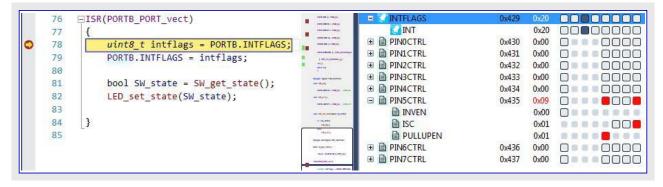
これら3つの方法を比べた結果が右表で要約されます。

方法	周期数	注釈
ソフトウェア読みー変更ー書き	10	
ハート・ウェア読み-変更-書きレシ、スタ	5	(割り込み安全)非分断命令
仮想ポートでのビット アクセス命令	2	(割り込み安全)非分断命令、実に速い

次に、ピン変化割り込みを模倣したいと思います。 デバッグ時にI/O表示部で関連する割り込み要求 フラグを設定(1)することによってこれを行うことがで きます。



下で示されるように割り込み(ISR)に的中します。 以降のコートでPORT.PIN5CTRLへ書くことで示されるように、やはり割り込みが許可されるのが必要なことに注意してください。



ピン変化割り込みはI/O表示部でポート入力レジスタに書くことによって起動することもできます。ポート入力レジスタへのビット書き込みはデバイス外囲器の物理ピンへその値を印加するのと同じです。内部ポート論理回路はその後にそれによってこれが構成設定されていた場合に割り込みを起動します。

Atmel Studio 7の標準ディック機能の殆どがシミュレータ使用時に利用可能で、それらの機能はチップ。上ディックが能力が欠けていてハートウェアディッカがを用いてディックですることができないディイスでも利用可能です。この開始の手引きのディックですることができないディイスでも利用可能です。この開始の手引きのディックですることができないディイスでも利用可能です。

#### (ATtiny817用に書かれた)AVRシミュレータを実演するのに使われるコード

```
#include <avr/io.h>
#include <stdbool.h>
#include <avr/interrupt.h>
void LED on();
void LED_off();
bool SW_get_state();
void LED set state(bool SW state);
int main(void)
    PORTB. DIR &= ~PIN4 bm;
    PORTB. DIR |= PIN4_bm;
    PORTB. DIRCLR = PIN4 bm;
        PORTB. DIRSET = PIN4 bm;
        VPORTB. DIR &= ~PIN4_bm;
        VPORTB. DIR = PIN4 bm;
    PORTB. PIN5CTRL |= PORT_PULLUPEN_bm | PORT_ISC_BOTHEDGES_gc;
    sei();
    while (1)
#pragma region LED_functions
void LED_on()
    PORTB. OUTCLR = PIN4_bm;
                                                // LEDをON
void LED_off()
    PORTB. OUTSET = PIN4 bm;
                                               // LED&OFF
void LED_set_state(bool SW_state)
    if (SW_state)
        LED_on();
    else
        LED off();
#pragma endregion LED_functions
bool SW_get_state()
```

```
return !(PORTB. IN & PIN5_bm);

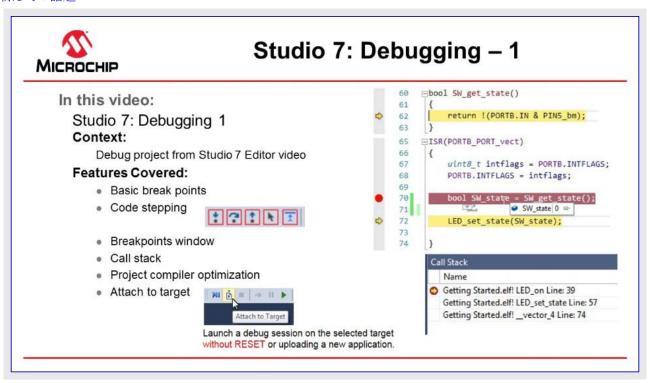
ISR(PORTB_PORT_vect)
{
    uint8_t intflags = PORTB. INTFLAGS;
    PORTB. INTFLAGS = intflags;

    bool SW_state = SW_get_state();
    LED_set_state(SW_state);
}
```

## 1.13. デバッグ1: 中断点、段階実行、呼び出しスタック

本項は(下でリンクされる)映像と実践資料の両方としてAtmel Studio 7のディックが能力を紹介します。主な話題は中断点(ブレーク ポイン ト)、中断点を使う基本的なコート、段階実行、呼び出しスタック ウィント・ウだけでなく、更にコンパイラ最適化設定調整もです。

開始に際しての話題



映像: Atmel Studio 7 デバッグー1

「エディタ: コート」の記述と整理 (Visual Assist) 項で作成されたのと同じコート」が使われます。



すべきこと: 中断点を配置してプロジェクト内の全ての中断点の一覧を調べてください。

1. 図1-37.で示されるように、スィッチ状態を得る行に中断点を設定してください。



情報: 中断点は以下によってコートの行に配置することができます。

- エディタ ウィント・ウ左端の灰色バーをクリック。
- ・最上部のメニュー ハーで、Debug(デバック)⇒Toggle Breakpoint(中断点ON/OFF)へ行く。
- キーボードでのF9押下による。
- 2. ▶でデバック・作業を開始してください。中断点はXplained Proキット上のスィッチ(SWO)が押された時に行き当たります。中断点に行き当たった時に実行が停止され、実行矢印は中断点が配置されたコート・の行が正に実行しようとしていることを示します。図1-38.をご覧ください。

```
図1-38. 中断点に的中した時の実行停止
          ∃ISR(PORTB PORT vect)
     65
     66
     67
               uint8_t intflags = PORTB.INTFLAGS;
               PORTB.INTFLAGS = intflags;
     68
     69
               bool SW state = SW get state();
     70
               LED set state(SW state);
     71
     72
     73
           }
```



**助言**: 現在開いていないファイル内で中断点が的中した場合、Atmel Studioは一時区画でファイルを開きます。デバック・作業で的中した中断点を含むファイルは常にファーカスを持ちます。

3. プログラムの論理の殆どが割り込みが処理される時にだけ扱われるため、今やプログラムの論理的な流れを調べることが可能です。 スイッチが押されてその後に開放された場合で割り込みが的中した時に、関数が返すスイッチの状態は何ですか?。仮定はスイッチ押下が割り込みを起動すること、スイッチが押下として設定されること、従ってLEDがONになることです。

コート・段階実行はこの過程を調べるのに使うことができます。コート・段階実行に使われるキー釦は下表で説明され、最上部のメニューハーまたはDebug(デハッケ)メニューで見つけてください。対応する機能とキーホート・ショートカットは右図で略述されます。

図1-39. コード段階事項用のAtmel Studioの釦



表1-4. Atmel Studio釦機能(コード段)	階実行)
-----------------------------	------

釦	機能	キーホ゛ート゛ショートカット
<b>.</b>	関数呼び出し内段階実行	F11
₹.	外側段階実行	F10
1	関数外へ段階実行	Shift + F11
k	カーソルまで走行	Ctrl + F10
Î	システム リセット発行	



すべきこと: 割り込みが的中した時にスイッチが押されてその後に開放された場合でどの状態が返されるかを見つけ出してください。割り込みを起動したスイッチ押下のため押下として設定され、故にLEDがONと言う仮定は正しいですか?。

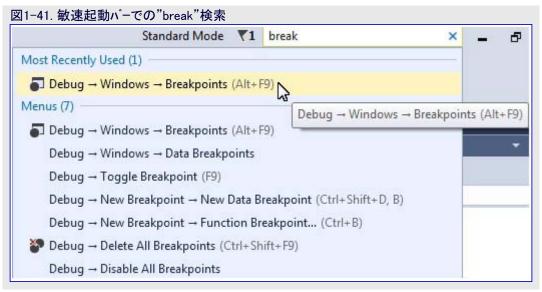
関数呼び出し内段階実行 ★ が最初に使われ得ます。SW \_get\_state()関数を行くため、関数から戻った後の次の行へ移動するのに関数呼び出し外へ段階実行 ★ を使うことができます。中断点からの外側段階実行 ★ は直接この同じ点になります。LEDがONにされか否かを決めるのにLE D\_set\_state(SW\_state)関数内を更に段階実行することができることに注意してください。けれども、今や0に設定されている、即ち、LEDがOFFされていることを知るために、単にSW\_state変数上にマウスカーソルを浮かせることができます。更に段階実行することによってこれを確認してください。

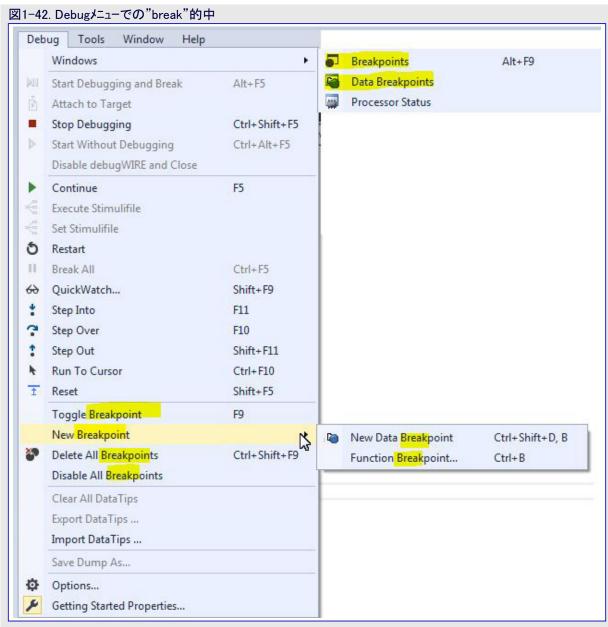


情報: スィッチ押下による下降端によって中断点が起動されたとは言え、SW\_get\_state()関数を呼ぶ時にだけスィッチの状態が記録されます。この行を外側段階実行 でする時にスイッチが押されたままの場合に1を読むことを確認してください。

```
図1-40. マウス浮かしを使うSW_stateの値調査
          □bool SW get state()
     61
                return !(PORTB.IN & PIN5 bm);
     62
     63
           }
          □ISR(PORTB PORT vect)
     65
     66
     67
                uint8 t intflags = PORTB.INTFLAGS;
                PORTB.INTFLAGS = intflags;
     68
     69
     70
                bool SW state = SW get state();
                             SW_state 0 = 
     71
     72
                LED_set_state(SW_state);
     73
     74
           }
```

1. プログラム上の中断点を把握するためのウィントウまたは表示部が必要とされます。敏速起動バーはAtmel Studio 7使用者インターフェースメニューの検索を実行します。これは図1-41.と図1-42.の2つの図を比べることにより、下で実演されます。敏速起動バーでの各的中がDebug(デバック)メニュー内の"break"関連入り口からであることに注意してください。





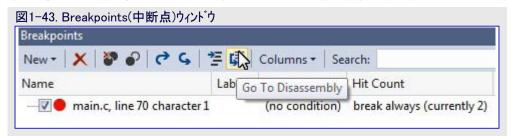
先頭の結果(Debug(デブッグ)→Windows(ウィントウ)→Breakpoints(中断点))でのクリックによってBreakpoints(中断点)ウィントウを開いてください。図1-43.で描かれるように、中断点ウィントウは現在の的中数と共にプロジェクト内の全ての中断点を一覧にします。

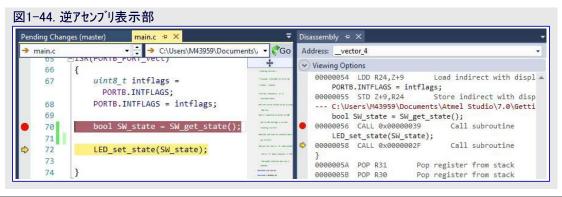


助言: 中断点は一覧内の中断点傍のチェック枠でチェックを外すことによって一時的に禁止することができます。



**助言: 図1-44**.部で実演されるように、逆アセンブリ表示部はソースコートと一緒に便利に表示することができます。







すべきこと: 呼び出しスタックと最適化が禁止された時のそれの影響を調べてください。

- 1. 前項から続いて、LED\_on()関数に中断点を設定し、その後にそれが的中するように中断点を起動してください。
- 2. 図1-45.で表されるように、敏速起動バーで"call"を入力してDebug(デバッグ)⇒Windows(ウィンドウ)⇒Call Stack(呼び出しスタック)を選ぶことによってCall Stack(呼び出しスタック)ウィンドウを開いてください。

注: このウィントウを開くにはデバッグ作業を活性(有効)にする必要があります。



3. それはコートがどう書かれたかなので、呼び出しスタックは LED\_on()の呼び出し元としてLED\_set\_state()を示すことが 予測されます。けれども、呼び出しスタックウィントウでは(図 1-46.でのように)呼び出し元として\_vector\_4が一覧にされ、これはコンパイラの最適化のためです。



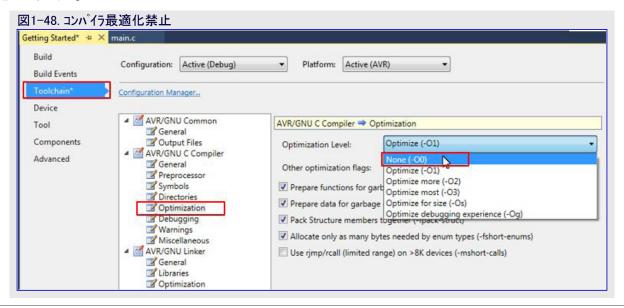


情報: 呼び出し指示はコンパイラ最適化のために異なります。このコート、は理解するのが比較的簡単で、例えコンパイラで最適化され、予想されるものを微妙に変更されたとしても、何が起きているかを理解することが可能です。もっと複雑なプロジェクトではバグを探し出すのに時にはコンパイラの最適化を禁止することが役立つかもしれません。

注: 呼び出しスタックが最初に何故\_vector\_4から来ることを示すのかを知るため、図1-47.で示されるように、PORTB\_PORT\_vectをクリックして定義に対する前後関係領域を覗いて見てください。



- 4. Stop Debugging(デ'ハ'ック'停止) 釦をクリック、またはShift+F5を押すことによってデ'ハ'ック'を停止してください。
- 5. Project(プロジェクト)→〈プロジェクト名〉 properties(プロハプティ)へ行くか、またはAlt+F7を押すことによってプロジェクト設定を開いてください。 図1-48. でのように、左メニューでToolchain(ツールチェーン)タブへ行ってください。
- 6. AVR/GNU C Compiler(コンパイラ)→Optimization(最適化)下で、引き落としメニューを使ってOptimization LevelをNone (-O0)(なし) に設定してください。



⚠警告

コンパープールではメモリ消費増加に帰着し、実行タイミングでの変化に帰着し得ます。これはデブッグ時間が重要なコードの時に考慮されることが重要で有り得ます。

- 7. 新しいデバッグ作業を開始してLED\_on()内でコード実行を中断してください。
- 8. 呼び出しスタックを観察してください。図1-49.で示されるように、コードが実際にどう書かれたかを忠実にしてLED\_on()の呼び出し元としてLED\_set\_state ()を一覧にするでしょう。



助言: Atmel Studioはコンパイルされたコードをできるだけソースコードに繋げようとしますが、コンパイラの最適化はこれを困難にします。コンパイラの最適化禁止は、中断点がデバッグ中に無視されたように思えたり、実行の流れがコード段階実行中に従うのが難しい場合に役立ち得ます。





結果: 呼び出しスタックは今や最適化許可の有りとなしの両方で調査されました。

#### デバッグ1に使われるコード

```
/*
LEDはスィッチが押された時にONにされ、LEDは(ピン変化割り込み経由で)ONにされます。予期せぬプロジェクト中断を避けるため、
目的対象へ取り付け実演するために書かれたMY_mistake()が注釈にされます。
回路図から以下が断定されます。:
LEDはPB4をLowに駆動することによってONにされます。
SW0はGNDに直接と電流制限抵抗を通してPB5に接続されます。
SW0は外部プルアップ 抵抗を持ちません。
SW0はATtiny817の内部プルアップが許可された場合に、押下時に'0'、開放時に'1'として読みます。
*/
#include <avr/io.h>
#include <stdbool.h>
#include <avr/interrupt.h>
void LED_on();
void LED_off();
bool SW_get_state();
void LED_set_state(bool SW_state);
int main(void)
   PORTB. DIRSET = PIN4_bm;
   PORTB. OUTSET = PIN4_bm;
   PORTB. PIN5CTRL |= PORT_PULLUPEN_bm | PORT_ISC_BOTHEDGES_gc;
   sei();
   while (1)
#pragma region LED_functions
void LED_on()
   PORTB. OUTCLR = PIN4_bm; // LEDをON
void LED_off()
   PORTB. OUTSET = PIN4_bm; // LEDをOFF
void LED_set_state(bool SW_state)
   if (SW_state)
       LED_on();
   else
       LED_off();
#pragma endregion LED_functions
bool SW_get_state()
   return ! (PORTB. IN & PIN5_bm);
```

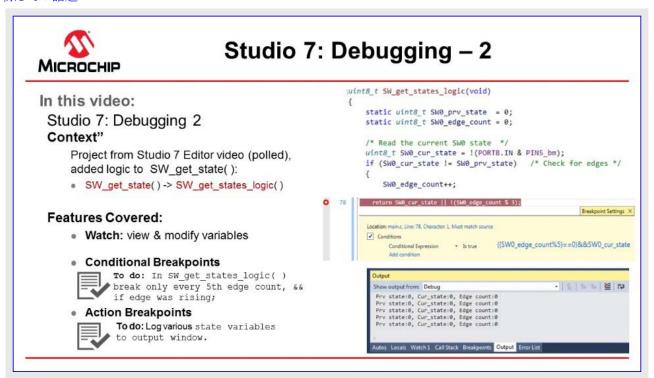
```
/*
void My_mistake()
{
    while(1)
    {
        asm("nop");
    }
}
*/

ISR(PORTB_PORT_vect)
{
    uint8_t intflags = PORTB. INTFLAGS;
    PORTB. INTFLAGS = intflags;
    //My_mistake();
    bool SW_state = SW_get_state();
    LED_set_state(SW_state);
}
```

### 1.14. デバッグ2: 条件付きと活動付きの中断点

本項は(下でリンクされる)映像と実践資料の両方としてAtmel Studio 7でのもっと高度なデバッグの話題を網羅します。主な話題はコード 内の変数の変更方法、条件付きと活動付きの中断点(ブレーク ポイント)だけでなく、更にメモリ表示部もです。

開始に際しての話題



#### 映像: デバッグー2



すべきこと: コードで変数の内容を調査して変更するのにAtmel Studioを使ってください。

1. 使われるコート、(下参照)は「エディタ: コートの記述と整理 (Visual Assist)」項で開発されたものと同じです。 SW\_get\_state()関数が以下 のコートで置き換えられているだけです(戻り値の型が変わっていることにも注意してください)。

```
uint8_t SW_get_state(void)
{
    static uint8_t SW0_prv_state = 0;
    static uint8_t SW0_edge_count = 0;

    uint8_t SW0_cur_state = ! (PORTB. IN & PIN5_bm); /* 現在のSW0状態読み込み */
    if (SW0_cur_state != SW0_prv_state) /* 端調査 */
    {
        SW0_edge_count++;
    }
    SW0_prv_state = SW0_cur_state; /* 直前の状態を保持 */
    /*
    * スイッチが押されているか、端計数器が3の倍数の時に押下として報告
    */
    return SW0_cur_state || !(SW0_edge_count % 3);
}
```

- 情報: このコート、はSW0押し釦がどの位押されまたは開放されたかを計数します。return文はSW0\_edge\_count変数が3の倍数の場合に常に釦押下として報告するように変更されてもいます。
- 2. 全ての中断点(ブレーク ポイント)を禁止するためにDebug(デバッグ)⇒Disable All Breakpoints(全中断点禁止)へ行ってください。これはBreakpoints(中断点)ウィンドウで全てのチェック枠が未チェックになることによって反映されるべきです。
- 3. Start Debugging(デ`ハ`ック`開始) ▶ 釦をクリックすることによって新しいデ`ハ`ック`作業を開始してください。
- 4. キット上のSW0を数回押して、コードへの変更がLEDの動きにどう影響を及ぼすかを観察してください。
- 5. SW\_get\_state関数のreturn行に中断点を配置することによって実行を中断してください。
- 6. 図1-50.で示されるように、現在の値を観察するためにSW0\_edge\_count変数上にカーソルをかざしてください。

```
図1-50. 現在値を見るために変数上にカーソルをかざす。

/*

* Report the switch as pushed when it is pushed or the edge counter is a

* multiple of 3

*/

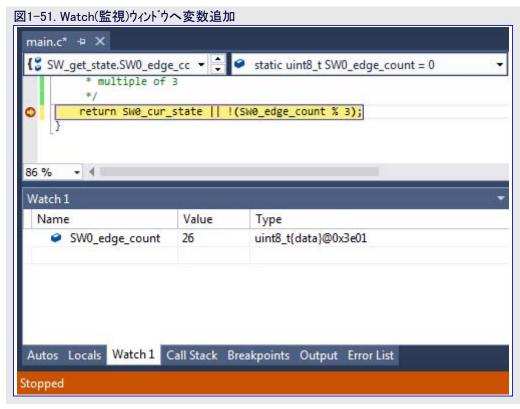
return SW0_cur_state || !(SW0_edge_<ount % 3);

}

SW0_edge_count 26 中
```

情報: 実行が停止された場所での可視範囲で変数上にカーソルをかざすと、Atmel Studioはポップアップでその変数の内容を提示します。

7. 変数をデータ監視ウィンドウに追加するために、SW0\_edge\_count変数を右クリックして脈絡メニューからAdd Watch(監視に追加)を選んでください。図1-51.でのように、変数値、データ型、メモリアトレスと共に一覧にされたSW0\_edge\_count変数を持つWatch(監視)ウィントウが現れるでしょう。



- 8. 下で記述される手順を使って、Watch(監視)ウィンドウ変数を変更してください。SW0\_edge\_count変数に値'3'を割り当ててください。図1-52.で示されるように、値は赤になることによって更新された時を反映します。
  - Watch(監視)ウィントウで変数値をダブルクリックしてください。
  - 望む新しい変数の値で入力してください。
  - 確認するためにEnterを押してください。

# 図1-52. Watch(監視)ウィント・ウで新しく更新された変数値 Watch 1 Name Value Type SW0\_edge\_count 3 uint8\_t{data}@0x3e01

- 情報: Watch(監視)ウィント・ウのValue(値)列は監視ウィント・ウで右クリックして脈絡メニューからHexadecial Display(16進数表示)を選ぶことによって16進数で表示することができます。
- 9. デバイスにSW0\_edge\_countの新しい値を評価させるには、全ての中断点を禁止して、▶ をクリックするか、またはF5を押すことによってデバック「作業を続けてください。 SW0\_edge\_countに行われた変更の結果としてLEDがどうONに留まるかを観察してください。
- 情報: 空のName(名前)領域でクリックして変数名を入力することによってWatch(監視)ウィンドウに変数を追加することもできます。 この方法は監視ウィンドウでのより良い可読性のために、変数を違うデータ型にキャスト(型変換)することさえ可能です。これは特にポインタとして関数に渡される配列を見ることが必要とされる場合に有用です。

例えば、配列が関数に渡される場合、それはポインタとして関数に渡されます。これはAtmel Studioに対して配列の長さを知ることを不可能にします。配列の長さが既知で、監視ウィンドウで調べられることが必要なら、以下のキャストを使ってポインタを配列にキャストすることができます。

\*(uint8\_t (\*)[<n>]) \( \text{name\_of\_array\_pointer} \)

ここでの<n>は配列の要素数で、<name of array pointer>は調べられる配列の名前です。

これは監視ウインドウで空のName(名前)領域で以下を入力することによってSW0\_edge\_count変数でこれを検査することができます。

\*(uint8\_t (\*)[5])&SW0\_edge\_count

変数へのポインタを得るためにこの場合は'&'シンボルが使われなければならないことに注意してください。



結果: Atmel Studioは今やコード内の変数の内容を調べて変更するのに使われています。

#### 1.14.1. 条件付き中断点

本項は条件付き中断点を配置するのにAtmel Studioを使うための手引きです。

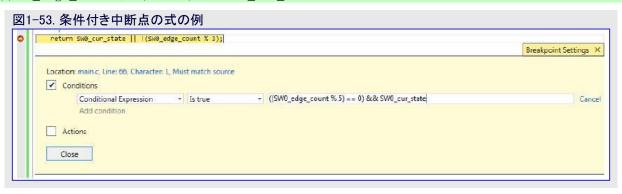
条件付き中断点は指定した条件が一致した場合にだけコート、実行を停止するそれらで、或る変数が与えられた値を持つ場合に中断することが必要とされる時に有用で有り得ます。条件付き中断点は中断点が的中した回数に従ってコート、実行を停止することにも使われ得ます。



すべきこと: 上昇端の場合にだけ5端計数毎にデバッケ用に実行を停止するためにSW\_get\_state()の内側に条件付き中断点を配置してください。

- 1. Breakpoints(中断点)ウィント・ウを使ってプロジェクトから全ての中断点を解消してください。
- 2. 図1-53.でのように、SW\_get\_state()のreturn行に中断点を配置してください。
- 3. 中断点を右クリックして脈絡メニューからConditions...(条件...)を選んでください。
- 4. Conditions(条件)テキスト枠に以下を入力してください。

((SWO edge count % 5) == 0) && SWO cur state



- 5. 中断条件を承認するためにEnterを押してください。
- 6. ▶ 釦をクリックするか、またはF5を押すことによってデバッグを続けるか、新しいデバッグ作業を開始してください。
- 7. キット上のSW0を数回押して条件が満たされた時にコート'実行がどう停止されるかを観察してください。
- 8. Watch(監視)ウィンドウで変数値を再検査することによって条件が合致していることを確認してください。



指定した中断条件に一致した時にだけコート、実行が完全に停止されるとは言え、Atmel Studioは変数内容を読んで中断条件が一致するかを判断するために中断点に的中する毎にコート、実行を一時的に中断します。従って、条件付き中断点は例え実際の中断条件が決して一致しなくても、実行タイシングでの影響を持ちます。



助言: 中断点が一致した回数に基づいて実行が中断することを必要なら、Hit Count(的中回数)を使ってください。



結果: Atmel Studioは指定した中断条件が満足された時に実行を停止するのに使われています。

#### 1.14.2. 活動付き中断点

本項は活動付き中断点を配置するのにAtmel Studioを使うための手引きです。

活動付き中断点はコート、実行を停止して手動で必要とするデータを記録することなしに変数内容や実行の流れが記録されることを必要な場合に有用で有り得ます。

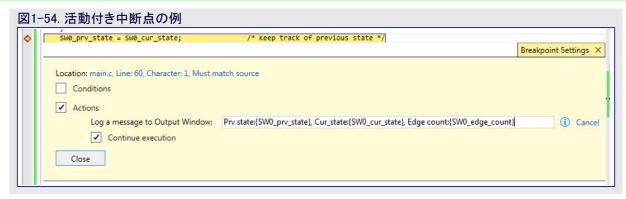


すべきこと: SW0\_cur\_state、SW0\_prv\_state、SW0\_edge\_countを記録するために活動付き中断点を配置し、関連する変数の状態に対する出力を調べてください。

© 2018 Microchip Technology Inc. 使用者の手引き DS50002712A - 51頁

- 1. 進行中のデバッグ作業を停止してBreakpoints(中断点)ウィンドウから全ての中断点を解消ください。
- 2. 図1-54.でのように、'SWO\_prv\_state = SWO\_cur\_state;'行に中断点を配置してください。
- 3. 中断点を右クリックして脈絡メニューからActions...(活動...)を選んでください。
- 4. Log a messege to Output Window(出力ウィントウにメッセーシ 記録)テキスト枠に以下を入力してください。

Prv state: {SW0\_prv\_state}, Cur\_state: {SW0\_cur\_state}, Edge count: {SW0\_edge\_count}



- 5. 承認するためにEnterを押してください。
- 6. デバッグ作業を開始してください。
- 7. Debug(デブック)⇒Windows(ウィンドウ)⇒Output(出力)へ行くことによってデブック出力ウィンドウを開いてください。 図1-55.で示されるようにそれは変数内容を一覧にするでしょう。キットでSWOが押された場合、内容が更新されます。



⚠警告

活動付き中断点使用時、Atmel Studioは変数内容を読み出すためにコート、実行を一時的に停止します。結果として、実行タイングが影響を及ぼされます。控え目な手法はSWO端検出でだけ実行される、SWO\_edge\_count++、行に活動付き中断点を配置することでしょう。これはSWOが押された時にだけ一時的に停止させますが、コートの1行によって遅らされるデバッグウィントウ出力も引き起こします。



**助言**: 条件が満たされた場合にだけデータを記録するために活動付きと条件付きの中断点を共に使うことができます。



結果: Atmel Studioは活動付き中断点を使って変数データを記録するのに使われています。

## 1.14.3. (ATtiny817 Xplained Pro用) 使用コート

条件付きと活動付きの中断点に使われるコード

```
#include <avr/io.h>
#include <avr/interrupt.h>

void LED_on();
void LED_off();
uint8_t SW_get_state();
void LED_set_state(uint8_t SW_state);

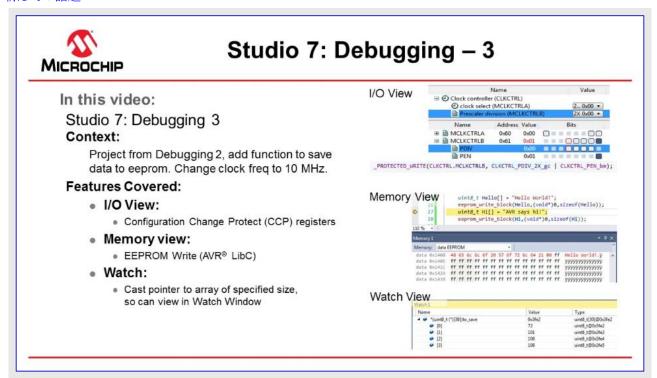
int main(void)
```

```
PORTB. DIRSET = PIN4 bm;
   PORTB. OUTSET = PIN4_bm;
    PORTB. PIN5CTRL |= PORT_PULLUPEN_bm | PORT_ISC_BOTHEDGES_gc;
    sei();
   while (1)
#pragma region LED_functions
void LED_on()
    PORTB. OUTCLR = PIN4_bm;
                                                  //LED on
void LED_off()
    PORTB. OUTSET = PIN4_bm;
                                                  //LED off
void LED_set_state(uint8_t SW_state)
    if (SW_state)
       LED_on();
   else
       LED_off();
#pragma endregion LED_functions
uint8_t SW_get_state(void)
    static uint8_t SW0_prv_state = 0;
   static uint8_t SW0_edge_count = 0;
   uint8_t SWO_cur_state = !(PORTB. IN & PIN5_bm); /* 現在のSWO状態読み込み */
    if (SW0_cur_state != SW0_prv_state)
                                                  /* 端検査 */
        SW0_edge_count++;
   SW0_prv_state = SW0_cur_state;
                                                 /* 直前状態の把握 */
    * スイッチが押されるか、または端計数器が3の倍数の時にスイッチ押下として報告
    return SW0_cur_state | ! (SW0_edge_count % 3);
ISR(PORTB_PORT_vect)
    uint8_t intflags = PORTB. INTFLAGS;
   PORTB. INTFLAGS = intflags;
   uint8_t SW_state = SW_get_state();
    LED_set_state(SW_state);
```

## 1.15. デバッグ3: I/O表示部、メモリ表示部、監視

本項は(下でリンクされる)映像と実践資料の両方としてAtmel Studio 7でのもっと高度なデバックでの話題を網羅します。主な話題は構成設定変更保護(CCP:Configuration Change Protected)レジスタと共に作業するためのI/O表示部、EEPROM書き込みを確認するためのメモリ表示部の使い方だけでなく、ポインタを配列としてキャスト(型変換)するためのWatch(監視)ウィンドウの使い方もです。

#### 開始に際しての話題



#### 映像: デバッグー3

#### 1.15.1. I/O表示部

I/O表示部はプロジェクトと関連するデバイスのI/Oメモリ配置の図画的表示を提供します。このデバッグ ツールはデバッグ時に実際のレジスタ 内容を表示し、周辺機能構成設定の確認を許します。これは再コンパイルする必要なしにレジスタの内容を変更するのにも使うことができます。



すべきこと: 以下のためにI/O表示部を使ってください。

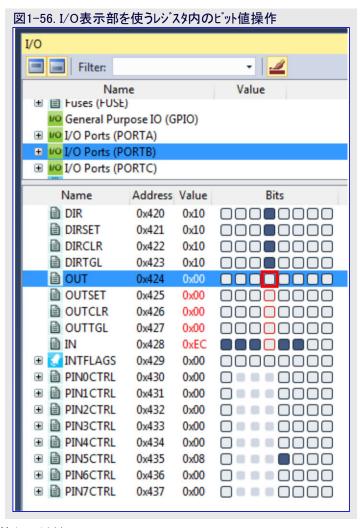
- ・デバイスのメモリ配置の概要を取得
- 現在の周辺機能構成設定を調査
- 周辺機能構成設定を変更
- 構成設定変更を確認

- 1. 全ての中断点を取り去って新しいデバックで作業を開始してください。
- 2. Break All(全て中断 卸を押すことによってコート 実行を中断 してください。
- 3. 上部メニュー ハーからDebug(デハック)→Windows(ウィントウ)→I/O (入出力)へ行くことによってI/O表示部を開いてください。
- 4. 周辺機能の一覧を通してスクロールしてI/O Ports (PORTB)を選んでください。図1-56.で描かれるように、OUTレジ、スタを見つけて対応する四角が色を変えるようにBits(ビット)列でビット4をクリックしてください。PORTB.OUTレジ、スタでビット4をクリックすることはGPIOのPB4ピンでの出力レヘ・ルを切り替え、これはATtiny817 Xplained Pro上のLEDを制御します。
- fi

情報: I/O表示部は何れかのレジスタが変更された後に刷新され、検出された全ての変更が赤で強調されます。



助言: Value(値)領域をダブル クリックしてレジスタに割り当てるために望む値を入力することによって複数ビットを同時に変更することができます。



- 5. I/Oウィンドウでクロック制御器(CLKCTRL)を展開して以下の問いに答えてください。
  - 現在選ばれているクロック元は何ですか? (clock select(クロック選択))
  - 構成設定した前置分周器値は何ですか? (Prescaler division(前置分周))
  - 主クロック前置分周器は許可ですか? (MCLKCTRLB.PEN)



結果: クロック制御器は許可された前置分周器と分周係数6を持つ内部RC発振器から走行するATtiny817既定クロック設定で主ク ロックが構成設定されるべきです。



情報: 既定クロック構成設定はデバイスが1.8~5.5Vの支援される動作電圧範囲全体に渡ってコードを確実に実行することを保証します。 Xplained ProキットはATtiny817に3.3Vで給電します。 デバイスのデータシートの「全般動作定格」に従って、デバイスは3.3V供給、10MHzで安全に走行することができます。

6. コートは今や10MHzでATtiny817を走らせるように変更されています。下のようにmain()の始めを変更してください。

```
int main(void)
{
    /*
    * 主クロック分周計数を2に設定して主クロック前置分周器許可を保ってください。
    */
    CLKCTRL. MCLKCTRLB = CLKCTRL_PDIV_2X_gc | CLKCTRL_PEN_bm;
```

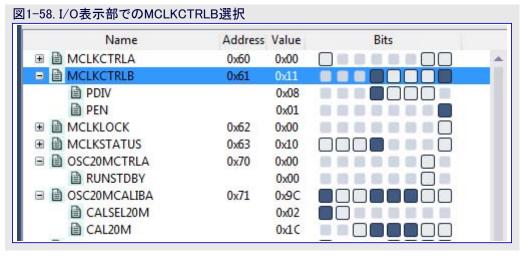
- 7. プロジェクトを再コンパイルしてデバイスに書き込むために新しいデバックで作業を開始してください。
- 8. II をクリックすることによってコード実行を停止してください。 図1-57.で描かれるI/O表示部でクロック設定を調べてください。





結果: 問題があります!。前置分周器が無変化のままです。

9. 図1-58.で示されるように、I/O表示部でMCLKCTRLBレシ、スタを選択してください。



- 10. ウェブに基づくレジスタ説明を提示するためにキーボードでF1を押してください。
- 情報: ウェブに基づくレジ、スタ説明を使うにはインターネット アクセスが必要とされます。インターネット アクセスが利用不能の場合、ATtiny817 データシートのオフライン版を参照してください。
- 11. MCLKCTRLBレシブスタに何かアクセス制限が適用されるかを探してください。



**結果**: このレジ・スタは構成設定変更保護(CCP:Configuration Change Protection)機構によって保護されます。 重要なレジ・スタは 予期せぬ変更を防ぐために構成設定変更保護されます。 これらのレジ・スタはデータシートで記述されるように、正しい解錠手順に従った場合にだけ変更することができます。

12. たった今追加したコードの行を以下で置き換えてください。

\_PROTECTED\_WRITE(CLKCTRL.MCLKCTRLB, CLKCTRL\_PDIV\_2X\_gc | CLKCTRL\_PEN\_bm);



情報: \_PROTECTED\_WRITE()は保護されたレシ、スタを解錠するためのタイジンが要件が合致することを保証するアセンブリマクロです。保護されたレジ、スタを変更する時にこのマクロを使うことが推奨されます。



**助言**: マクロの実装へ誘導するにはコート・のマクロ名を右クリックしてGoto Implementation(実装へ行く)を選んでください。これはコート・のマクロ名にカーソルを置いてキーホート・でAlt+Gを押すことによっても可能です。変数宣言と関数実装に対しても同じ手順を使うことができます。

- 13. 変更と共にデバイスを書き込むために以前のデバック・作業を停止して新しい(デバック)作業を開始してください。
- **14**. **図1-59**.で示されるように、コート・実行を中断して前置分周器が今や成功裏に2分周(2X)に設定されていることを確認するのにI/O表示部を使ってください。





**助言:** Processor Status(プロセッサ状態)ウィント・ウはAVRコアに対するレシ・スタ表示ツールです。 このツールは上部メニュー ハーからDebug (デ・ハ・ッケ・)⇒Windows(ウィント・ウ)⇒Processor Status(プロセッサ状態)へ行くことによって開くことができます。 このウィント・ウは内部AVRコア レシ・スタの状態の詳細な表示を提供します。 この表示部は全体割り込みが許可されているかを調べる(ステータスレジ・スタの)ビットを見る)のに使うことができます。



結果: I/O表示部の能力はプロジェクトのバグを見つけて修正するのに使われています。

#### 1.15.2. メモリ表示部



すべきこと: ATtiny817のEEPROM先頭に2つの文字列を書き、EEPROM内容を確認するためにメモリ表示部を使ってください。

- 1. '#include <avr/io.h'> '行の後に'#include <avr/eeprom.h'> 'を追加してください。
- 2. main()の'while (1)'繰り返しの前に以下のコートを追加してください。

```
uint8_t hello[] = "Hello World";
eeprom_write_block(hello, (void *)0, sizeof(hello));
uint8_t hi[] = "AVR says hi";
eeprom_write_block(hi, (void *)0, sizeof(hi));
```

3. 図1-60.でのように最初のeeprom\_write\_block()呼び出しの隣に中断点を配置してください。

```
図1-60. EEPROM調査用停止に対する中断点

uint8_t hello[] = "Hello World";
eeprom_write_block(hello, (void *)0, sizeof(hello));
uint8_t hi[] = "AVR says hi";
eeprom_write_block(hi, (void *)0, sizeof(hi));

while(1)
{
uint8_t SW0_state = SW_get_state(); /* Read switch state */
LED_set_state(SW0_state); /* Set LED state */
}
```

- 4. 更新したコードでデバイスを書くために新しいデバッグ作業を開始してください。
- 5. 中断点に的中した後、上部メニュー ハーからDebug(デ・ハ・ック・)→Windows(ウィント・ウ)→Memory(メモリ)→Memory 1(メモリ1)へ行くことによてり、メモリ ウィント・ウを開いてください。
- 6. eeprom write block()呼び出し上を段階実行するためにキーボートでF10を押し、EEPROM書き込みを確認してください。
- 7. メモリ表示部を使って(次の)書き込みを確認する前に次のEEPROM書き込みを実行することをATtiny817に許してください。表示部は各々は各間隔で図1-61.でのように現れるべきです。





**助言**: メモリ表示部ツールはプログラム メモリを含む他のAVRメモリ区部の内容を調べるのにも使うことができます。これはブートローダ をデバッグする時に有用で有り得ます。



結果: EEPROMの内容は各eeprom\_write\_block()呼び出し後に更新されます。更新された内容は赤で強調され、EEPROM内容のASCII解釈が書かれた文字列と一致します。従って、EEPROM書き込み後のそれの内容がメキモリ表示部を使って確認されました。

#### 1.15.3. 監視ウィンドウ

これは「デバック」2:条件付きと活動付きの中断点」項をもっと詳細に網羅しますが、Watch(監視)ウィント・ウでポインタを配列としてキャスト(型変換)する方法の要旨がここで繰り返されます。



情報: 空のName(名前)領域でクリックして変数名を入力することによってWatch(監視)ウィンドウに変数を追加することもできます。この方法は監視ウィンドウでのより良い可読性のために、変数を違うデータ型にキャスト(型変換)することさえ可能です。これは特にポインタとして関数に渡される配列を見ることが必要とされる場合に有用です。

例えば、配列が関数に渡される場合、それはポインタとして関数に渡されます。これはAtmel Studioに対して配列の長さを知ることを不可能にします。配列の長さが既知で、監視ウィント・ウで調べられることが必要なら、以下のキャストを使ってポインタを配列にキャストすることができます。

#### \*(uint8\_t (\*)[<n>]) \( \text{name\_of\_array\_pointer} \)

ここでの<n>は配列の要素数で、<name\_of\_array\_pointer>は調べられる配列の名前です。

これは監視ウィンドウで空のName(名前)領域で以下を入力することによってSW0\_edge\_count変数でこれを検査することができます。

\*(uint8\_t (\*)[5])&SW0\_edge\_count

変数へのポインタを得るためにこの場合は'&'シンボルが使われなければならないことに注意してください。



結果: Atmel Studioは今やコード内の変数の内容を調べて変更するのに使われています。

#### デバッグ31こ使うコード

```
#include <avr/io.h>
#include <avr/eeprom.h>
void LED_on(void);
void LED_off(void);
void LED_set_state(uint8_t state);
uint8_t SW_get_state(void);
uint8_t SW_get_state_logic(void);
int main(void)
    PORTB. DIRSET = PIN4 bm;
                                                   /* LEDピンを出力として構成設定 */
    PORTB. PIN5CTRL = PORT_PULLUPEN_bm;
                                                   /* SW0ピンに対してプルアップ許可 */
    _PROTECTED_WRITE(CLKCTRL.MCLKCTRLB, CLKCTRL_PDIV_2X_gc | CLKCTRL_PEN_bm);
    uint8_t Hello[] = "Hello World!";
    save(Hello, sizeof(Hello));
    uint8_t Hi[] = "AVR says hi!";
    save(Hi, sizeof(Hi));
   while (1)
        uint8_t SW0_state = SW_get_state_logic(); /* スイッチ状態を読み込み */
        LED_set_state(SW0_state);
                                                   /* LED状態を設定 */
void save(const uint8_t* to_save, uint8_t size)
    eeprom write block(to save, (void*)0, size);
uint8_t SW_get_state()
    return ! (PORTB. IN & PIN5_bm);
```

```
uint8_t SW_get_state_logic(void)
   static uint8_t SW0_prv_state = 0;
   static uint8_t SW0_edge_count = 0;
   uint8_t SWO_cur_state = !(PORTB. IN & PIN5_bm); /* 現在のSWO状態を読み込み */
   if (SW0_cur_state != SW0_prv_state)
                                             /* 状態調査 */
       SWO_edge_count++;
   SWO_prv_state = SWO_cur_state;
                                     /* 直前の状態を把握 */
    * スイッチが押されているか、または端計数器が3の倍数の時にスイッチ押下として報告
   return SW0_cur_state | ! (SW0_edge_count % 3);
void LED_off(void)
   PORTB. OUTSET = PIN4_bm;
                                              /* LEDをOFF */
void LED_on(void)
                                             /* LEDをON */
   PORTB. OUTCLR = PIN4_bm;
void LED_set_state(uint8_t state)
   if (state)
      LED_on();
   else
       LED_off();
```

# 2. 改訂履歴

ſ	資料改訂	日付	注釈
I	А	2018年1月	初版資料公開

# Microchipウェブ サイト

Microchipはhttp://www.microchip.com/で当社のウェブ サ小経由でのオンライン支援を提供します。このウェブ サ小はお客様がファイルや情報を容易に利用可能にする手段として使われます。お気に入りのインターネット ブラウザを用いてアクセスすることができ、ウェブ サイトは以下の情報を含みます。

- ・製品支援 データシートと障害情報、応用記述と試供プログラム、設計資源、使用者の手引きとハードウェア支援資料、最新ソフトウェア配布と 保管されたソフトウェア
- ・全般的な技術支援 良くある質問(FAQ)、技術支援要求、オンライン検討グループ、Microchip相談役プログラム員一覧
- ・Microchipの事業 製品選択器と注文の手引き、最新Microchip報道発表、セミナーとイベントの一覧、Microchip営業所の一覧、代理店と代表する工場

# お客様への変更通知サービス

Microchipのお客様通知サービスはMicrochip製品を最新に保つのに役立ちます。加入者は指定した製品系統や興味のある開発ツールに関連する変更、更新、改訂、障害情報がある場合に必ず電子メール通知を受け取ります。

登録するにはhttp://www.microchip.com/でMicrochipのウェブ サイトをアクセスしてください。"Support"下で"Customer Change Notification"をクリックして登録指示に従ってください。

# お客様支援

Microchip製品の使用者は以下のいくつかのチャネルを通して支援を受け取ることができます。

- ・ 代理店または販売会社
- ・ 最寄りの営業所
- · 現場応用技術者(FAE:Field Aplication Engineer)
- 技術支援

お客様は支援に関してこれらの代理店、販売会社、または現場応用技術者(FAE)に連絡を取るべきです。最寄りの営業所もお客様の手助けに利用できます。営業所と位置の一覧はこの資料の後ろに含まれます。

技術支援はhttp://www.microchip.com/supportでのウェブサイトを通して利用できます。

# Microchipデバイス コード保護機能

Microchipデバイスでの以下のコード保護機能の詳細に注意してください。

- ・Microchip製品はそれら特定のMicrochipデータシートに含まれる仕様に合致します。
- ・Microchipは意図した方法と通常条件下で使われる時に、その製品系統が今日の市場でその種類の最も安全な系統の1つであると考えます。
- ・コード保護機能を破るのに使われる不正でおそらく違法な方法があります。当社の知る限りこれらの方法の全てはMicrochipのデータ シートに含まれた動作仕様外の方法でMicrochip製品を使うことが必要です。おそらく、それを行う人は知的財産の窃盗に関与しています。
- Microchipはそれらのコートの完全性について心配されているお客様と共に働きたいと思います。
- ・Microchipや他のどの半導体製造業者もそれらのコートの安全を保証することはできません。コート、保護は当社が製品を"破ることができない"として保証すると言うことを意味しません。

コート、保護は常に進化しています。Microchipは当社製品のコート、保護機能を継続的に改善することを約束します。Microchipのコート、保護機能を破る試みはデジタルシニアム著作権法に違反するかもしれません。そのような行為があなたのソフトウェアや他の著作物に不正なアクセスを許す場合、その法律下の救済のために訴権を持つかもしれません。

# 法的通知

デバイス応用などに関してこの刊行物に含まれる情報は皆さまの便宜のためにだけ提供され、更新によって取り換えられるかもしれません。皆さまの応用が皆さまの仕様に合致するのを保証するのは皆さまの責任です。Microchipはその条件、品質、性能、商品性、目的適合性を含め、明示的にも黙示的にもその情報に関連して書面または表記された書面または黙示の如何なる表明や保証もしません。Microchipはこの情報とそれの使用から生じる全責任を否認します。生命維持や安全応用でのMicrochipデバイスの使用は完全に購入者の危険性で、購入者はそのような使用に起因する全ての損害、請求、訴訟、費用からMicrochipを擁護し、補償し、免責にすることに同意します。他に言及されない限り、Microchipのどの知的財産権下でも暗黙的または違う方法で許認可は譲渡されません。

© 2018 Microchip Technology Inc. 使用者の手引き DS50002712A - 60頁

# 商標

Microchipの名前とロゴ、Mcicrochipロゴ、AnyRate、AVR、AVRロゴ、AVR Freaks、BeaaconThings、BitCloud、CryptoMemory、CryptoR F、dsPIC、FlashFlex、flexPWR、Heldo、JukeBlox、KeeLoq、KeeLoqロゴ、Kleer、LANCheck、LINK MD、maXStylus、maXTouch、Med iaLB、megaAVR、MOST、MOSTロゴ、MPLAB、OptoLyzer、PIC、picoPower、PICSTART、PIC32ロゴ、Prochip Designer、QTouch、Rig htTouch、SAM-BA、SpyNIC、SST、SSTロゴ、SuperFlash、tinyAVR、UNI/O、XMEGAは米国と他の国に於けるMicrochip Technology Incorporatedの登録商標です。

ClockWorks、The Embedded Control Solutions Company、EtherSynch、Hyper Speed Control、HyperLight Load、IntelliMOS、mTouch、Precision Edge、Quiet-Wireは米国に於けるMicrochip Technology Incorporatedの登録商標です。

Adjacent Key Suppression、AKS、Analog-for-the-Digital Age、Any Capacitor、AnyIn、AnyOut、BodyCom、chipKIT、chipKITロゴ、C odeGuard、CryptoAuthentication、CryptoCompanion、CryptoController、dsPICDEM、dsPICDEM.net、Dynamic Average Matching、DAM、ECAN、EtherGREEN、In-Circuit Serial Programming、ICSP、Inter-Chip Connectivity、JitterBlocker、KleerNetロゴ、Mindi、MiWi、motorBench、MPASM、MPF、MPLAB Certifiedロゴ、MPLAB、MPLINK、MultiTRAK、NetDetach、Omniscient Code Generation、PICDEM、PICDEM.net、PICkit、PICtail、PureSilicon、QMatrix、RightToucpロゴ、REAL ICE、Ripple Blocker、SAM-ICE、Serial Quad I/O、SMART-I.S.、SQI、SuperSwitcher、SuperSwitcher II、Total Endurance、TSHARC、USBCheck、VariSense、View Sense、WiperLock、Wireless DNA、ZENAは米国と他の国に於けるMicrochip Technology Incorporatedの商標です。

SQTPは米国に於けるMicrochip Technology Incorporatedの役務標章です。

Silicon Storage Technologyは他の国に於けるMicrochip Technology Inc.の登録商標です。

GestICは他の国に於けるMicrochip Technology Inc.の子会社であるMicrochip Technology Germany II GmbH & Co. KGの登録商標です。

ここで言及した以外の全ての商標はそれら各々の会社の所有物です。

© 2018年、Microchip Technology Incorporated、米国印刷、不許複製

AMBA、Arm、Arm7、Arm7TDMI、Arm9、Arm11、Artisan、big.LITTLE、Cordio、CoreLink、CoreSight、Cortex、DesignStart、DynamI Q、Jazelle、Keil、Mali、Mbed、Mbed Enabled、NEON、POP、RealView、SecurCore、Socrates、Thumb、TrustZone、ULINK、ULINK 2、ULINK-ME、ULINK-PLUS、ULINKpro、µVision、Versatileは米国や他国に於けるARM limited(またはその子会社)の登録商標または商標です。

# DNVによって認証された品質管理システム

#### ISO/TS 16949

Microchipはその世界的な本社、アリゾナ州のチャント・ラーとテンへ、オレコン州グラシャムの設計とウェハー製造設備とカリフォルニアとイント・の設計センターに対してISO/TS-16949:2009認証を取得しました。当社の品質システムの処理と手続きはPIC® MCUとdsPIC® DSC、KEELOQ符号飛び回りデバイス、直列EEPROM、マイクロ周辺機能、不揮発性メモリ、アナログ製品用です。加えて、開発システムの設計と製造のためのMicrochipの品質システムはISO 9001:2000認証取得です。

日本語© HERO 2020.

本使用者の手引きはMicrochipのAtmel Studio 7とでの開始に際して(DS50002712A-2018年1月)の翻訳日本語版です。日本語では不自然となる重複する形容表現は省略されている場合があります。日本語では難解となる表現は大幅に意訳されている部分もあります。必要に応じて一部加筆されています。頁割の変更により、原本より頁数が少なくなっています。

必要と思われる部分には()内に英語表記や略称などを残す形で表記しています。

青字の部分はリンクとなっています。一般的に赤字の0,1は論理0,1を表します。その他の赤字は重要な部分を表します。



# 世界的な販売とサービス

本計

2355 West Chandler Blvd. Chandler, AZ 85224-6199

Tel: 480-792-7200 Fax: 480-792-7277

技術支援:

http://www.microchip.com/

support ウェブ アドレス: www.microchip.com

アトランタ

Duluth, GA

Tel: 678-957-9614 Fax: 678-957-1455

オースチン TX

Tel: 512-257-3370

ボストン

Westborough, MA Tel: 774-760-0087 Fax: 774-760-0088

シカゴ Itasca, IL

Tel: 630-285-0071 Fax: 630-285-0075

ダラス

Addison, TX Tel: 972-818-7423 Fax: 972-818-2924

デトロイト

Novi, MI

Tel: 248-848-4000

ヒューストン TX

Tel: 281-894-5983

インデアナポリス

Noblesville, IN Tel: 317-773-8323 Fax: 317-773-5453 Tel: 317-536-2380

ロサンセ・ルス

Mission Viejo, CA Tel: 949-462-9523 Fax: 949-462-9608 Tel: 951-273-7800

□−IJ− NC

Tel: 919-844-7510

ニュ**ーヨーク** NY

Tel: 631-435-6000

サンホセ CA

Tel: 408-735-9110 Tel: 408-436-4270 カナダ - トロント

Tel: 905-695-1980 Fax: 905-695-2078

亜細亜/太平洋 オーストラリア - シト゛ニー

Tel: 61-2-9868-6733

中国 - 北京

Tel: 86-10-8569-7000

中国 - 成都

Tel: 86-28-8665-5511

中国 - 重慶

Tel: 86-23-8980-9588

中国 - 東莞

Tel: 86-769-8702-9880

中国 - 広州

Tel: 86-20-8755-8029

中国 - 杭州

Tel: 86-571-8792-8115

中国 - 香港特別行政区

Tel: 852-2943-5100

中国 - 南京

Tel: 86-25-8473-2460

中国 - 青島

Tel: 86-532-8502-7355

中国 - 上海

Tel: 86-21-3326-8000

中国 - 瀋陽

Tel: 86-24-2334-2829

中国 - 深圳

Tel: 86-755-8864-2200

中国 - 蘇州

Tel: 86-186-6233-1526

中国 - 武漢

Tel: 86-27-5980-5300

中国 - 西安

Tel: 86-29-8833-7252

中国 - 廈門

Tel: 86-592-2388138

中国 - 珠海

Tel: 86-756-3210040

イント - ハンガロール

Tel: 91-80-3090-4444

亜細亜/太平洋

イント - ニューテリー

Tel: 91-11-4160-8631

イント - プネー

Tel: 91-20-4121-0141

日本 - 大阪

Tel: 81-6-6152-7160

日本 - 東京

Tel: 81-3-6880-3770

韓国 - 大邱 Tel: 82-53-744-4301

韓国 - ソウル

Tel: 82-2-554-7200

マレーシア - クアラルンプール

Tel: 60-3-7651-7906

マレーシア - ペナン

Tel: 60-4-227-8870

フィリピン - マニラ

Tel: 63-2-634-9065

シンカ゛ホ゜ール

Tel: 65-6334-8870

台湾 - 新竹

Tel: 886-3-577-8366

台湾 - 高雄

Tel: 886-7-213-7830

台湾 - 台北

Tel: 886-2-2508-8600

タイ - バンコク

Tel: 66-2-694-1351

ベトナム - ホーチミン

Tel: 84-28-5448-2100

欧州 オーストリア - ヴェルス

Tel: 43-7242-2244-39

Fax: 43-7242-2244-393

デンマーク - コペンハーケ゛ン

Tel: 45-4450-2828

Fax: 45-4485-2829

フィンラント - エスホー

Tel: 358-9-4520-820

フランス - パリ

Tel: 33-1-69-53-63-20

Fax: 33-1-69-30-90-79

ト・イツ - カ・ルヒング

Tel: 49-8931-9700

ドイツ - ハーン

Tel: 49-2129-3766400

ト・イツ - ハイルフ・ロン

Tel: 49-7131-67-3636

ト・イツ - カールスルーエ

Tel: 49-721-625370

ドイツ - ミュンヘン

Tel: 49-89-627-144-0 Fax: 49-89-627-144-44

ト・イツ - ローセ・ンハイム

Tel: 49-8031-354-560

イスラエル - ラーナナ

Tel: 972-9-744-7705

イタリア – ミラノ

Tel: 39-0331-742611

Fax: 39-0331-466781

イタリア - パト゛ハ゛

Tel: 39-049-7625286

オランダ - デルーネン Tel: 31-416-690399

Fax: 31-416-690340

ノルウェー - トロンハイム

Tel: 47-7289-7561 ホ<sup>°</sup>ーラント ー ワルシャワ

Tel: 48-22-3325737

ルーマニア - ブカレスト

Tel: 40-21-407-87-50

スペペイン - マトブリートブ Tel: 34-91-708-08-90

Fax: 34-91-708-08-91

スウェーテン - イェーテホリ

Tel: 46-31-704-60-40 スウェーテン – ストックホルム

Tel: 46-8-5090-4654

イキ・リス - ウォーキンカ・ム

Tel: 44-118-921-5800 Fax: 44-118-921-5820