

本書は一般の方々の便宜のため有志により作成されたもので、Atmel社とは無関係であることを御承知ください。しおりの[はじめに]での内容にご注意ください。

ATAVRAUTO300

使用者の手引き



目 次

第1章

序説	3
1.1 概要	3
1.2 ATAVRAUTO300の特徴	3

第2章

ATAVRAUTO300の使用	4
2.1 概要	4
2.2 電源	4
2.3 発振器供給元	4
2.4 基板上の資源	5
2.5 実装書き込み (In-System Programming)	6
2.6 デバッグ	7

第3章

技術的仕様	8
-------	---

第4章

技術支援	9
------	---

第5章

全回路図	10
------	----



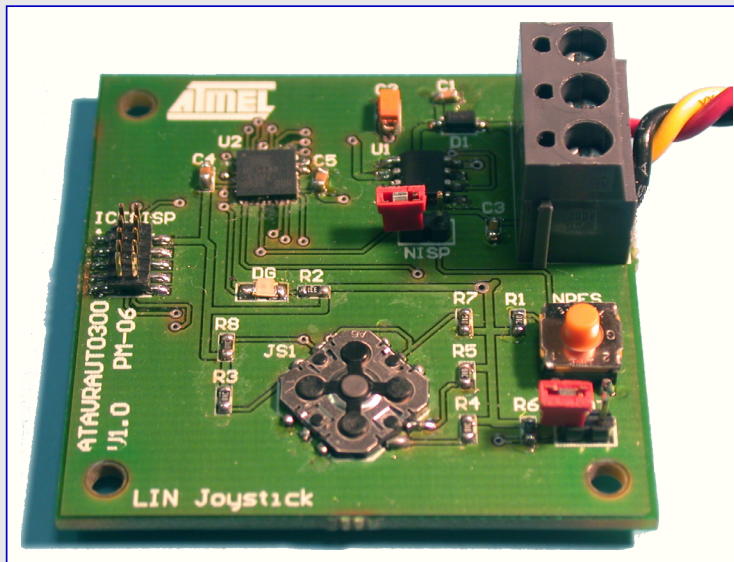
ATAVRAUTO300基板のご購入おめでとうございます。この基板はATmega88のLIN通信実装に関連するコードを素早く開発して新しい設計の試作と試験をする設計者に必要な全ての要素を含みます。

1.1 概要

この資料はATmega88 AVRマイクロコントローラ専用のATAVRAUTO300を記述します。この基板は実演ファームウェアを使って製品の容易な評価を許すように設計されています。

実演能力を増すために、この独立基板は数々の基板上資源(LIN、押し釦)を持ちます。

図1-1. ATAVRAUTO300



1.2 ATAVRAUTO300の特徴

ATAVRAUTO300は以下の特徴を提供します。

- ATmega88 QFN32
- AVR Studio® ソフトウェア インターフェース (注)
- 電源:
 - 調整された5V
 - LINコネクタから(LIN網給電)
- JTAGコネクタ:
 - チップ上実装書き込み(ISP:In System Programming)用
 - JTAG ICEを使うチップ上デバッグ用
- 直列インターフェース:
 - 1.3と2.0適合の1つのLINインターフェース (LIN 1.3についてはAtmelウェブサイトを利用可能なソフトウェアライブラリ)
- 基板上資源:
 - 1つの電圧調整器付きLIN送受信部
 - ジョイスティック(4+1方向)
- システム クロック:
 - 内部RC発振器
- 寸法 : 45mm × 45mm

注: ATmega88はAVR Studio 4.12またはそれ以降版によって支援されます。この更新情報とその他のAVRツール製品については私たちのウェブサイト調べてください。AVR Studio、AVRツール、この使用者の手引きの最新版はAtmelウェブサイト<http://www.atmel.com>のAVR部で見つけることができます。

2.1 概要

図2-1. 基板概要

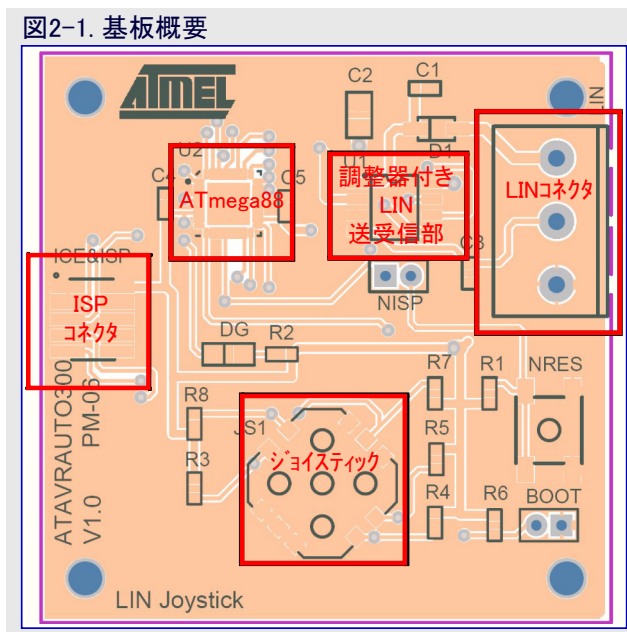
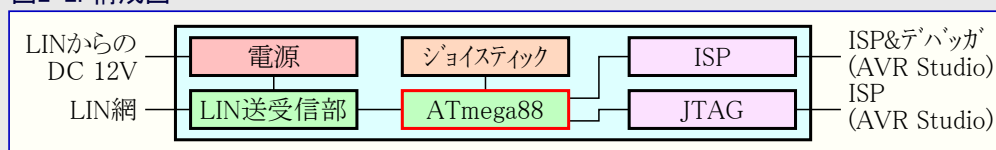


図2-2. 構成図



2.2 電源

基板上電源回路はLINコネクタを通して供給されます。

2.2.1 LIN給電

LINコネクタ電力線はATAVRAUTO300 LIN送受信部へVBATを提供するのに使われます。

LIN網はLINインターフェースが動くように接続されなければなりません(DC 8~18Vの入力供給、5頁の図2-3をご覧ください)。

2.3 発振器供給元

ATAVRAUTO300は次のように1つだけの発振器供給元を許します。

■ 内部RC発振器

注: CKDIV8(8分周)ヒューズが既定によって設定されています。実演応用の最初の段階は内部発振器が8MHzで走るように前置分周器を以下のように解消することです。

```
CLKPR = (1<<CLKPCE);    //!< 前置分周器解消
CLKPR = 0;
```

2.3.1 内部RC発振器

走行時発振器校正を持つLIN従装置節点は内部RC発振器で使うことができます。

周囲温度と標準VCCで、内部発振器はLIN 1.3と2.0の仕様に適合するのに十分な精度です。より広い温度や電力範囲についてはAtmelのウェブサイトでも入手可能な「AVR140 LIN応用のためのATmega48/88/168系列内蔵RC発振器の走行時校正」応用記述で説明されるように内部RC発振器の走行時校正を使うことができます。

2.4 基板上の資源

2.4.1 LIN&電源

LIN端子台コネクタは使用者自身のコネクタを選ぶことを許します。

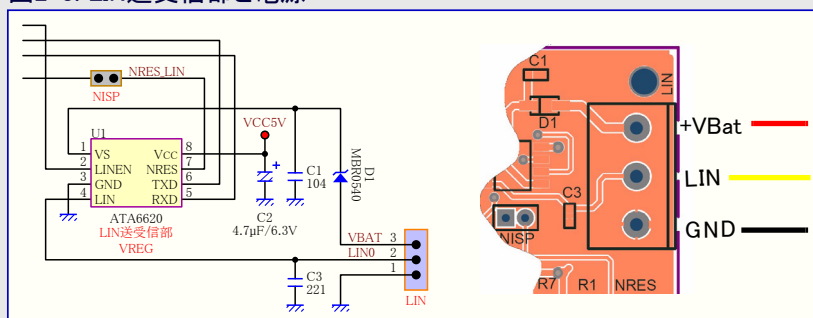
注: LIN電源入力は逆電圧保護されます。

LIN送受信部制御はマイクロコントローラによって実現されます。網管理はマイクロコントローラのポート構成設定に依存します。

表2-1. LIN資源

機能	ポート	状態	説明
LIN_NSLP	PD2	Low	LIN送受信部は休止動作
		High	LIN送受信部は標準動作
NRES_LIN	PC6	Low	NISPジャンパ装着時MCUリセットを実行
		High	活動なし

図2-3. LIN送受信部と電源



注: LIN送受信部下の電圧保護はNISPジャンパを取り去ることによって禁止することができます。

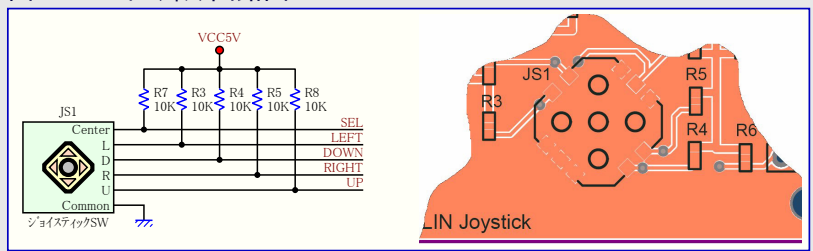
注: NISPジャンパは書き込み時に取り去られなければなりません。

2.4.2 ジョイスティック

4+1方向のジョイスティックはATAVRAUTOEK1評価キットでのDC、BLDC、ステッピング電動機とLEDの応用に対して容易な使用者インターフェース実装を提供します。

押し釦押下はマイクロコントローラの対応するピンがLowに引かれさせ、一方で開放(非押下)はマイクロコントローラのそのピンをHi-Zにさせます。

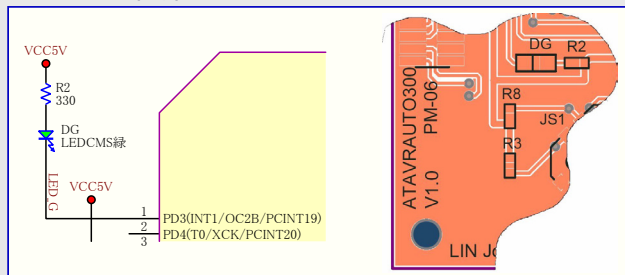
図2-4. ジョイスティック回路図



2.4.3 LED

ATAVRAUTO300は1つの入出力ピンで実装された1つの緑LEDを含みます。これはATmega8の”ポートD3番ピン(PD3)”に接続されます。LEDをONにするには対応するポートピンがLowレベルに駆動されなければなりません。LEDをOFFにするには対応するポートピンがHighレベルに駆動されなければなりません。

図2-5. LED回路図

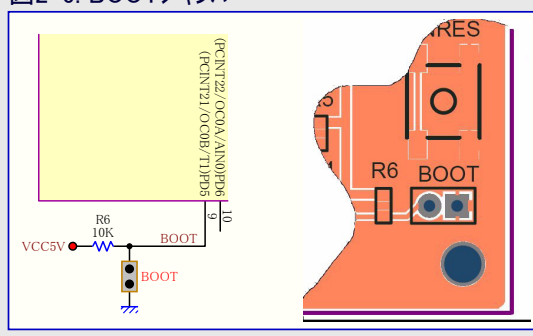


2.4.4 ブート

付加ジャンパ(BOOT)が追加されています。このジャンパは独自使用に利用可能です。

例えば、BOOTジャンパはポートDの5番ピン(PD5)を読むことによって(例では実装されていない)ファームウェアによる応用からブートルoaderへの切り替えに使うことができます。

図2-6. BOOTジャンパ



2.5 実装書き込み (In-System Programming)

ATmega88は特別なSPI直列接続を使って書くことができます。この副項は書き込み器を接続する方法を説明します。

フラッシュメモリ、EEPROM(そしてISP書き込み可能な全てのヒューズと施錠ビットの任意選択)は個別または自動的な順次書き込み任意選択で書くことができます。

注: デバッグWIRE(DWEN)ヒューズが許可されると、AVR ISPを使うことができません。DWENヒューズが禁止されていると、JTAGICE mkIIはDWENヒューズ許可するためにISP動作で使われなければなりません。

注: 書き込み時、NISPジャンパが取り去られなければなりません。

2.5.1 ATAVRAUTO900 アダプタの使用

AVR ISP書き込み器はATmega88での応用開発に対して簡潔で使い易い実装書き込みツールです。小さな大きさのため、既存応用の在野更新にも素晴らしいツールです。これはATAVRAUTO300によって給電され、従って追加の電源は必要とされません。

AVR ISP書き込みインターフェースはAVR Studio®に統合されます。

ISPやJTAGの動作形態を使って基板を書くには付加アダプタが使われなければなりません。JTAGICE mkII装置に対しては10ピンコネクタが使われ、AVRISP装置に対しては6ピンコネクタが使われます。ATAVRATUO900コネクタを基板に繋ぐには(アダプタの)矢印が(基板の)点の前でなければなりません。

図2-7. ATAVRAUTO900接続

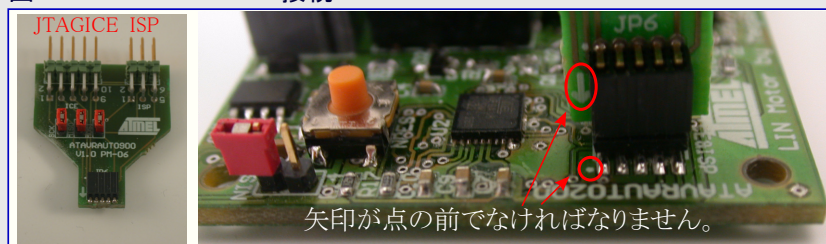


表2-2. ICEコネクタ

ピン番号	信号
1	TCK
2	GND
3	TDO
4	VCC
5	TMS
6	NRES
7	VCC
8	N.C.
9	TDI
10	GND

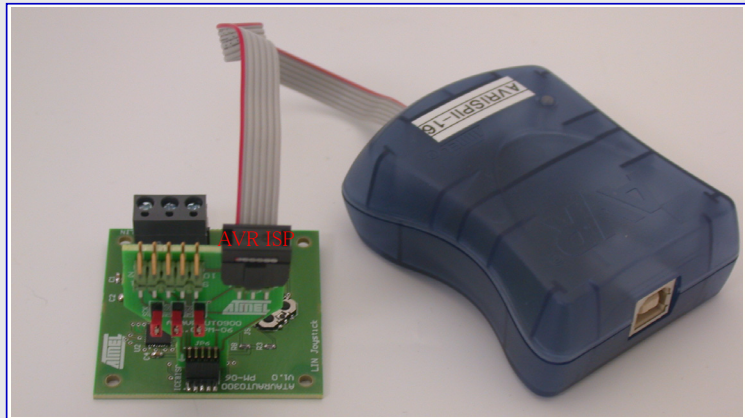
表2-3. ISPコネクタ

ピン番号	信号
1	MISO
2	VCC
3	SCK
4	MOSI
5	NRES
6	GND

2.5.2 AVR ISP書き込み器での書き込み

AVR ISP書き込み器はATmega88での応用開発に対して簡潔で使い易い実装書き込み(In-System Programming)の道具です。小さい大きさのため、既存応用の在野更新に対する素晴らしい道具でもあります。これはATAVRAUTO300によって給電され、従って追加の電源は必要とされません。AVR ISP書き込み器を使ってデバイスを書くにはAVR ISPをアダプタ(ATAVRAUTO900)に接続し、このアダプタをATAVRAUTO300のコネクタに接続してください。

図2-8. ATAVRAUTO900を使うAVR ISP書き込み器での書き込み



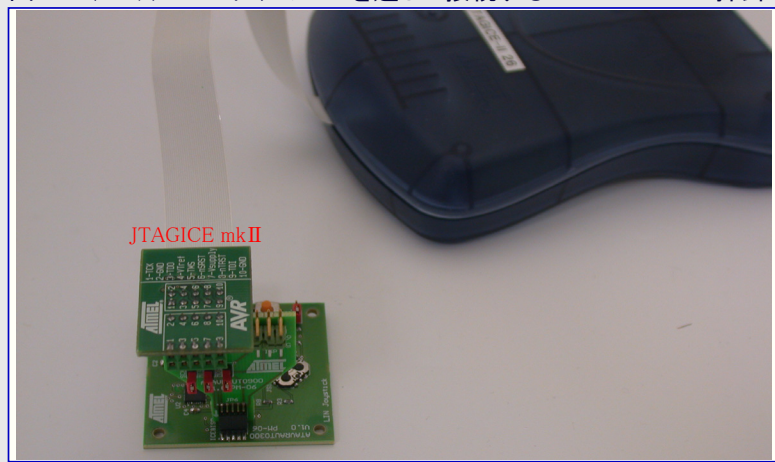
注: より多くの情報についてはAVR Studioオンライン資料をご覧ください。

2.5.3 AVR JTAGICE mkIIでの書き込み

ATmega88は特別なJTAG接続、3線デバッグ線インターフェースを使って書くことができます。ATAVRAUTO300でAVR JTAGICE mkIIを使うにはATAVRAUTO900アダプタが使われなければなりません。以下の図2-9.で示されるようにその後にJTAG探針をATAVRAUTO300に接続することができます。

JTAGICE mkII をISP動作で使うため、アダプタ(ATAVRAUTO900)の”SCK”、”MISO”、”MOSI”の3つのジャンパが接続されるべきです。

図2-9. デバッグWIREインターフェースを通して接続するJTAGICE mkII 探針



注: デバッグWIRE許可(DWEN)ヒューズがプログラム(0)され、施錠ビットが非プログラム(1)にされると、目的対象デバイス内のデバッグWIREシステムが活性にされます。RESETピンがATmega88とJTAG間の通信中継器として構成設定されます。JTAGICE mkIIはその制御を持たなければなりません。

注: より多くの情報についてはAVR Studio®オンライン資料をご覧ください。

2.6 デバッグ

2.6.1 AVR JTAGICE mkIIでのデバッグ

ATAVRAUTO300はJTAGICE mkIIとでのデバッグを使うことができます。

デバッグに対しては図2-9.で示されるようにJTAGICE mkIIを接続してください。AVR Studio®ヘルプ情報を参照してください。



■ システム部

- ・ 物理外形 L=45×W=45×H=8 mm
- ・ 重量 14 g

■ 動作条件

- ・ 内部電源 5.0 V
- ・ 外部電源 7～18 V

技術的支援についてはavr@atmel.comにお問い合わせください。技術支援要請時、以下の情報を含めてください。

- どの目的対象デバイスが使われたか (完全な部品番号)
- 目的対象の電圧と速度
- AVRのクロック元とヒューズ設定
- 書き込み方法 (ISP、JTAGまたは特定ブートローダ)
- PCBで見つかるAVRツールのハードウェア改訂番号
- AVR Studioの版番号 (これはAVR Studioのヘルプメニューで見つけることができます。)
- PCのオペレーティングシステムと版番号/構築番号
- PCのプロセッサ型と速度
- 問題の詳細説明

以下にATAVRAUTO300の次の資料が示されます。

- 全回路図
- 部品表
- 組立図

图5-1. ATAVRAUTO300回路图

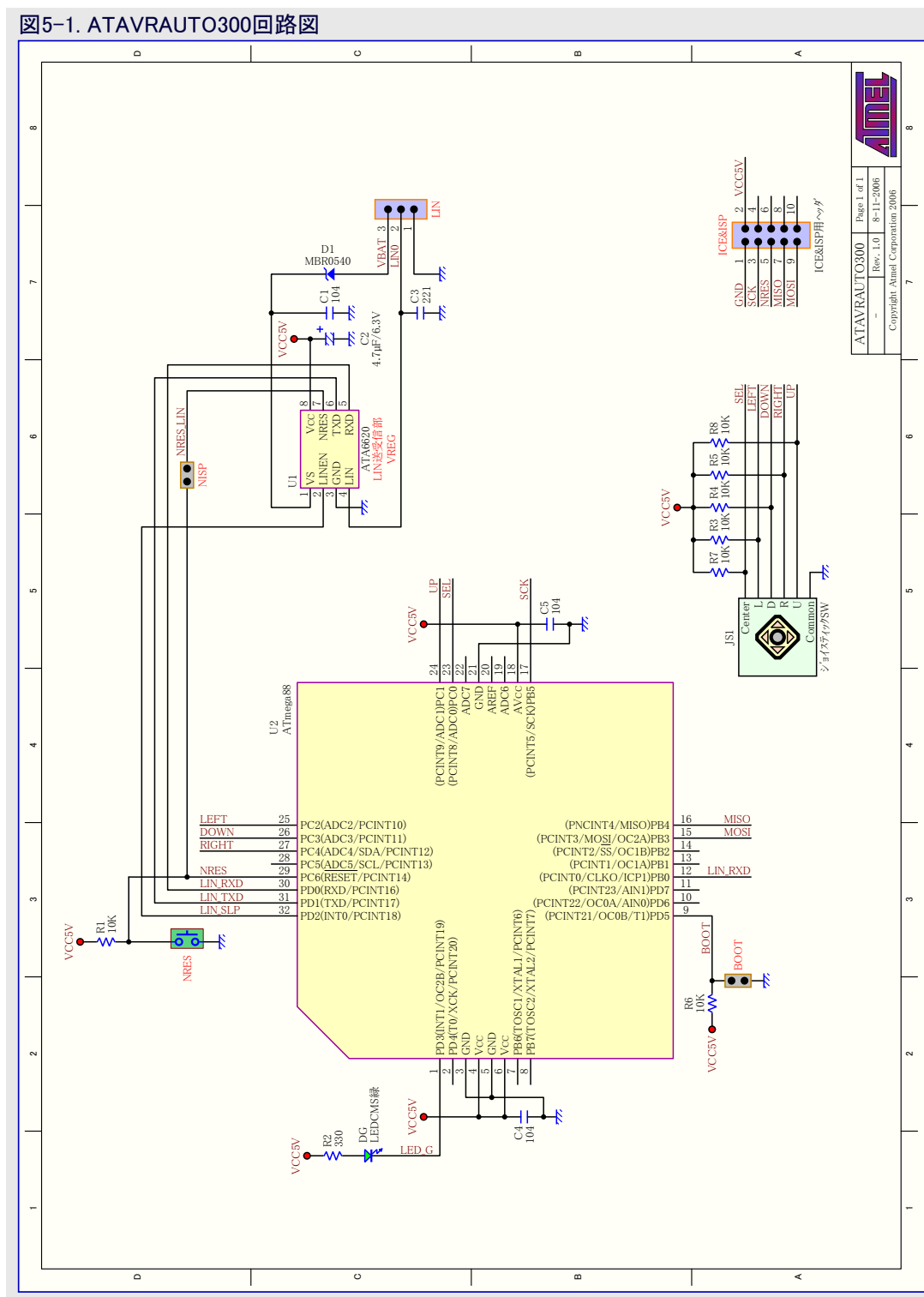
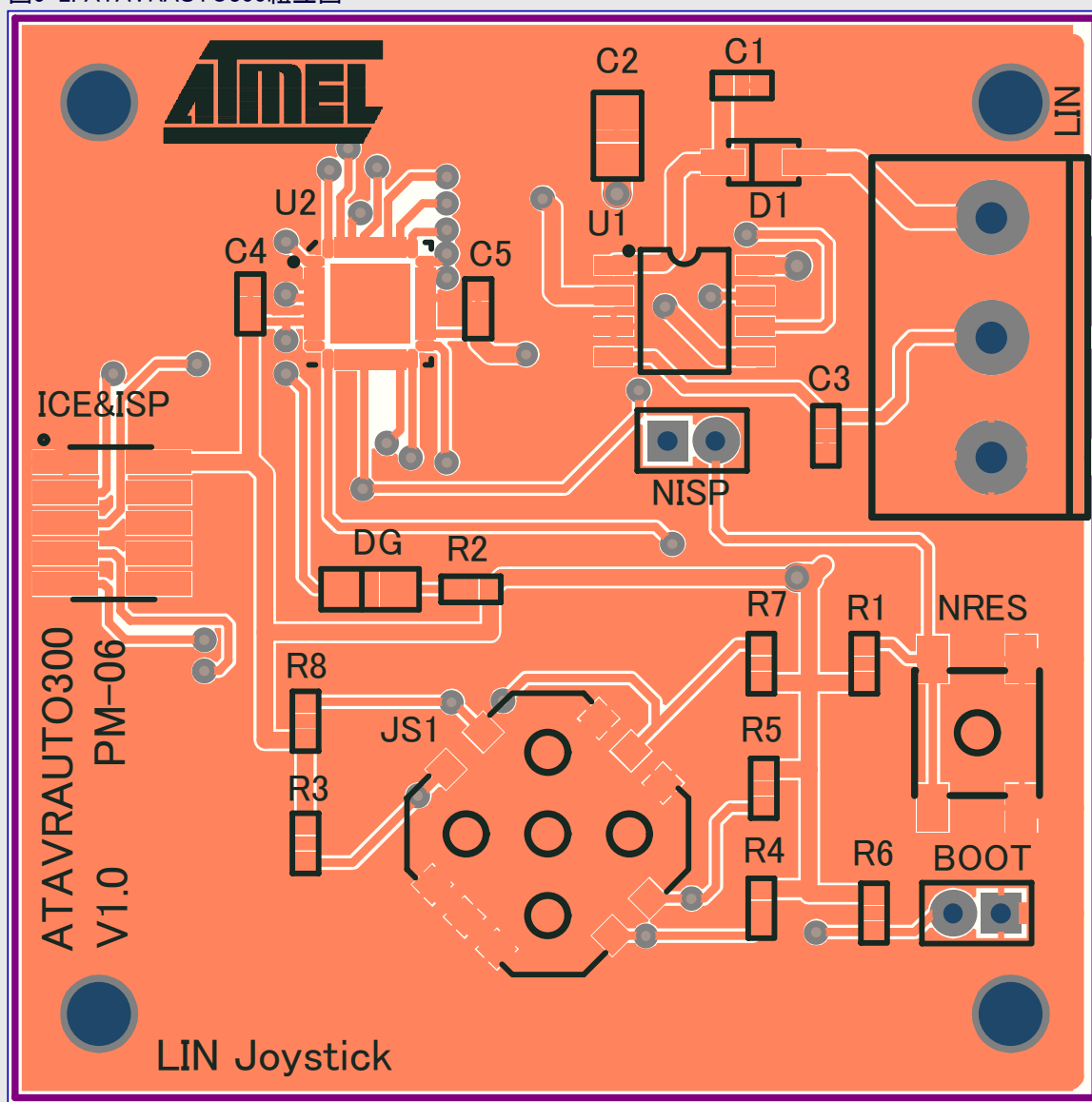


表5-1. ATAVRAUTO300部品表

指示子	説明	参照基準	製造者	数量	配置パターン
U2	MPU	ATmega88-16AZ	Atmel	1	QFN5X5-32
U1	LIN送受信部	ATA6620	Atmel	1	SO8
DG	LED CMS 緑	HSMG-C170	Agilent	1	LED CMS Agilent
D1	SBD,40V,0.5A	MBR0540	ON	1	SOD123
C3	200pF	X7R 50V	Phycomp	1	0603
C1,C4,C5	0.1μF	X7R 16V	Phycomp	3	0603
C2	4.7μF/6.3V	X5R	村田	1	0805
R2	330Ω	RC22H	Phycomp	1	0603
R1,R3,R4,R5,R6,R7,R8	10kΩ	RC21	Phycomp	7	0603
JS1	ジョイスティック	EVQ-Q3AA15	Panasonic	1	5W Switch
NRES	押し釦SW	KSC421JLFS	ITT CANNON	1	BP SPNO
LIN	1×3端子台	20.101/3	IMO	1	IMO3 5mm
ICE&ISP	2×5ヘッダ	M50-3600542	HARWIN	1	2X5 1.27mmヘッダ
BOOT,NISP	2mm V	M22-2010205	HARWIN	2	SIL2V2mm

図5-2. ATAVRAUTO300組立図





本社

Atmel Corporation

2325 Orchard Parkway
San Jose, CA 95131, USA
TEL 1(408) 441-0311
FAX 1(408) 487-2600

国外営業拠点

Atmel Asia

Unit 1-5 & 16, 19/F
BEA Tower, Millennium City 5
418 Kwun Tong Road
Kwun Tong, Kowloon
Hong Kong
TEL (852) 2245-6100
FAX (852) 2722-1369

Atmel Europe

Le Krebs
8, Rue Jean-Pierre Timbaud
BP 309
78054 Saint-Quentin-en-Yvelines
Cedex
France
TEL (33) 1-30-60-70-00
FAX (33) 1-30-60-71-11

Atmel Japan

104-0033 東京都中央区
新川1-24-8
東熱新川ビル 9F
アトメル ジャパン株式会社
TEL (81) 03-3523-3551
FAX (81) 03-3523-7581

製造拠点

Memory

2325 Orchard Parkway
San Jose, CA 95131, USA
TEL 1(408) 441-0311
FAX 1(408) 436-4314

Microcontrollers

2325 Orchard Parkway
San Jose, CA 95131, USA
TEL 1(408) 441-0311
FAX 1(408) 436-4314

La Chantreterie
BP 70602
44306 Nantes Cedex 3
France
TEL (33) 2-40-18-18-18
FAX (33) 2-40-18-19-60

ASIC/ASSP/Smart Cards

Zone Industrielle
13106 Rousset Cedex
France
TEL (33) 4-42-53-60-00
FAX (33) 4-42-53-60-01

1150 East Cheyenne Mtn. Blvd.
Colorado Springs, CO 80906, USA
TEL 1(719) 576-3300
FAX 1(719) 540-1759

Scottish Enterprise Technology Park
Maxwell Building
East Kilbride G75 0QR
Scotland
TEL (44) 1355-803-000
FAX (44) 1355-242-743

RF/Automotive

Theresienstrasse 2
Postfach 3535
74025 Heilbronn
Germany
TEL (49) 71-31-67-0
FAX (49) 71-31-67-2340

1150 East Cheyenne Mtn. Blvd.
Colorado Springs, CO 80906, USA
TEL 1(719) 576-3300
FAX 1(719) 540-1759

Biometrics

Avenue de Rochepleine
BP 123
38521 Saint-Egreve Cedex
France
TEL (33) 4-76-58-47-50
FAX (33) 4-76-58-47-60

文献請求

www.atmel.com/literature

お断り: Atmel株式会社は当社のウェブサイトになされたAtmelの取引条件で詳述される当社の標準保証で明示的に含まれるそれら以外、その製品の使用に対して保証しません。当社は、この文書に含まれるかもしれないどの誤りに対しても責任を負うことはなく、通知なしにここで詳述されるデバイスまたは仕様をいつでも変更する権利を留保し、ここに含まれる情報を更新するどんな約束もしません。明示的または黙示的にAtmel製品の販売に関連してAtmelの特許またはその他の知的所有権の許諾が当社から付与されることはありません。Atmelの製品は生命維持装置またはシステムの重要な部品としての使用を許されていません。

© 2007 Atmel Corporation 不許複製 Atmel®、ロゴとそれらの組み合わせ、Everywhere You Are®とその他はAtmel株式会社またはその子会社の登録商標または商標です。他の用語と製品名は他組織の商標です。

© HERO 2020.

この使用者の手引きはAtmelのATAVRAUTO300英語版使用者の手引き(改訂7699A-03/07)の翻訳日本語版使用者の手引きです。日本語では不自然となる重複する形容表現は省略されている場合があります。日本語では難解となる表現は大幅に意識されている部分もあります。必要に応じて一部加筆されています。頁割の変更により、原本より頁数が少なくなっています。

青字の部分はリンクとなっています。一般的に赤字の0,1は論理0,1を表します。その他の赤字は重要な部分を表します。